RISC-V 32

1. 五级流水线
2. 单发射、非超标量、不支持乱序
3. 支持分支预测
4. 2级cache
5. MMU-
6. 内部总线： 外部AXI-AHB-APB
7. Interrupt
8. GPRs、寄存器组

9、DEBUG模式，支持JTAG\UART