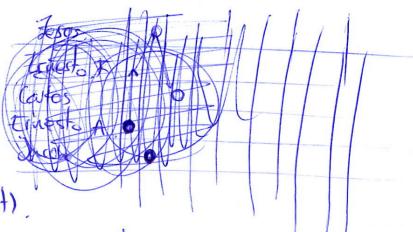


Proposición

40 Es : Rede aditorse el controlador del lider.
4 Reposiciones &
O Compatir proyectos de cara a sacarlos de forma conjunta. O Elemento vista
Los modelos resolución des mapa. Los tracción obstáculos.
LD Haidware: LD Opción de usar l'influx. DB para monitoriz. De Si el simulador se la creado/ideado correctamente prede ser sencillo de mallipara utilizar.
o les Pasos Gear el repositorio. La Eu el readme: Obje del proyecto. La Prioridades / Tareas / Milestones / issues (
Thereas / hines rocces / 1550es ,
Avadir registros a los proyectos, y toura de acta.
Modular Electroenics:
Los Microdoino> Micasb.
Opciones Is Is Anadir Is Is anticada salida.
Lodeth altera?
La Promoncion de error/testes para solucionarlo.





Modular Electronics (Court)

Los Avadir I'd para mejorarlos.

· O Aradic submodulo I'C.

Eliminar causalidad. - out » de forma q todos los infort esteu conectados

-> Obteuer modules accusales.

No Discustad electronica LA Atradido como bloque à acavelizador in

Lo brib sever medilor rotados

LD 81 se conectan varior in -> problema *Ojo hay + de ma entrada/salida.

lara solucionar los problemas de rotaciones y danos.

Consideranos 2 entradas caso jeneral.

Modelo lab. View



conectas salidas/entradas en funcion de osos portones

Avoilógico Digital.

National Instruments Italia & España

Modelo Jumpers.

Mar Modelo Jumpers.

War Modelo Jumpers.

Colos: Sobre IFAC, Matlab, aventos, y simulación

Los Competir el repositorio.

Los Algorithmos de Cantrol y Procesos.

Los Placa facilitar simulación y programación y procesa.