Ricerca Operativa

Jacopo Orlandini 286416

June 14, 2018

Abstract

Progetto di Ricerca Operativa dal titolo Schedulazione-2

1 Introduzione

- T come intero per indicare il numero di processi presenti.
- P come intero per indicare il numero di processori presenti.

2 Modello Matematico

min rit

$$\begin{split} rit \geq \sum_{i=1}^{card\ T} x_{i,p} + te_{i,p} - d_i & \forall l,m \in T, l < m, \forall n\ inP \\ x_{l,n} \geq x_{m,n} + te_{m,n} * (1 - \delta_{l,m,n}) - maxD * \delta_{l,m,n} & \forall l,m \in T, l < m, \forall n\ inP \\ x_{m,n} \geq x_{l,n} + te_{l,n} * \delta_{l,m,n} - maxD * (1 - \delta_{l,m,n}) & \forall l,m \in T, l < m, \forall n\ inP \\ x_{l,n} + te_{l,n} \leq x_{l,n+1} \end{split}$$

Il modello matematico rispetta tutti i vincoli imposti dal problema, minimizzando il massimo ritardo.

- 1. primo vincolo impone il massimo ritardo tra tutti i processi rispetto all'ultimo processore.
- 2. secondo e terzo vincolo: Supponiamo che l e m siano due attività di durata rispettivamente pari a te[l] e te[m]. Supponiamo anche che inizino in un determinato intervallo che ha come estremo superiore maxD. vinc1 ci dice che l può iniziare solo quando finisce m, vinc2 ci dice che m può iniziare solo quando finisce l. Impongo che le operazioni non possono essere interrotte.
- 3. quarto vincolo : Vincolo che impone che la sequenzialità delle operazioni sui processori da 1->2->...->p

3 Modello AMPL

3.1 Dichiarazione parametri, insiemi e variabili

```
\begin{array}{l} {\rm param\ p;}\\ {\rm set\ T:=1..t;}\\ {\rm set\ P:=1..p;}\\ {\rm param\ te\{i\ in\ T,\ n\ in\ P\},>=0\ ;}\\ {\rm param\ maxD:=max\{i\ in\ T\}(d[i]);}\\ {\rm var\ x\{i\ in\ T,\ n\ in\ P\},>=0;\ 1}\\ {\rm var\ rit>=0;}\\ {\rm var\ delta\{l\ in\ T,\ n\ in\ T,\ n\ in\ P\},\ binary\ ;} \end{array}
```

3.2 Obbiettivo

minimize minimoRitardo: rit;

3.3 Vincoli

```
\begin{split} &s.t. \ ritardo\_processo \ \{i \ in \ T\}: \ rit >= x[i,p] + te[i,p] - d[i]; \\ &s.t. \ vinc1 \ \{l \ in \ T, n \ in \ P: \ l < m\}: \\ &x[l,n] >= x[m,n] \ + \ te[m,n]^*(1 - delta[l,m,n]) - maxD^*delta[l,m,n]; \\ &s.t. \ vinc2 \ \{l \ in \ T, n \ in \ P: \ l < m\}: \\ &x[m,n] >= x[l,n] \ + \ te[l,n]^*delta[l,m,n] - maxD^*(1 - delta[l,m,n]); \\ &s.t. \ sequenzialita\_processori \ \{l \ in \ T, n \ in \ (P \ diff \ \{p\})\}: \\ &x[l,n] + te[l,n] <= x[l,n+1]; \end{split}
```

4 Analisi di Sensivita

1. Lanciando il corrente file scheddat si nota che il processo due viene fortemente ritardato in favore del processi 1 e 3 $\dot{}$

	Esempio 1 [te]	T1	T2	T3
3 processi su 2 processori.	P1	3	4	8
	P2	6	8	9
dondling				

deadline	
T1	5
T2	17
Т3	5

2. Lanciando il corrente file scheddat si nota che il processo due viene anticipato rispetto al precedente caso.

	Esempio 1 [te]	T1	T2	Т3
3 processi su 2 processori.	P1	3	4	8
	P2	6	8	9

deadline	
T1	5
T2	5
T3	17