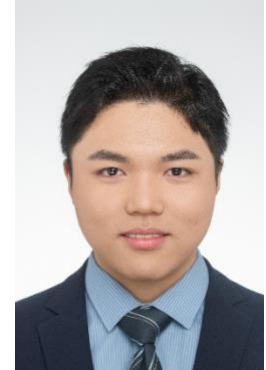


胡傲东

电话: 18085741680 | 邮箱: 1079249368@qq.com | GitHub: github.com/JadeSnow7



教育背景

华中科技大学

集成电路设计与集成系统 (本科)

2022.09-2026.06

自我评价

具备从底层系统 (体系架构、FPGA、指令集) 到上层应用的完整工程研发能力, 能够独立完成复杂系统的架构设计、工程实现与产品化落地。具备干中学的能力, 能快速在实际项目中学习新知识。实践经验丰富, 有较好的组织管理运营能力。

专业技能

开发环境: Windows/Mac/Linux | 编程语言: C++、Python、SV | 开发工具: Docker、Git

工程工具: Makefile、LLVM、GDB、FPGA | AI/多模态: PyTorch、OpenCV、Ollama

项目经历

故事成片: 跨平台 AI 多模态视频生成系统 (字节跳动剪映实习生训练项目组长) 2025.11 - 2025.12

- 负责系统整体架构方案设计, 统筹模型、前后端等多团队协作, 建立文档规范与产出节奏。
- 独立完成模型端从零到一搭建, 包括部署与联调 LLM、SD Turbo、SVD、CosyVoice 等核心模型以及 FFmpeg 视频合成, 并进行性能优化与接口封装, 具备 30s 以上视频的稳定生成和异常处理能力。
- 设计统一网关协议, 通过 FRP 内网穿透实现端到端的稳定通信, 确保多服务协同处理与消息一致性。
- 使用 Qt/QML 开发 MacOS 客户端, 构建 Native macOS UI, 基于 FFmpeg 实现音视频渲染与合成。

RISC-V CPU 设计 (学校生产实习队队长 | 集创赛二等奖) 2025.03 - 2025.07

- 设计支持 RV32IMACFG 指令集的四路超标量 RISC-V 嵌入式处理器并引入动态分支预测, 显著提升指令并行度, 性能相较自研的五段流水 CPU 提高 20%。
- 使用 System Verilog 和 Spinal HDL (Scala) 开发核心模块, 基于 C++、Python、Makefile、SV、verilator 在 Linux 上构建全自动仿真平台, 并基于 Xilinx PYNQ-Z2 和 Kintex-7 完成原型验证
- 移植操作系统 (如 RT-Thread) 到 RISC-V 平台, 引导系统并运行应用程序。

基于 ns-3 的网络仿真 (华科启明 Dian | 华为海思校企合作项目) 2023.04 - 2024.06

- 独立完成团队仿真平台从 ns-3 v3.31 → v3.38 的迁移, 解决 API 和依赖兼容问题, 复现基线仿真结果。
- 设计并移植一套饱和场景下的时延计算算法到 ns-3 上, 通过优化调度策略显著降低时延。

SwiftSweep: 原生 macOS 系统优化工具 (个人开源项目) 2025.12 - 至今

- 基于 Swift+SwiftUI 构建 macOS 原生系统维护工具, 通过 Apple Nortarization (苹果公证)
- 集成系统监控、磁盘分析、优化、软件卸载、垃圾清理等功能, 实现提权机制, 确保系统操作安全
- 构建现代化 UI, 优化并行性能

校园经历

华中科技大学贵州省招生组 | 核心骨干 2023.06-2024.02

- 负责招生咨询、主导社群管理和线上线下宣讲工作, 宣讲会覆盖数百名学生及家长。
- 成功协助 20 余位同学完成报考, 刷新我校在贵州省的最高录取位次。

华中科技大学光电学院学业中心/集成电路学院学创中心 | 小组负责人 2022.09-2024.06

- 组织协调了十余场学术/技能/心理讲座, 对接导师, 总参与人次逾千人, 负责活动策划、宣传、文稿撰写。

华中科技大学启明学院 Dian 团队媒体组 | 内容运营 2023.04-2024.10

- 为团队公众号排版了二十余篇文章, 并为校级、市级大型活动撰写文稿和摄影。