

# Relatorio 3 Mips Multiciclo

Mikael Luan da Silva Saraiva,  
João Vitor Maia Neves Cordeiro,  
Paola de Oliveira Abel

6 de Novembro de 2019

## 1 Introdução

Neste projeto desenvolveremos um processador MIPS multiciclo, criando seus arquivos de descrição em VHDL e realizando as devidas simulações além de analisar seu funcionamento.

## 2 Descrição do Sistema

Eu preciso completar isso

## 3 Principais características

Eu preciso completar isso

### 3.1 Circuitos

Eu preciso completar isso

### 3.2 Diagramas

Eu preciso completar isso

### 3.3 Maquinas de Estado

Eu preciso completar isso

## 4 Resultados de atrasos

Eu preciso completar isso

## **5 Utilização da placa**

Eu preciso completar isso

## **6 Discussão dos resultados**

Eu preciso completar isso

## **7 Conclusões**

Eu preciso completar isso