# IMPLEMENTACJA ALGORYTMU FFT DLA UKŁADU NUCELO-F446RE

ZAAWANSOWANE ZASTOSOWANIA UKŁADÓW MIKROPROCESOROWYCH JAKUB PYZNAR JAKUB SŁOTA

# PROJEKT ZAKŁADAŁ NASTĘPUJĄCE ETAPY:

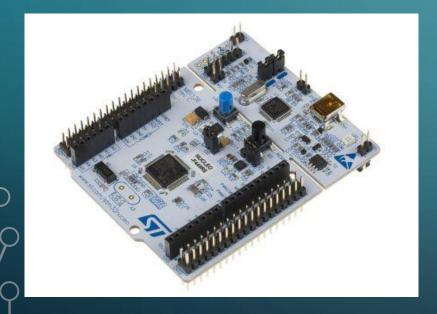
Dane

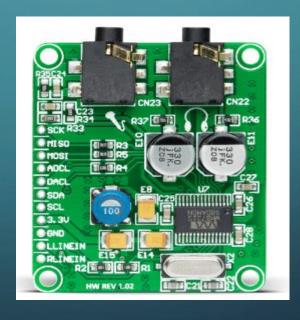
Konfiguracja

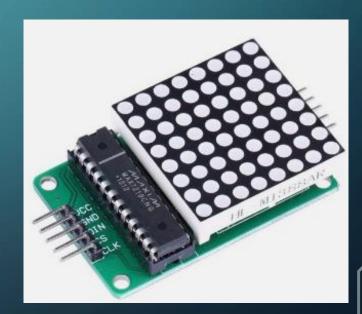
Źródło audio Próbkowanie przez moduł audio

Wykonanie FFT na NUCLEO

Wyświetlenie wyników na matrycy







Rys 1. NUCLEO-F446RE

Rys 2. Proto Codec 508

Rys 3. Matryca LED 8x8 ze sterownikiem MAX7219

# ETAPY REALIZACJI PROJEKTU

### Założenia wstępne

• Określenie celów projektu, dobór elementów wykonawczych, wykonanie one-pagera, wybór sterownika.

# Oprogramowanie podzespołów

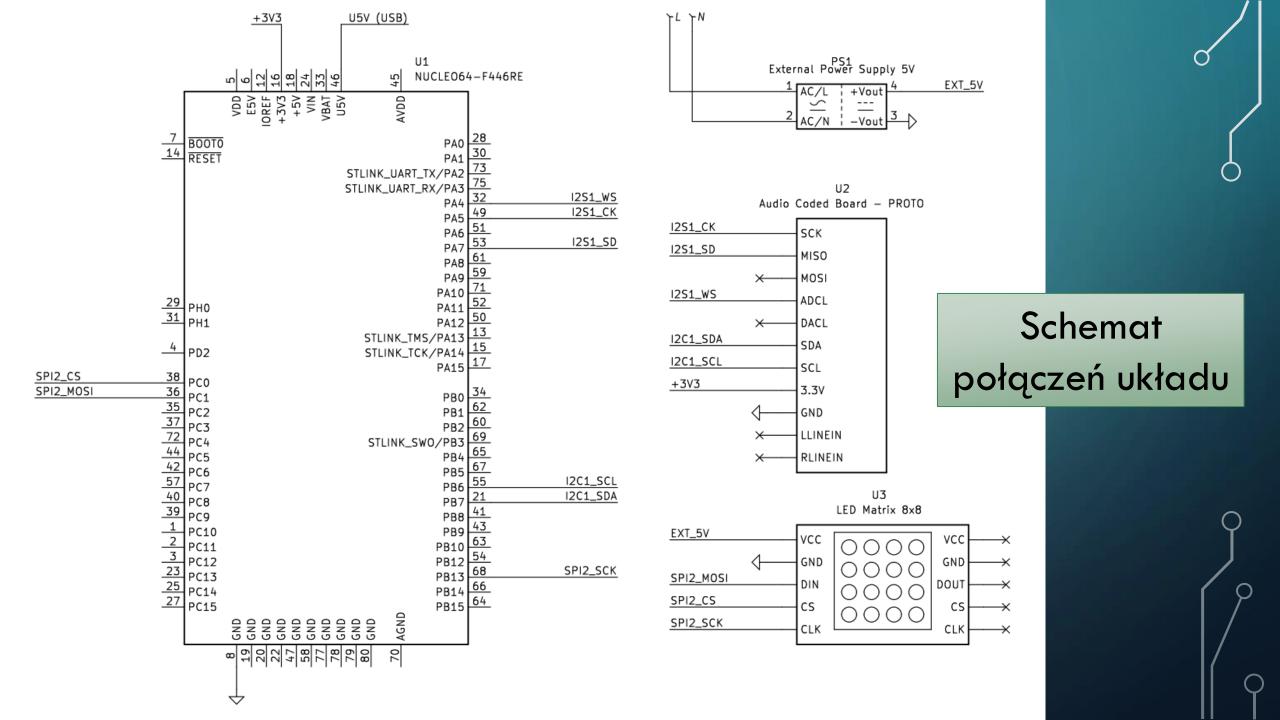
• Przygotowanie bibliotek do obsługi matrycy LED, kontrolera audio oraz obliczeń FFT.

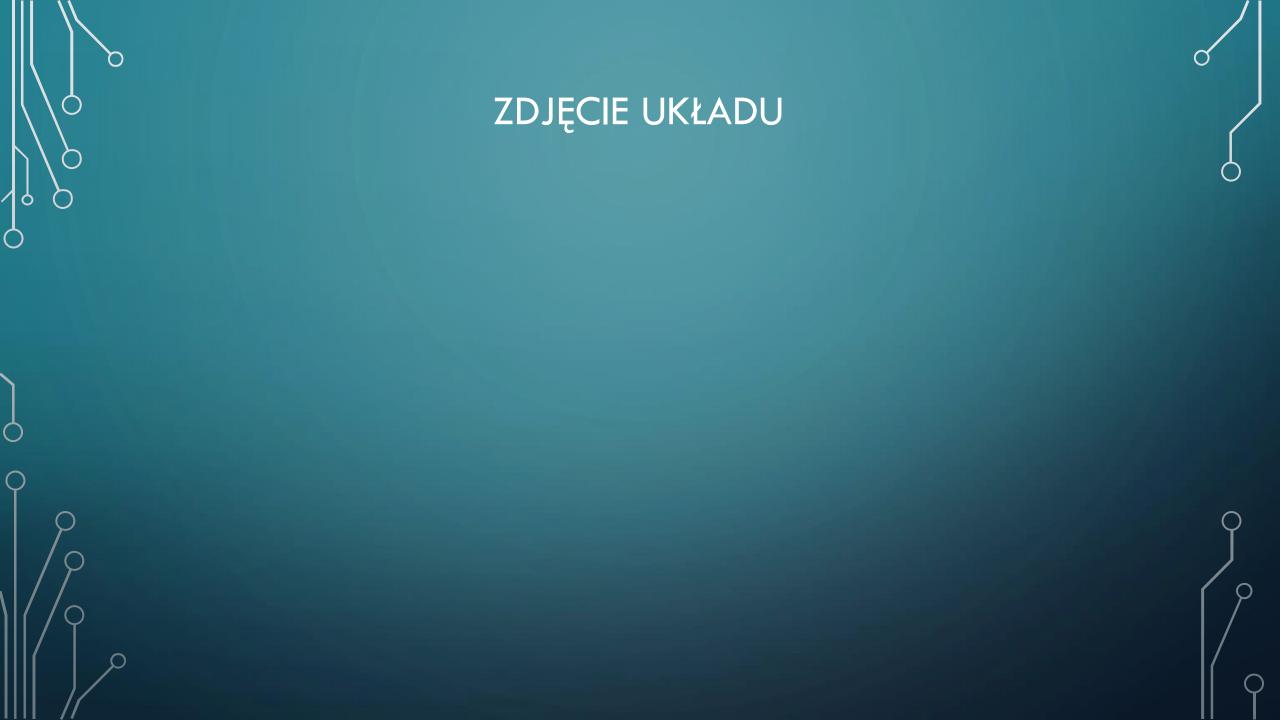
# Testy pojedynczych elementów

 Wykonanie serii testów dla matrycy LED, wygenerowanie sygnałów do przebadania FFT, przetestowanie różnych kombinacji ustawień kontrolera.

Walidacja wyników i usprawnienia

 Połączenie komponentów, rozwiązywanie problemów z komunikacją STM32 – Codec, zwalczanie wpływu szumów na wyniki FFT, implementacja filtrów,eksperymenty z wizualizacją.





# KOMUNIKACJA MIĘDZY STEROWNIKAMI

Przerwanie 96kHz

×

125

I2C

NUCLEO-F446RE MIKROKONTROLER Przerwanie co x ms

SPI

SPI

MAX7219 MATRYCA LED

Wycisz lewy kanał

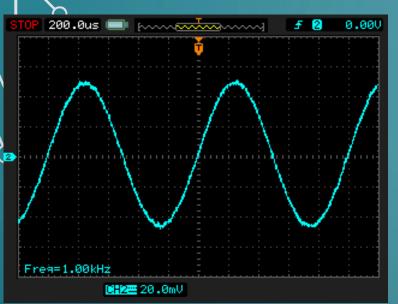
WOLFSON

8731

**AUDIO** 

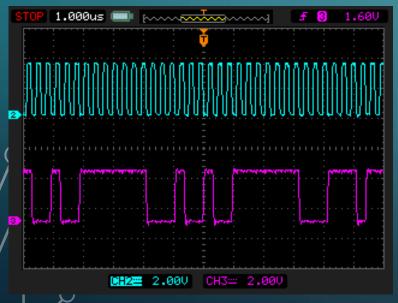
- Wycisz prawy kanał
- Mikrofon/Słuchawki -9dB
- Wyłącz wyciszenie mikrofonu
- Domyślna ścieżka przez filtry cyfrowe
- Włącz wszystkie moduły
- Model Master (Nucleo) –Slave I2S
- Próbkowanie 96kHz
- Aktywuj moduł

- Odbierz wartości tablice z wynikami dla każdego przedziału częstotliwości
- Załącz/Wyłącz bit na mapie (x,y)
- Co iteracje sprawdź mapę i wyświetl wyniki

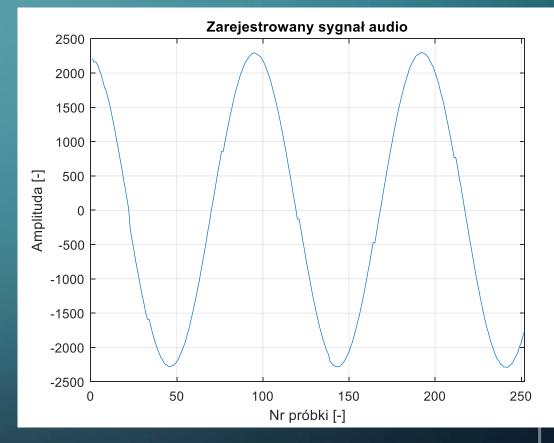


# PRZYKŁADOWY ZAREJESTROWANY & SYGNAŁ AUDIO

Pomiar sygnału na wtyku mini jack

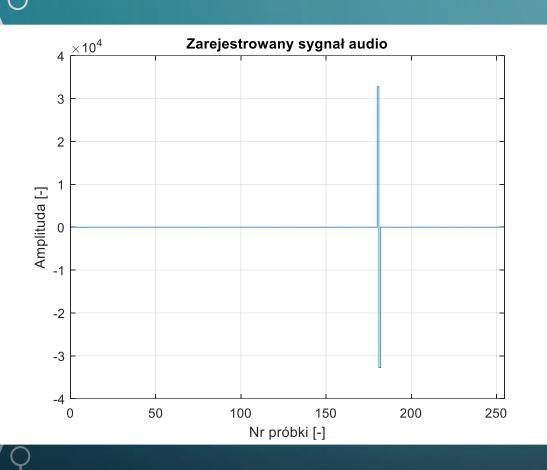


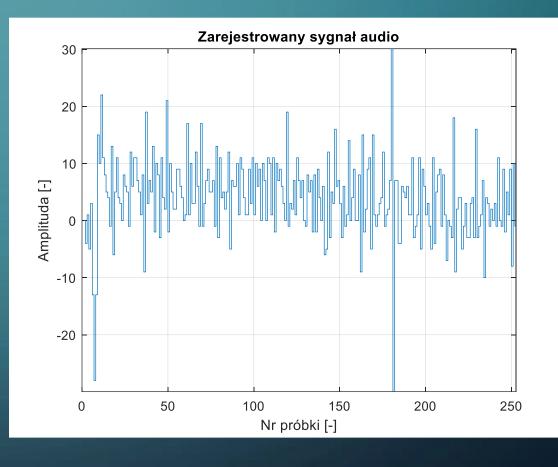
Pomiar sygnału na liniach zegarowej (CH2) oraz danych (CH3) protokołu I2S



Spróbkowany sygnał audio zapisany w pamięci mikrokontrolera

# OBSERWACJA ZAKŁÓCEŃ NA "PUSTEJ LINII"





# SPOSOBY OGRANICZENIA SZUMÓW

# Osobny zasilacz dla modułu audio i LED

 Stabilizator napięcia na płytce NUCELO może nie być w stanie zapewniać stabilnego napięcia referencyjnego 3.3V dla pomiarów kodeka, ze względu na skokowe zmiany prądu zasilającego matrycę LED

### Implementacja filtrów

Wykorzystanie filtrów po stronie software' prowadzi do otrzymania bardziej wygładzonych przebiegów sygnału audio, w projekcie przetestowano dwa algorytmy: filtr medianowy oraz średniej ruchomej

# Zmiana karty dźwiękowej

 Podczas testów okazało się, że część szumów pojawiała się przez wady karty dźwiękowej, co objawiało się występowaniem szumów na nie aktywnej linii. Po podłączeniu słuchawek objawiało się to cichym szarpanym dźwiękiem

# ANALIZA CZĘSTOTLIWOŚCIOWA

Wersja rekurencyjna FFT & zmniejszonej złożoności obliczeniowej

Algorytm cyfrowego przetwarzania sygnału audio

Odczyt sygnału z kodeka i zastosowanie filtracji



Obliczenie transformaty
Fouriera



Wyliczenie modułu
i obliczenie średniej wartości
sygnału w założonych
przedziałach częstotliwości

Wersja klasyczna DFT

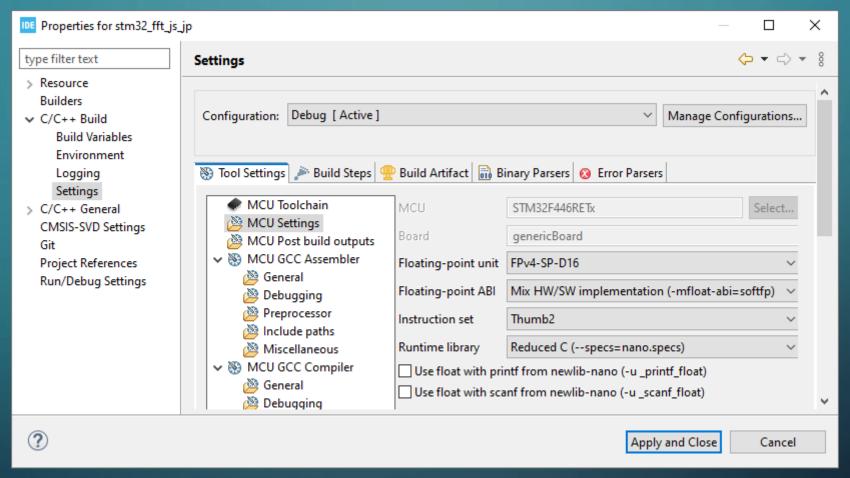
$$X_k = \sum_{n=0}^{N-1} x_n e^{-\frac{2\pi i}{N}nk}$$

$$X_k = E_k + e^{-\frac{2\pi i}{N}k} O_k$$

$$X_{k+\frac{N}{2}} = E_k - e^{-\frac{2\pi i}{N}k} O_k$$

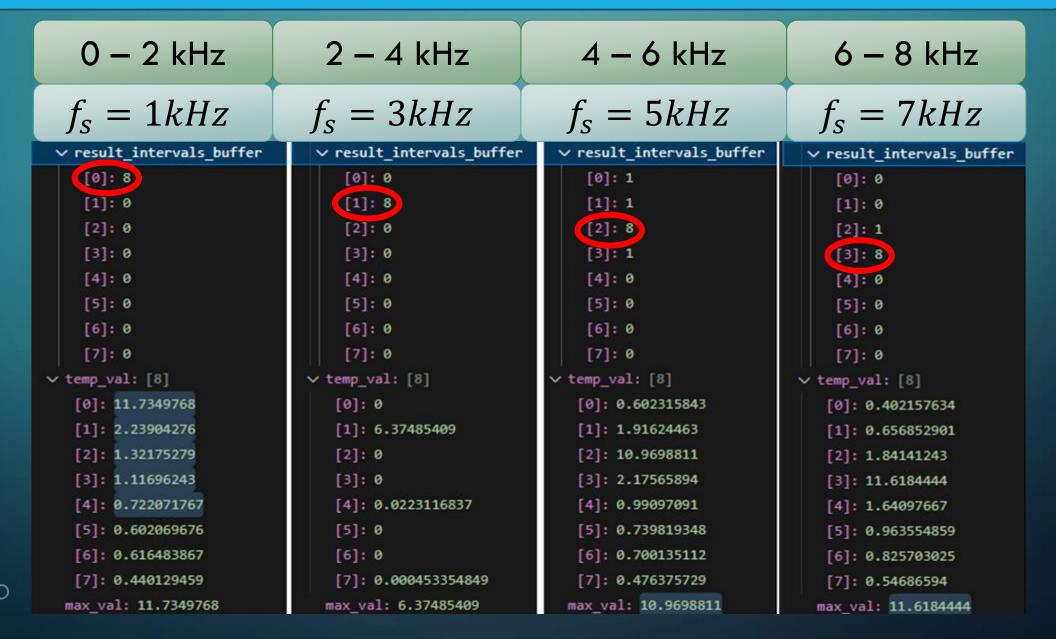
```
static inline void calc_fft(float complex * x, uint16_t N)
   if (N <= 1) return;
    else
       float complex even[N/2];
       float complex odd[N/2];
        for (uint16 t i = 0; i < N/2; i++)
           even[i] = x[2*i];
           odd[i] = x[2*i+1];
        calc fft(even, N/2);
        calc fft(odd, N/2);
        for (uint16_t k = 0; k < N/2; k++)
           float complex exp term = cexp(-2.0 * I * M PI * k / N);
           x[k] = even[k] + exp_term*odd[k];
           x[k+N/2] = even[k] - exp_term*odd[k];
```

### SPRZĘTOWA OBSŁUGA LICZB ZMIENNOPRZECINKOWYCH



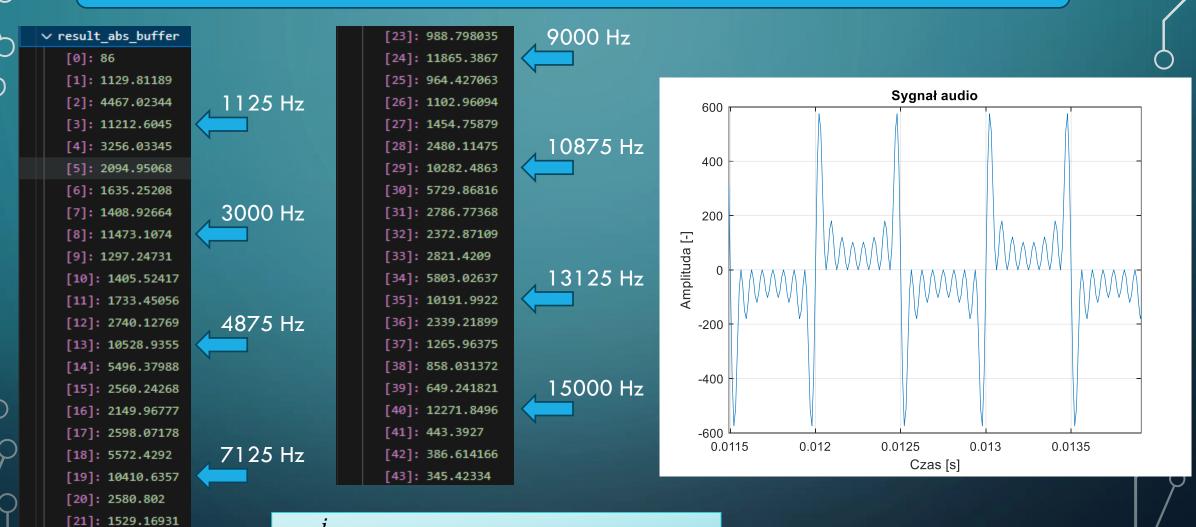
Zamiast programowej emulacji posłużono się sprzętową obsługą notacji zmiennoprzecinkowej przy pomocy modułu FPU dla CORTEX-M4

### Testy FFT dla sygnałów sinusoidalnych z danego zakresu:



 $8 - 10 \, \text{kHz}$  $10 - 12 \, \text{kHz}$ 12 - 14kHz $14 - 16 \, \text{kHz}$  $f_s = 9kHz$  $f_{\rm s} = 11kHz$  $f_s = 13kHz$  $f_{\rm s} = 15kHz$ v result\_intervals\_buffer ∨ result\_intervals\_buffer v result intervals buffer ∨ result intervals buffer [0]: 0 [0]: 0 [0]: 0 [0]: 0 [1]: 0 [1]: 0 [1]: 0 [1]: 0 [2]: 0 [2]: 0 [2]: 0 [2]: 0 [3]: 0 [3]: 0 [3]: 0 [3]: 0 [4]: 8 [4]: 0 [4]: 1 [4]: 0 [5]: 0 [5]: 8 [5]: 1 [5]: 0 [6]: 0 [6]: 8 [6]: 1 [6]: 0 [7]: 0 [7]: 0 [7]: 8 [7]: 0 √ temp\_val: [8] √ temp\_val: [8] ∨ temp\_val: [8] √ temp\_val: [8] [0]: 0 [0]: 0.311269224 [0]: 0.316879928 [0]: 0 [1]: 0.0133516071 [1]: 0.269047171 [1]: 0.301747799 [1]: 0.00304831704 [2]: 0 [2]: 0.336930037 [2]: 0.439862192 [2]: 0 [3]: 0 [3]: 0.589497209 [3]: 0.949495971 [3]: 0 [4]: 6.37485361 [4]: 0.834981382 [4]: 0.000976331707 [4]: 2.164294 [5]: 0 [5]: 1.98812509 [5]: 10.9435644 [5]: 0 [6]: 0 [6]: 11.5782309 [6]: 1.99908257 [6]: 0 [7]: 0.00230152695 [7]: 1.55217481 [7]: 0.881401122 [7]: 6.37485361 max val: 11.5782309 max val: 6.37485361 max val: 10.9435644 max val: 6.37485361

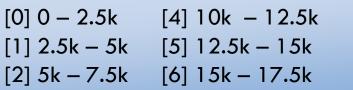
# Sygnał będący sumą sinusów z każdego zakresu:



 $\frac{i_{dx}}{okno\_FFT}*częstotliwość próbkowania$ 

[22]: 1152.03064

# IDEA WIZUALIZACJI WYNIKÓW FFT NA MATRYCY LED



[3] 7.5k – 10k [7] 17.5k – 20k [Hz]

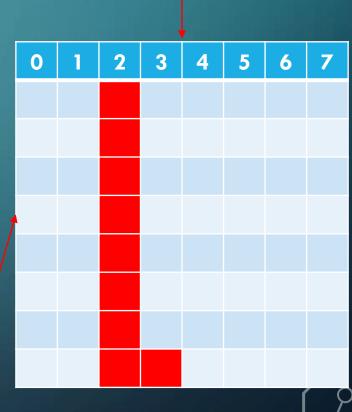
Sygnał 5kHz (o czym początkowo nie wiemy)

> Moduł Audio Codec

> > NUCLEO-F446RE

Wektor przynależności sygnału o nieznanej częstotliwości do danego przedziału

0 0 8 1 0 0 0 0



Zakresy częstotliwości

# MATRYCA LED

Fota

Wywołanie FCN