

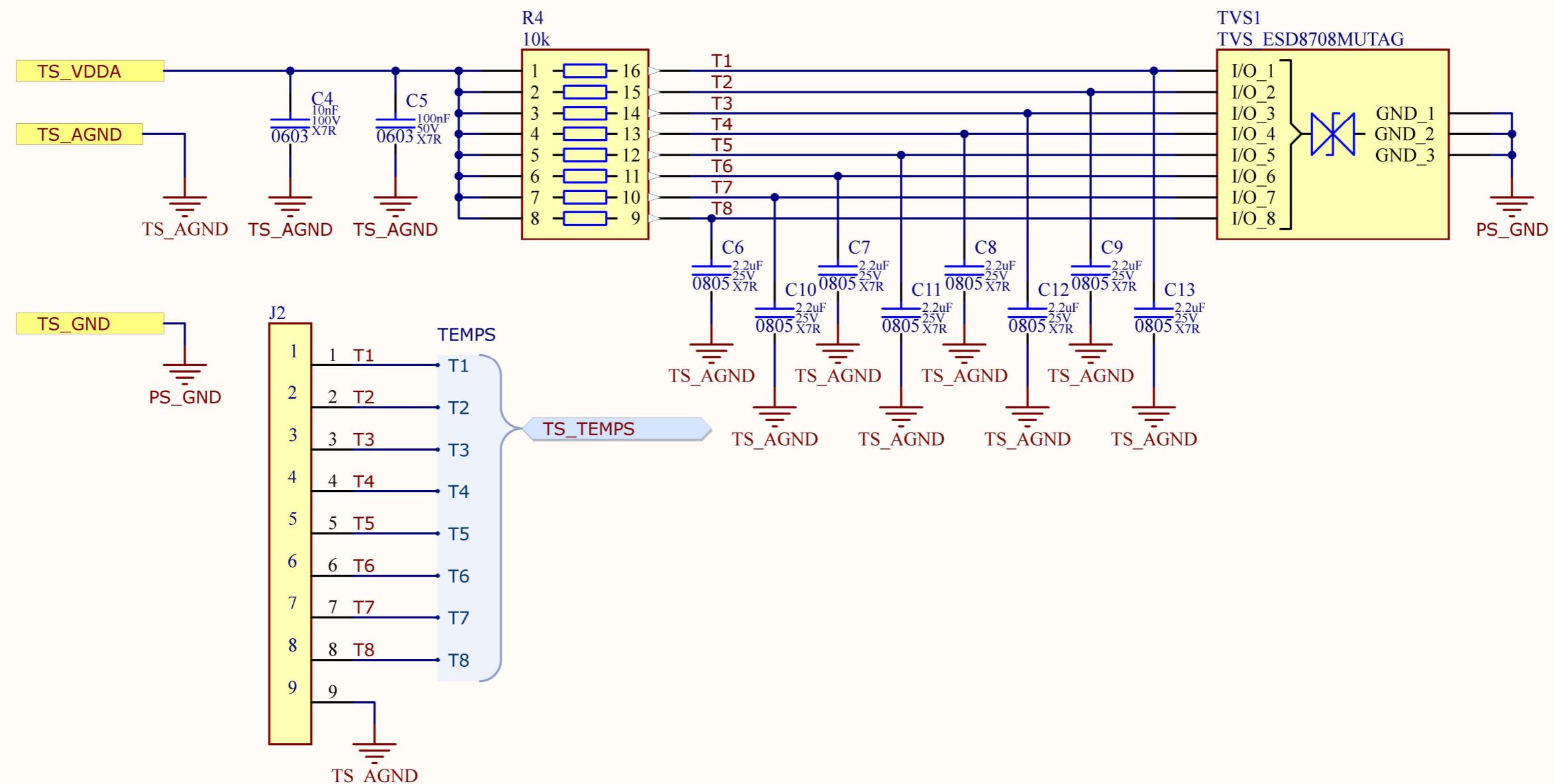
Układ wykrywania ładowania działa w ten sposób że w momencie przyłożenia napięcia na wyjściu tranzystora QN1 zostaje spalany zowany i złącza zasilanie elektroniki - wtedy procesor zostaje uruchomiony i sprawdza stan na linii ENABLE - jeżeli stan jest wysoki to znaczy ze przyłączone jest źródło ładowania i złączka przekaznik analizując cały czas prąd wpływający do akumulatora jednocześnie zapalając diodę CHARGING niezależnie od zabezpieczenia UVP (w ten sposób pomimo zabezpieczenia przekaznik zostanie załączony) wejście to jest zablokowane wstecznie diodą D3 dzięki czemu pin procesora nie podniesie potencjału na wyjściu przekaznika a służy jedynie do detekcji podłączonego źródła zasilania

https://www.ti.com/lit/an/dua619b/dua619b.pdf?ts=1695857715665&ref_url=https%253A%252F%252Fwww.ti.com%252FBQ76925
<https://www.ti.com/lit/an/sua826/sua826.pdf?ts=1695797639204>

AGH RACING	Name: Power_Supply.SchDoc
Project: LV_BMS_3S_8T_V2.ProyPcb	
Author: Jakub Stelmach	Revision: 2
	Date: 08.10.2023

A

A



B

B

C

C

D

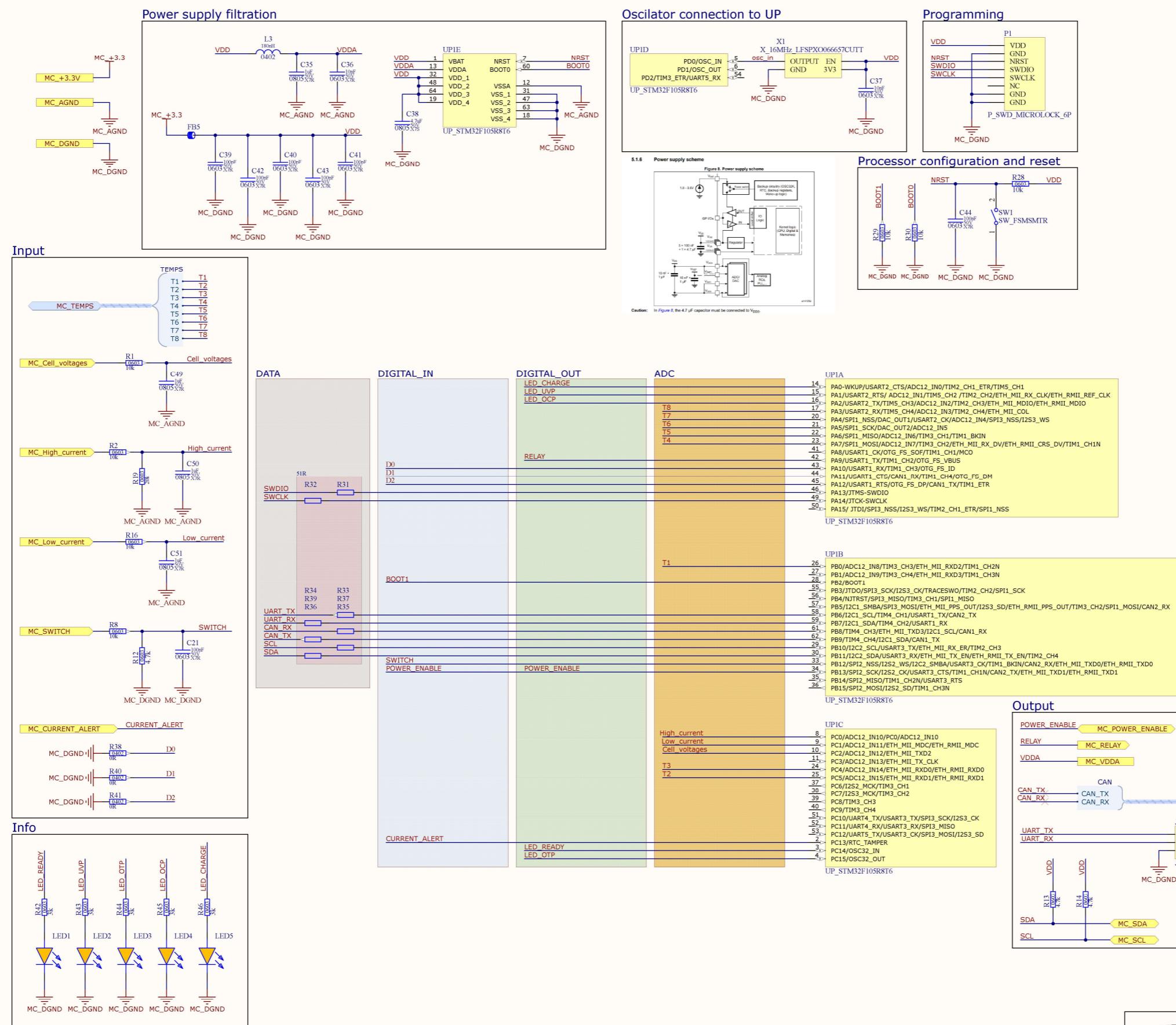
D



Name:
Temperature_sensors.SchDoc

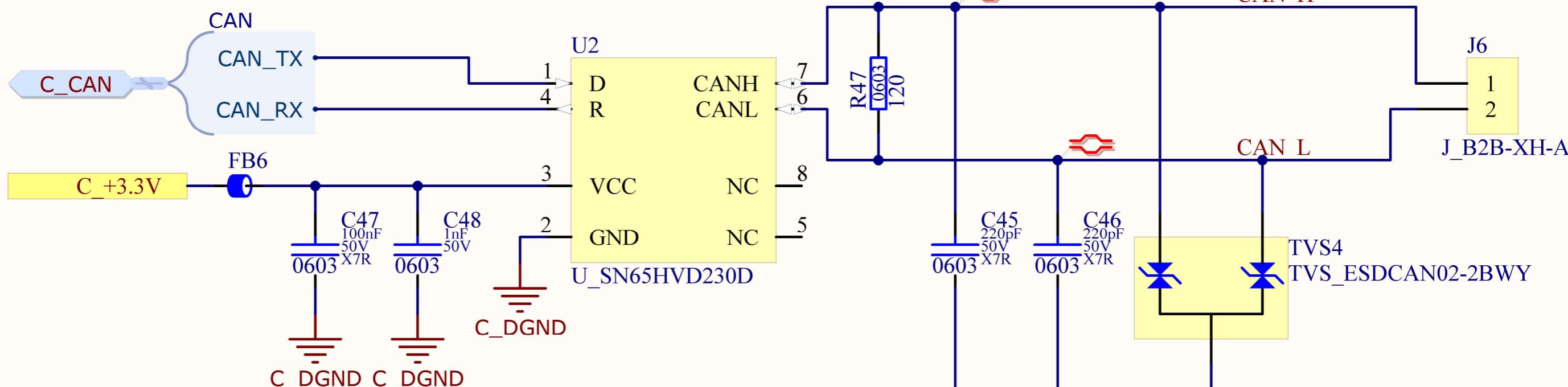
Project:
LV_BMS_3S_8T_V2.PrjPcb

Author: Jakub Stelmach	Revision: 2	Date: 08.10.2023
---------------------------	----------------	---------------------

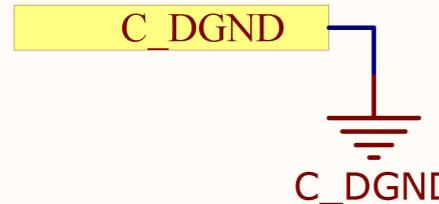


1 2 3 4 5 6

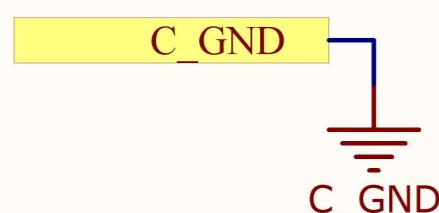
A



B



C



D



Name:
Can_data_connection.SchDoc

Project:
LV_BMS_3S_8T_V2.PrjPcb

Author: Jakub Stelmach	Revision: 2	Date: 08.10.2023
---------------------------	----------------	---------------------

1 2 3 4 5 6

A

B

C

D

A

B

C

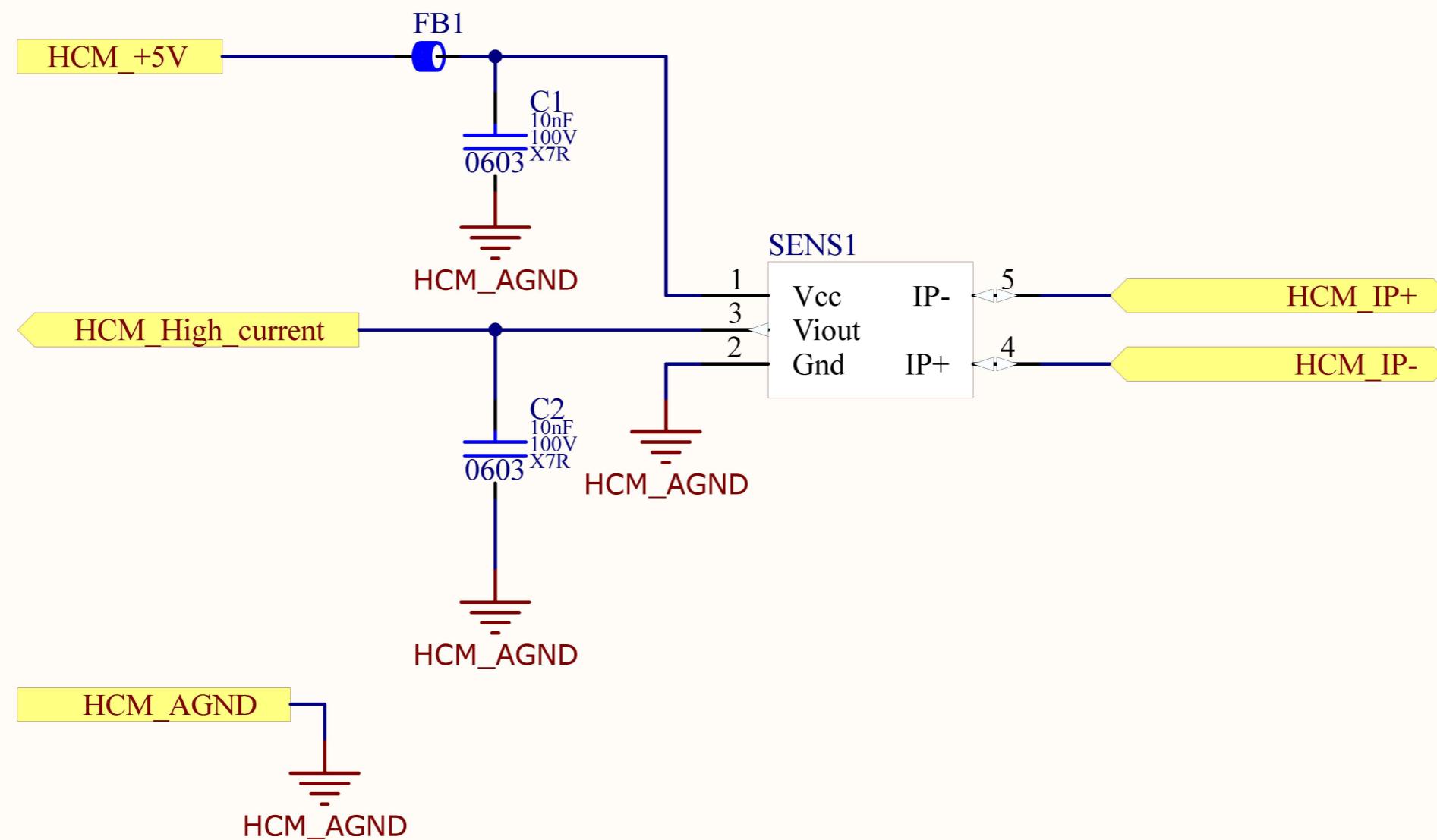
D

A

B

C

D



Name:
High_current_measure.SchDoc

Project:
LV_BMS_3S_8T_V2.PrjPcb

Author: Jakub Stelmach	Revision: 2	Date: 08.10.2023
---------------------------	----------------	---------------------

A

A

B

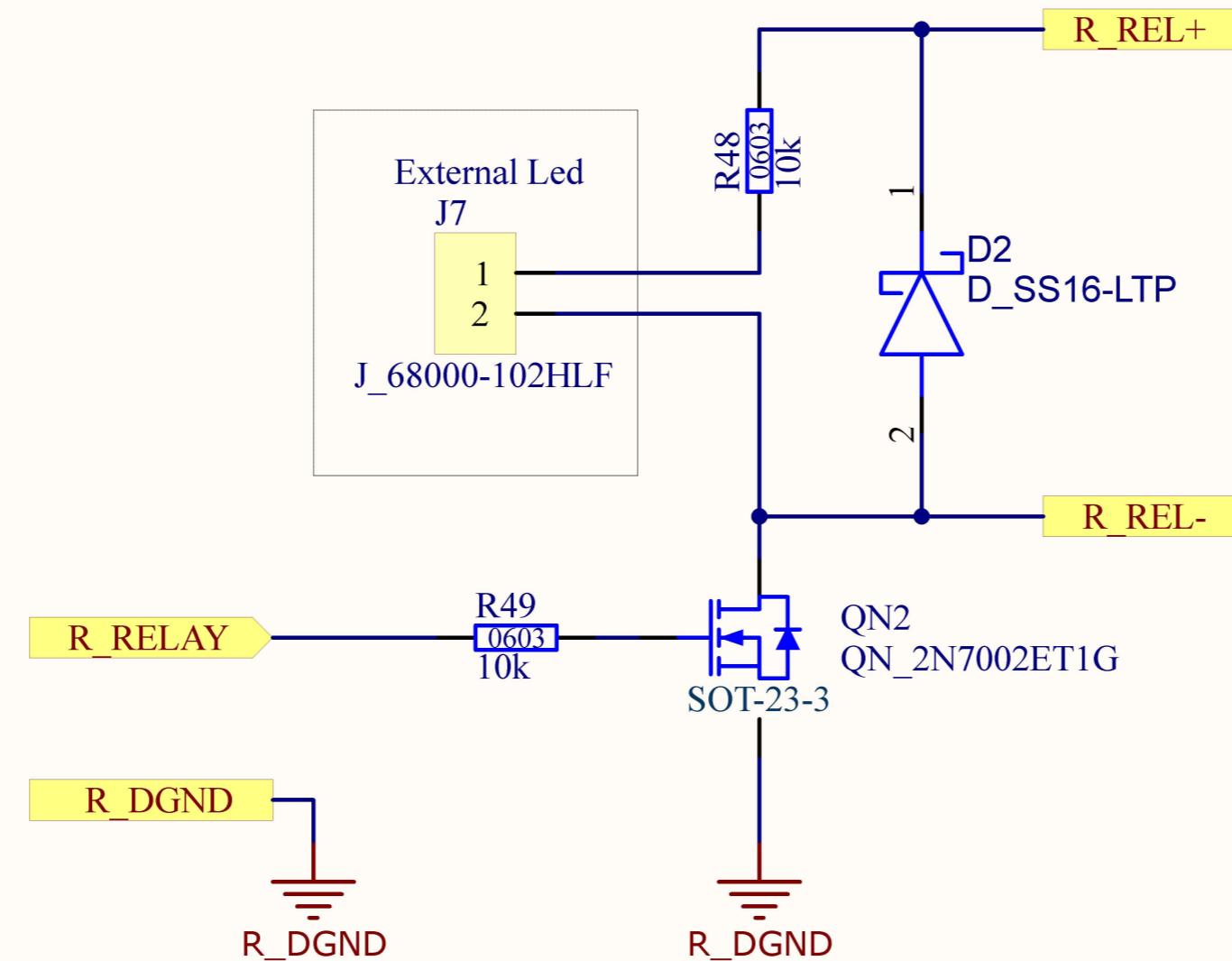
B

C

C

D

D



Name:
Relay_driver.SchDoc

Project:
LV_BMS_3S_8T_V2.PrjPcb

Author: Jakub Stelmach	Revision: 2	Date: 08.10.2023
---------------------------	----------------	---------------------