

Altera FPGA 全速漂移 开发指南

基于 FX3 的 UVC(USB video class)传输协议实例

欢迎加入 FPGA/CPLD 助学小组一同学习交流：

EDN:

http://group.ednchina.com/GROUP_GRO_14596_1375.HTM

ChinaAET: <http://group.chinaaet.com/273>

淘宝店链接: <http://myfpga.taobao.com/>

技术咨询: orand_support@sina.com

特权 HSC 最新资料例程下载地址:

<http://pan.baidu.com/s/1pLmZaFx>

版本信息		
时间	版本	状态
2016-07-22	V1.00	创建。

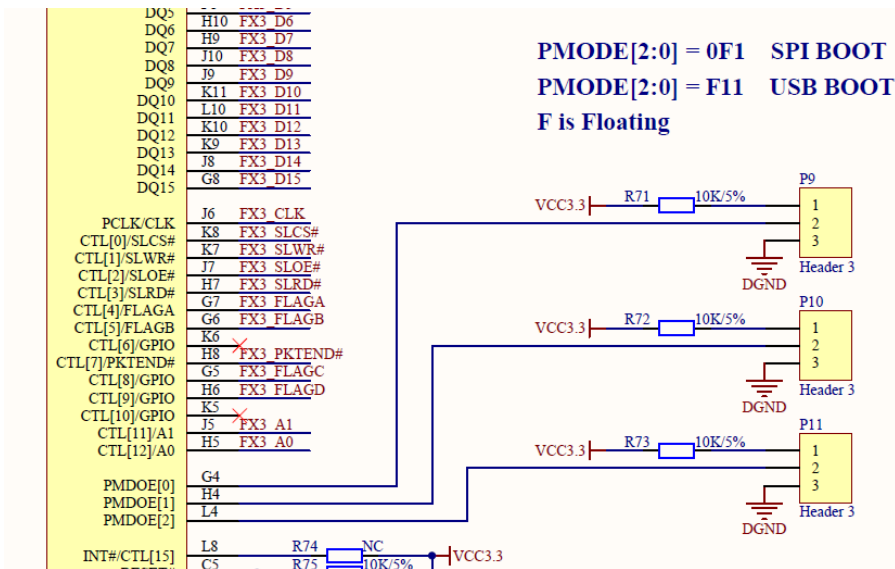


目录

Altera FPGA 全速漂移 开发指南	1
基于 FX3 的 UVC(USB video class)传输协议实例.....	1
1 准备工作.....	3
2 FX3 的 USB Boot 加载.....	3
3 UVC 设备识别.....	5

1 准备工作

HSC 开发板上的 USB3.0 Micro-B 连接器 P5，用 USB 线将其和 PC 连接好。如图所示，确保跳线帽连接为 USB BOOT 模式，即 P11 的跳线帽浮空不接，P10 的跳线帽 PIN1-2 短接，P9 的跳线帽 PIN1-2 短接。



给 HSC 开发板上电。

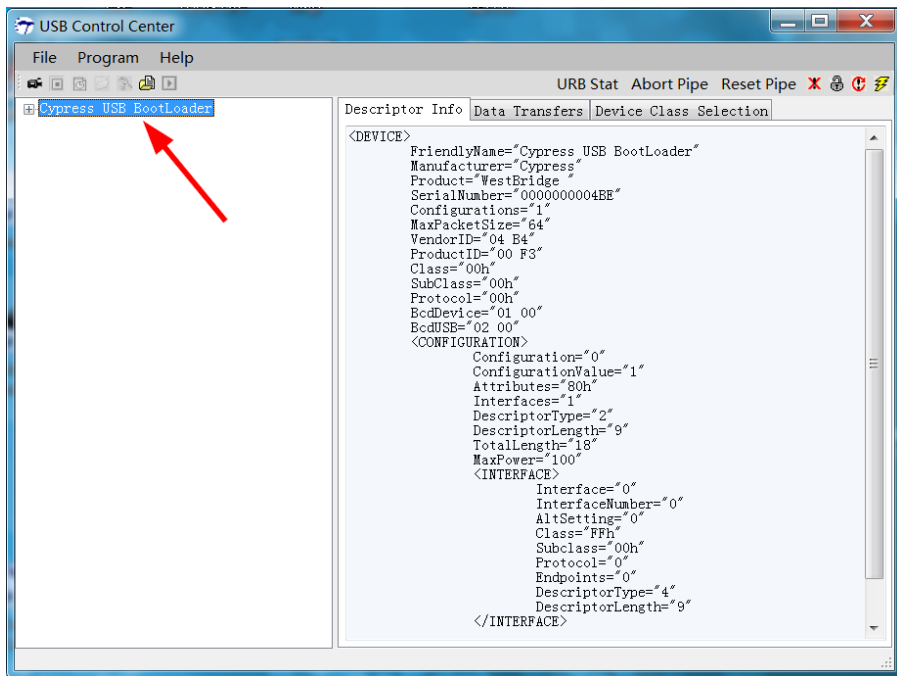
按照 Lesson08 的指导，我们安装好 FX3 在 Windows 操作系统下的驱动，已经在设备管理器里面识别了 Cypress USB BootLoader。

在 Lesson04 中，我们也已经安装好了 FX3 SDK，点击“开始→程序→Cypress→Cypress USBSuite→Control Center”。

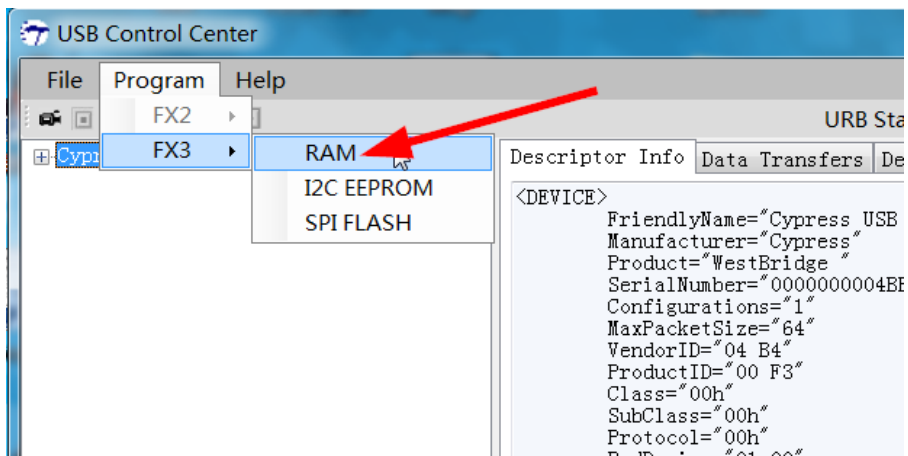
2 FX3 的 USB Boot 加载

如图所示，在 USB Control Center 中，点击 Cypress USB BootLoader 选

中它。

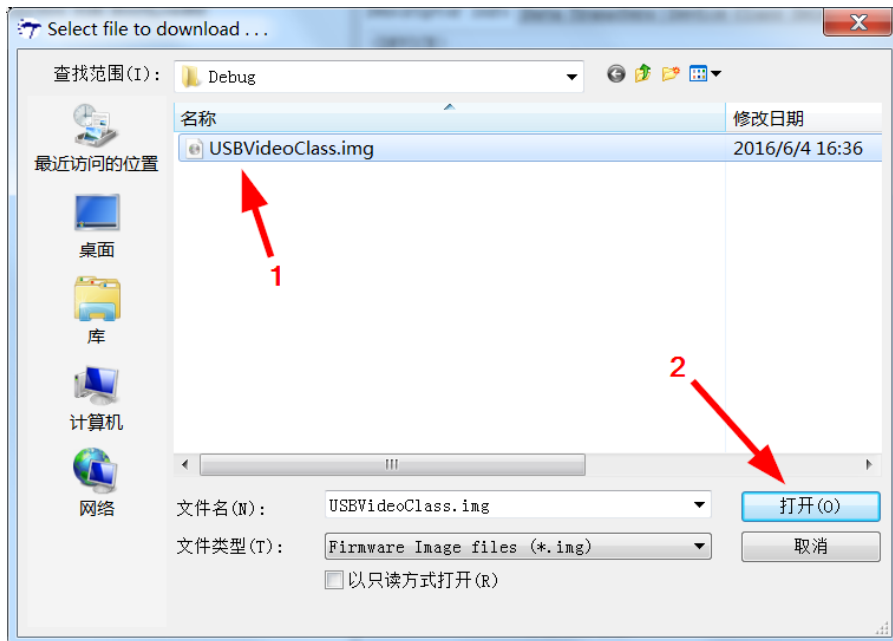


接着点击菜单 “Program→FX3→RAM”。



将弹出的文件选中路径定位到如下文件夹中：

“...\prj\hsc_ex7\unc_examples\cyfxuvcinmem\Debug”，选择图示的
USBVideoClass.img 文件。



3 UVC 设备识别

如图所示，我们可以在设备管理器中看到识别到的“图像→FX3”。

