

# Altera FPGA 全速漂移 开发指南

## 文本编辑器 notepad++ 安装

欢迎加入 FPGA/CPLD 助学小组一同学习交流：

EDN:

[http://group.ednchina.com/GROUP\\_GRO\\_14596\\_1375.HTM](http://group.ednchina.com/GROUP_GRO_14596_1375.HTM)

ChinaAET: <http://group.chinaaet.com/273>

淘宝店链接: <http://myfpga.taobao.com/>

技术咨询: [orand\\_support@sina.com](mailto:orand_support@sina.com)

特权 HSC 最新资料例程下载地址:

<http://pan.baidu.com/s/1pLmZaFx>

版本信息		
时间	版本	状态
2015-08-26	V1.00	创建。



## 目录

Altera FPGA 全速漂移 开发指南 .....	1
文本编辑器 notepad++安装 .....	1
1 notepad++安装 .....	3

# 1 notepad++安装

话说“工欲善其事，必先利其器”，本着这个原则，让大家少走弯路，我们先把后续实验中将会用到的文本编辑器 notepad++安装好。这个编辑器可比 windows 自带的什么 txt 文本编辑器好用多了，甚至在写代码时我们也要使用这个 notepad++，咱这叫用专业的工具做专业的事。

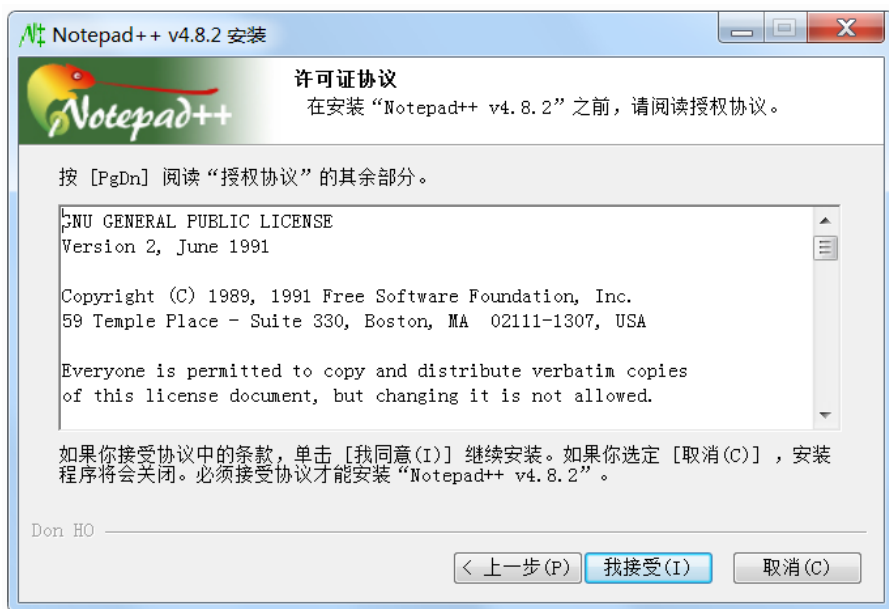
好了，不多说，大家直接进入“...\software\notepad++”文件夹下，双击可执行文件“notepad++.exe”，如图所示，语言选择“Chinese(Simplified)”，点击“OK”。



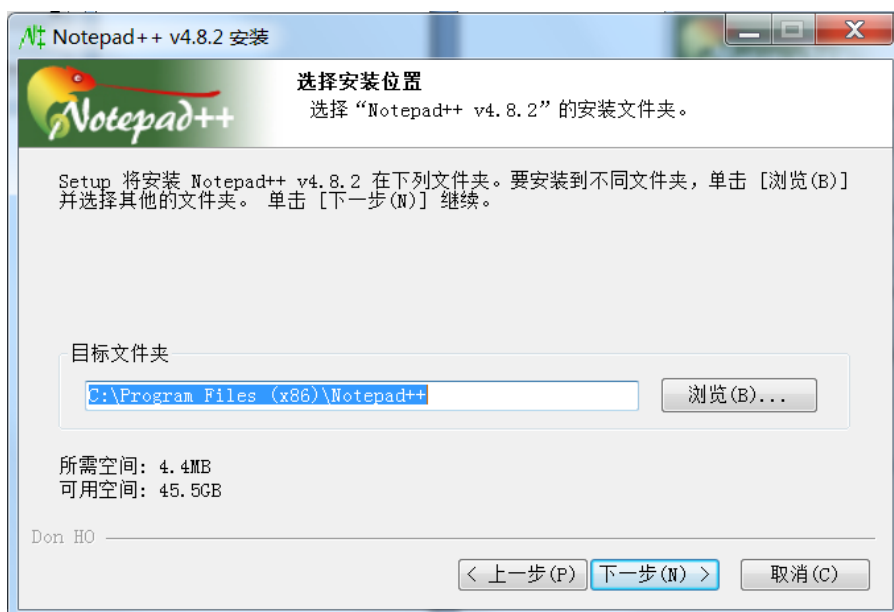
如图所示，点击“下一步”继续。



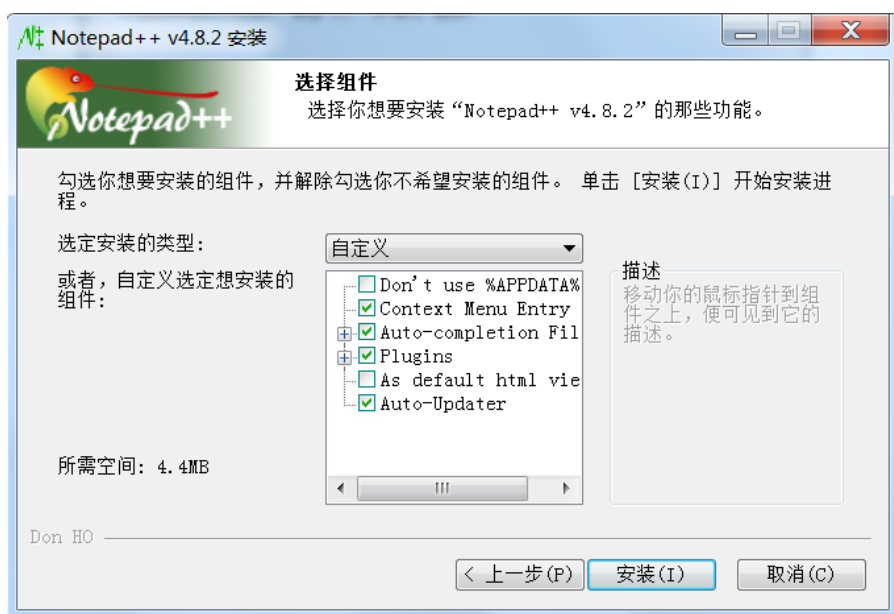
如图所示，点击“我接受”继续。



如图所示，安装路径建议使用 C 盘的默认路径，比较所需空间才 4.4MB，然后点击“下一步”继续。



如图所示，“选择组件”下面的勾选使用默认设置就够，点击“安装”继续。



用不着几秒，安装完毕，如图所示，点击“完成”，同时会弹出 notepad++ 的工作界面。



大家可以先瞅瞅，其实没啥特别，简单易用，咱不费口舌多说。

