

Altera FPGA 全速漂移 开发指南

UART2USB 芯片 PL2303 驱动安装说明

欢迎加入 FPGA/CPLD 助学小组一同学习交流：

EDN:

http://group.ednchina.com/GROUP_GRO_14596_1375.HTM

ChinaAET: <http://group.chinaaet.com/273>

淘宝店链接: <http://myfpga.taobao.com/>

技术咨询: orand_support@sina.com

特权 HSC 最新资料例程下载地址:

<http://pan.baidu.com/s/1pLmZaFx>

版本信息		
时间	版本	状态
2016-06-13	V1.00	创建。



目录

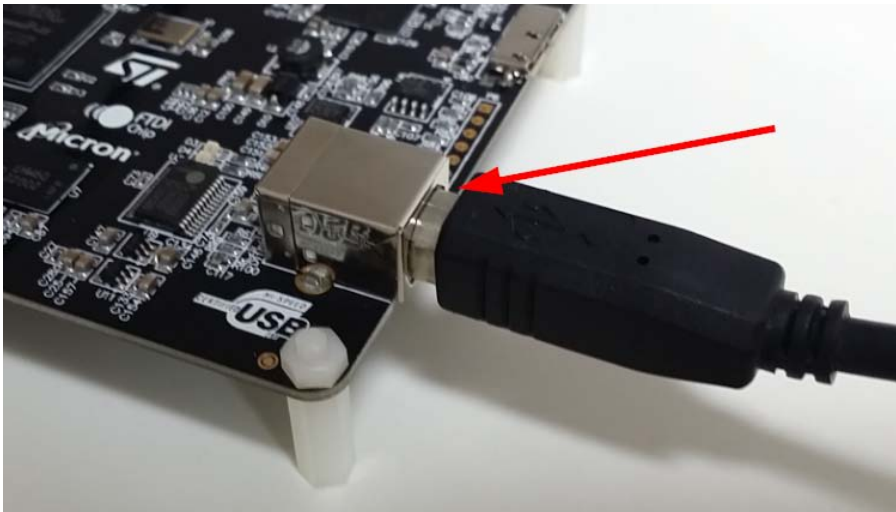
Altera FPGA 全速漂移 开发指南	1
UART2USB 芯片 PL2303 驱动安装说明	1
1 驱动安装.....	3
2 设备识别.....	3

1 驱动安装

双击 “...\software\PL2303HxD” 文件夹下的
“PL2303_Prolific_DriverInstaller_v1.8.0.exe” 进行安装，点击 “下一步” 直到 “完成” 即可。

2 设备识别

将我们的 HSC 开发板的 P8 连接到 PC(通过 USB TypeB 线)，如图所示，
然后给板子供电 12V。



此时我们打开 PC 端的设备管理器，如图所示，在 “端口” 下面多了
“Prolific USB-to-Serial Common Port (COM13)”，不同的 PC 上的 COM 端口
号可能不一样，但是一定都会有 Prolific USB-to-Serial Common Port 的，这
说明我们 SP6 开发板上的串口已经被识别到了。

