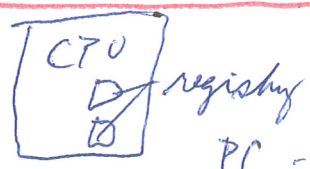
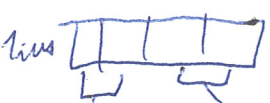


Instrukcie - n bytri
Instrukciová sada
zobrazenie instrukcie - machine code



PC - Program counter
IP - Instruction pointer
- adresa instrukcie
- veľkosť adresového priestoru

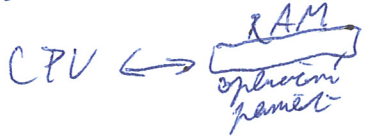


magie v H architektúre preberajú z data do code memory

príklad: x86, intel

endianita (endianness)
LSB-first - little endian LE
MSB-first - big endian BE
deino sýrobec
procesor
dva vektoru LE

von Newmanova architektúra



pohybujúce magi na inicializácii RAM

Historia
UNIVAC
1951
naly

→ ALTAIR 8800
Intel 8080

1976
→ APPLE 1 → APPLE 2
Intel 8080
MOS 6502
→ ATARI 2600 → ATARI 800
1977

Phil slova v CPU
16b adresný priestor (64kB)

IBM PC - Intel 8088
1981
- 16b slovo
- 20b adresný priestor (1MB)

PC 64b
súčasnosc 64b
Intel i386/i586
maji instrukciovú sadu
skupinu PC a move

Instrukcie: v každom CPU žije! assembler

NOP - posune IP na ďalšiu instrukciu
Jump - na danom adrese
immediate load do regA
load z adresy
reg X
store
copy
NOP
JMP
LDA
LDX
STA
STX
TAX

v CPU
špeciálny reg
obecné registry
- load prvého
- STORE