

dataová pamäť - operačná pamäť -

RS-232
full duplex
sériová diaľka

master - chce dávať
slave - prijímať dáta

↓ write ↑ read

možnosť sa meniť role

CPU je výčlenený master

č. pripojený nadiť prijímať dáta z master nýši

point to point

multidrop linka (bus) (štérnice) CPU ← data memory code mem

- identifikácia slavi: adresa: ním

adresový prvok ním

- half duplex - každé zariadenie transmitter a receiver súčasť

- pull up resistor - linka na slavi 1, podľa nýjakej nýlsem nýl 0. tak 0 (and hodnota)

IC (Inter Integrated Circuit)

- SDA - serial data

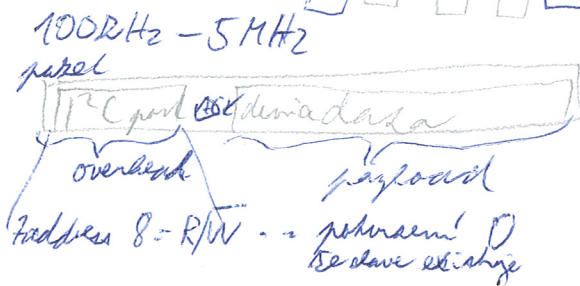
- SCL - serial clock - pause pri príkaze, generuje master SCL

- multimaster x (USB - single master)

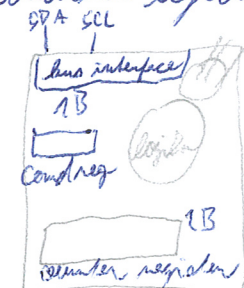
- 9 bit - byte 8b + ACK (NAK)

- MSb first, ack v obrátenej hodnote ACK

- Clock stretching - slave dáva CLK na 0



Ambient light sensor (ALS)



chceme ovládnuť digitálnym spôsobom
START/STOP príkaz

hardwarové zabudovanie adresa

write only register (cmd)

read only register (ADC)

RW register

(ADC - analog digital converter)

LSB first