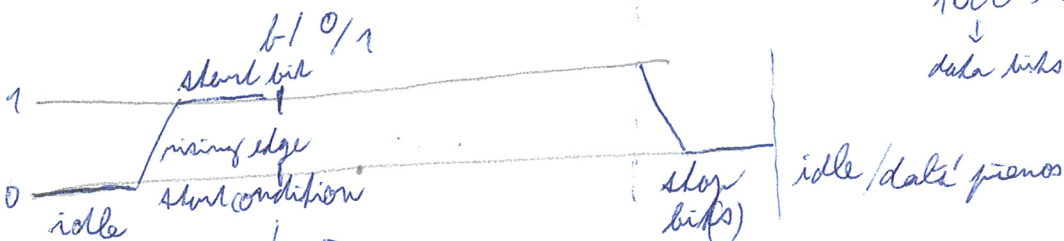




první část bitu RS-232
- problém se synchronizací



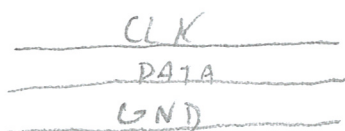
- idle a/ floating stav Hi-Z
3-stav logika 0 1 4-2



1000 baud ... 1 přenos 10 bits
↓
data bits (bps)
8 datový
1 start
1 stop
20% overhead

data bits
přijímající si synchronizuje hodinou
- pokud se může stát desynchronizace v přijímání ... max N bit
8 bajt B

Linka s clock signálem IC



vysílající nebo externí snížení
generuje CLK, kdy se mají být číst

- méně praktické, lepší je o pul periody
posunout a číst, když má CLK rising edge
falling

↓
přenos a/b je
DDR přenos

clock recovery USB

- když se mění kódy, musíme resynchronizovat
- vyhodíme poslední 10-ti bity

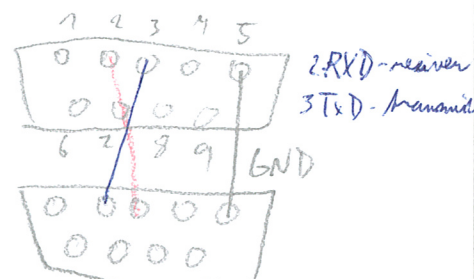
Simplex x duplex přenos

→ half duplex - po 1 lince

→ full duplex - nezávislé linky RS232

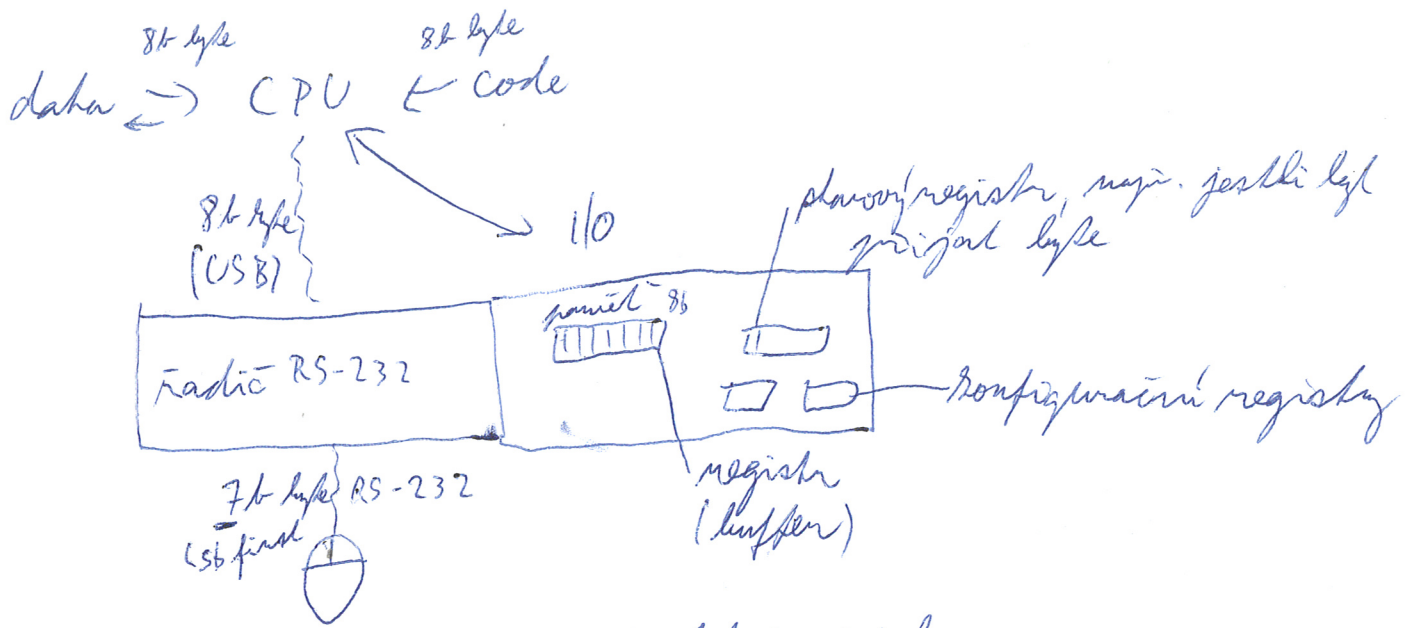
Komunikační protokol

- definovaný paket



out of band signály
- když se děje něco
neodkladného

Radio RS-232



python: `pip install pyserial`
`import serial`
`... baudrate = 0,5 ...`
`serialPort.open()` nakončí konfiguraci do radio

Unity bit