1. 假定***A***4×4=和***B***4×4=都已加载到4×4处理器阵列上，通过**Cannon矩阵乘法**计算***C***4×4=***A***4×4***B***4×4，试描述处理器*P*0, 2的执行过程（包括发送消息、接受消息和本地计算）。

答：

初始对准：(1) 从*P*1, 2接收9，发送8给*P*3, 2；(2) 从*P*1, 2接收10，发送9给*P*3, 2。

第1次循环：计算*C*2, 0=8×10=80，从*P*0, 3接收12，发送8给*P*0, 1，从*P*1, 2接收11，发送10给*P*3, 2。

第2次循环：计算*C*2, 0=80+12×11=212，从*P*0, 3接收0，发送12给*P*0, 1，从*P*1, 2接收8，发送11给*P*3, 2。

第3次循环：计算*C*2, 0=212+0×8=212，从*P*0, 3接收4，发送0给*P*0, 1，从*P*1, 2接收9，发送8给*P*3, 2。

第4次循环：计