

Übung zur Vorlesung Rechnerarchitektur AIN 2

Aufgabe: Assembler und Maschinensprache

Die Abgabe erfolgt durch Hochladen der Lösung in Moodle. Zusätzlich wird die Lösung in der Übung nach dem Abgabetermin stichprobenartig kontrolliert.

Bearbeitung in Zweier-Teams

Team-Mitglied 1:

Team-Mitglied 2:

1) Assembler Instruktionen

Die folgenden Tabellen enthalten eine Reihe von Instruktionen, die Sie nacheinander für die ebenfalls in den Tabellen gegebenen Register- und Speicherinhalte ausführen sollen. Tragen Sie die Veränderungen der gelisteten Register- und Speicherinhalte jeweils in den freien Feldern der Tabellen ein.

Hinweise:

• Punkte pro Instruktion wie in der ersten Spalte der Tabelle angegeben.

		Register (Inhalte als Signed Integer)							
		\$s0	\$s1	\$s2	\$t0	\$t1	\$t2	\$sp	
Р	Instruktionen	4	-13	-2	16	12	42	0x7FFF AF18	
0,5	add \$t0,\$t0,\$t0				32				
0,5	slti \$s1,\$s1,-7		1						
1	andi \$s1,\$sp,255		24						
1,5	lbu \$t0,-12(\$sp)				128				
1	sw \$s2,-8(\$t1)								
0,5	srav \$s0,\$s0,\$s0	0							

Speicherausschnitt									
Adresse (hexadezimal)		nalt ed Bytes)	Adresse (hexadezimal)	Inha (unsigned	_				
		Änderung			Änderung				
0x0000 000B	255		0x7FFF AF0F	255					
0x0000 000A	255		0x7FFF AF0E	255					
0x0000 0009	4		0x7FFF AF0D	255					
0x0000 0008	49		0x7FFF AF0C	128					
0x0000 0007	255	255	0x7FFF AF0B	0					
0x0000 0006	255	255	0x7FFF AF0A	0					
0x0000 0005	251	255	0x7FFF AF09	0					
0x0000 0004	255	254	0x7FFF AF08	255					
0x0000 0003	0		0x7FFF AF07	255					
0x0000 0002	6		0x7FFF AF06	192					
0x0000 0001	0		0x7FFF AF05	128					
0x0000 0000	5		0x7FFF AF04	48					

2) Maschinensprache

Im Folgenden ist ein Stück Programm-Code sowohl in Assemblersprache als auch in Maschinensprache gegeben. Beide Programm-Codes weisen Lücken auf. Ergänzen Sie diese Lücken.

Speicher- adresse	Maschinenformat							Assembler		
1008	1010	1111	1011	0011	1111	1111	1000	0000	L1: sw \$s3, -128 (\$sp)	1
1012	0000	1000	0000	0000	0000	0001	0000	0000	L2: j L5	1,5
1016	0011	10 <mark>01</mark>	0011	1000	0000	0000	1000	0000	L3: <mark>xori <mark>\$t0</mark>, <mark>\$t1</mark>, 128</mark>	1
1020	0000	<mark>00</mark> 00	000 <mark>1</mark>	0000	1000	<mark>0</mark> 000	11 <mark>00</mark>	0011	L4: <mark>sra \$s0</mark> , <mark>\$s0</mark> , 3	2
1024	0001	<mark>01</mark> 10	0000	0000	1111	1111	1111	1110	L5: <mark>bne</mark> \$s0,\$zero, <mark>L4</mark>	1
1028	0000	<mark>00</mark> 00	1001	0000	0001	0000	0010	0111	L6: nor \$v0, \$a0, \$s0	1,5

3) Assemblerprogrammierung

In dieser Aufgabe implementieren Sie ihre ersten Zeilen Assemblercode. Versuchen Sie zunächst, den Code auf Papier aufzuschreiben und überprüfen Sie den Code dann im Mars-Simulation.

a) Erster Assembler Code

```
c=abs(a-b)
```

Verwenden Sie die Register \$s0, \$s1 und \$s2 für die Variablen a,b und c. Die Funktion abs(x) berechnet den Betrag von x.

Lösung:

```
slt $t0, $s0, $s1  # if a<b GOTO A bne $t0, $zero, A sub $s2,$s0,$s1  # else c=a-b j END  # c=b-a END:
```

b) Erste Schleife

Implementieren den folgenden C Code in Assembler:

```
int a,b,c,n
n=10;
a=0;
b=1;
while n>0 {
    c=a+b;
    a=b;
    b=c;
    n=n-1;
}
```

Verwenden Sie für die Variablen a, b, c und n die Register \$s0 bis \$s3.

Lösung:

```
addi $s0,$zero,0
        addi $s1,$zero,1
        addi $s2,$zero,0
        addi $s3,$zero,6
LOOP:
        slt $t0,$zero,$s3
                                # if O<n GOTO END
        beq $t0,$zero,END
        add $s2,$s0,$s1
                                \# c=a+b
        add $s0,$s1,$zero
                                # a=b
        add $s1,$s2,$zero
                               \# b=c
        addi $s3,$s3,-1
                                # n=n-1
        j LOOP
END:
```