

# Trabalho 3 – parte 2

---

- Prototipação em FPGA
    - O objetivo da parte 2 do trabalho é a prototipação em FPGA do sistema implementado na parte 1 a fim de verificar o funcionamento da infraestrutura de suporte a interrupções
    - A aplicação a ser desenvolvida deve reutilizar o controle dos *displays* implementado em software no trabalho 2
-

# Trabalho 3 – parte 2

---

## □ Aplicação

- Implementar uma contagem **hexadecimal** nos dois *displays* da esquerda com incremento a cada 1 segundo (programa principal)
- Implementar um contador **hexadecimal** manual nos dois *displays* da direita. A contagem deve ser incrementada/decrementada através de **interrupções** geradas pelos *push-buttons*
  - Cada vez que um *push-button* é pressionado o contador deve ser incrementado/decrementado em **UMA** unidade



Atenção ao *flickering* dos *displays*!

Verificar temporização no manual da placa

**O acionamento do *push-button* não deve interferir no contador da direita**

---

# Trabalho 3 – parte 2

---

## □ Aplicação

- Manter a estrutura da memória de instruções definida na parte 1

