٩ре	llidos	<u> </u>		Nombre
Cód	igo c	le Grupo de Prácticas:		
		Computación de Altas Pres Febrero	-	Aplicaciones
olun ambi oregu	nna "\ gua y, unta.	nes Cada pregunta consta de cuatro respuestas, y cada una de la respuestas que considere ciertas y en la columna "F" las la por tanto, podría considerarse cierta o falsa en función de la int	respuestas qu erpretación, po	e considere falsas. Si considera que alguna respuesta es onga una llamada y explique sus argumentos debajo de la
unt	<u>uació</u>	n Pregunta con todas las respuestas acertadas: 1 punto. Pregui	nta con un fallo	o: 0,5 puntos. Pregunta dos o más fallos 0 puntos.
bte entra	ner d ada/sa	es el <i>speed-up</i> (ganancia) máximo que se puede con un código que consume un 3% del tiempo en alida y un 22% del tiempo en un algoritmo secuen- ralelizable? :	prestacion son corre	lación a las plataformas de computación de altas nes, marque cuáles de las siguientes afirmaciones ctas.
V	F		V F	a) Los sistemas de mameria compartida tipo LIMA
v 00		a) El máximo speed-up es 4		a) Los sistemas de memoria compartida tipo UMA requieren protocolos de coherencia cache
		b) El máximo speed-up es 40		NUMA requieren protocolos de coherencia cache c) Las arquitecturas de memoria compartida son
		c) El máximo speed-up es 8		las más escalables
		d) El máximo <i>speed-up</i> es 16	00 00	d) En general, las arquitecturas de memoria dis- tribuida son más sencillas de administrar y pro- gramar
de a <sub>l</sub> V DD	F DD	e cuales de las siguientes afirmaciones sobre tipos ciones son correctas:  a) Las aplicaciones de alta productividad no requie- ren el uso de un modelo de programación paralela b) El modelo de alta productividad es compatible con el de alto rendimiento ya que cada tarea puede requerir el uso simultaneo de varios procesadores c) Los flujos de trabajo (workflows) son un ejemplo de aplicación de alta productividad d) Las aplicaciones de alta productividad no requie- ren redes de altas prestaciones		un rendimiento del orden de decenas de Peta- flops b) Para las aplicaciones de alto rendimiento aco- pladas se requiere una red de interconexión de baja latencia c) La arquitectura más común en el Top500 es la memoria distribuida
nard V DD	que c	ción al análisis de código previo a la paralelización, uáles de las siguientes afirmaciones son correctas.  a) Cuanto más lineal sea la complejidad numérica del algoritmo más escalable será su ejecución al crecer el número de procesadores b) La Ley de Amdahl siempre es relevante, incluso		
		cuando aumenta el tamaño del problema al au- mentar el número de procesadores (escalado de Gustafson)		
	ЦL	c) El grano o granularidad de un código mide de forma relativa la cantidad de operaciones en rela-		
		ción a las comunicaciones d) Los códigos suelen concentrar la mayor parte del tiempo de ejecución en zonas concretas		

<b>6.</b> En relación al modelo de memoria distribuida, marque cuáles de las siguientes afirmaciones son correctas.	9. ¿Qué es el problema de la compartición falsa?:		
V F □□ □□ a) La frecuencia y tamaño de las comunicaciones definen las prestaciones que debería tener la red	V F □□□□ a) Varias iteraciones de un bucle comparten una variable sin llegar a usarla □□□□ b) Competencia entre CPUs por la misma línea		
de interconexión  b) Normalmente se programan siguiendo el modelo MPMD  c) Sólo existe una implementación de MPI que sea estándar  d) Existen 4 tipos de rutinas send	de cache cuando acceden a diferentes variables  c) Es una política de planificación de iteraciones  d) Genera un uso ineficiente de la memoria cache del sistema que aparece más frecuentemente cuanto mayor es el tamaño de línea de cache		
7. En relación al modelo de memoria compartida, marque cuáles de las siguientes afirmaciones son correctas.  V F  □ □ □ a) El programador es siempre responsable de gestionar la sincronización  □ □ □ b) Todos los bucles son paralelizables  □ □ □ c) La política de planificación de threads es responsabilidad del programador  □ □ □ d) El estándar de programación es DRMAA	<ul> <li>10. En relación a las herramientas de gestión de recursos, marque cuáles de las siguientes afirmaciones son correctas.</li> <li>V F</li> <li>□ □ □ a) Actúan de planificadores asignado los trabajos pendientes a los recursos en función de ciertas políticas de administración</li> <li>□ □ □ b) No tienen nada que ver con los modelos de programación</li> <li>□ □ □ c) DRMAA es una herramienta de gestión de recursos</li> <li>□ □ □ d) Normalmente es el programador quién los administra</li> </ul>		
8. En relación inhibidores de paralelización en el modelo de memoria compartida basado en directivas, marque cuáles de las siguientes afirmaciones son correctas.  V F  \[ \begin{array}{c} \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \			