

شماره تكليف: ۴

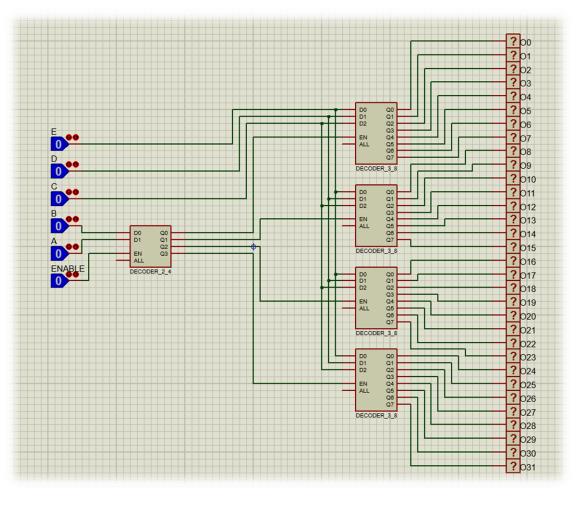
توجه داشته باشید: تمامی سوالات به جز سوالات تشریحی در نرم افزار پروتئوس شبیه سازی شده و شما می توانید اجرای ارجاع تمام طراحی هایی که انجام داده اید را در این نرم افزار مشاهده کنید فایل های شبیه سازی در فایل zip ضمیمهی این پاسخ قرار گرفته است.(لطفأ برای باز کردن فایل ها از نسخه Proteus 8.11 SP1 Build 30228 به بعد استفاده کنید.) پاسخ ۱. برای پیاده سازی توابع ۴۱ , ۶۹ , ۴۶ به وسیله دیکدر ابتدا آن ها را به فرم جمع مینترم ها تبدیل می کنیم. $F_1 = w'.x.y.1 + w.1.y.z' + w.x.y'.z$ = w'.x.y.(z + z') + w.(x + x').y.z' + w.x.y'.z= w'.x.y.z + w'.x.y.z' + w.x.y.z' + w.x'.y.z' + w.x.y'.z $= \sum m(6, 7, 10, 13, 14)$ $F_2 = w.1.y.1 + 1.x.1.z + w'.1.1.z' + 1.1.y'.z$ = w.(x + x').y.(z + z') + (w + w').x.(y + y').z + w'.(x + x').(y + y').z' + (w+w').(x + x').y'.z= w.x.y.z + w.x'.y.z' + w.x.y.z' + w.x'.y.z + w.x.y.z + w.x.y.z + w'.x.y.z + w'.x.y'.z + w'.x.y'.z + w'.x.y.z' + w'.x.z' + ww'.x.y'.z' + w'.x'.y.z' + w'.x'.y'.z' + w.x.y'.z + w.x'.y'.z + w'.x.y'.z + w'.x.y'.z= w.x.y.z + w.x'.y.z' + w.x.y.z' + w.x'.y.z + w.x.y'.z + w'.x.y.z + w'.x.y'.z + w'.x.y'.z' + ww'.x'.y.z' + w'.x'.y'.z' + w.x'.y'.z + w'.x'.y'.z $= \sum m(0, 1, 2, 4, 5, 6, 7, 9, 10, 11, 13, 14, 15)$ $F_3 = w'.1.y.z + w.x.y.1 + 1.x.y.z'$ سلاید های ۸ و ۹ فصل چهار = w'.(x + x').y.z + w.x.y.(z + z') + (w + w').x.y.z'= w'.x.y.z + w'.x'.y.z + w.x.y.z' + w.x.y.z' + w.x.y.z' + w'.x.y.z'= w'.x.y.z + w'.x'.y.z + w.x.y.z + w.x.y.z' + w'.x.y.z' $= \sum m(3, 6, 7, 14, 15)$ اکنون به وسیله یک دیکدر همه مینترم های قابل تولید به وسیله ۴ متغیر W, X, Y, Z را تولید کرده و برای تولید هر تابع، مینترم های سازنده تابع را با هم جمع (OR) می کنیم.

ا چهاره



شماره تكليف: ۴

7. همان طور که می دانیم اگر بخواهیم یک دیکدر 0 به ۳۲ داشته باشیم باید حداقل 0 پایه ورودی و ۳۲ پایه خروجی داشته باشم حال اگر فرض کنیم ۳۲ پایه خروجی را به چهار قسمت تقسیم کنیم با این کار می توانیم از چهار دیکدر 0 به 0 استفاده کنیم که بتوان همه پایه های خروجی را تامین کرد سپس با کمی تامل در مفهوم دیکدر و مالتیپلکسر می توان دریافت که با اتصال خروجی یک دیکدر با پایه فعال ساز هر ماژول ترکیبی ای می توان یک مالتیپلکسر داشت که با دادن مقدار مشخص به دیکدر، آن ماژول را فعال نمود. حال از آنجا که میدانیم دیکدر ها خاصیت انحصار متقابل دارند و فقط در هر لحضه یک پایه مشخص از خروجی انتخاب می شود پس یعنی در هر لحضه یکی از دیکدر های 0 به 0 باید فعال شود پس این بدان معناست که می توان با اتصال چهار پایه خروجی یک دیکدر 0 به 0 باید فعال شود سه پایه دیگر دیکدر 0 به 0 را فعال نمود و برای مشخص کردن اینکه دقیقاً از دیکدر انتخاب شده کدام پایه باید فعال شود سه پایه دیگر دیکدر 0 به 0 را می توان مستقیماً به ورودی دیکدر های 0 به 0 متصل نمود.



m2

m4

m5

m6

m15

اسلاید های ۲۳ تا ۲۷ فصل چهاره



شماره تکلیف: ۴

۳. ابتدا جدول درستی این تابع را رسم می کنیم و چون مالتیپلکسر ۴ ورودی دارد سعی می کنیم با کمک متغیر ها و گیت ها منطقی این چهار ورودی را تحقق دهیم به طوری که با مقدار دادن به متغیر ها پاسخ مالتیدلکسر تابع ما باشد. $F(A, B, C, D) = \sum m(0, 1, 2, 4, 6, 7, 9, 12, 15) + d(10, 13)$ C D F В NAND Sign m0 m1

F = $C \stackrel{\leftarrow}{\wedge} D$ if : d = 0

m3

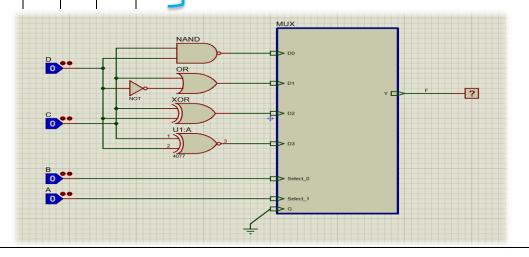
F = C+D'

m7 m8 m9

d m10 m11

m12 m13 d m14 \blacksquare F = C \bigoplus D if : d = 1

F = $C \odot D$ if : d = 0



اسلاید های ۴۵ و ۴۶ فصل چهارم

تحليل مدار هاي تركيبو



شماره تكليف: ۴

ىنى 1 - $2^{\mathrm{n-1}}$ يا	از محدوده مجاز بود (یع	ل بر روی n بیت، خارج	مبنا، چنانچه نتیجه حاص	۴. الف) در محاسبات متمم
---------------------------------	------------------------	----------------------	------------------------	-------------------------

است. محاسباتی رخ داده است. $N < -2^{n-1}$

ب) دو حالت رخداد سر ریز :

ا. جمع دو عدد مثبت که بیت علامت $S_{n-1}=1$ (نتیجه منفی) تولید کند.

۲. جمع دو عدد منفی که بیت علامت $S_{n-1}=0$ (نتیجه مثبت) تولید کند.

ج) بررسی وضعیت بیت نقلی ورودی c_{n-2} به با ارزش ترین بیت (بیت علامت) و بیت نقلی خروجی c_{n-1} از آن بیت یعنی سرریز همیشه زمانی رخ میدهد که $c_{n-1} \neq c_{n-1}$ باشد.

۵. ابتدا با استفاده از کشیدن جدول درستی رفتار مدار ها را تحلیل کرده و سپس توسط جدول کارنو، مقدار ساده شده ی خروجی را بدست می آوریم.

الف)

	Α	В	С	D	F ₁
m0	0	0	0	0	0
m1	0	0	0	1	0
m2	0	0	1	0	0
m3	0	0	1	1	0
m4	0	1	0	0	0
m5	0	1	0	1	0
m6	0	1	1	0	0
m7	0	1	1	1	0
m8	1	0	0	0	1
m9	1	0	0	1	0
m10	1	0	1	0	1
m11	1	0	1	1	0
m12	1	1	0	0	1
m13	1	1	0	1	0
m14	1	1	1	0	1
m15	1	1	1	1	0

AB	00	01	11	10			
00	0	0	1	1			
01	0	0	0	0			
11	0	0	0	0			
10	0	0	1	1			
	F ₁ = A.D'						



شماره تکلیف: ۴

ب)

	A1	B1	C1	D1	F ₂
m0	0	0	0	0	1
m1	0	0	0	1	0
m2	0	0	1	0	0
m3	0	0	1	1	1
m4	0	1	0	0	1
m5	0	1	0	1	1
m6	0	1	1	0	0
m7	0	1	1	1	0
m8	1	0	0	0	1
m9	1	0	0	1	1
m10	1	0	1	0	0
m11	1	0	1	1	0
m12	1	1	0	0	0
m13	1	1	0	1	1
m14	1	1	1	0	1
m15	1	1	1	1	0

,	A1B1 C1D1	00	01	11	10	
-	00		1	0	1	
-	01	0	1	1	1	
-	11		0	0	0	
	10	0	0		0	

F₂ = A1'.B1'.C1.D1 + A1.B1.C1.D1' + B1'.C1'.D1' + A1'.B1.C1' + A1.C1'.D1





شماره تکلیف: ۴

	A2	В2	C2	D2	F ₃
m0	0	0	0	0	1
m1	0	0	0	1	1
m2	0	0	1	0	1
m3	0	0	1	1	1
m4	0	1	0	0	1
m5	0	1	0	1	1
m6	0	1	1	0	1
m7	0	1	1	1	1
m8	1	0	0	0	1
m9	1	0	0	1	1
m10	1	0	1	0	1
m11	1	0	1	1	1
m12	1	1	0	0	0
m13	1	1	0	1	1
m14	1	1	1	0	1
m15	1	1	1	1	1
		-	-	-	-

A2B2 C2D2	00	01	11	10
00	1	1	0	1
01	1	1	1	1
11	1	1	1	1
10		1	1	1

 $F_3 = A2' + B2' + D + C$

اسلاید های ۴۸ تا ۵۱ فصل چهارم



شماره تكليف: ۴

۶. ابتدا توسط جدول درستی خواسته های خود را اعمال می کنیم و سپس با کشیدن جدول کارنو بهینه ترین پاسخ ممکن را می یابیم.

	b ₁	b ₀	a ₁	a_0	LT	GT	EQ	R
m0	0	0	0	0	0	0	1	1
m1	0	0	0	1	0	1	0	0
m2	0	0	1	0	0	1	0	0
m3	0	0	1	1	0	1	0	0
m4	0	1	0	0	1	0	0	0
m5	0	1	0	1	0	0	1	0
m6	0	1	1	0	0	1	0	1
m7	0	1	1	1	0	1	0	0
m8	1	0	0	0	1	0	0	0
m9	1	0	0	1	1	0	0	1
m10	1	0	1	0	0	0	1	0
m11	1	0	1	1	0	1	0	0
m12	1	1	0	0	1	0	0	0
m13	1	1	0	1	1	0	0	0
m14	1	1	1	0	1	0	0	0
m15	1	1	1	1	0	0	1	1

b_1b_0 a_1a_0	00	01	11	10
00	0	1	1	1
01	0	0		1
11	0	0	0	0
10	0	0	1	0
		•		

LT = $b_0.a'_{1.}a'_{0} + b_{1.}b_{0.}a'_{0} + b_{1.}a'_{1}$

b_1b_0 a_1a_0	00	01	11	10
00	0	0	0	0
01	1	0	0	0
11		1	0	1
10	1	1	0	0

 $GT = b'_{1.}b'_{0.}a_0 + b'_{0.}a_{1.}a_0 + b'_{1.}a_1$



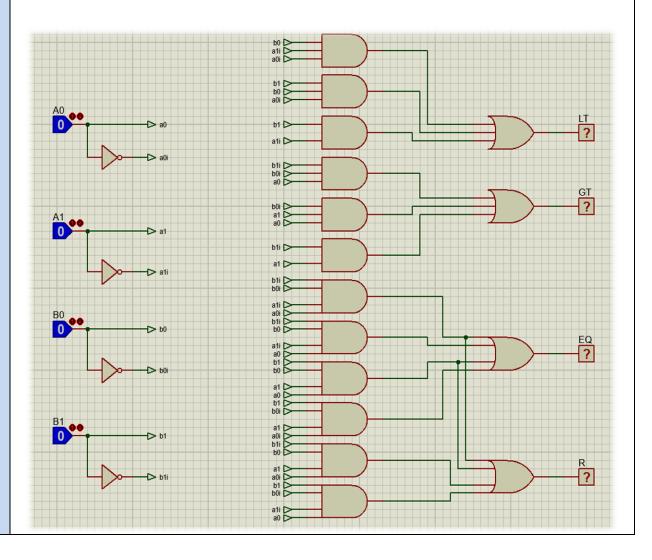
شماره تكليف: ۴

_	ī	ī	ī	Ī
b_1b_0 a_1a_0	00	01	11	10
00	1	0	0	0
01	0	1	0	0
11	0	0	1	0
10	0	0	0	1
		, ,		,

EQ = $b'_{1.}b'_{0.}a'_{1.}a'_{0} + b'_{1.}b_{0.}a'_{1.}a_{0} + b_{1.}b_{0.}a_{1.}a_{0} + b_{1.}b'_{0.}a_{1.}a'_{0}$

b_1b_0 a_1a_0	00	01	11	10
00	1	0	0	0
01	0	0	0	1
11	0	0	1	0
10	0	1	0	0

 $R = b'_{1.}b'_{0.}a'_{1.}a'_{0} + b'_{1.}b_{0.}a_{1.}a'_{0} + b_{1.}b_{0.}a_{1.}a_{0} + b_{1.}b'_{0.}a'_{1.}a_{0}$





شماره تكليف: ۴

۷. ابتدا توسط جدول درستی مقادیر هر خروجی را به طور خاص مشخص می کنیم و سپس دست به طراحی مدار فقط توسط مالتیپلکسر می زنیم. به این صورت که می توان در ورودی مالتیپلکسر از متغیر X1 استفاده کرد و برای پایه های انتخاب مالتیپلکسر نیز از یه متغیر دیگر بهره برد.

	X 4	X 3	X 2	X ₁	votes	Α	В	С	D	
m0	0	0	0	0	4	0	1	0	0	\
m1	0	0	0	1	5	0	1	0	1	A0 = 0 , B0 = 1 , C0 = 0 , D0 = x ₁
m2	0	0	1	0	7	0	1	1	1	A1 = x ₁ , B1 = x' ₁ , C1 = x' ₁ , D1 = x' ₁
m3	0	0	1	1	8	1	0	0	0	A1 - X1, B1 - X 1, C1 - X 1, D1 - X 1
m4	0	1	0	0	6	0	1	1	0	A2 = 0, B2 = 1, C2 = 1 , D2 = x ₁
m5	0	1	0	1	7	0	1	1	1	
m6	0	1	1	0	9	1	0	0	1	A3 = 1, B3 = 0, C3 = x ₁ , D3 = x' ₁
m7	0	1	1	1	10	1	0	1	0	
m8	1	0	0	0	9	1	0	0	1	A4 = 1, B4 = 0, C4 = x ₁ , D4 = x' ₁
m9	1	0	0	1	10	1	0	1	0	
m10	1	0	1	0	12	1	1	0	0	A5 = 1, B5 = 1, C5 = 0 , D5 = x ₁
m11	1	0	1	1	13	1	1	0	1	
m12	1	1	0	0	11	1	0	1	1	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \
m13	1	1	0	1	12	1	1	0	0	A6 = 1, B6 = x_1 , C6 = x'_1 , D6 = x'_1
m14	1	1	1	0	14	1	1	1	0	A7 = x' ₁ , B7 = x' ₁ , C7 = x' ₁ , D7 = 0
m15	1	1	1	1	15	0	0	0	0	

