

ESP32 GPIO DRIVERS

Generado por Doxygen 1.9.4

1 Índice de clases	1
1.1 Lista de clases	1
2 Índice de archivos	3
2.1 Lista de archivos	3
3 Documentación de las clases	5
3.1 Referencia de la Estructura GPIO_FUNC_OUT_SEL_GENERIC	5
3.1.1 Descripción detallada	5
3.2 Referencia de la Estructura GPIO_GENERIC_I_0	5
3.2.1 Descripción detallada	5
3.3 Referencia de la Estructura GPIO_GENERIC_I_1	6
3.3.1 Descripción detallada	6
3.4 Referencia de la Estructura GPIO_GENERIC_O_0	6
3.4.1 Descripción detallada	6
3.5 Referencia de la Estructura GPIO_GENERIC_O_1	6
3.5.1 Descripción detallada	7
3.6 Referencia de la Unión GPIO_PIN_GENERIC	7
3.6.1 Descripción detallada	7
3.7 Referencia de la Unión IO_MUX	8
4 Documentación de archivos	9
4.1 Referencia del Archivo gpio_drivers.h	9
4.1.1 Descripción detallada	10
4.1.2 Documentación de las funciones	10
4.1.2.1 GPIO_INPUT_DISABLE()	10
4.1.2.2 GPIO_INPUT_ENABLE()	10
4.1.2.3 GPIO_INPUT_READ()	10
4.1.2.4 GPIO_INTERRUPTION_SET()	11
4.1.2.5 GPIO_OUTPUT_DISABLE()	11
4.1.2.6 GPIO_OUTPUT_ENABLE()	11
4.1.2.7 GPIO_OUTPUT_SET()	11
4.2 gpio_drivers.h	11
4.3 Referencia del Archivo gpio_iomatrix.h	12
4.3.1 Descripción detallada	13
4.3.2 Documentación de los 'defines'	13
4.3.2.1 _I	14
4.3.2.2 IO_MUX_GPIO0_REG	14
4.3.3 Documentación de las variables	14
4.3.3.1 ioMuxDirections	14
4.4 gpio_iomatrix.h	14
4.5 Referencia del Archivo gpio_matrix.h	15
4.5.1 Descripción detallada	18

4.5.2 Documentación de los 'defines'	18
4.5.2.1 _I	18
4.5.2.2 APP_CPU	18
4.5.2.3 GPIO_OUT	18
4.5.2.4 IO0	19
4.5.2.5 PERIFERAL_BASE	19
4.6 gpio_matrix.h	19

Capítulo 1

Índice de clases

1.1. Lista de clases

Lista de las clases, estructuras, uniones e interfaces con una breve descripción:

GPIO_FUNC_OUT_SEL_GENERIC	5
GPIO_GENERIC_I_0	5
GPIO_GENERIC_I_1	6
GPIO_GENERIC_O_0	6
GPIO_GENERIC_O_1	6
GPIO_PIN_GENERIC	7
IO_MUX	8

Capítulo 2

Indice de archivos

2.1. Lista de archivos

Lista de todos los archivos documentados y con descripciones breves:

gpio_drivers.h	Funciones y declaraciones para el manejo del GPIO	9
gpio_iomatrix.h	Declaraciones de registros de IOMUX	12
gpio_matrix.h	Declaraciones de registros del GPIO	15

Capítulo 3

Documentación de las clases

3.1. Referencia de la Estructura GPIO_FUNC_OUT_SEL_GENERIC

```
#include <gpio_matrix.h>
```

Atributos públicos

- `_IO uint32_t REG`

3.1.1. Descripción detallada

Declaracion generica del GPIO_FUNC_OUT

La documentación para esta estructura fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.2. Referencia de la Estructura GPIO_GENERIC_I_0

```
#include <gpio_matrix.h>
```

Atributos públicos

- `_I uint32_t REG_IO`

3.2.1. Descripción detallada

Declaracion generica del registro IN del puerto 0 hasta el 31

La documentación para esta estructura fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.3. Referencia de la Estructura GPIO_GENERIC_I_1

```
#include <gpio_matrix.h>
```

Atributos públicos

- `uint32_t REG_IO:8`
- `uint32_t RESERVED:24`

3.3.1. Descripción detallada

Declaracion generica del registro IN del puerto 32 hasta el 39

La documentación para esta estructura fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.4. Referencia de la Estructura GPIO_GENERIC_O_0

```
#include <gpio_matrix.h>
```

Atributos públicos

- `_IO uint32_t REG_IO`

3.4.1. Descripción detallada

Declaracion generica del registro OUT del puerto 0 hasta el 31

La documentación para esta estructura fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.5. Referencia de la Estructura GPIO_GENERIC_O_1

```
#include <gpio_matrix.h>
```

Atributos públicos

- `_IO uint32_t REG_IO:8`
- `uint32_t RESERVED:24`

3.5.1. Descripción detallada

Declaracion generica del registro OUT del puerto 32 hasta el 39

La documentación para esta estructura fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.6. Referencia de la Unión GPIO_PIN_GENERIC

```
#include <gpio_matrix.h>
```

Atributos públicos

- uint32_t **reg**
-

```
struct {  
    uint32_t RESERVED1:2  
    _IO uint32_t PAD_DRIVER:1  
    uint32_t RESERVED2:4  
    _IO uint32_t INT_TYPE:3  
    _IO uint32_t WAKEUP_ENABLE:1  
    uint32_t RESERVED3:2  
    _IO uint32_t INT_ENA:5  
    uint32_t RESERVED4:13  
} campo
```

3.6.1. Descripción detallada

Declaracion generica del GPIO_PIN

La documentación para esta unión fue generada a partir del siguiente fichero:

- [gpio_matrix.h](#)

3.7. Referencia de la Unión IO_MUX

Atributos públicos

- uint32_t **reg**
-

```
struct {  
    _IO uint32_t MCU_OE:1  
    _IO uint32_t SLP_SEL:1  
    _IO uint32_t MCU_WPD:1  
    _IO uint32_t MCU_WPU:1  
    _IO uint32_t MCU_IE:1  
    _IO uint32_t MCU_DRV:2  
    _IO uint32_t FUN_WPD:1  
    _IO uint32_t FUN_WPU:1  
    _IO uint32_t FUN_IE:1  
    _IO uint32_t FUN_DRV:2  
    _IO uint32_t MCU_SEL:3  
    uint32_t RESERVED:17  
} confirguration
```

La documentación para esta unión fue generada a partir del siguiente fichero:

- [gpio_iomatrix.h](#)

Capítulo 4

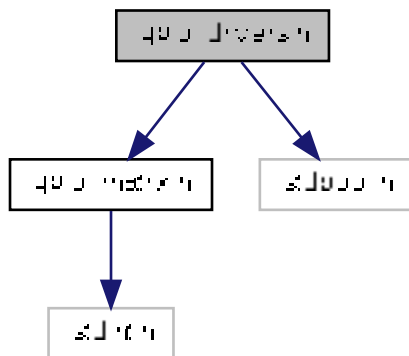
Documentación de archivos

4.1. Referencia del Archivo gpio_drivers.h

Funciones y declaraciones para el manejo del GPIO.

```
#include "gpio_matrix.h"  
#include <stdbool.h>
```

Dependencia gráfica adjunta para gpio_drivers.h:



defines

- #define **IN** 0
- #define **OUT** 1
- #define **ON** 1
- #define **OFF** 0
- #define **PULLUP** OFF
- #define **PULLDOWN** ON

Funciones

- void [GPIO_OUTPUT_ENABLE](#) (uint8_t port)
- void [GPIO_OUTPUT_DISABLE](#) (uint8_t port)
- void [GPIO_OUTPUT_SET](#) (uint8_t port, bool value)
- void [GPIO_INPUT_ENABLE](#) (uint8_t port, bool resistor)
- void [GPIO_INPUT_DISABLE](#) (uint8_t port)
- bool [GPIO_INPUT_READ](#) (uint8_t port)
- void [GPIO_INTERRUPTION_SET](#) (uint8_t port, uint8_t int_type, uint8_t signal_type)

4.1.1. Descripción detallada

Funciones y declaraciones para el manejo del GPIO.

4.1.2. Documentación de las funciones

4.1.2.1. GPIO_INPUT_DISABLE()

```
void GPIO_INPUT_DISABLE (  
    uint8_t port )
```

Funcion: GPIO_INPUT_DISABLE Pre-condiciones: Ninguna Descripción: Deshabilita el puerto seleccionado Valores de entrada: Puerto Valores de salida: Ninguno

4.1.2.2. GPIO_INPUT_ENABLE()

```
void GPIO_INPUT_ENABLE (  
    uint8_t port,  
    bool resistor )
```

Funcion: GPIO_INPUT_ENABLE Pre-condiciones: Ninguna Descripción: Habilita la entrada del puerto seleccionado Valores de entrada: Puerto, tipo de resistencia Valores de salida: Ninguno

4.1.2.3. GPIO_INPUT_READ()

```
bool GPIO_INPUT_READ (  
    uint8_t port )
```

Funcion: GPIO_INPUT_READ Pre-condiciones: Ninguna Descripción: Lee el puerto seleccionado Valores de entrada: Puerto Valores de salida: Valor de la lectura

4.1.2.4. GPIO_INTERRUPTION_SET()

```
void GPIO_INTERRUPTION_SET (
    uint8_t port,
    uint8_t ena_type,
    uint8_t int_type )
```

Funcion: GPIO_INTERRUPTION_SET Pre-condiciones: Que el puerto seleccionado sea una entrada
 Descripcion: Habilita la interrupcion de la entrada (Sin terminar) Valores de entrada: Puerto, tipo de habilitacion, tipo de interrupcion Valores de salida: Ninguno

4.1.2.5. GPIO_OUTPUT_DISABLE()

```
void GPIO_OUTPUT_DISABLE (
    uint8_t port )
```

Funcion: GPIO_OUTPUT_DISABLE Pre-condiciones: Ninguna Descripcion: Deshabilita la salida del puerto seleccionado Valores de entrada: Puerto Valores de salida: Ninguno

4.1.2.6. GPIO_OUTPUT_ENABLE()

```
void GPIO_OUTPUT_ENABLE (
    uint8_t port )
```

Funcion: GPIO_OUTPUT_ENABLE Pre-condiciones: Ninguna Descripcion: Habilita la salida del puerto seleccionado Valores de entrada: Puerto Valores de salida: Ninguno

4.1.2.7. GPIO_OUTPUT_SET()

```
void GPIO_OUTPUT_SET (
    uint8_t port,
    bool value )
```

Funcion: GPIO_OUT_SET Pre-condiciones: El puerto debe estar habilitado Descripcion: Asigna un valor de salida (0 o 1) al puerto seleccionado Valores de entrada: Puerto, Valor de salida Valores de salida: Ninguno

4.2. gpio_drivers.h

[Ir a la documentación de este archivo.](#)

```
1 /*****
2 * Title           : gpio drivers
3 * Filename        : gpio_drivers.h
4 * Author          : Javier Perez Macias, Marco Antonio Calderón Macías, Alejandro Morales Holguín
5 * Origin Date     : 04/12/2023
6 * Version         : 1.0.0
7 * Compiler        : CMAKE
8 * Target          : ESP32
9 *
10 *****/
11
12 #ifndef GPIO_DRIVER_H
13 #define GPIO_DRIVER_H
14
15 /*****
16 * Includes
17 *****/
```

```

21 #include "gpio_matrix.h"
22 #include <stdbool.h>
23 //Uso del tipo de dato bool
24
25 /*****
26  * Constantes del preprocesador
27  *****/
28 #define IN 0
29 #define OUT 1
30 #define ON 1
31 #define OFF 0
32 #define PULLUP OFF
33 #define PULLDOWN ON
34
35 /*****
36  * Prototipo de funciones
37  *****/
38 extern void GPIO_OUTPUT_ENABLE(uint8_t port);
39 extern void GPIO_OUTPUT_DISABLE(uint8_t port);
40 extern void GPIO_OUTPUT_SET(uint8_t port, bool value);
41 extern void GPIO_INPUT_ENABLE(uint8_t port, bool resistor);
42 extern void GPIO_INPUT_DISABLE(uint8_t port);
43 extern bool GPIO_INPUT_READ(uint8_t port);
44 extern void GPIO_INTERRUPT_SET(uint8_t port, uint8_t int_type, uint8_t signal_type);
45 #endif
46 /***** FIN DEL ARCHIVO *****/

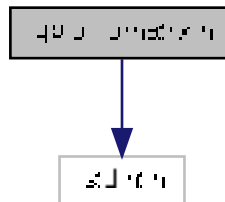
```

4.3. Referencia del Archivo gpio_iomatrix.h

Declaraciones de registros de IOMUX.

```
#include <stdint.h>
```

Dependencia gráfica adjunta para gpio_iomatrix.h:



Clases

- union [IO_MUX](#)

defines

- #define [_I](#) volatile const
- #define [_IO](#) volatile
- #define [_O_IO](#)
- #define [IO_MUX_GPIO0_REG](#) (0x3FF49044)
- #define [IO_MUX_GPIO1_REG](#) (0x3FF49088)

- #define **IO_MUX_GPIO2_REG** (0x3FF49040)
- #define **IO_MUX_GPIO3_REG** (0x3FF49084)
- #define **IO_MUX_GPIO4_REG** (0x3FF49048)
- #define **IO_MUX_GPIO5_REG** (0x3FF4906C)
- #define **IO_MUX_GPIO6_REG** (0x3FF49060)
- #define **IO_MUX_GPIO7_REG** (0x3FF49064)
- #define **IO_MUX_GPIO8_REG** (0x3FF49068)
- #define **IO_MUX_GPIO9_REG** (0x3FF49054)
- #define **IO_MUX_GPIO10_REG** (0x3FF49058)
- #define **IO_MUX_GPIO11_REG** (0x3FF4905C)
- #define **IO_MUX_GPIO12_REG** (0x3FF49034)
- #define **IO_MUX_GPIO13_REG** (0x3FF49038)
- #define **IO_MUX_GPIO14_REG** (0x3FF49030)
- #define **IO_MUX_GPIO15_REG** (0x3FF4903C)
- #define **IO_MUX_GPIO16_REG** (0x3FF4904C)
- #define **IO_MUX_GPIO17_REG** (0x3FF49050)
- #define **IO_MUX_GPIO18_REG** (0x3FF49070)
- #define **IO_MUX_GPIO19_REG** (0x3FF49074)
- #define **IO_MUX_GPIO20_REG** (0x3FF49078)
- #define **IO_MUX_GPIO21_REG** (0x3FF4907C)
- #define **IO_MUX_GPIO22_REG** (0x3FF49080)
- #define **IO_MUX_GPIO23_REG** (0x3FF4908C)
- #define **IO_MUX_GPIO24_REG** (0x3FF49090)
- #define **IO_MUX_GPIO25_REG** (0x3FF49024)
- #define **IO_MUX_GPIO26_REG** (0x3FF49028)
- #define **IO_MUX_GPIO27_REG** (0x3FF4902C)
- #define **IO_MUX_GPIO32_REG** (0x3FF4901C)
- #define **IO_MUX_GPIO33_REG** (0x3FF49020)
- #define **IO_MUX_GPIO34_REG** (0x3FF49014)
- #define **IO_MUX_GPIO35_REG** (0x3FF49018)
- #define **IO_MUX_GPIO36_REG** (0x3FF49004)
- #define **IO_MUX_GPIO37_REG** (0x3FF49008)
- #define **IO_MUX_GPIO38_REG** (0x3FF4900C)
- #define **IO_MUX_GPIO39_REG** (0x3FF49010)

Variables

- const uint32_t [ioMuxDirections](#) []

4.3.1. Descripción detallada

Declaraciones de registros de IOMUX.

4.3.2. Documentación de los 'defines'

4.3.2.1. _I

```
#define _I volatile const
```

Tipo de registro

4.3.2.2. IO_MUX_GPIO0_REG

```
#define IO_MUX_GPIO0_REG (0x3FF49044)
```

Direcciones de registros

4.3.3. Documentación de las variables

4.3.3.1. ioMuxDirections

```
const uint32_t ioMuxDirections[]
```

Valor inicial:

```
= {
    IO_MUX_GPIO0_REG, IO_MUX_GPIO1_REG, IO_MUX_GPIO2_REG, IO_MUX_GPIO3_REG,
    IO_MUX_GPIO4_REG, IO_MUX_GPIO5_REG, IO_MUX_GPIO6_REG, IO_MUX_GPIO7_REG,
    IO_MUX_GPIO8_REG, IO_MUX_GPIO9_REG, IO_MUX_GPIO10_REG, IO_MUX_GPIO11_REG,
    IO_MUX_GPIO12_REG, IO_MUX_GPIO13_REG, IO_MUX_GPIO14_REG, IO_MUX_GPIO15_REG,
    IO_MUX_GPIO16_REG, IO_MUX_GPIO17_REG, IO_MUX_GPIO18_REG, IO_MUX_GPIO19_REG,
    0x00, IO_MUX_GPIO21_REG, IO_MUX_GPIO22_REG, IO_MUX_GPIO23_REG,
    IO_MUX_GPIO24_REG, IO_MUX_GPIO25_REG, IO_MUX_GPIO26_REG, IO_MUX_GPIO27_REG,
    0x00, 0x00, 0x00, 0x00,
    IO_MUX_GPIO32_REG, IO_MUX_GPIO33_REG, IO_MUX_GPIO34_REG, IO_MUX_GPIO35_REG,
    IO_MUX_GPIO36_REG, IO_MUX_GPIO37_REG, IO_MUX_GPIO38_REG, IO_MUX_GPIO39_REG
}
```

4.4. gpio_iomatrix.h

[Ir a la documentación de este archivo.](#)

```
1  /*****
2  * Title           : gpio matrix
3  * Filename        : gpio_matrix.h
4  * Author          : Javier Perez Macias, Marco Antonio Calderón Macías, Alejandro Morales Holguín
5  * Origin Date     : 04/12/2023
6  * Version         : 1.0.0
7  * Compiler        : CMAKE
8  * Target          : ESP32
9  *
10 *****/
14 #ifndef GPIO_IOMATRIX_H
15 #define GPIO_IOMATRIX_H
16
17 #include <stdint.h>
18
19 /*****
20 * Constantes del preprocesador
21 *****/
25 #define _I volatile const //Solo lectura (RO)
26 #define _IO volatile //Escritura y lectura (R/W)
27 #define _O _IO //Solo escritura (WO)
28
32 #define IO_MUX_GPIO0_REG (0x3FF49044)
33 #define IO_MUX_GPIO1_REG (0x3FF49088)
34 #define IO_MUX_GPIO2_REG (0x3FF49040)
```

```

35 #define IO_MUX_GPIO3_REG      (0x3FF49084)
36 #define IO_MUX_GPIO4_REG      (0x3FF49048)
37 #define IO_MUX_GPIO5_REG      (0x3FF4906C)
38 #define IO_MUX_GPIO6_REG      (0x3FF49060)
39 #define IO_MUX_GPIO7_REG      (0x3FF49064)
40 #define IO_MUX_GPIO8_REG      (0x3FF49068)
41 #define IO_MUX_GPIO9_REG      (0x3FF49054)
42 #define IO_MUX_GPIO10_REG     (0x3FF49058)
43 #define IO_MUX_GPIO11_REG     (0x3FF4905C)
44 #define IO_MUX_GPIO12_REG     (0x3FF49034)
45 #define IO_MUX_GPIO13_REG     (0x3FF49038)
46 #define IO_MUX_GPIO14_REG     (0x3FF49030)
47 #define IO_MUX_GPIO15_REG     (0x3FF4903C)
48 #define IO_MUX_GPIO16_REG     (0x3FF4904C)
49 #define IO_MUX_GPIO17_REG     (0x3FF49050)
50 #define IO_MUX_GPIO18_REG     (0x3FF49070)
51 #define IO_MUX_GPIO19_REG     (0x3FF49074)
52 #define IO_MUX_GPIO20_REG     (0x3FF49078)
53 #define IO_MUX_GPIO21_REG     (0x3FF4907C)
54 #define IO_MUX_GPIO22_REG     (0x3FF49080)
55 #define IO_MUX_GPIO23_REG     (0x3FF4908C)
56 #define IO_MUX_GPIO24_REG     (0x3FF49090)
57 #define IO_MUX_GPIO25_REG     (0x3FF49024)
58 #define IO_MUX_GPIO26_REG     (0x3FF49028)
59 #define IO_MUX_GPIO27_REG     (0x3FF4902C)
60 #define IO_MUX_GPIO32_REG     (0x3FF4901C)
61 #define IO_MUX_GPIO33_REG     (0x3FF49020)
62 #define IO_MUX_GPIO34_REG     (0x3FF49014)
63 #define IO_MUX_GPIO35_REG     (0x3FF49018)
64 #define IO_MUX_GPIO36_REG     (0x3FF49004)
65 #define IO_MUX_GPIO37_REG     (0x3FF49008)
66 #define IO_MUX_GPIO38_REG     (0x3FF4900C)
67 #define IO_MUX_GPIO39_REG     (0x3FF49010)
68
69 /*****
70 * Variables
71 *****/
72 const uint32_t ioMuxDirections[] = {
73     IO_MUX_GPIO0_REG, IO_MUX_GPIO1_REG, IO_MUX_GPIO2_REG, IO_MUX_GPIO3_REG,
74     IO_MUX_GPIO4_REG, IO_MUX_GPIO5_REG, IO_MUX_GPIO6_REG, IO_MUX_GPIO7_REG,
75     IO_MUX_GPIO8_REG, IO_MUX_GPIO9_REG, IO_MUX_GPIO10_REG, IO_MUX_GPIO11_REG,
76     IO_MUX_GPIO12_REG, IO_MUX_GPIO13_REG, IO_MUX_GPIO14_REG, IO_MUX_GPIO15_REG,
77     IO_MUX_GPIO16_REG, IO_MUX_GPIO17_REG, IO_MUX_GPIO18_REG, IO_MUX_GPIO19_REG,
78     0x00, IO_MUX_GPIO21_REG, IO_MUX_GPIO22_REG, IO_MUX_GPIO23_REG,
79     IO_MUX_GPIO24_REG, IO_MUX_GPIO25_REG, IO_MUX_GPIO26_REG, IO_MUX_GPIO27_REG,
80     0x00, 0x00, 0x00, 0x00,
81     IO_MUX_GPIO32_REG, IO_MUX_GPIO33_REG, IO_MUX_GPIO34_REG, IO_MUX_GPIO35_REG,
82     IO_MUX_GPIO36_REG, IO_MUX_GPIO37_REG, IO_MUX_GPIO38_REG, IO_MUX_GPIO39_REG
83 };
84
85 /*****
86 * Typedefs
87 *****/
88 typedef union
89 {
90     uint32_t reg;
91     struct
92     {
93         _IO uint32_t MCU_OE :1;
94         _IO uint32_t SLP_SEL :1;
95         _IO uint32_t MCU_WPD :1;
96         _IO uint32_t MCU_WPU :1;
97         _IO uint32_t MCU_IE :1;
98         _IO uint32_t MCU_DRV :2;
99         _IO uint32_t FUN_WPD :1;
100        _IO uint32_t FUN_WPU :1;
101        _IO uint32_t FUN_IE :1;
102        _IO uint32_t FUN_DRV :2;
103        _IO uint32_t MCU_SEL :3;
104        uint32_t RESERVED :17;
105    }configuration;
106 }IO_MUX;
107
108
109 #endif /*gpio_iomatrix*/
110
111
112 /***** FIN DEL ARCHIVO *****/

```

4.5. Referencia del Archivo gpio_matrix.h

Declaraciones de registros del GPIO.

```
#include <stdint.h>
```

Dependencia gráfica adjunta para gpio_matrix.h:

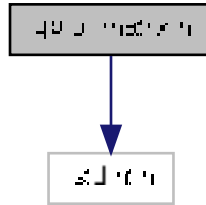
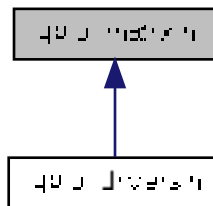


Gráfico de los archivos que directa o indirectamente incluyen a este archivo:



Clases

- struct [GPIO_GENERIC_O_0](#)
- struct [GPIO_GENERIC_O_1](#)
- struct [GPIO_GENERIC_I_0](#)
- struct [GPIO_GENERIC_I_1](#)
- union [GPIO_PIN_GENERIC](#)
- struct [GPIO_FUNC_OUT_SEL_GENERIC](#)

defines

- `#define _I volatile const`
- `#define _IO volatile`
- `#define _O _IO`
- `#define IO0 0`
- `#define IO1 1`
- `#define IO2 2`
- `#define IO3 3`
- `#define IO4 4`

- `#define IO5 5`
- `#define IO6 6`
- `#define IO7 7`
- `#define IO8 8`
- `#define IO9 9`
- `#define IO10 10`
- `#define IO11 11`
- `#define IO12 12`
- `#define IO13 13`
- `#define IO14 14`
- `#define IO15 15`
- `#define IO16 16`
- `#define IO17 17`
- `#define IO18 18`
- `#define IO19 19`
- `#define IO20 20`
- `#define IO21 21`
- `#define IO22 22`
- `#define IO23 23`
- `#define IO24 24`
- `#define IO25 25`
- `#define IO26 26`
- `#define IO27 27`
- `#define IO28 28`
- `#define IO29 29`
- `#define IO30 30`
- `#define IO31 31`
- `#define IO32 32`
- `#define IO33 33`
- `#define IO34 34`
- `#define IO35 35`
- `#define IO36 36`
- `#define IO37 37`
- `#define IO38 38`
- `#define IO39 39`
- `#define LED4 IO2`
- `#define LED3 IO4`
- `#define LED2 IO16`
- `#define LED1 IO17`
- `#define APP_CPU 0x01`
- `#define APP_CPU_N 0x02`
- `#define PRO_CPU 0x04`
- `#define PRO_CPU_N 0x08`
- `#define DISABLE 0x00`
- `#define RISING_EDGE 0x01`
- `#define FALLING_EDGE 0x02`
- `#define ANY_EDGE 0x03`
- `#define LOW_LEVEL 0x04`
- `#define HIGH_LEVEL 0x05`
- `#define PERIFERAL_BASE ((uint32_t) 0x3FF00000)`
- `#define GPIO_BASE_DIR ((uint32_t)0x3FF44004)`
- `#define GPIO_OUT_DIR (GPIO_BASE_DIR)`
- `#define GPIO_OUT_W1TS_DIR (GPIO_BASE_DIR + 0x0004)`
- `#define GPIO_OUT_W1TC_DIR (GPIO_BASE_DIR + 0x0008)`
- `#define GPIO_OUT_1_DIR (GPIO_BASE_DIR + 0x000C)`

- #define **GPIO_OUT_1_W1TS_DIR** (GPIO_BASE_DIR + 0x0010)
- #define **GPIO_OUT_1_W1TC_DIR** (GPIO_BASE_DIR + 0x0014)
- #define **GPIO_ENABLE_DIR** (GPIO_BASE_DIR + 0x001C)
- #define **GPIO_ENABLE_1_DIR** (GPIO_BASE_DIR + 0x0028)
- #define **GPIO_IN_DIR** (GPIO_BASE_DIR + 0x0038)
- #define **GPIO_IN_1_DIR** (GPIO_BASE_DIR + 0x003C)
- #define **GPIO_PIN_DIR** (GPIO_BASE_DIR + 0x0084)
- #define **GPIO_FUNC_OUT_SEL_DIR** (0x3FF44530)
- #define **GPIO_OUT** ((GPIO_GENERIC_O_0*) GPIO_OUT_DIR)
- #define **GPIO_OUT_W1TS** ((GPIO_GENERIC_O_0*) GPIO_OUT_W1TS_DIR)
- #define **GPIO_OUT_W1TC** ((GPIO_GENERIC_O_0*) GPIO_OUT_W1TC_DIR)
- #define **GPIO_OUT_1** ((GPIO_GENERIC_O_1*) GPIO_OUT_1_DIR)
- #define **GPIO_OUT_1_W1TS** ((GPIO_GENERIC_O_0*) GPIO_OUT_1_W1TS_DIR)
- #define **GPIO_OUT_1_W1TC** ((GPIO_GENERIC_O_0*) GPIO_OUT_1_W1TC_DIR)
- #define **GPIO_IN** ((GPIO_GENERIC_I_0*) GPIO_IN_DIR)
- #define **GPIO_IN_1** ((GPIO_GENERIC_I_1*) GPIO_IN_1_DIR)
- #define **GPIO_ENABLE** ((GPIO_GENERIC_O_0*) GPIO_ENABLE_DIR)
- #define **GPIO_ENABLE_1** ((GPIO_GENERIC_O_1*) GPIO_ENABLE_1_DIR)
- #define **GPIO_PIN(X)** (GPIO_PIN_DIR + (4*X))
- #define **GPIO_FUNC_OUT_SEL(X)** ((GPIO_FUNC_OUT_SEL_GENERIC*)(GPIO_FUNC_OUT_SEL_DIR + (4*X)))

4.5.1. Descripción detallada

Declaraciones de registros del GPIO.

4.5.2. Documentación de los 'defines'

4.5.2.1. _I

```
#define _I volatile const
```

Tipo de registro

4.5.2.2. APP_CPU

```
#define APP_CPU 0x01
```

Interrupciones parametros

4.5.2.3. GPIO_OUT

```
#define GPIO_OUT ((GPIO_GENERIC_O_0*) GPIO_OUT_DIR)
```

Punteros a los registros

4.5.2.4. IO0

```
#define IO0 0
```

Puertos

4.5.2.5. PERIFERAL_BASE

```
#define PERIFERAL_BASE ((uint32_t) 0x3FF00000)
```

Direcciones de registros

4.6. gpio_matrix.h

[Ir a la documentación de este archivo.](#)

```
1 /*****
2 * Title           : gpio matrix
3 * Filename        : gpio_matrix.h
4 * Author          : Javier Perez Macias, Marco Antonio Calderón Macías, Alejandro Morales Holguín
5 * Origin Date     : 04/12/2023
6 * Version         : 1.0.0
7 * Compiler        : CMAKE
8 * Target          : ESP32
9 *
10 *****/
14 #ifndef GPIO_MATRIX_H
15 #define GPIO_MATRIX_H
16
17 #include <stdint.h>
18
19 /*****
20 * Constantes del preprocesador
21 *****/
22
26 #define _I volatile const //Solo lectura (RO)
27 #define _IO volatile //Escritura y lectura (R/W)
28 #define _O _IO //Solo escritura (WO)
29
33 #define IO0 0
34 #define IO1 1
35 #define IO2 2
36 #define IO3 3
37 #define IO4 4
38 #define IO5 5
39 #define IO6 6
40 #define IO7 7
41 #define IO8 8
42 #define IO9 9
43 #define IO10 10
44 #define IO11 11
45 #define IO12 12
46 #define IO13 13
47 #define IO14 14
48 #define IO15 15
49 #define IO16 16
50 #define IO17 17
51 #define IO18 18
52 #define IO19 19
53 #define IO20 20
54 #define IO21 21
55 #define IO22 22
56 #define IO23 23
57 #define IO24 24
58 #define IO25 25
59 #define IO26 26
60 #define IO27 27
61 #define IO28 28
62 #define IO29 29
63 #define IO30 30
64 #define IO31 31
65 #define IO32 32
66 #define IO33 33
67 #define IO34 34
```

```

68 #define IO35 35
69 #define IO36 36
70 #define IO37 37
71 #define IO38 38
72 #define IO39 39
73
74 #define LED4 IO2
75 #define LED3 IO4
76 #define LED2 IO16
77 #define LED1 IO17
78
82 #define APP_CPU      0x01
83 #define APP_CPU_N    0x02
84 #define PRO_CPU      0x04
85 #define PRO_CPU_N    0x08
86
87 #define DISABLE      0x00
88 #define RISING_EDGE  0x01
89 #define FALLING_EDGE 0x02
90 #define ANY_EDGE     0x03
91 #define LOW_LEVEL    0x04
92 #define HIGH_LEVEL   0x05
93
94
98 #define PERIPHERAL_BASE      ((uint32_t) 0x3FF00000)
99 #define GPIO_BASE_DIR        ((uint32_t) 0x3FF44004)
100 #define GPIO_OUT_DIR          (GPIO_BASE_DIR)
101 #define GPIO_OUT_W1TS_DIR     (GPIO_BASE_DIR + 0x0004)
102 #define GPIO_OUT_W1TC_DIR     (GPIO_BASE_DIR + 0x0008)
103 #define GPIO_OUT_1_DIR        (GPIO_BASE_DIR + 0x000C)
104 #define GPIO_OUT_1_W1TS_DIR   (GPIO_BASE_DIR + 0x0010)
105 #define GPIO_OUT_1_W1TC_DIR   (GPIO_BASE_DIR + 0x0014)
106 #define GPIO_ENABLE_DIR       (GPIO_BASE_DIR + 0x001C)
107 #define GPIO_ENABLE_1_DIR     (GPIO_BASE_DIR + 0x0028)
108 #define GPIO_IN_DIR           (GPIO_BASE_DIR + 0x0038)
109 #define GPIO_IN_1_DIR         (GPIO_BASE_DIR + 0x003C)
110 #define GPIO_PIN_DIR          (GPIO_BASE_DIR + 0x0084)
111 #define GPIO_FUNC_OUT_SEL_DIR (0x3FF44530)
112
116 #define GPIO_OUT              ((GPIO_GENERIC_O_0*) GPIO_OUT_DIR)
117 #define GPIO_OUT_W1TS         ((GPIO_GENERIC_O_0*) GPIO_OUT_W1TS_DIR)
118 #define GPIO_OUT_W1TC         ((GPIO_GENERIC_O_0*) GPIO_OUT_W1TC_DIR)
119 #define GPIO_OUT_1            ((GPIO_GENERIC_O_1*) GPIO_OUT_1_DIR)
120 #define GPIO_OUT_1_W1TS       ((GPIO_GENERIC_O_0*) GPIO_OUT_1_W1TS_DIR)
121 #define GPIO_OUT_1_W1TC       ((GPIO_GENERIC_O_0*) GPIO_OUT_1_W1TC_DIR)
122 #define GPIO_IN               ((GPIO_GENERIC_I_0*) GPIO_IN_DIR)
123 #define GPIO_IN_1             ((GPIO_GENERIC_I_1*) GPIO_IN_1_DIR)
124 #define GPIO_ENABLE           ((GPIO_GENERIC_O_0*) GPIO_ENABLE_DIR)
125 #define GPIO_ENABLE_1         ((GPIO_GENERIC_O_1*) GPIO_ENABLE_1_DIR)
126
127
128 /*****
129 * Macros
130 *****/
131 #define GPIO_PIN(X)            (GPIO_PIN_DIR + (4*X))
132 #define GPIO_FUNC_OUT_SEL(X)   ((GPIO_FUNC_OUT_SEL_GENERIC*) (GPIO_FUNC_OUT_SEL_DIR + (4*X)))
133
134
135 /*****
136 * Typedefs
137 *****/
138
139 typedef struct
140 {
141     __IO uint32_t    REG_IO;
142 } GPIO_GENERIC_O_0;
143
144 typedef struct
145 {
146     __IO uint32_t    REG_IO :8;
147     uint32_t         RESERVED:24;
148 } GPIO_GENERIC_O_1;
149
150 typedef struct
151 {
152     __I uint32_t      REG_IO;
153 } GPIO_GENERIC_I_0;
154
155 typedef struct
156 {
157     __I uint32_t      REG_IO      :8;
158     uint32_t         RESERVED     :24;
159 } GPIO_GENERIC_I_1;
160
161 typedef union
162 {
163     uint32_t reg;

```



```
179     struct
180     {
181         uint32_t RESERVED1 :2;
182         _IO uint32_t PAD_DRIVER :1;
183         uint32_t RESERVED2 :4;
184         _IO uint32_t INT_TYPE :3;
185         _IO uint32_t WAKEUP_ENABLE :1;
186         uint32_t RESERVED3 :2;
187         _IO uint32_t INT_ENA :5;
188         uint32_t RESERVED4 :13;
189     }campo;
190 } GPIO_PIN_GENERIC;
191
192 typedef struct
193 {
194     _IO uint32_t REG;
195 }GPIO_FUNC_OUT_SEL_GENERIC;
196
197
198 #endif
199
200
201
202
203 /***** FIN DEL ARCHIVO *****/
```

