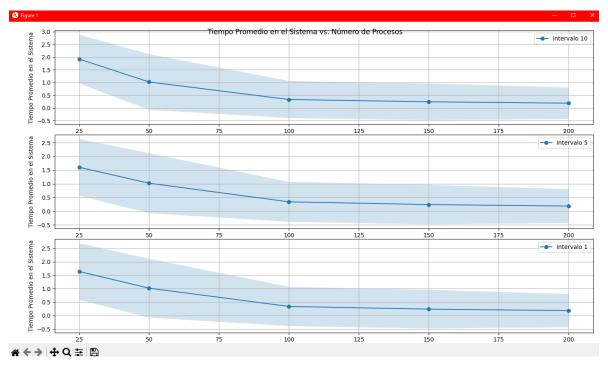


Universidad del Valle de Guatemala Algoritmos y Estructura de Datos Javier Benitez 23405

Hoja de trabajo No.5

Gráficas:

Simulación con 100 de RAM, 3 instrucciones por ciclo y 1 CPU

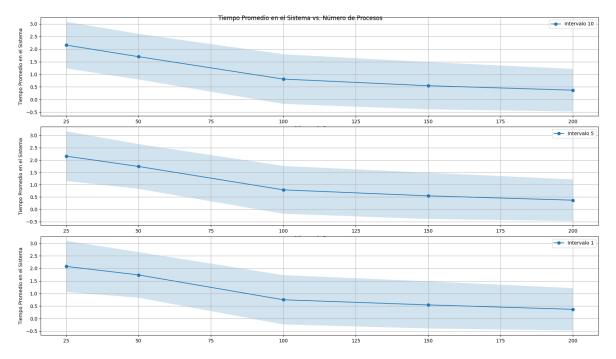


Simulación con 200 de RAM, 3 instrucciones por ciclo y 1 CPU

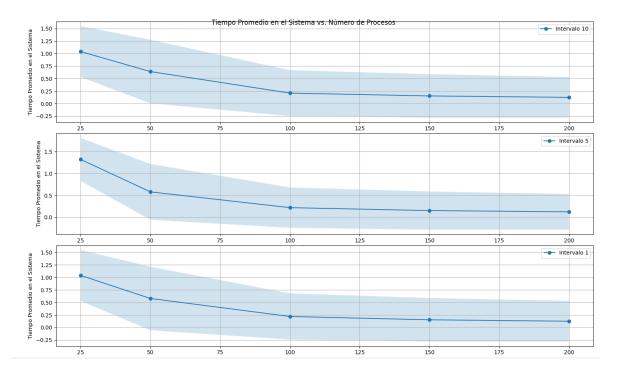


Universidad del Valle de Guatemala Algoritmos y Estructura de Datos

Javier Benitez 23405



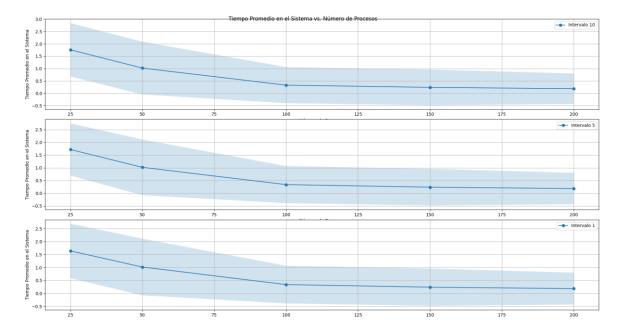
Simulación con 100 de RAM, 6 instrucciones por ciclo y 1 CPU





Universidad del Valle de Guatemala Algoritmos y Estructura de Datos Javier Benitez 23405

Simulación con 100 de RAM, 3 instrucciones por ciclo y 2 CPU



Conclusión de estrategia:

Basándonos en los resultados obtenidos podemos afirmar que al incrementar las instrucciones por ciclo del CPU los tiempos de ejecución de los procesos disminuyen, esto se puede ver reflejado en los tiempos promedio de la opción 3 los cuales son obtenibles en el programa o también se pueden consultar en el csv de la opción 3, y también en los gráficos se puede observar una disminución en los picos de las gráficas a comparación de las otras.