

# Universidad Europea del Atlántico

# Tecnología y Estructura de Ordenadores

Ingeniería Informática

Loyda Leticia Alas Castaneda

# Ejercicios Tema 3.1

### 1. Indicación:

Simplificar la expresión booleana [AB (C+¬B¬D) +¬A¬B]CD

Simplificar, si es posible, las siguientes expresión booleanas:

- A.  $A + AB + A \neg BC$
- B. (¬A + B)C + ABC
- C. A ¬BC (BD + CDE) + A ¬C

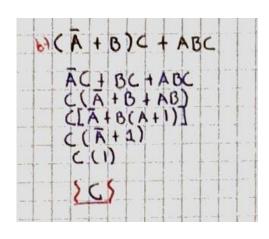
Implementar con las puertas lógicas apropiadas cada expresión de la cuestión anterior. Después, implementar la expresión simplificada y comparar el número de puertas empleado en cada caso.

### Resultado:

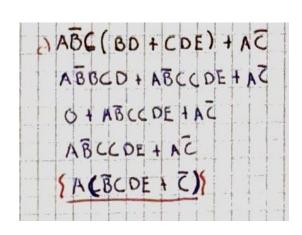
A.

3	Alp	At	ß	+ 4	ā	C	1
-	A	(3	t	1)	+	A	BC
-	A	+ A	BC	-	-		1
-	A	(3	c.	1 1	)	-	
-	51	15			-		-

B.



C.



Mediante las técnicas del álgebra de Boole, simplificar las siguientes expresiones

A. 
$$(A + \neg B)(A + C)$$

D. 
$$(A + \neg A)(AB + AB \neg C)$$

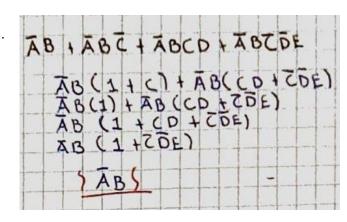
E. 
$$AB + (\neg A + \neg B)C + AB$$

### Resultado:

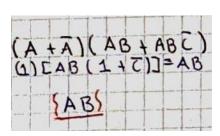
A.

( A	+	B	)(	A	+ (	(ء	-		
AAAA	+	A	L	1	B	+	8	C	
	(1	) +	3	AP	5 6	F +			
A A									

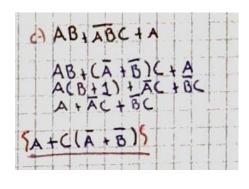
B.



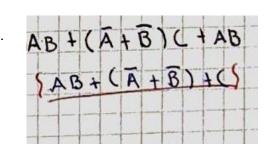
D.



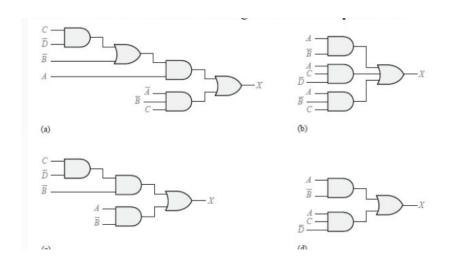
C.

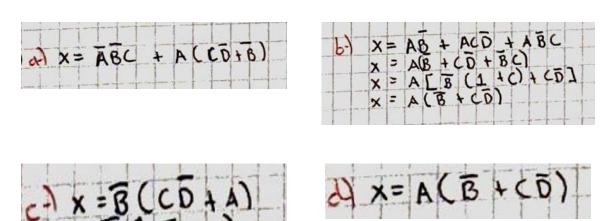


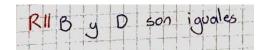
Ε



Determinar cuáles de los circuitos lógicos son equivalentes.







Desarrolla la tabla de verdad de cada una de las siguientes expresiones suma de productos.

A. 
$$\neg AB \neg CD + \neg ABC \neg D + A \neg B \neg CD + \neg A \neg B \neg C \neg D$$

B. 
$$WXYZ + WXY \neg Z + \neg WXYZ + W \neg XYZ + WX \neg Z$$

### Resultado:

### A. Representación de tabla

Α	В	С	D	F
0	0	0	0	1
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	1
0	1	1	0	1
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	0

W	X	Υ	Z	F
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	1
1	1	0	0	0
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1

A. ∑m(0, 5, 6, 9)

B. ∑m( 8, 12, 14, 15)

Desarrolla la tabla de verdad de cada una de las siguientes expresiones productos de sumas.

A. 
$$(\neg A + \neg B + \neg C)(A + B + C)(A + \neg B + C)$$
  
B.  $(\neg A + B + \neg C + D)(A + \neg B + C + \neg D)(A + \neg B + \neg C + D)(\neg A + B + C + \neg D)$ 

# Resultado:

A.

Α	В	С	F
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

В.

Α	В	С	D	F
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	1
1	0	0	1	0
1	0	1	0	0
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	1

A. (0, 2, 7) B. (5, 6, 9, 10)

Diseña la tabla de verdad y su función lógica de un sistema que sea capaz de detectar la potencias de dos en su entrada.

### Premisas:

- Cuatro entradas A, B, C, D
- Una salida F

### Resultado:

Posición	Α	В	С	D	F
	0	0	0	0	0
2° = 1	0	0	0	1	1
21 = 2	0	0	1	0	1
	0	0	1	1	0
$2^2 = 4$	0	1	0	0	1
	0	1	0	1	0
	0	1	1	0	0
	0	1	1	1	0
$2^3 = 8$	1	0	0	0	1
	1	0	0	1	0
	1	0	1	0	0
	1	0	1	1	0
	1	1	0	0	0
	1	1	0	1	0
	1	1	1	0	0
	1	1	1	1	0

 $\sum m(1,2,4,8) = \neg A \ \neg B \ \neg CD + \neg A \ \neg BC \ \neg D + \neg AB \ \neg C \ \neg D + A \ \neg B \ \neg C \ \neg D$ 

El equipo de ingenieros militares han diseñado un prototipo de arma de destrucción masiva. ESta es capaz de destruir gran parte de faz de la tierra. El funcionamiento de esta arma es muy simple, para activarla se han establecido 3 pulsadores que funcionan de la siguiente manera:

El **Capitán General** puede activar la bomba. Ante la asusencia del Capitán General, el **General del Ejército** y el **Teniente General** pueden activarla siempre que los dos estén de acuerdo.

- Pulsador 1: pulsador del Capitán General de las fuerzas armadas.
- Pulsador 2: pulsador del General del Ejército.
- Pulsador 3: pulsador del Teniente General

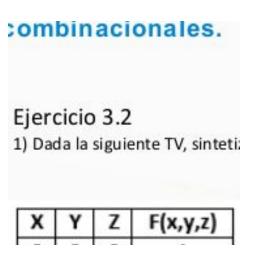
Diseña la tabla de verdad y su función lógica

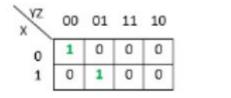
Pulsador 1 (P1)	Pulsador 2 (P2)	Pulsador 3 (P3)	Activación de la bomba
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

# Ejercicios Tema 3.2

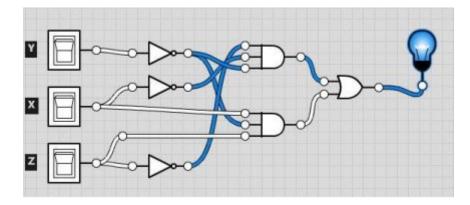
### 9. Indicación:

Dada la siguiente TV, sintetizar el circuito

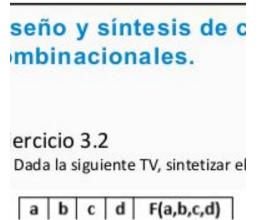




$$\sum_{m} (0,5) = \acute{X} \acute{Y} \acute{Z} + X \acute{Y} Z$$

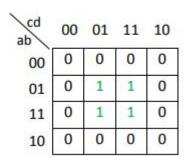


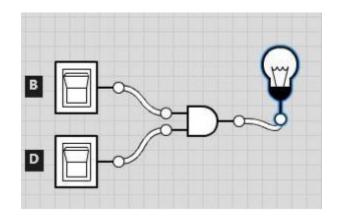
Dada la siguiente TV, sintetizar el circuito



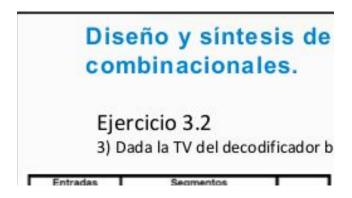
### Resultado:

### Mapa de Karnaugh





Dada la TV del codificador bcd 7 segmentos, diseña su circuitous





### Resultado:

### Karnaugh (a)

A3A2\A1A0	00	01	11	10
00	1/	0	1	1
01	0	1	1	0
11	ф	ф	ф	ф
10		1	ф	(tb)

$$\bar{A}_2\bar{A}_0 + A_3 + A_2A_0 + A_1A_0$$

# Karnaugh (b)

A3A2\A1A0	00	01	11	10
00	T	1	P	-
01	1	0	1	0
11	ф	ф	ф	ф
10	4	1	ф	da

$$\bar{A}_2 + A_1 A_0 + \bar{A}_1 \bar{A}_0$$

# Karnaugh (c)

A3A2\A1A0	00	01	11	10
00	1	1)	1	0
01		1	1	1
- 11	ф	ф	ф	ф
10		D	ф	ф

$$\bar{A}_3 A_2 + A_3 + A_1 A_0 + \bar{A}_1$$

### Karnaugh (d)

A3A2\A1A0	00	01	11	10
00	1/	0	1	U
01	0		0	1
11	ф	ф	ф	ф
10	1	0	ф	(d)

$$\bar{\mathsf{A}}_{2}\bar{\mathsf{A}}_{0} + A_{2}\bar{\mathsf{A}}_{1}A_{0} + A_{1}\bar{\mathsf{A}}_{0} + \bar{\mathsf{A}}_{3}\bar{\mathsf{A}}_{2}A_{1}$$

# Karnaugh (e)

A3A2\A1A0	00	01	11,	10
00	1/	0	0	(I)
01	0	0	0	1
11	Ф	Ф	Ф	Φ
10	1	0	Ф	(1)

$$\bar{A}_2\bar{A}_0 + A_3 + A_2A_0 + A_1A_0$$

# Karnaugh (f)

A3A2\A1A0	00	01	11	10
00		0	0	0
01	1	1	0	1
11	ф	ф	ф	Ф
10		1	ф	Ф

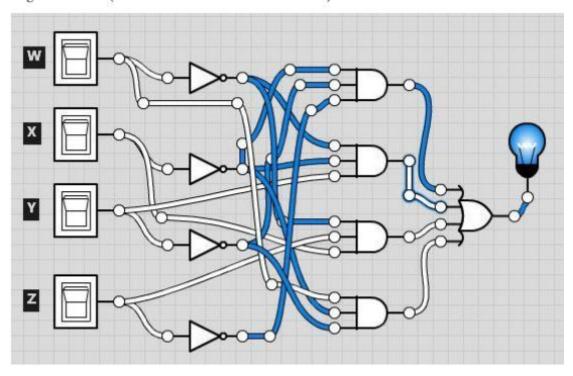
$$\bar{A}_1\bar{A}_0 + \bar{A}_1A_2 + \bar{A}_0A_2 + A_3$$

# Karnaugh (g)

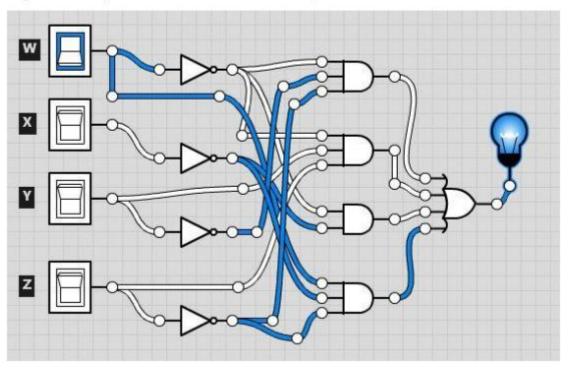
A3A2\A1A0	00	01	11	10
00	0	0	Y	D
01	1	1	0	1
11	ф	ф	ф	Ф
10	L	1	ф	<b>6</b>

$$A_2\bar{A}_1 + \bar{A}_2A_1 + \bar{A}_2A_1 + A_1\bar{A}_0$$

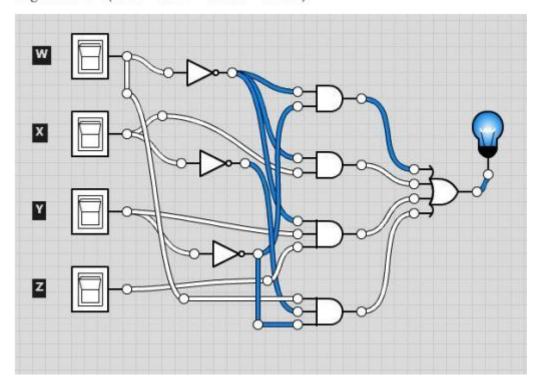
Segmento A = (X'Y'Z' + W'X'Y + W'XZ + WX'Y')



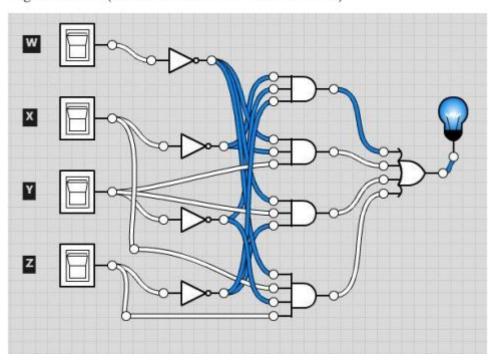
Segmento B = (W'Y'Z' + W'YZ + W'X' + WX'Y')



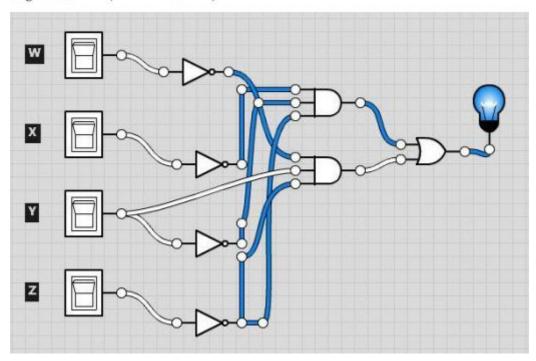
# Segmento C = (W'Y' + W'X + W'YZ + WX'Y')



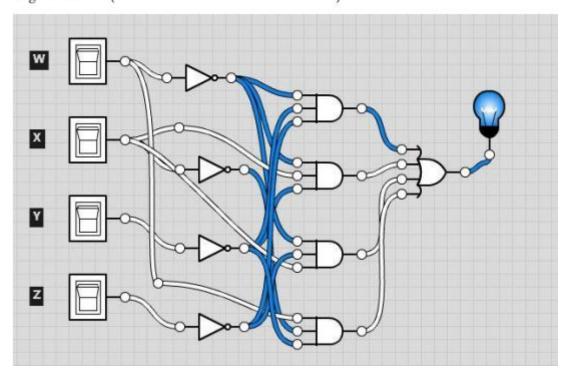
Segmento D = (X'Y'Z' + W'X'Y + W'YZ' + W'XY'Z)



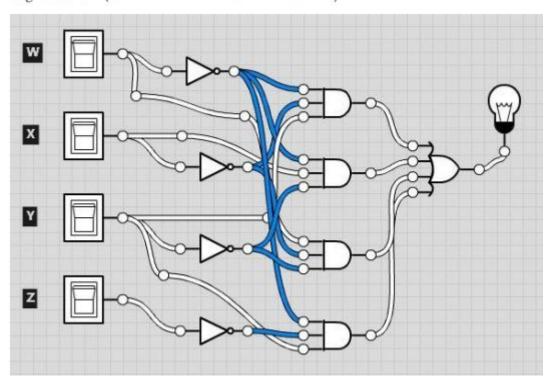
# Segmento E = (X'Y'Z' + W'YZ')



# Segmento F = (W'Y'Z' + W'XY' + W'XZ' + WX'Y')



Segmento G = (W'X'Y + W'XY' + WX'Y' + W'YZ')



### COMPLETO:

