

Sistemas Informáticos – Tarea 01 Actividad extra

1. Servidor de alto rendimiento: x86
2. Teléfono móvil: ARM
3. Microcontrolador para dispositivos IoT: RISC-V

1- Eficiencia energética: Las arquitecturas de ARM generalmente se centran en los factores de forma más pequeños, la vida útil de la batería, el tamaño, la eliminación de los sistemas de enfriamiento y, quizás lo más importante, el costo. Por eso suelen estar presentes en casi todos los dispositivos móviles y electrónicos pequeños, como los teléfonos inteligentes, las tabletas.

2- Rendimiento: Las instrucciones de ARM también se basan en RISC. Sin embargo, son cualquier cosa menos de código abierto. Como dicen Asanović y Patterson: "Una licencia ARM ni siquiera te permite diseñar un núcleo ARM; solo puedes usar sus diseños". Aunque no es tan sencillo, suele ser así.

3- Aplicaciones: En aplicaciones x86 sigue dominando el mercado informático. Ordenadores de sobremesa, portátiles y servidores siguen basándose principalmente en la arquitectura x86. ARM, por su parte, suele estar en smartphones y tabletas.

1.1- ARM, ya que al centrarse en factores más pequeños, tienen que buscar la mejor eficiencia energética para ello, ya que es más complicado que duren más.

2.2- RISC, ya que tienen un conjunto de instrucciones más amplio y diverso, que a menudo incluye instrucciones complejas que pueden requerir varios ciclos de reloj.

3.3- x86, sería para los PC y RISC, para las tabletas y los teléfonos inteligentes.