

CMP Performance Analysis with gem5

**Javier Andres Tarazona
Jimenez**

*Ingénieur Degree Programme
STIC
ENSTA Paris
Paris, France
javier-andres.tarazona@
ensta-paris.fr*

Jair Anderson Vasquez Torres

*Ingénieur Degree Programme
STIC
ENSTA Paris
Paris, France
jair-anderson.vasquez@
ensta-paris.fr*

Maeva Noukoua

*Ingénieur Degree Programme
STIC
ENSTA Paris
Paris, France
maeva-sandy.noukoua@
ensta-paris.fr*

**Carlos adrian Meneses
Gamboa**

*Ingénieur Degree Programme
STIC
ENSTA Paris
Paris, France
carlos-adrian.meneses@ensta.fr*

Abstract—...

Index Terms—...

REFERENCES

- [1] TP5, “Analyse de performances de configurations de microprocesseurs multicœurs pour des applications parallèles,” document de travaux pratiques du cours.
- [2] O. Hammami, *Introduction à l’Architecture des Microprocesseurs*, ENSTA ParisTech, 828 Bvd des Maréchaux 91762 Palaiseau cedex, <https://www.ensta-paristech.fr>, ENSTA PARIS - Cours ES201, Année 2022.