

# 培训 03--可综合 RTL

## Verilog 标准&可综合子集

### 基础

[Verilog 编程艺术](#) : Chapter5-8

### 进阶

[Guide to HDL Coding Styles for Synthesis](#)

### 查阅使用

[IEEE Standard for Verilog](#)

### 编码规范

[RTL Coding Style](#)

### 编码练习

[HDLBits](#)

[HDLBits 参考解答](#)