LISTA 7 – IEEE754

Júlio César Gonzaga Ferreira Silva

Para os exercícios a seguir use as regras determinadas pelo padrão IEEE754.

 Considere uma máquina com 8 bits pata a representação de um número em pontoflutuante, 1 bit será destinado ao sinal do número, 4 bits serão destinados ao expoente e 3 bits à mantissa, chamaremos essa forma de (IEEE754 4E3M)

```
a)5B(IEEE754 4E3M) = ? (10)

\frac{1}{2}5B \rightarrow 22

Conversão: 01011011

Expoente Máquina: 11 - 7 = 4

Mantissa: 1,011 * 2<sup>4</sup> \rightarrow 10110 4

Resultado: 22

b) 9,25<sub>(10)</sub> = ? (IEEE754 4E3M)

9,25 \rightarrow 01010001

Conversão: 1001,01 \rightarrow 1,00101 * 2<sup>3</sup>

Mantissa: 001

Expoente Máquina: 3 + 7 = 10 \rightarrow 1010

Resultado: 0 1010 001
```

- 2) Qual o valor em notação científica decimal para os seguintes números na notação IEEE754 para 32 bits e 64 bits. Dizemos que a notação para 32 bits é de precisão simples e a de 64 bits de precisão dupla. A notação de 32 bits possui 1 bit de sinal, 8 para expoente e 23 para mantissa. A notação de 64 bits possui 1 bit de sinal, 11 para expoente e 52 para mantissa.
- a) 803ACABA (IEEE 754 8E 23M)

```
803ACABA \rightarrow \frac{1}{2^{128}}

Conversão: 100000000011101011001010101111010

Bias: 2^{8-1} - 1 = 127

Expoente Real: 1 - 127 = -126

Mantissa: 0,01110101100101010111010 * 2^{-126}

Resultado: 1 * 2^{-2} * 2^{-126} = 1 * 2^{-128} = \frac{1}{2^{128}}
```

b) 803ACABA00000000 (IEEE 754 – 11E 52M)

$$803$$
ACABA $000000000 \rightarrow \frac{1}{2^{1024}}$

0000000000000

Bias: $2^{11-1} - 1 = 1023$

Expoente Real: 3 - 1023 = -1020

Resultado: $1 * 2^{-2} * = 1^{-1020} * 2^{-1022} = \frac{1}{2^{1020}}$

3) Converta os seguintes números para IEEE-754 precisão simples. Apresente as suas respostas em binário e hexadecimal.

a) 14.125

Conversão: 1110,001Mantissa: $1,110001 * 2^3$ Bias: $2^{8-1} - 1 = 127$

Expoente Real: $3 + 127 = 130 \rightarrow 10000010$

b) -58.375

C2698₁₆
Conversão: 111010,011
Mantissa: 1,11010011* 2⁵

Bias: $2^{8-1} - 1 = 127$

Expoente Real: $5 + 127 = 132 \rightarrow 10000100$

4) Apresente os equivalentes decimais dos seguintes números IEEE-754 de precisão simples, apresentados em binário.

Bias: $2^{8-1} - 1 = 127$

Expoente Real: 129 - 127 = 2

5) Considerando os seguintes números hexadecimais no formato IEEE 754, precisãosimples, colocá-los em ordem crescente:

a)7F7FF800

7F7FF800: 0111 1111 0111 1111 1111 1000 0000 0000

b) D57F0000

c)5F7FF800

5F7FF800: 0101 1111 0111 1111 1111 1000 0000 0000

Ordem Crescente: D57F0000 → 5F7FF800 → 7F7FF800

6) Considere a soma e a multiplicação dos números 1.12 x 10² e 2.24 x 10⁻¹. Mostrar o erro absoluto e relativo dessas operações se usarmos a representação: IEEE754 onde adotamos 1 bit para o sinal, 4 para expoente e 3 para mantissa.

$$1.12 * 10^2 = 112$$

 $2 2.24 * 10^{-1} = 0.224$

112

Conversão: 1110000

Mantissa: $1,110000 * 2^6 \rightarrow 110$

Bias: $2^{4-1} - 1 = 7$

Expoente Máquina: $6 + 7 = 13 \rightarrow 1101$

Resultado: $01101110 \rightarrow 6E$

Erros: 01101110 Mantissa: 1,110

Expoente Máquina: $1101 \rightarrow 13$

Expoente Real: 13 - 7 = 6

Resultado: $1,110 * 2^6 = 1110000 \rightarrow 112$

Erro Absoluto: 112 - 112 = 0Erro Relativo: 0/112 = 0

0,224

Conversão: 0,0011

Mantissa: $0.00011 * 2^1 \rightarrow 001$

Bias: $2^{4-1} - 1 = 7$

Expoente Máquina: $1 + 7 = 8 \rightarrow 1000$

Resultado: $01000001 \rightarrow 41$

Erros: 01000001 Mantissa: 0,001

Expoente Máquina: $1000 \rightarrow 8$

Expoente Real: 8 - 7 = 1

Resultado: $0.001 * 2^1 = 0.01 \rightarrow 0.25$ Erro Absoluto: 0.224 - 0.25 = 0.02%Erro Relativo: 0.02/0.224 = 8.9%

112 * 0.25 = 28

Conversão: 11100

Mantissa: $1,1100 * 2^4 \rightarrow 110$

Bias: $2^{4-1} - 1 = 7$

Expoente Máquina: $4 + 7 = 11 \rightarrow 1011$

Resultado: $010111110 \rightarrow 5E$

Erros: 01011110 Mantissa: 1,110

Expoente Máquina: 1011 → 11

Expoente Real: 11 - 7 = 4

Resultado: $1,110 * 2^4 = 11100 \rightarrow 28$

Erro Absoluto: 28 - 28 = 0Erro Relativo: 0/28 = 0

112 * 0,224 = 25,088

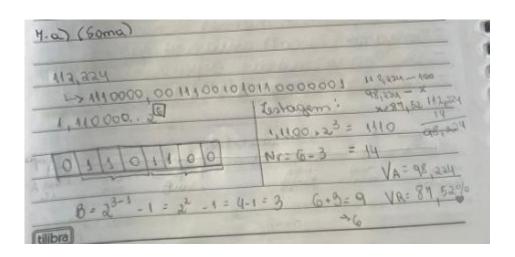
Erro Absoluto = 25,088 - 28 = 2,91% Erro Relativo = 2,91/25,088 = 11,5%

112 + 0,224 = 112,224

Erro Absoluto = 112,225 - 112,250 = 2,6%

Erro Relativo = 2,6/112,225 = 2,3%

7) repetir o exercício anterior para a notação IEEE754 onde adotamos 1 bit para p sinal, 3 para expoente e 4 para mantissa.



25,088	-27	
17001 00010110 10000	1110011	
1,1001 2"		
101110110011		
e M		
B = 23-1-1= 22-1=3	3+4=7	25,088
THE PERSON NAMED IN	4	-12,5
VA = 12,588		The state of the s
VR = 50, 14010 1, 1001 x 23	-> 1100,1 =	125
25,088 - 100		
12,589 - X		
X=50, 17%		