

# Etapa 8

Leonardo de Andrade Santos

Com isso conclui-se o projeto cujo o esquemático do QUCs e o resultado simulado estão ilustrados pelas Figura 1 e Figura 2 a seguir:

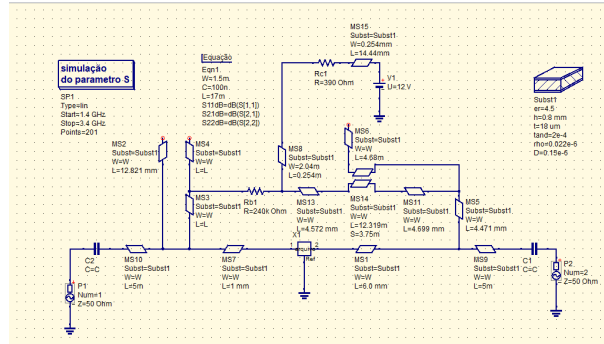


Figura 1: Esquemático no QUCs

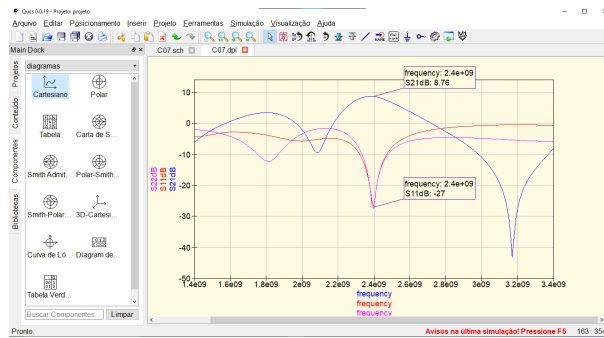


Figura 2: Resultado da Simulação

E a placa de circuito impresso resultante está ilustrada pela Figura 3 a seguir:

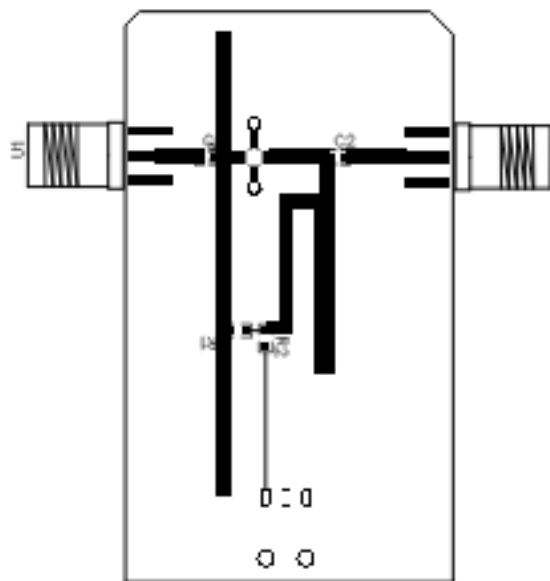


Figura 3: Circuito EasyEda

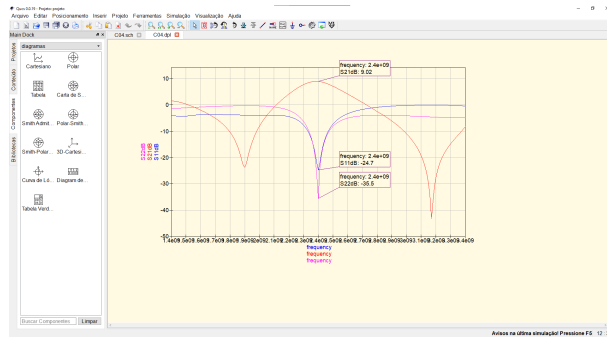


Figura 4: Resultado da Simulação da etapa 4

Comparando com os resultados com os obtidos na etapa 4 ilustrado pela Figura 4, nota-se que houve uma atenuação devido a adição do filtro mas principalmente pela adição dos capacitores, e portanto, para diminuir essa atenuação, uma solução seria mudar os capacitores, e por isso não foi feito um redimensionamento das linhas de transmissão, uma vez que a atenuação da mesma foi bem pequena.