Procedimiento:

Para realizar el circuito lógico, se crearon, mediante el software Logisim, varios circuitos cuyas entradas fuesen de 3 hexadecimales. Estos circuitos se enfocan en cifrar una entrada mediante el cifrado de César o cifrado de desplazamiento. Para ello, se hizo una tabla de verdad para cada circuito, la cual "desplaza" los hexadecimales de tres formas distintas; En el conjunto de los primeros tres circuitos, el primer hexadecimal es desplazado o "sumado" 4, el segundo es desplazado 8 y el tercero es desplazado 3. Luego, se crearon otros tres circuitos los cuales son capaces de descifrar un mensaje con las mismas claves utilizadas anteriormente. Para esto se utilizó el mismo procedimiento que los primeros tres circuitos, utilizándose una tabla de verdad donde se especifica, en bits, la entrada y salida de cada hexadecimal.

Posteriormente, se juntaron los circuitos de "suma" y los circuitos de "resta" en 2 grandes circuitos, los cuales contienen los 3 subcircuitos respectivos.

Para interactuar con los circuitos, se puede apreciar un pin de 4 bits, en donde se podrán escribir los hexadecimales de entrada que, mediante el circuito, se desplazarán según corresponda y la salida se mostrará en un display con la forma del dígito hexadecimal.

A continuación, se adjuntarán las tablas de verdad y mapas de Karnaugh de cada circuito.

Tablas de verdad:

a	b	С	d	x	y	Z	u
0	0	0	0	0	1	0	0
0	0	0	1	0	1	0	1
0	0	1	0	0	1	1	0
0	0	1	1	0	1	1	1
0	1	0	0	1	0	0	0
0	1	0	1	1	0	0	1
0	1	1	0	1	0	1	0
0	1	1	1	1	0	1	1
1	0	0	0	1	1	0	0
1	0	0	1	1	1	0	1
1	0	1	0	1	1	1	0
1	0	1	1	1	1	1	1
1	1	0	0	0	0	0	0
1	1	0	1	0	0	0	1
1	1	1	0	0	0	1	0
1	1	1	1	0	0	1	1

Tabla de verdad "Sumar 4"

a	b	С	d	x	y	Z	u
0	0	0	0	1	0	0	0
0	0	0	1	1	0	0	1
0	0	1	0	1	0	1	0
0	0	1	1	1	0	1	1
0	1	0	0	1	1	0	0
0	1	0	1	1	1	0	1
0	1	1	0	1	1	1	0
0	1	1	1	1	1	1	1
1	0	0	0	0	0	0	0
1	0	0	1	0	0	0	1
1	0	1	0	0	0	1	0
1	0	1	1	0	0	1	1
1	1	0	0	0	1	0	0
1	1	0	1	0	1	0	1
1	1	1	0	0	1	1	0
1	1	1	1	0	1	1	1

Tabla de verdad "Sumar 8"

a	b	С	d	х	y	Z	u
0	0	0	0	0	0	1	1
0	0	0	1	0	1	0	0
0	0	1	0	0	1	0	1
0	0	1	1	0	1	1	0
0	1	0	0	0	1	1	1
0	1	0	1	1	0	0	0
0	1	1	0	1	0	0	1
0	1	1	1	1	0	1	0
1	0	0	0	1	0	1	1
1	0	0	1	1	1	0	0
1	0	1	0	1	1	0	1
1	0	1	1	1	1	1	0
1	1	0	0	1	1	1	1
1	1	0	1	0	0	0	0
1	1	1	0	0	0	0	1
1	1	1	1	0	0	1	0

Tabla de verdad "Sumar 3"

a	b	С	d	X	у	Z	u
0	0	0	0	1	1	0	1
0	0	0	1	1	1	1	0
0	0	1	0	1	1	1	1
0	0	1	1	0	0	0	0
0	1	0	0	0	0	0	1
0	1	0	1	0	0	1	0
0	1	1	0	0	0	1	1
0	1	1	1	0	1	0	0
1	0	0	0	0	1	0	1
1	0	0	1	0	1	1	0
1	0	1	0	0	1	1	1
1	0	1	1	1	0	0	0
1	1	0	0	1	0	0	1
1	1	0	1	1	0	1	0
1	1	1	0	1	0	1	1
1	1	1	1	1	1	0	0

Tabla de verdad "Restar 3"

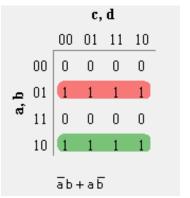
a	b	С	d	х	y	Z	u
0	0	0	0	1	1	0	0
0	0	0	1	1	1	0	1
0	0	1	0	1	1	1	0
0	0	1	1	1	1	1	1
0	1	0	0	0	0	0	0
0	1	0	1	0	0	0	1
0	1	1	0	0	0	1	0
0	1	1	1	0	0	1	1
1	0	0	0	0	1	0	0
1	0	0	1	0	1	0	1
1	0	1	0	0	1	1	0
1	0	1	1	0	1	1	1
1	1	0	0	1	0	0	0
1	1	0	1	1	0	0	1
1	1	1	0	1	0	1	0
1	1	1	1	1	0	1	1

Tabla de verdad "Restar 4"

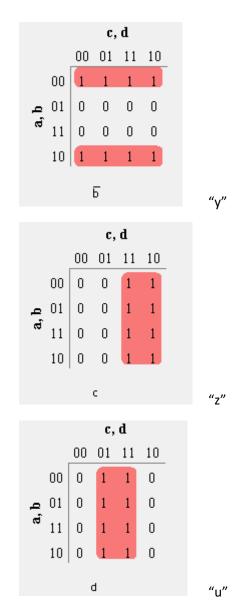
a	b	С	d	X	y	Z	u
0	0	0	0	1	0	0	0
0	0	0	1	1	0	0	1
0	0	1	0	1	0	1	0
0	0	1	1	1	0	1	1
0	1	0	0	1	1	0	0
0	1	0	1	1	1	0	1
0	1	1	0	1	1	1	0
0	1	1	1	1	1	1	1
1	0	0	0	0	0	0	0
1	0	0	1	0	0	0	1
1	0	1	0	0	0	1	0
1	0	1	1	0	0	1	1
1	1	0	0	0	1	0	0
1	1	0	1	0	1	0	1
1	1	1	0	0	1	1	0
1	1	1	1	0	1	1	1

Tabla de verdad "Restar 8"

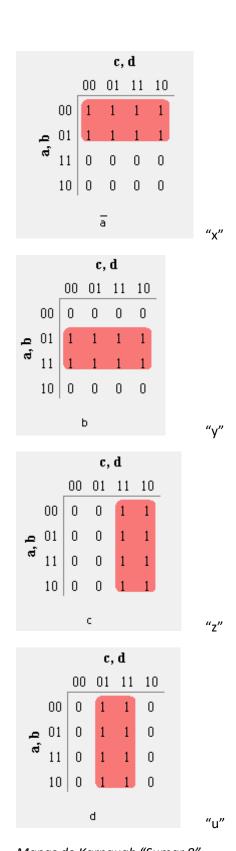
Mapas de Karnaugh:



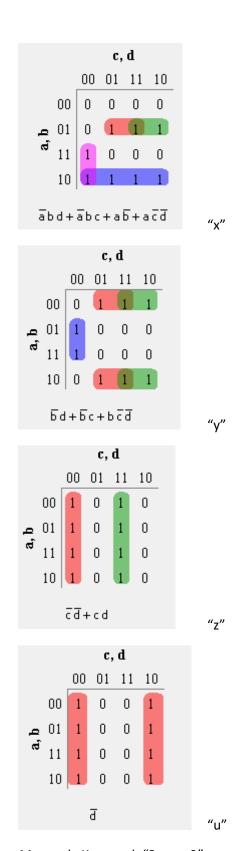
"x"



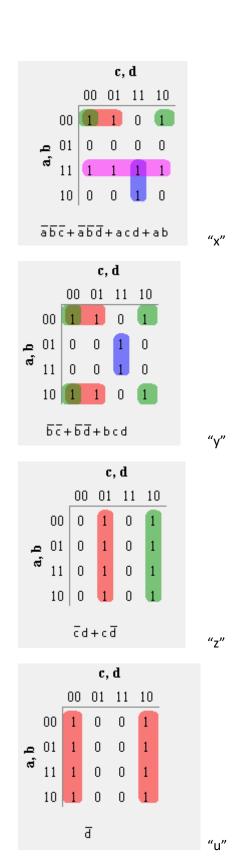
Mapas de Karnaugh "Sumar 4"



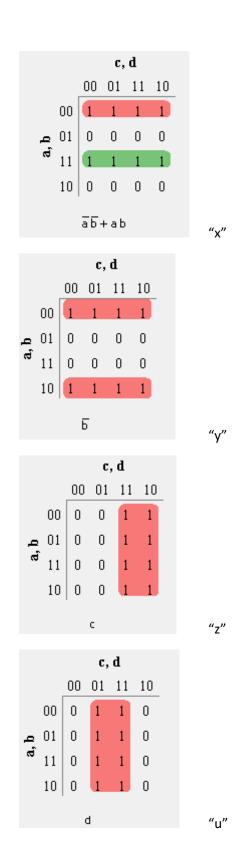
Mapas de Karnaugh "Sumar 8"



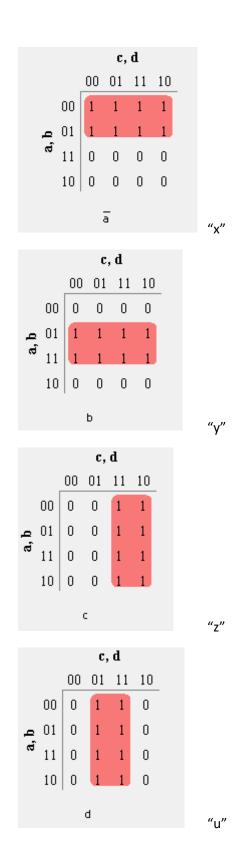
Mapas de Karnaugh "Sumar 3"



Mapas de Karnaugh "Restar 3"



Mapas de Karnaugh "Restar 4"



Mapas de Karnaugh "Restar 8"