

# Esame di Architettura degli Elaboratori

prof. Corrado Santoro

26 Marzo 2024

Si realizzi un programma in assembly ARM che implementi le seguenti funzionalità.  
Sia dato un **vettore  $v$  di interi a 32 bit**,

1. Generare un vettore  $v1$  contenente solo gli elementi di  $v$  divisibili per 4 (non usare l'algoritmo della divisione);
2. Determinare il minimo e il massimo di  $v1$  e memorizzare i due valori in due apposite locazioni di memoria.

**Note:**

- nella stesura del programma, si indichi, con opportuni commenti, l'utilizzo dei registri.