



UNIVERSIDAD DE EL SALVADOR
FACULTAD MULTIDICIPLINARIA ORIENTAL
ARQUITECTURA DE COMPUTADORAS
PARCIAL II

Nombre: _____ **Carnet:** _____

Clave 1

PARTE I (20%)

1. ¿Cuál de las siguientes afirmaciones es cierta para los registros de desplazamiento?
 - a. Son útiles para transferir información de un lugar a otro.
 - b. No se utilizan para almacenar datos de varios bits
 - c. Sólo están disponibles para el modo salida paralelo
 - d. Todas las otras respuestas.

2. ¿Cuántos pulsos de reloj se requieren para cargar completamente un registro SISO de cinco bits?
 - a. 2
 - b. 3
 - c. 4
 - d. 5

3. Un registro SIPO de 8 bits es utilizado con un reloj de frecuencia de 150 kHz.
¿Cuál es el retardo de tiempo entre la señal de entrada por Q0 y la salida Q3?
 - a. 26.67 μ s
 - b. 6.67 μ s
 - c. 53.3 μ s
 - d. 20 μ s

4. Cuales son los registros del procesador 8086, detállelos.

1.- Dados los siguientes números representados en punto flotante IEEE precisión sencilla, realice la suma de ellos dando su resultado en formato punto flotante:

Dados los siguientes números representados en punto flotante IEEE precisión sencilla, realice la suma de ellos dando su resultado en formato punto flotante.

[illegible]

- a) Valor absoluto y signo
- b) Complemento a 1
- c) Complemento a 2 y desplazamiento ($d = 7$)

1. Diseñe una memoria ROM que permita almacenar la figura de la letra A como muestra la siguiente figura. 20%

7				1				
6			1		1			
5		1				1		
4	1						1	
3	1	1	1	1	1	1	1	
2	1						1	
1	1						1	
0	1						1	
	0	1	2	3	4	5	6	7

2. Se dispone únicamente de memorias ROM de $16K \times 8$ bits. Construir una ROM de $64K \times 8$ bits utilizando el chip del que se dispone y compuertas lógicas (AND, OR, NOT). 20%