Nome: Jeffley Garçon & Nycollas Widney

Prof: Dr LUCIANO LORES CAIMI & Dr GEOMAR ANDRE SCHREINER

Disciplina: Circuito Digital

Banco de Registradores e ULA

Discentes: Jeffley Garçon & Nycollas Widney

Docentes: Dr LUCIANO LORES CAIMI & Dr GEOMAR ANDRE SCHREINER

O trabalho proposto é a implementação do circuito apresentado na figura abaixo utilizando o software Logisim Evolution. O circuito é composto de um banco de registradores, uma Unidade Lógica Aritmética (ULA) e multiplexadores.

Chapecó, Santa Catarina 14/12/2023

Banco de Registradores e ULA

Um circuito digital é um circuito eletrônico que usa sinais elétricos para representar valores binários. Os circuitos digitais funcionam com base na lógica binária, onde os dados são armazenados e processados como zeros (0) e uns (1).

Um banco de registradores é um componente digital composto por um conjunto de registradores que podem ser acessados de forma organizada. De uma maneira geral, podem ser executadas operações de leitura dos dados anteriormente gravados e de escrita de dados para modificar as informações internas

A Unidade Lógica e Aritmética (ULA) é um circuito combinatório responsável pela execução de somas, subtrações e funções lógicas, em um sistema digital.

O multiplexador, ou simplesmente MUX, é um circuito que possui diversas entradas e uma única saída. E ele é capaz de selecionar qual entrada será ligada na saída, sendo que só uma é ligada por vez. Por conta disso, existem entradas de "controle" que servem para fazer esta seleção.

Objetivo do trabalho

O nosso trabalho tem por objetivo implementar um circuito que reagrupa um banco de registrador e uma ULA, no objetivo de gerar uma equação linear e uma equação quadrática.

A equação linear deverá ter o formato:

$$y = a.x + b$$

Onde 'a', 'b' e 'x' devem obrigatoriamente possuir valores diferentes de 0 e 1, e um dos valores deve ser um número negativo.

A equação quadrática deverá ter o formato:

$$y = a.x2 + b.x + c$$

Onde 'a', 'b', 'c' e 'x' devem obrigatoriamente possuir valores diferentes de 0 e 1, e um dos valores deve ser um número negativo.

Para cada uma das equações propostas deverá ser apresentada a sequência de ações no circuito para encontrar o valor de y com dois valores distintos de x, isto é, uma solução com um valor x1 e outra solução com um valor x2.

Materiais Utilizados

Para realizar este trabalho usamos o software Logisim evolução,

1--para selecionar o valor da conta 0--para seleciona a Entrada Entrada Rw Ra Rb selecionar registrador: 00-- 1 10--2 Insere Valor 01--3 11--4 Sel.RW Sel.RA Sel.RB Escrever Z--caso resultado de 0 VA VΒ C--overflow/underflow VΒ SelectOperation x3 Sel.Op. ULA 110--mult saida 000--OR 001--subs 010--and 100--div 011-adi 101--xor

Descrição do Projeto.

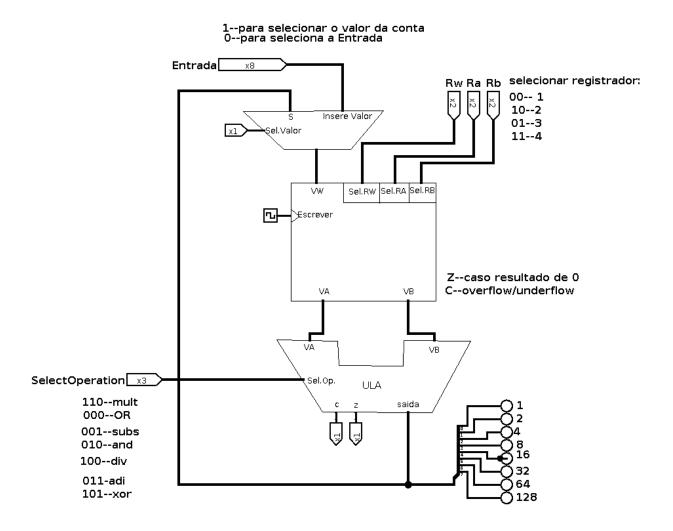


Imagem 1: Este imagem é o main que reagrupar o leitor numérico, o banco de registradores e a ULA

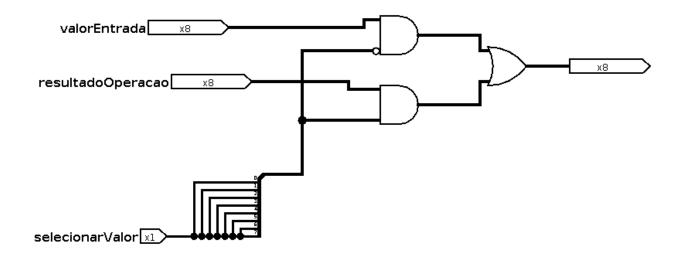


Imagem 2: O leitor númerico

 $x[7] = valorEntrada[7] \cdot \sim selecionarValor+resultadoOperacao[7] \cdot selecionarValor \\ x[6] = valorEntrada[6] \cdot \sim selecionarValor+resultadoOperacao[6] \cdot selecionarValor \\ x[5] = valorEntrada[5] \cdot \sim selecionarValor+resultadoOperacao[5] \cdot selecionarValor \\ x[4] = valorEntrada[4] \cdot \sim selecionarValor+resultadoOperacao[4] \cdot selecionarValor \\ x[3] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[2] = valorEntrada[2] \cdot \sim selecionarValor+resultadoOperacao[2] \cdot selecionarValor \\ x[1] = valorEntrada[1] \cdot \sim selecionarValor+resultadoOperacao[1] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor \\ x[0] = valorEntrada[0] \cdot \sim selecionarValor+resultadoOperacao[0] \cdot selecionarValor+resultadoOperacao[0]$

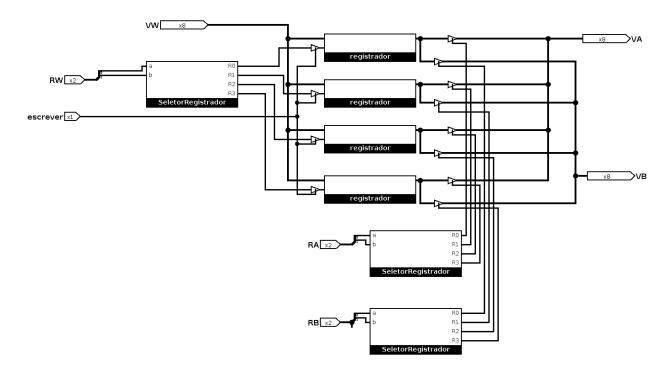


Imagem 3: Banco de registrador

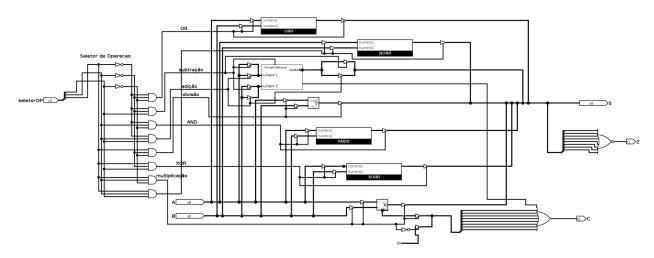


Imagem 4: A ULA

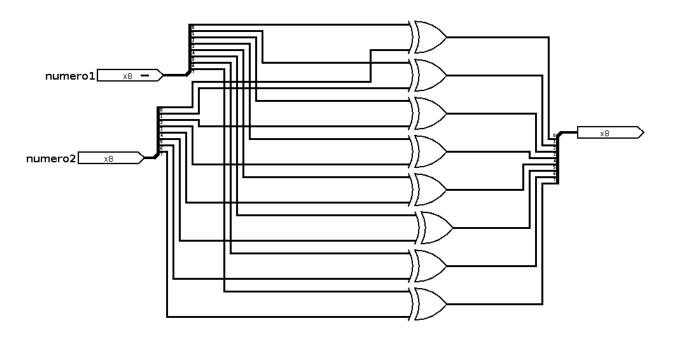
TABELA DE VERDADE

SelOp	Grupo 5
000	A OR B
001	A-B
010	A AND B
011	A+B
100	A/B
101	A XOR B
110	A*B
111	A NOR B

Simplificações

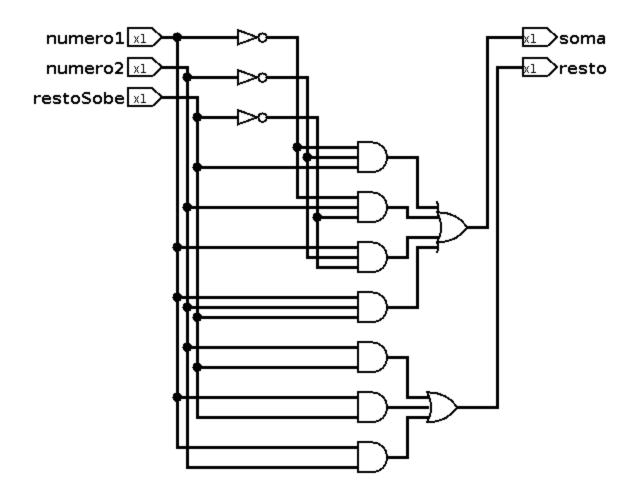
Circuitos usando portas lógicas no Logisim

XORR



Essa parte do circuito é uma das equações do trabalho

SOMADOR SIMPLE



Essa parte aqui é um somador simple que auxiliará o somador completo

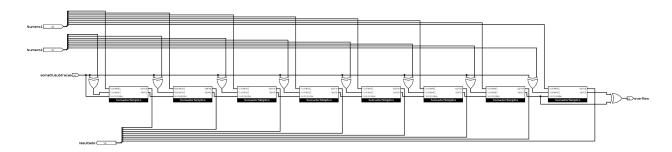
A simplificação do circuito é:

soma =

 $\sim numero1 \cdot \sim numero2 \cdot restoSobe + \sim numero1 \cdot numero2 \cdot \sim restoSobe + numero1 \cdot \sim numero2 \cdot \sim restoSobe + numero1 \cdot \sim numero2 \cdot \sim restoSobe + numero1 \cdot \sim numero2 \cdot \sim restoSobe + numero2 \cdot \sim restoSobe + numero1 \cdot \sim numero2 \cdot \sim restoSobe + num$

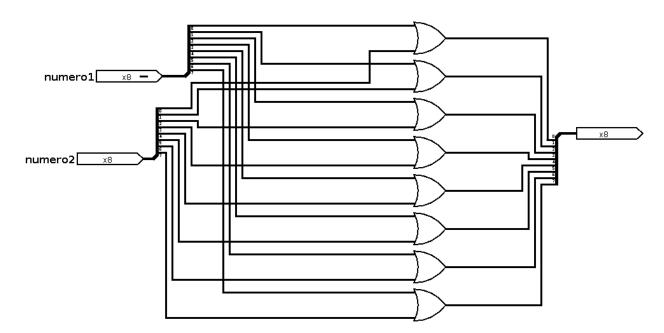
Sobe+numero1 · numero2 · restoSobe

SOMADOR COMPLETO



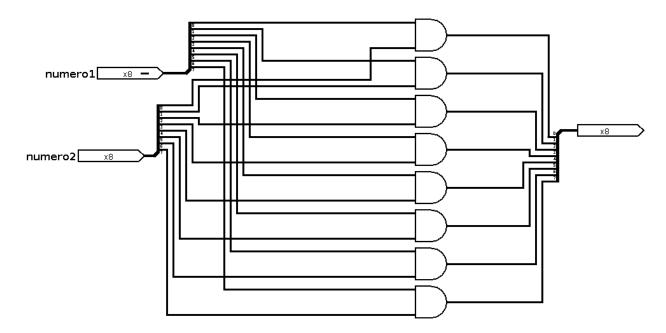
Essa parte temos a subtração e o somador juntos de 8 bits,que derivada do somador simple

OR



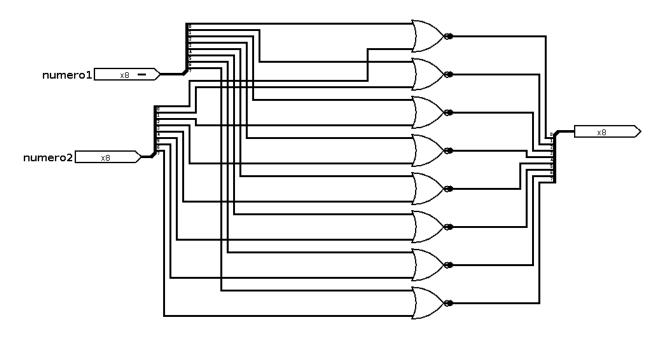
 \acute{E} uma das equações que auxiliará a ULA, é um A or B

AND



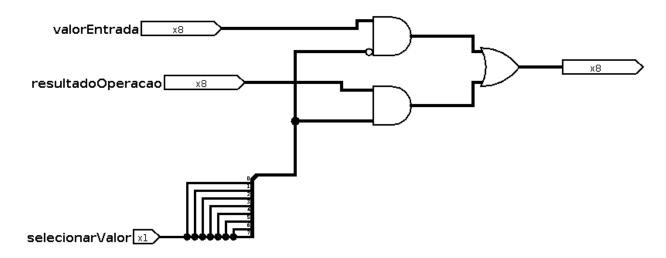
 \acute{E} uma das equações que auxiliará a ULA, é um A and B

NORR



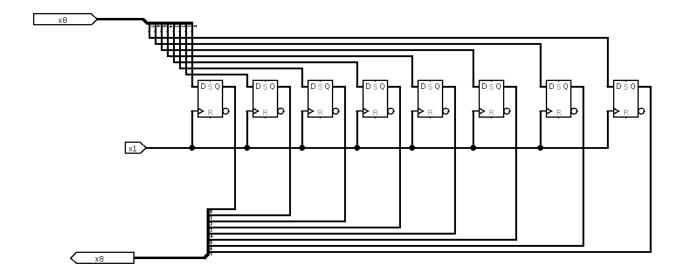
 $\acute{\rm E}$ uma das equações que auxiliará a ULA, essa função é um A NOR B

LEITOR NUMÉRICO



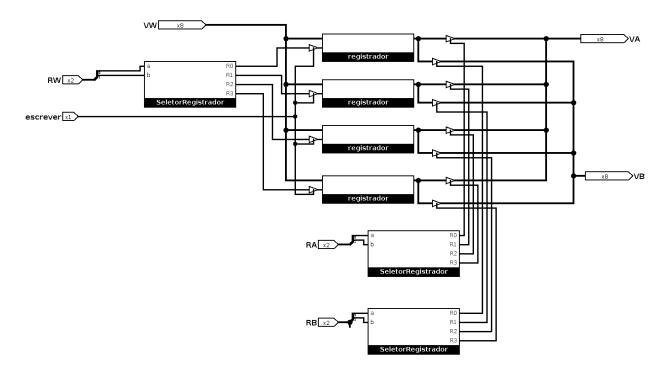
Essa parte do circuito tem por objetivo ler os números passados usando 8 bits

REGISTRADOR



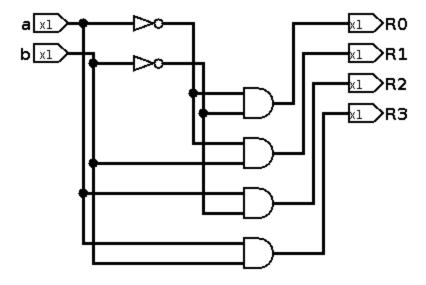
Essa parte é o registrado que tem 8 flip flop tipo D dentro

BANCO DE REGISTRADOR



Este é o banco de registrador, que agrupa um conjunto de registrador para bem armazenar e organizar as informações, então com isso podemos acessar muito bem as informações armazenadas. Contém os registradores e o seletor de registrador.

Seletor de registrador



Esse é o seletor de registrador que seleciona o registrador para armazenar as informações.

ULA



É o circuito combinatório responsável pela execução de somas, subtrações e funções lógicas

Equações propostas

Para ter uma ideia no funcionamento do circuito, escolhemos algumas equações como foi descrito na proposta do trabalho que são uma equação linear, e uma equação quadrática.

A equação linear deverá ter o formato:

$$y = a.x + b$$

Onde 'a', 'b' e 'x' devem obrigatoriamente possuir valores diferentes de 0 e 1, e um dos valores deve ser um número negativo.

a = [00000010]

b = [11111100]

x = [00000011]

y = [00000010]

A equação quadrática deverá ter o formato:

$$y = a.x^2 + b.x + c$$

$$y = 2x^2 - 4x + 1$$

a = [00000010]

b = [111111100]

x = [00000011]

c = [00000001]

y = [00000111]

CONCLUSÃO

"Por fim, foi um trabalho bacana. Aprendemos muitas coisas, especialmente na implementação dos conceitos que eram nossos desafios. Tivemos dificuldades na resolução do overflow e no formato do Logisim, pois às vezes todo o trabalho ficava espalhado e precisávamos refazer.

Os links dos vídeos:

https://drive.google.com/drive/folders/1Xu427NTjmIi9uxRpnLFdBg5qTk-sMcDa?usp=sharing