



**Universidade Federal da Fronteira Sul**  
**Curso de Ciência da Computação**  
**Campus Chapecó**

---

# **Álgebra de Boole**

---

**Prof. Luciano L. Caimi**  
**lcaimi@uffs.edu.br**

Definida por:

- Um conjunto de operações válidas;
- Um conjunto de valores que cada variável pode assumir;

Valores das Variáveis:

Seja  $A \in B \Rightarrow A \in \{0,1\}$  (  $\{F,V\}$ ,  $\{high, low\}$ ,  $\{on, off\}$ ...)

De outra forma:

Se  $A \neq 0 \Rightarrow A = 1$

Se  $A \neq 1 \Rightarrow A = 0$

## Operações Básicas da Álgebra de Boole

Cada operação possui pelo três formas de representação clássicas:

- Expressão lógica (simbólica);
- Tabela-verdade;
- Circuito;

Além destes formatos clássicos existem outros:

- Diagrama de decisão binária (BDD);
- Diagrama de Venn;

## Operações Básicas da Algebra de Boole

### 1) Complemento (NOT)

Também chamado inversão ou negação.

Símbolo

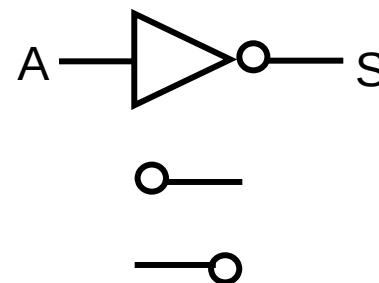
$\bar{A}$ ,  $\neg A$ ,  $\sim A$ ,  $A'$ ,  $\text{not}(A)$

(lê-se “A negado”)

Tabela Verdade

A	S
0	1
1	0

Porta Lógica



- É uma operação unária (i.e. só pode ser aplicada a uma variável por vez);
- Tem como resultado na saída o valor oposto ao presente na entrada.

## 2) Operação E (AND)

Também denominada multiplicação lógica.

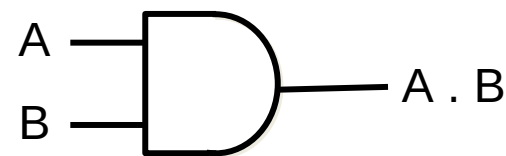
Símbolo

$\{ . , ^ \}$

Tabela Verdade

A	B	A.B
0	0	0
0	1	0
1	0	0
1	1	1

Porta Lógica



➡ **Definição 1:** a operação “E” resulta 1 se e somente se todas as variáveis de entrada valerem 1.

➡ **Definição 2:** a operação “E” resulta 0 se ao menos uma das variáveis de entrada valer 0.

## Operação “E” para 3 variáveis

Porta Lógica

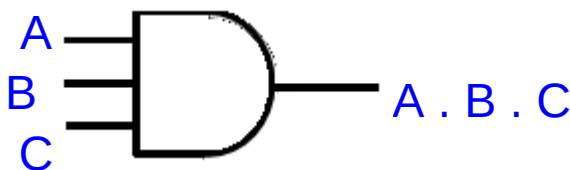


Tabela Verdade

A	B	C	A.B.C
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

➡ **Definição 1:** a operação “E” resulta 1 se e somente se todas as variáveis de entrada valerem 1.

## 3) Operação OU (OR)

Também denominada adição lógica.

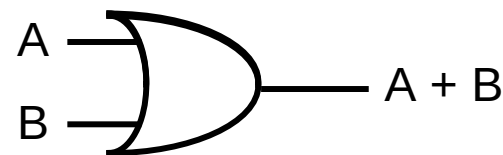
Símbolo

$\{ +, \vee \}$

Tabela Verdade

A	B	A+B
0	0	0
0	1	1
1	0	1
1	1	1

Porta Lógica

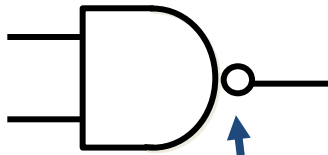


➡ **Definição 1:** a operação “OU” resulta 1 se ao menos uma das variáveis de entrada valer 1.

➡ **Definição 2:** a operação “OU” resulta 0 se e somente se todas variáveis de entrada valerem 0.

# Álgebra de Boole

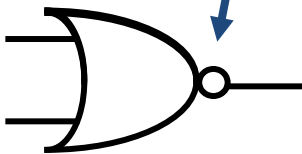
NAND



Indica  
complemento da  
porta

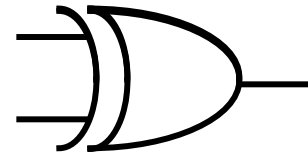
A	B	$\overline{A \cdot B}$
0	0	1
0	1	1
1	0	1
1	1	0

NOR



A	B	$\overline{A + B}$
0	0	1
0	1	0
1	0	0
1	1	0

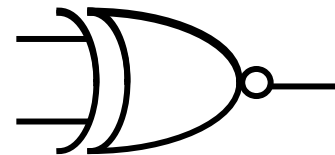
XOR



eXclusive OR  
OU Exclusivo

A	B	$A \oplus B$
0	0	0
0	1	1
1	0	1
1	1	0

XNOR

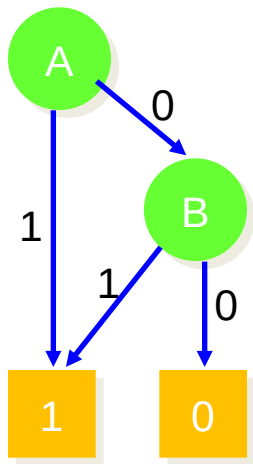


A	B	$\overline{A \oplus B}$
0	0	1
0	1	0
1	0	0
1	1	1

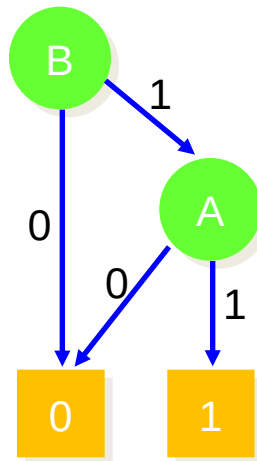


# Álgebra de Boole

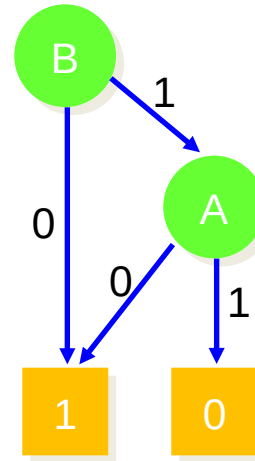
Uma outra forma de representação é o Diagrama de Decisão Binária (Binary Decision Diagram - BDD)



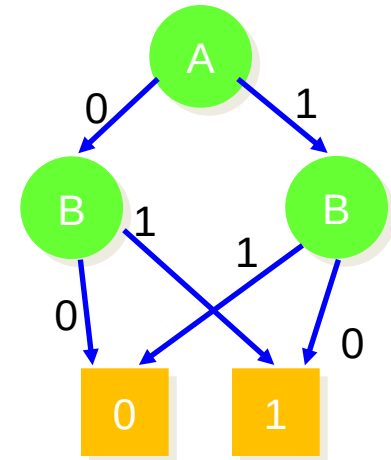
OR



AND



NAND

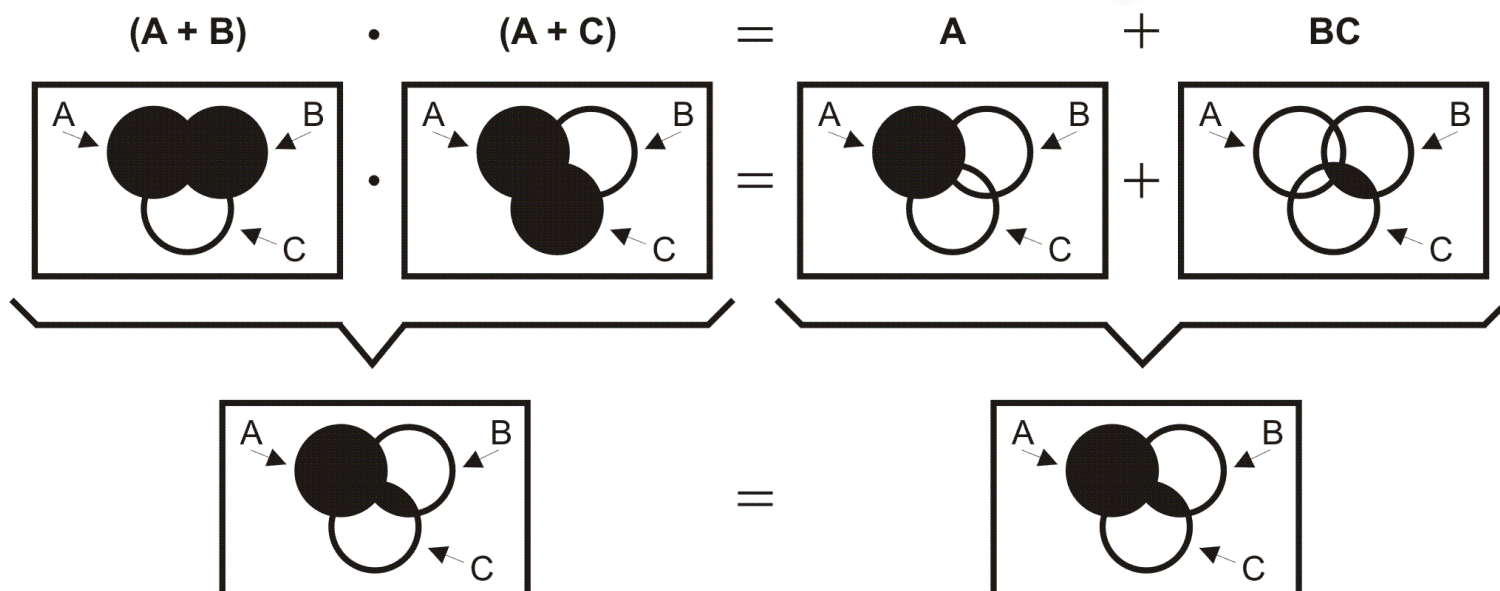


XOR

Parte-se de uma variável de entrada qualquer e chega-se ao valor da saída conforme o valor contido nas variáveis de entrada (indicadas por arcos)

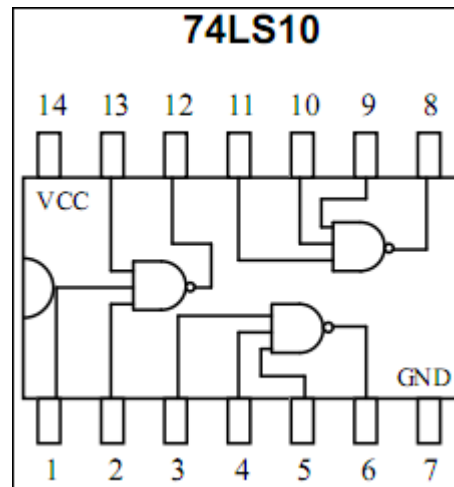
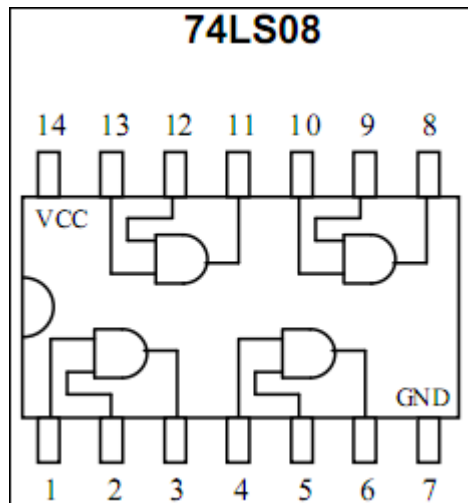
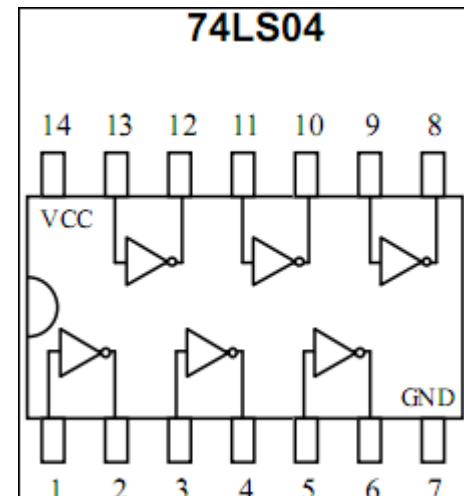
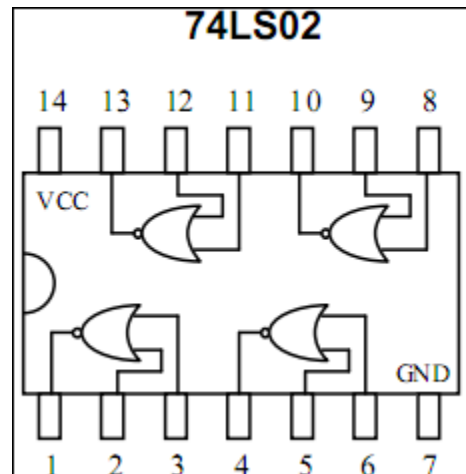
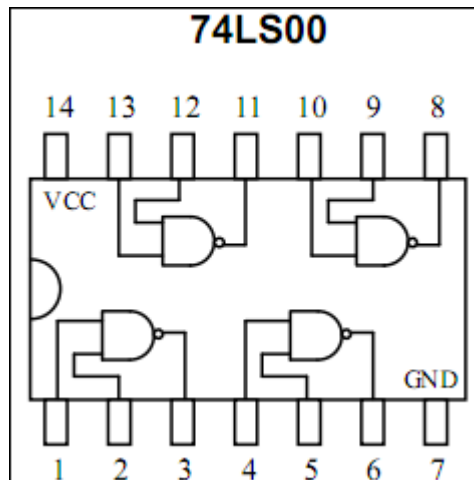
# Álgebra de Boole

## Diagrama de Venn



# Álgebra de Boole

## Circuitos Integrados comerciais



74LS32 – OR 2 entradas  
74LS86 – XOR 2 entradas  
74LS73A – Flip-Flop JK  
74LS74A – Flip-Flop D

...

## Propriedades da Álgebra de Boole

### 1) Comutativa

As variáveis de entrada podem ser operadas em qualquer ordem

### 2) Associativa

As variáveis podem ser associadas em qualquer conjunto

### 3) Distributiva

Em relação a operação de multiplicação booleana

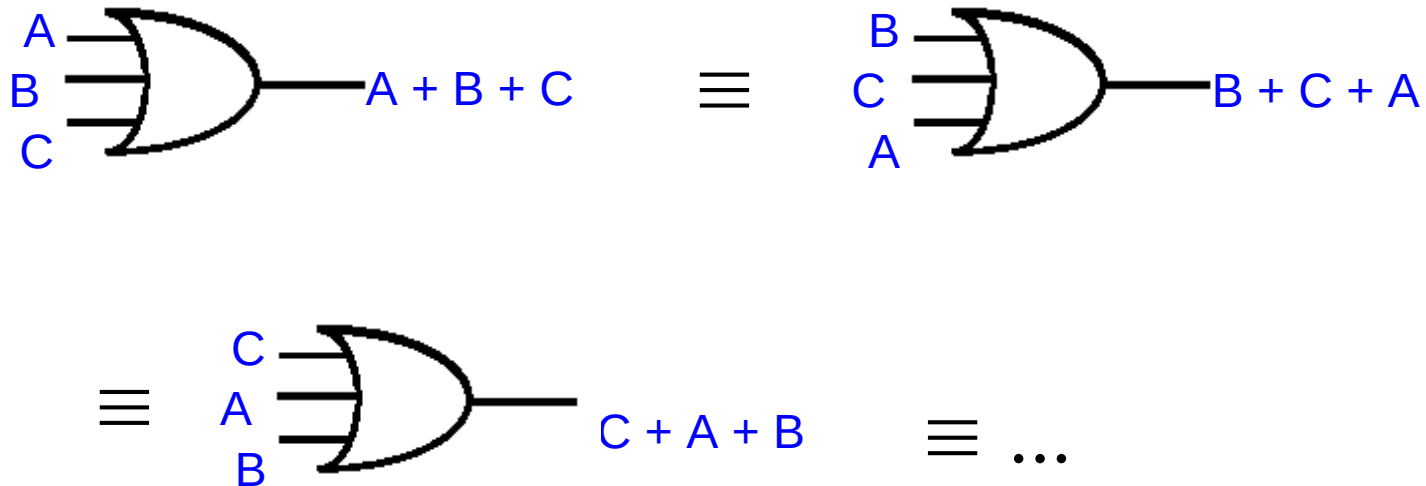
## Propriedades da Álgebra de Boole

### 1) Comutativa

As variáveis de entrada podem ser operadas em qualquer ordem.

## ... Comutativa

Em termos de portas lógicas, teremos...



Tal propriedade é válida para qualquer uma das portas lógicas, respeitando-se obviamente a sua função.

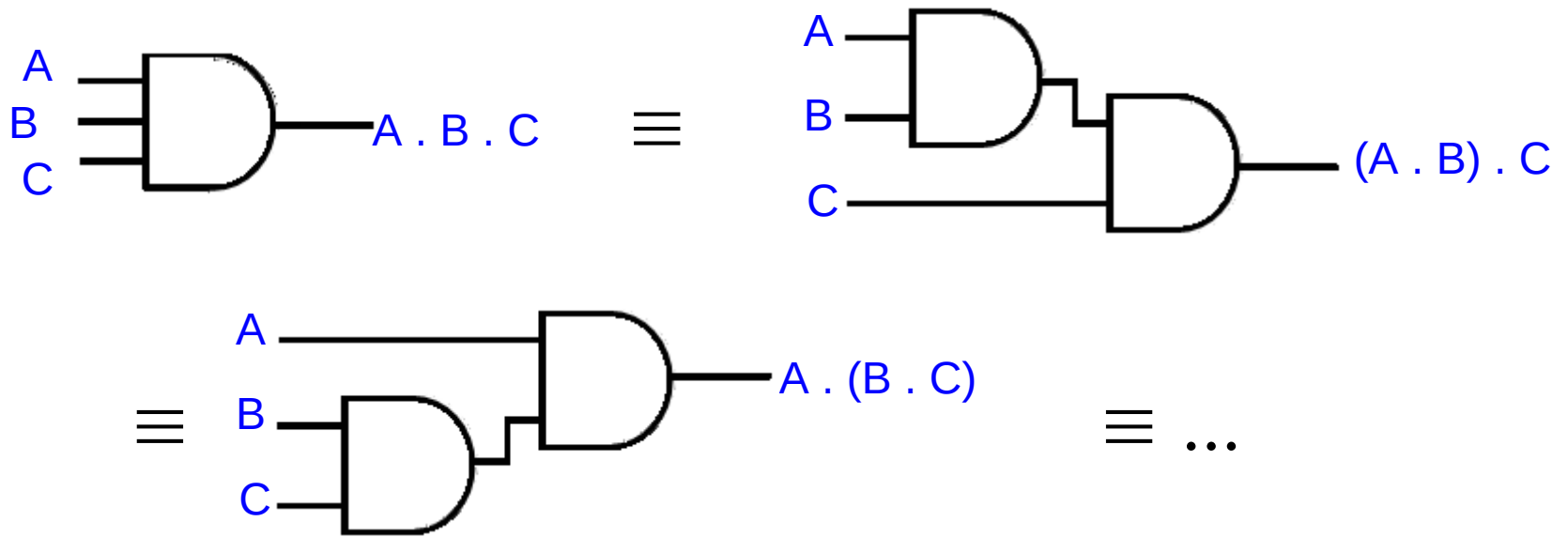
## 2) Associativa

As variáveis de entrada podem ser operadas de duas em duas (ou de três em três, ou de quatro em quatro...)

Os parênteses indicam precedência.

## ... Associativa

Em termos de portas lógicas, teremos...



Tal propriedade é válida para qualquer uma das portas lógicas, respeitando-se obviamente a sua função.



## 3) Distributiva

Refere-se a operação de “multiplicação”

$$S = A.(B + C) = (A.B) + (A.C)$$

## Conversão entre formatos de representação

Considerando as três formas de representação clássicas precisamos realizar a conversão entre as mesmas

- Expressão para tabela-verdade: **avaliação**
- Circuito para tabela verdade: **avaliação**
- Expressão para Circuito: **síntese**
- Circuito para expressão: **variáveis e operações**
- Tabela-verdade para expressão: **SOP ou POS**
- Tabela verdade para circuito: **síntese**



## Avaliação de expressões booleanas

Dada uma expressão booleana desejamos saber o comportamento da mesma:

- Montamos uma tabela-verdade com as variáveis de entrada a esquerda;
- Criar colunas à direita, conforme a ordem de precedência das operações contidas na equação que se está avaliando;
- Avaliar as expressões e obter resultados intermediários até encontrar valores finais;

Exemplo: Dada a expressão abaixo obtenha a tabela-verdade da mesma:

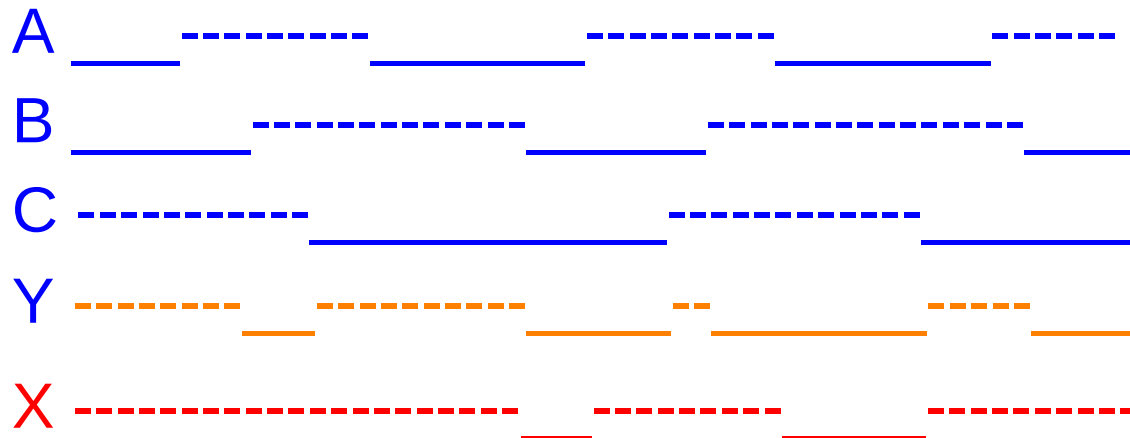
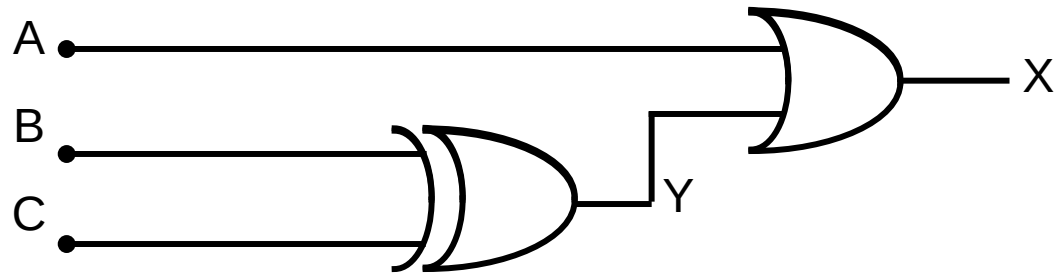
$$F(X, Y, Z) = X \cdot (Y + \bar{Z})$$

## Avaliação de expressões booleanas: exemplo

$$F(X, Y, Z) = X \cdot (Y + \bar{Z})$$

X	Y	Z	$\bar{Z}$	$(Y + \bar{Z})$	$X \cdot (Y + \bar{Z})$
0	0	0	1	1	0
0	0	1	0	0	0
0	1	0	1	1	0
0	1	1	0	1	0
1	0	0	1	1	1
1	0	1	0	0	0
1	1	0	1	1	1
1	1	1	0	1	1

## Avaliação de expressões booleanas: exemplo

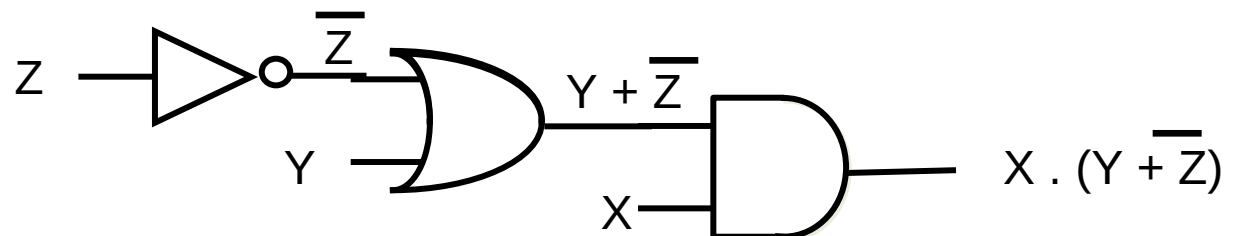


## Circuitos Lógicos

- Dada uma equação que representa uma função Booleana, é possível representá-la graficamente, por meio de uma associação apropriada de portas lógicas.
- O desenho de um circuito lógico deve obedecer à ordem de precedência das operações mostradas na equação lógica que se deseja implementar.

Exemplo: Desenhe o circuito lógico que implementa a equação:

$$F(X, Y, Z) = X \cdot (Y + \bar{Z})$$



## Exercício:

Avalie a expressão que segue e desenhe seu circuito lógico

$$F(A, B, C) = \bar{A} \cdot C + ((B \cdot C) + A \cdot \bar{B})$$



## Exercício:

Avalie a expressão que segue e desenhe seu circuito lógico

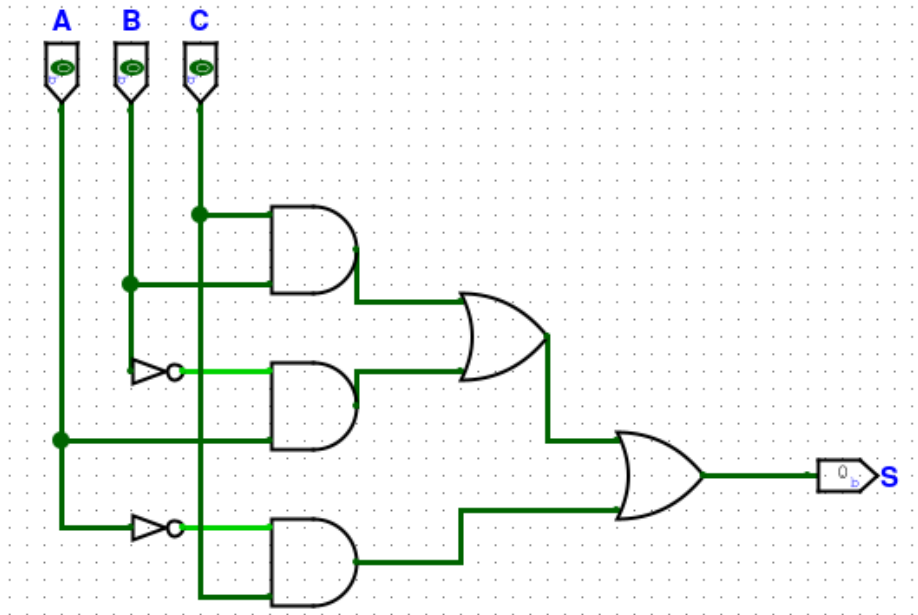
$$F(A,B,C) = \bar{A} \cdot C + ((B \cdot C) + A \cdot \bar{B})$$

A	B	C	B.C	$A \cdot \bar{B}$	$((B \cdot C) + A \cdot \bar{B})$	$\bar{A} \cdot C$	$\bar{A} \cdot C + ((B \cdot C) + A \cdot \bar{B})$
0	0	0	0	0	0	0	0
0	0	1	0	0	0	1	1
0	1	0	0	0	0	0	0
0	1	1	1	0	1	1	1
1	0	0	0	1	1	0	1
1	0	1	0	1	1	0	1
1	1	0	0	0	0	0	0
1	1	1	1	0	1	0	1

## Exercício:

Avalie a expressão que segue e desenhe seu circuito lógico

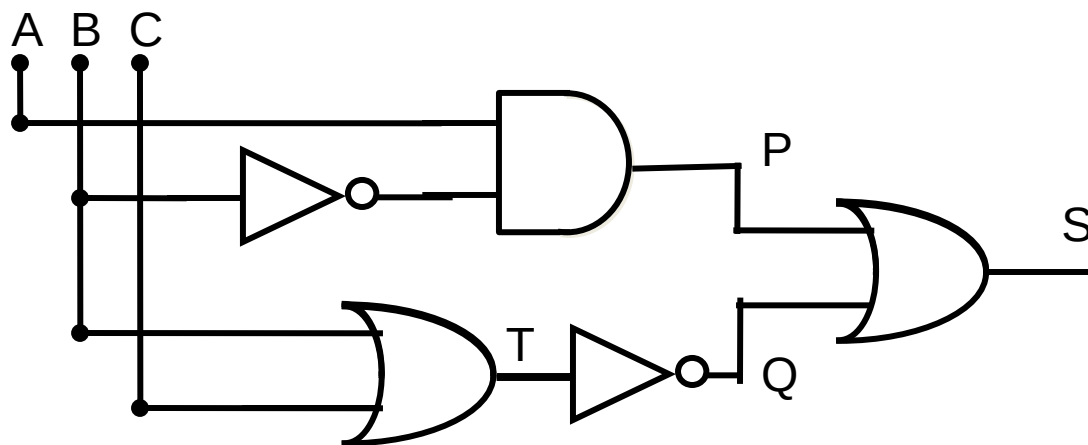
$$F(A,B,C) = \bar{A} \cdot C + ((B \cdot C) + A \cdot \bar{B})$$



## Expressões Lógicas

- Dada um circuito lógico formado de portas lógicas básicas devemos obter a expressão lógica equivalente.
- A expressão lógica deve obedecer à ordem de precedência das operações mostradas no circuito lógico que se deseja implementar.

Exemplo: Apresente a equação lógica que descreve o circuito abaixo:



$$S = P + Q$$

$$P = A \cdot \overline{B}$$

$$Q = \overline{T}$$

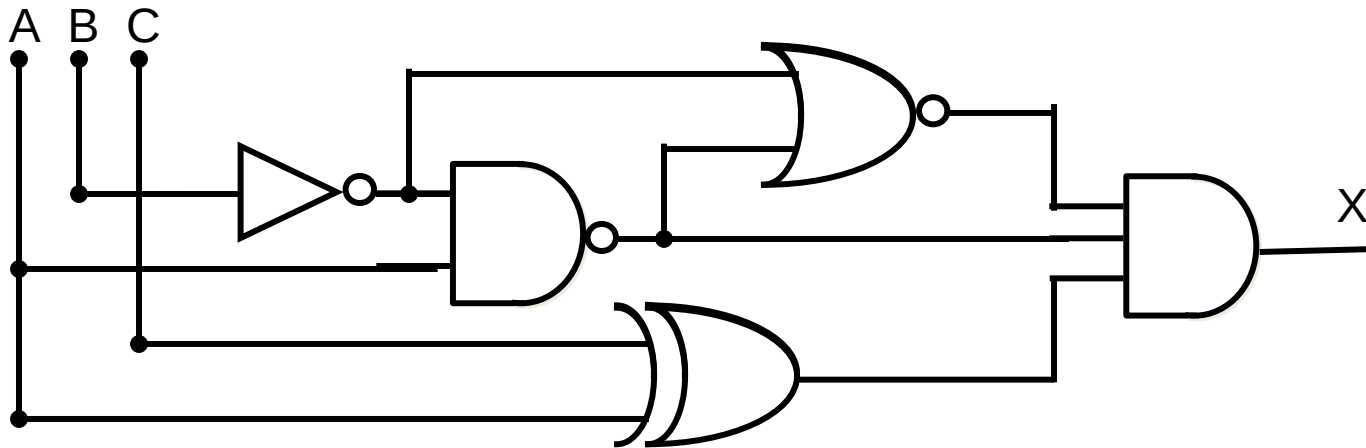
$$T = B + C$$

$$Q = \overline{B + C}$$

$$S = (A \cdot \overline{B}) + \overline{B + C}$$

## Exercício:

Dado o circuito lógico obtenha a expressão correspondente



## Síntese com Soma de Produtos

Seja a função  $S$ , com a seguinte tabela-verdade:

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

Qual é a expressão para esta tabela-verdade???

É a própria função E

$$S = A.B.C$$



## Síntese com Soma de Produtos

E se o 1 estivesse em outro lugar????

Seja a função S1, com a seguinte tabela-verdade:

A	B	C	S1
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Qual é a expressão para esta tabela-verdade???

Usaremos a própria definição da função E: o resultado é 1 se todas as entradas forem 1.

Assim, teremos que usar um termo produto tal que quando  $A=0$ ,  $B=1$  e  $C=0$ , este termo resulta em 1.

## Síntese com Soma de Produtos

E se o 1 estivesse em outro lugar????

Seja a função S1, com a seguinte tabela-verdade:

A	B	C	S1
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

Repare que  $\bar{A}.B.\bar{C} = 1$  somente  
se  $A = 0$ ,  $B = 1$  e  $C = 0$ .

→  $\bar{A}.B.\bar{C}$

$$S1 = \bar{A}.B.\bar{C}$$

## Síntese com Soma de Produtos

E se houver duas posições valendo 1?????

Seja a função  $S$ , com a seguinte tabela-verdade:

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

Qual é a expressão para esta tabela-verdade???

Dividiremos em duas funções  $S_1$  e  $S_2$ . Cada uma vai ficar com um 1 original



## Síntese com Soma de Produtos

E se houver duas posições valendo 1?????

Seja a função S, com a seguinte tabela-verdade:

A	B	C	S	S1	S2
0	0	0	0	0	0
0	0	1	0	0	0
0	1	0	1	1	0
0	1	1	0	0	0
1	0	0	0	0	0
1	0	1	0	0	0
1	1	0	0	0	0
1	1	1	1	0	1

Note que, se fizermos o OU da coluna S1 com a coluna S2, obteremos exatamente a coluna S. Portanto:

$$S = S1 + S2$$

$$S = \bar{A}.B.\bar{C} + A.B.C$$

## Síntese com Soma de Produtos

### Conclusões:

Cada 1 de uma função pode ser representado por um produto lógico (E) no qual todas as variáveis de entrada estão presentes (tais produtos são chamados **mintermos** ou **minitermos**)

**Cada mintermo é único**, pois representa uma e somente uma posição que vale 1

Uma função pode ser representada por uma soma lógica (OU) dos seus mintermos.

## Síntese com Soma de Produtos

Lista de Minitermos para funções de 3 variáveis de entrada

A	B	C	Minitermos
0	0	0	$\bar{A}.\bar{B}.\bar{C}$
0	0	1	$\bar{A}.\bar{B}.C$
0	1	0	$\bar{A}.B.\bar{C}$
0	1	1	$\bar{A}.B.C$
1	0	0	$A.\bar{B}.\bar{C}$
1	0	1	$A.\bar{B}.C$
1	1	0	$A.B.\bar{C}$
1	1	1	$A.B.C$

## Exercício:

Dada a função  $F$ , com a seguinte tabela-verdade, faça o que se pede:

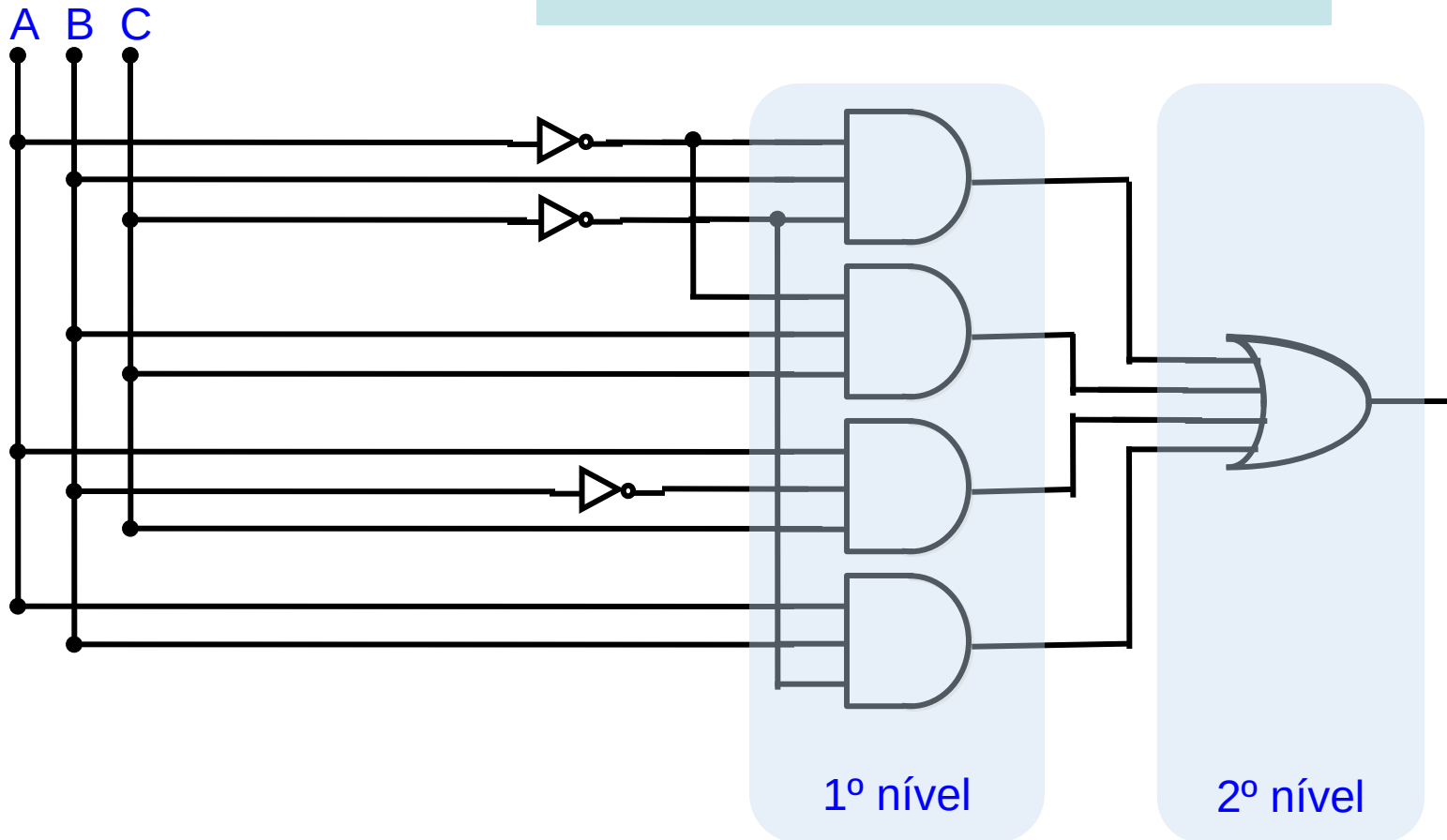
- encontre a equação em soma de produtos (soma de minitermos) para a mesma.
- desenhe o circuito lógico correspondente.

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

$$F = \bar{A} \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C}$$

## Versão 1

$$F = \bar{A} \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C}$$



## Versão 2

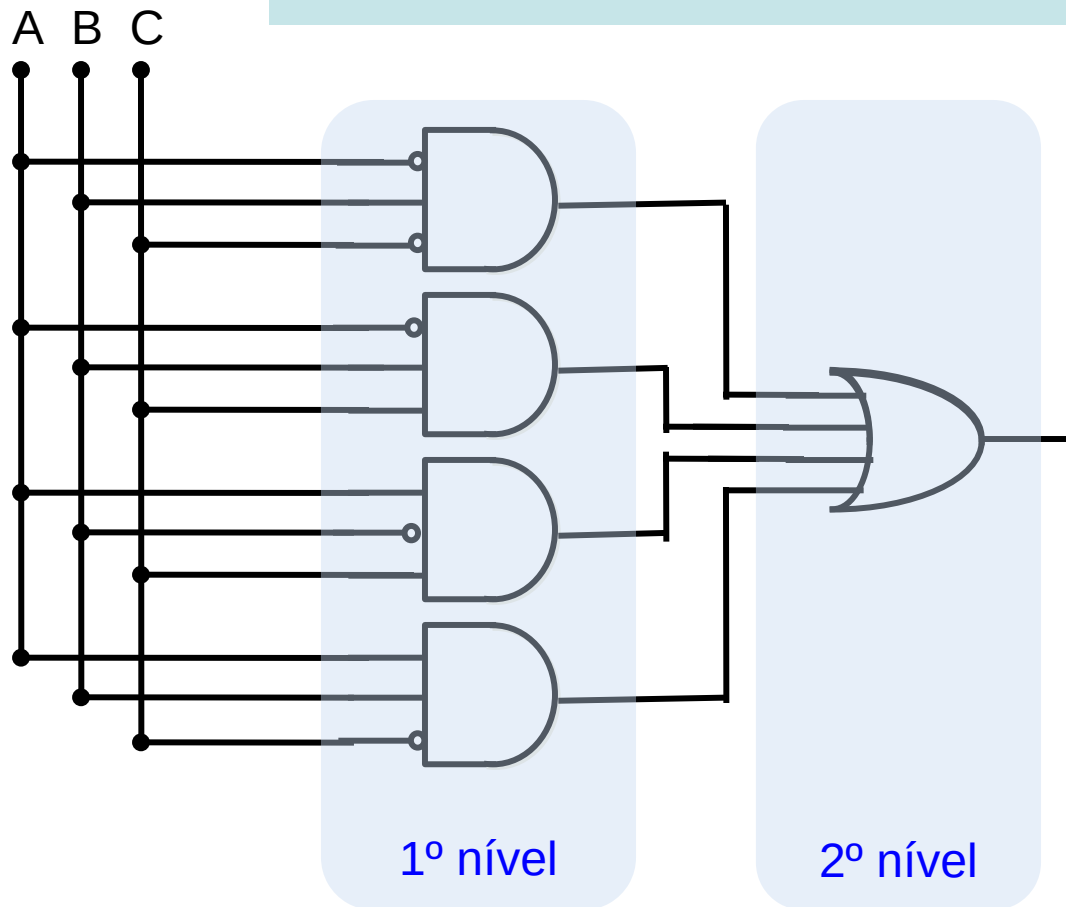
$$F = \bar{A} \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C}$$

Custo:

Iremos considerar o somatório de todas as portas de entrada do circuito

Custo:

$$4 \times 3 + 1 \times 4 = 16$$



## Síntese com Produto de Somas

Seja a função  $P$ , com a seguinte tabela-verdade:

A	B	C	P
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

➡  $A+B+C$

Qual é a expressão para esta tabela-verdade???

É a própria função OU

$$P = A+B+C$$

## Síntese com Produto de Somas

E se o 0 estivesse em outro lugar????

Seja a função P1, com a seguinte tabela-verdade:

A	B	C	P1
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

Qual é a expressão para esta tabela-verdade???

Usaremos a própria definição da função OU: o resultado é 0 se todas as entradas forem 0.

Assim, teremos que usar um termo soma tal que quando  $A=1$ ,  $B=0$  e  $C=0$ , este termo resulta em 0.



## Síntese com Produto de Somas

E se o 0 estivesse em outro lugar????

Seja a função P1, com a seguinte tabela-verdade:

A	B	C	P1
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

Repare que  $A+B+C = 0$  somente se  
 $A = 1, B = 0$  e  $C = 0$ .

→  $\overline{A+B+C}$

$$P1 = \overline{A+B+C}$$

## Síntese com Produto de Somas

E se houver duas posições valendo 0?????

Seja a função  $P$ , com a seguinte tabela-verdade:

A	B	C	P
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

Qual é a expressão para esta tabela-verdade???

Dividiremos em duas funções  $S1$  e  $S2$ . Cada uma vai ficar com um 0 original.

## Síntese com Produto de Somas

E se houver duas posições valendo 0?????

Seja a função P, com a seguinte tabela-verdade:

A	B	C	S	S1	S2
0	0	0	0	0	1
0	0	1	1	1	1
0	1	0	1	1	1
0	1	1	1	1	1
1	0	0	0	1	0
1	0	1	1	1	1
1	1	0	1	1	1
1	1	1	1	1	1

Note que, se fizermos o E da coluna S1 com a coluna S2, obteremos exatamente a coluna S. Portanto:

$$S = S1 \cdot S2$$

$$S = (A+B+C) \cdot (\bar{A}+\bar{B}+\bar{C})$$

No produto das somas o parênteses é obrigatório

## Síntese com Produto de Somas

### Conclusões:

Cada 0 de uma função pode ser representado por uma soma lógica (OU) na qual todas as variáveis de entrada estão presentes (tais somas são chamadas **maxtermos** ou **maxitermos**)

Cada **maxtermo** é único, pois representa uma e somente uma posição que vale 0

Uma função pode ser representada por um produto lógico (E) dos seus maxtermos.

## Síntese com Produto de Somas

Lista de Maxitermos para funções de 3 variáveis de entrada

A	B	C	Maxitermos
0	0	0	$A+B+C$
0	0	1	$A+B+\bar{C}$
0	1	0	$A+\bar{B}+C$
0	1	1	$A+\bar{B}+\bar{C}$
1	0	0	$\bar{A}+B+C$
1	0	1	$\bar{A}+B+\bar{C}$
1	1	0	$\bar{A}+\bar{B}+C$
1	1	1	$\bar{A}+\bar{B}+\bar{C}$

## Exercício:

Dada a função  $F$ , com a seguinte tabela-verdade, faça o que se pede:

- encontre a equação em produto de somas (produto de maxtermos) para a mesma.
- desenhe o circuito lógico correspondente.

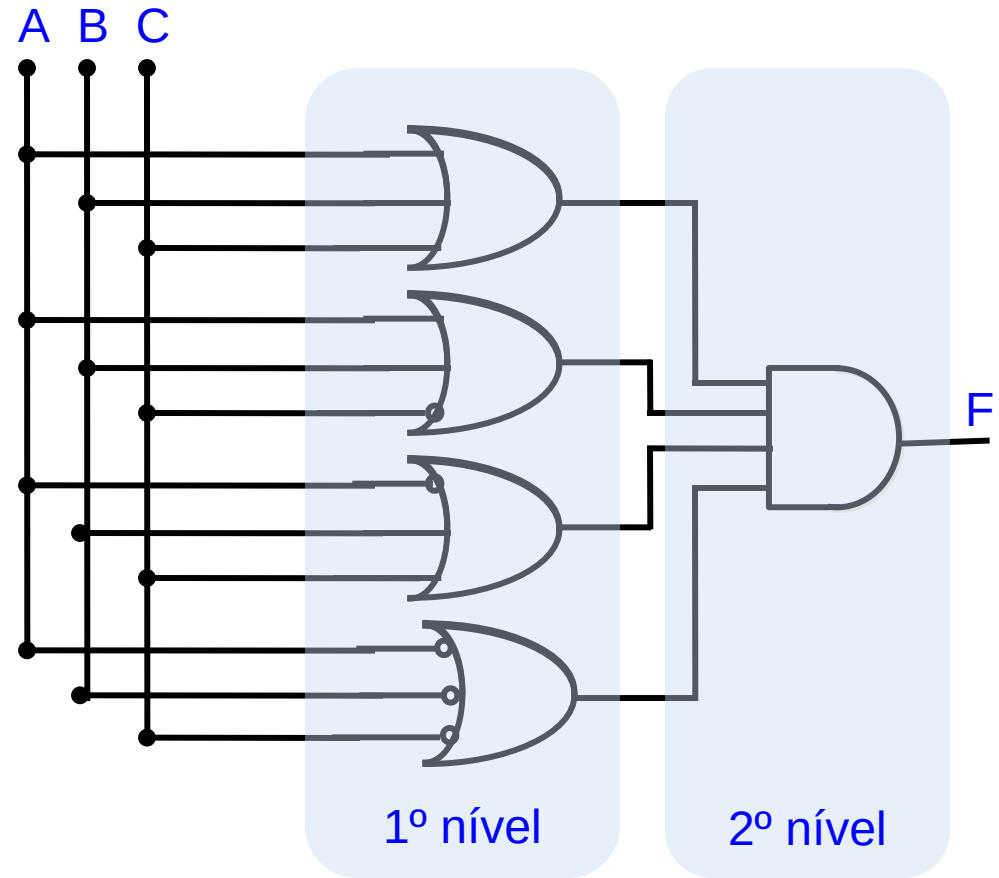
A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

$$F = (A+B+C) \cdot (A+B+\bar{C}) \cdot (\bar{A}+B+C) \cdot (\bar{A}+\bar{B}+\bar{C})$$

$$F = (A+B+C) \cdot (A+B+\bar{C}) \cdot (\bar{A}+B+C) \cdot (\bar{A}+\bar{B}+\bar{C})$$

Custo:

$$4 \times 3 + 1 \times 4 = 16$$



## Formas Canônicas: Resumo

A	B	C	S
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

$$S(A,B,C) = \bar{A}.B.\bar{C} + \bar{A}.B.C + A.\bar{B}.C + A.B.\bar{C}$$

$$S(A,B,C) = m_2 + m_3 + m_5 + m_6$$

$$S(A,B,C) = \sum (2,3,5,6)$$

$$S(A,B,C) = (A+B+C).(A+B+\bar{C}).(\bar{A}+B+C).(\bar{A}+\bar{B}+\bar{C})$$

$$S(A,B,C) = M_0 . M_1 . M_4 . M_7$$

$$S(A,B,C) = \prod (0,1,4,7)$$



## Formas Canônicas: Resumo

### Conclusões:

Cada 0 de uma função pode ser representado por uma soma lógica (OU) na qual todas as variáveis de entrada estão presentes (tais somas são chamadas **maxtermos** ou **maxitermos**)

Cada **maxtermo** é **único**, pois representa uma e somente uma posição que vale 0

Uma função pode ser representada por um produto lógico (E) dos seus maxtermos.

## ✓ Simplificação Algébrica

Dificuldades na obtenção da equação mínima:

O processo de simplificação é recursivo: após simplificar mintermos, pode ser possível continuar a simplificação com os produtos resultantes da primeira rodada de simplificação;

A ordem na qual se procede a simplificação faz diferença!

É difícil identificar as simplificações possíveis (e também a ordem ótima);

## ✓ Simplificação Algébrica

Faz uso:

- Propriedades da Álgebra de Boole;
- Teoremas de DeMorgan;
- Identidades Auxiliares;

## Propriedades das Portas Lógicas

### 1) Porta NOT

$$\overline{\overline{A}} = A$$

### 2) Porta E (AND)

A	B	A.B
0	0	0
0	1	0
1	0	0
1	1	1

$$A . 0 = 0$$

$$A . 1 = A$$

$$A . A = A$$

$$A . \bar{A} = 0$$

## 3) Porta OU (OR)

A	B	A+B
0	0	0
0	1	1
1	0	1
1	1	1

$$A + 0 = A$$

$$A + 1 = 1$$

$$A + A = A$$

$$A + \bar{A} = 1$$

Fazendo Simplificações através das propriedades

$$S = (\bar{A} \cdot 0) + (B \cdot B) + (A \cdot \bar{A}) + (B \cdot 1)$$

$$S = ???$$

$$S = B$$

## Propriedades da Álgebra de Boole

### 1) Comutativa

As variáveis de entrada podem ser operadas em qualquer ordem.

$$S = A.B.C \quad S = A.C.B \quad S = B.A.C$$

### 2) Associativa

As variáveis de entrada podem ser operadas de duas em duas (ou de três em três, ou de quatro em quatro...)

$$S = (A+B)+C \quad S = A+B+C \quad S = A+(B+C)$$

### 3) Distributiva

Refere-se a operação de “multiplicação”.

$$S = A (B + C) \quad S = AB + AC$$

## Exercício:

Simplifique as expressões:

$$1) S = \bar{A}.\bar{B} + \bar{A}.B$$

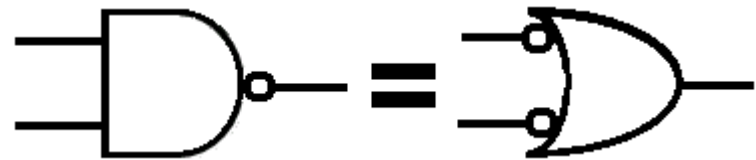
$$2) P = \bar{A}.\bar{B}.\bar{C} + \bar{A}.B.C + \bar{A}.B.\bar{C} + A.\bar{B}.\bar{C} + A.B.\bar{C}$$

$$3) Q = (A+B+C).(\bar{A} + \bar{B} + C)$$

## Teoremas de DeMorgan

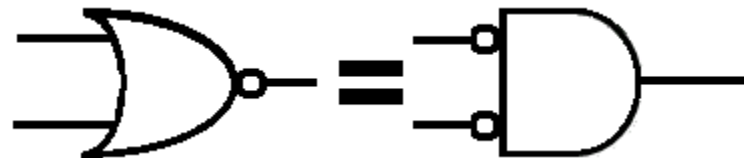
➡ **Definição 1:** O complemento do produto é igual a soma dos complementos.

$$\overline{A \cdot B} = \bar{A} + \bar{B}$$



➡ **Definição 2:** O complemento da soma é igual ao produto dos complementos.

$$\overline{A + B} = \bar{A} \cdot \bar{B}$$





## Exercício:

Simplifique as expressões:

$$1) S = \overline{(\overline{A.C} + B + D)} + (C \cdot (\overline{A.C.D}))$$

$$2) P = \overline{\overline{A} \overline{B} \overline{C} \overline{D}}$$

## Identidades Auxiliares da Algebra de Boole

$$1) A + (A \cdot B) = A$$

$$2) A + (\bar{A} \cdot B) = A + B$$

$$\overline{A + (\bar{A} \cdot B)} = \overline{\bar{A} \cdot (\bar{A} \cdot B)} = \overline{\bar{A} \cdot (\bar{\bar{A}} + \bar{B})}$$

Aplicado – se a propriedade distributiva

$$\overline{(\bar{A} \cdot A) + (\bar{A} \cdot \bar{B})} = \overline{\bar{A} \cdot \bar{B}} = A + B$$

$$3) (A+B) \cdot (A+C) = A + B \cdot C$$

Aplicado – se a propriedade distributiva

$$A \cdot A + A \cdot C + B \cdot A + B \cdot C$$

$$A + A \cdot C + A \cdot B + B \cdot C$$

$$A(1 + C + B) + B \cdot C$$

$$A + B \cdot C$$

## Exercício:

Simplifique a expressão:

$$1) S = \overline{(A \cdot \bar{C}) + \bar{A} + B \bar{C} A \bar{C}} + (\bar{A} B)$$

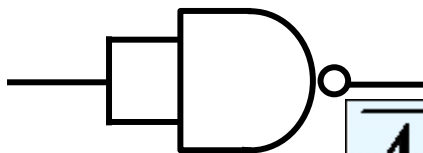
$$2) X = \overline{A \cdot \bar{C} + \bar{A} + B \cdot \bar{C} \cdot A \cdot \bar{C}} + \bar{A} \cdot B$$

- **Teoremas** (há autores que chamam de *leis*, *propriedades*, *identidades*, *regras*)

t1) $\overline{\overline{A}} = A$		Involução
t2) $A \cdot 0 = 0$	t2') $A + 1 = 1$	Elementos nulos
t3) $A \cdot 1 = A$	t3') $A + 0 = A$	Identidades
t4) $A \cdot A = A$	t4') $A + A = A$	Idempotência
t5) $A \cdot \overline{A} = 0$	t5') $A + \overline{A} = 1$	Complementos
<hr/>		
t6) $A \cdot B = B \cdot A$	t6') $A + B = B + A$	Comutativa
t7) $(A \cdot B) \cdot C = A \cdot (B \cdot C)$	t7') $(A + B) + C = A + (B + C)$	Associativa
t8) $A \cdot (B + C) = A \cdot B + A \cdot C$	t8') $A + (B \cdot C) = (A + B) \cdot (A + C)$	Distributiva
<hr/>		
t9) $A \cdot (A + B) = A$	t9') $A + A \cdot B = A$	Absorção
t10) $A \cdot (\overline{A} + B) = A \cdot B$	t10') $A + \overline{A} \cdot B = A + B$	Absorção
t11) $(A + B) \cdot (A + \overline{B}) = A$	t11') $A \cdot B + A \cdot \overline{B} = A$	Adjacência lógica
t12) $A \cdot B + \overline{A} \cdot C + B \cdot C = A \cdot B + \overline{A} \cdot C$	t12') $(A + B) \cdot (\overline{A} + C) \cdot (B + C) = (A + B) \cdot (\overline{A} + C)$	Consenso
<hr/>		
t13) $\overline{A \cdot B \cdot \dots \cdot Z} = \overline{A} + \overline{B} + \dots + \overline{Z}$	t13') $\overline{A + B + \dots + Z} = \overline{A} \cdot \overline{B} \cdot \dots \cdot \overline{Z}$	DeMorgan

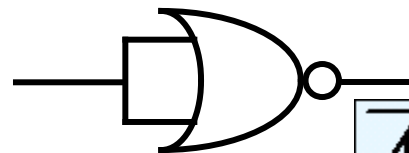
## Universalidade das Portas

Com NAND/NOR é possível construir qualquer outra função

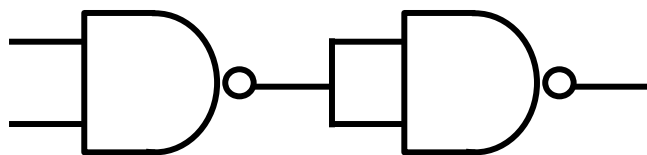


$$\overline{A \cdot A} = \overline{A}$$

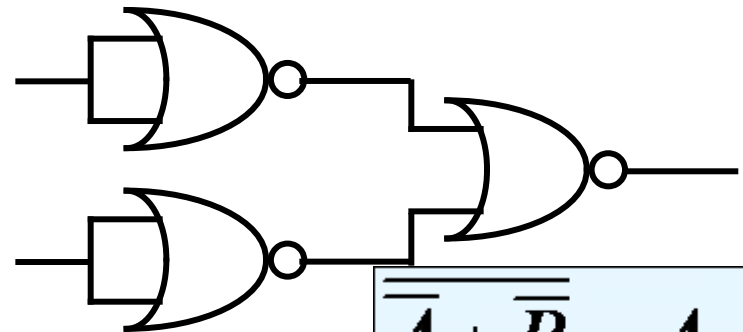
NOT



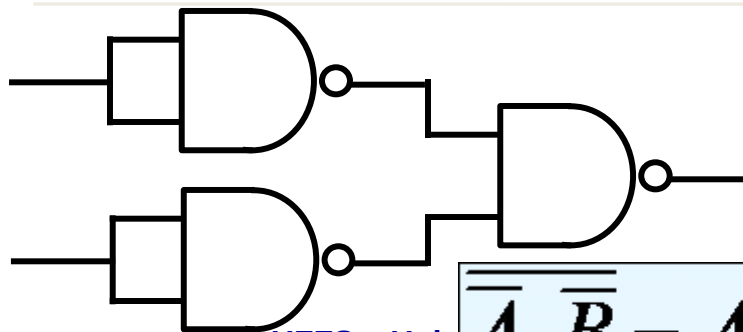
$$\overline{A + A} = \overline{A}$$



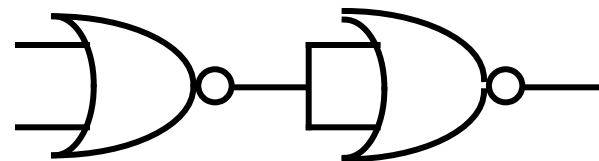
AND



$$\overline{\overline{A} + \overline{B}} = A \cdot B$$



OR



$$\overline{\overline{A} \cdot \overline{B}} = A + B$$

# Mapas de Karnaugh

---



Método gráfico para simplificação de expressões

Processo simples, estruturado e sistemático

Não indicado para circuitos grandes (até 5 entradas)

Circuito obtido deve estar na forma canônica

Construção a partir da tabela-verdade

Cada linha da tabela corresponde a um quadrado no mapa

Quadrados adjacentes diferem de apenas 1 variável (código gray)

A primeira linha/coluna é adjacente à última linha/coluna

O mapa é preenchido com 0s e 1s

# Mapas de Karnaugh

- 2 Variáveis

	$\overline{B}$	$B$
$\overline{A}$		
$A$		

	$\overline{B}$	$B$
$\overline{A}$	$\overline{A} \cdot \overline{B}$	$\overline{A} \cdot B$
$A$	$A \cdot \overline{B}$	$A \cdot B$

	$\overline{B}$	$B$
$\overline{A}$		
$A$		

	$\overline{B}$	$B$
$\overline{A}$		
$A$		

	$\overline{B}$	$B$
$\overline{A}$		
$A$		

	$\overline{B}$	$B$
$\overline{A}$		
$A$		

# Mapas de Karnaugh

- 2 Variáveis

A	B	S
0	0	1
0	1	0
1	0	1
1	1	0

	$\overline{B}$	B
$\overline{A}$	1	0
A	1	0

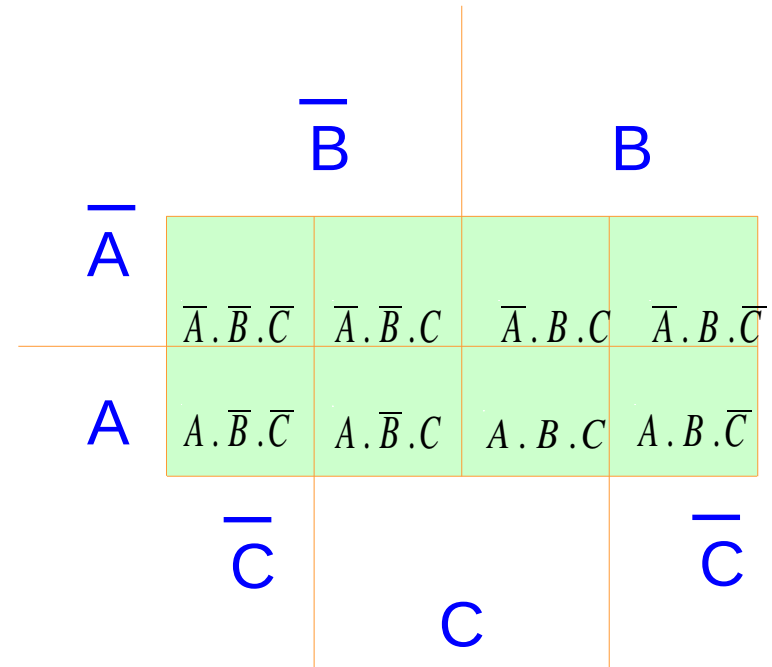
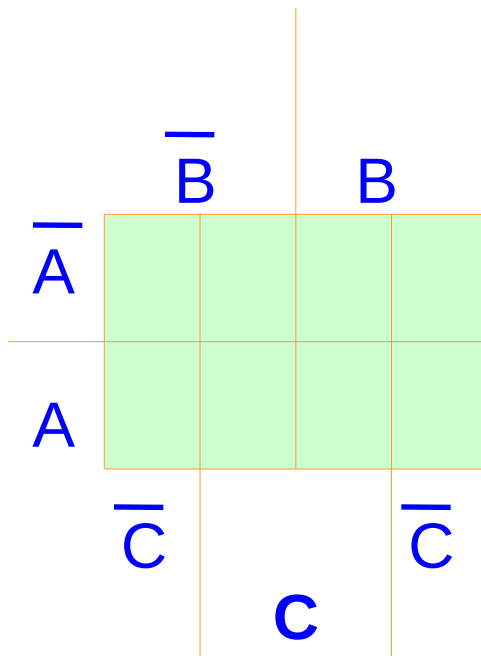
	$\overline{B}$	B
$\overline{A}$	1	0
A	1	0





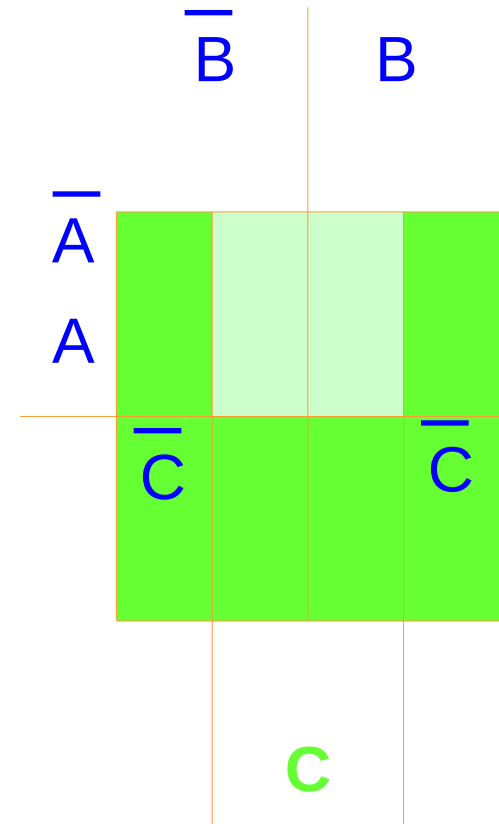
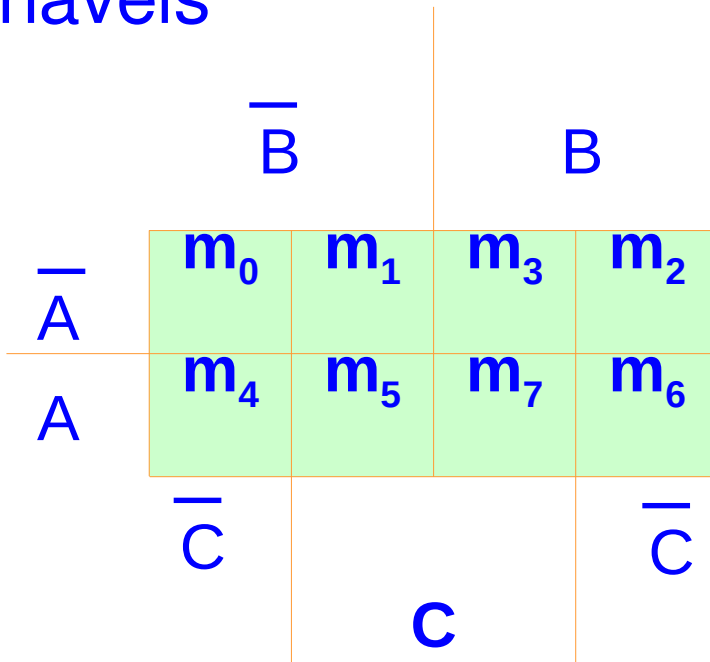
# Mapas de Karnaugh

- 3 Variáveis



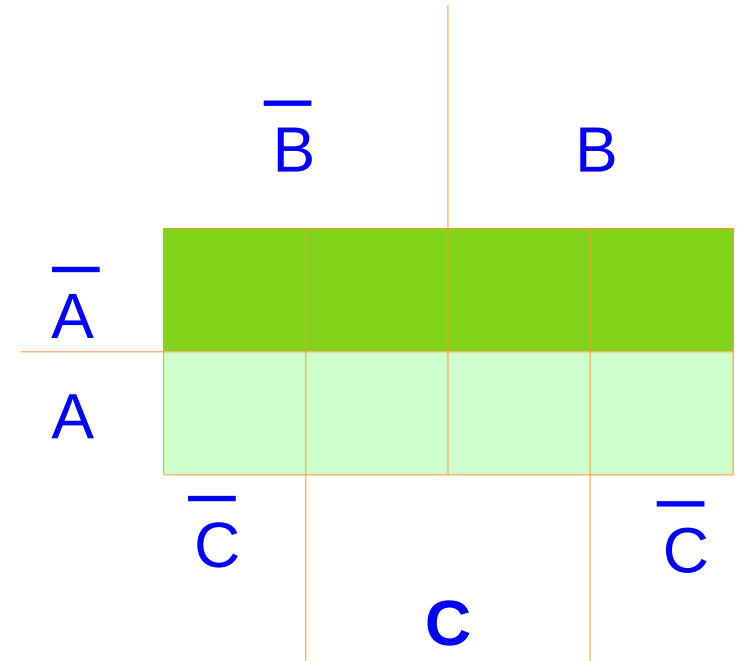
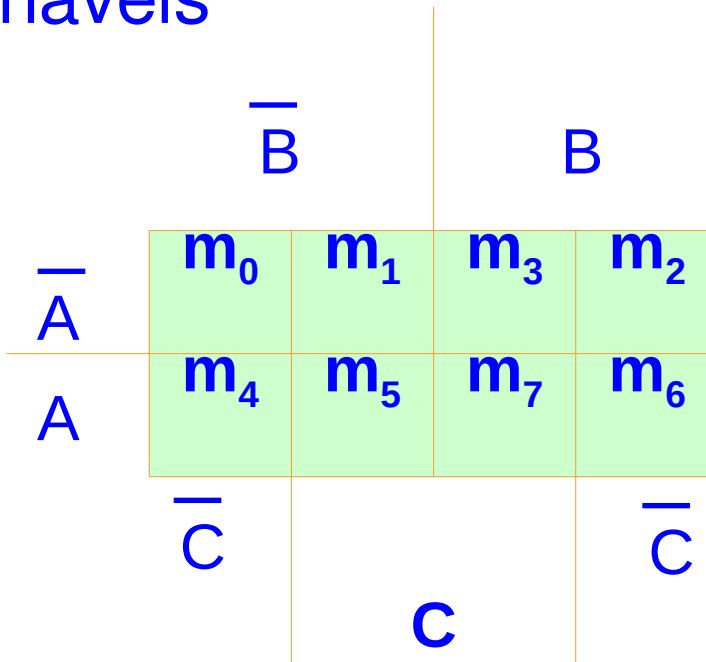
# Mapas de Karnaugh

- 3 Variáveis



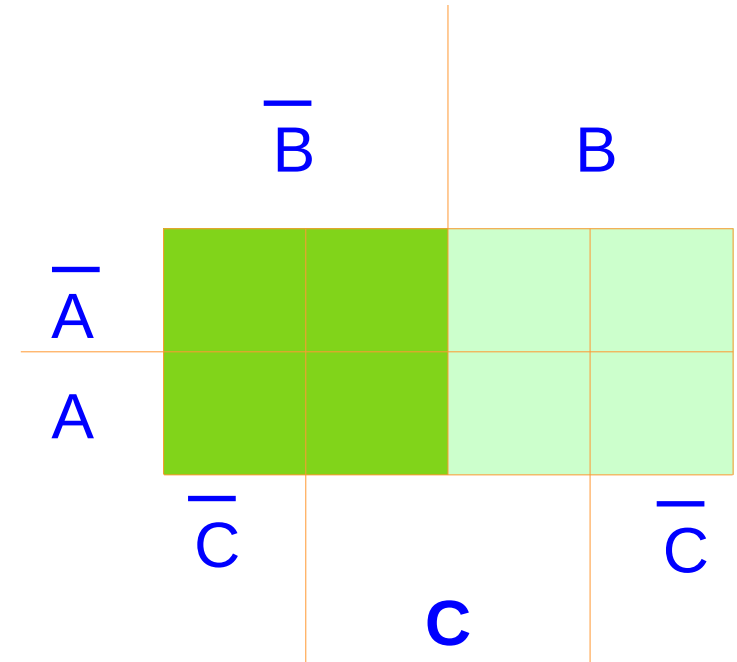
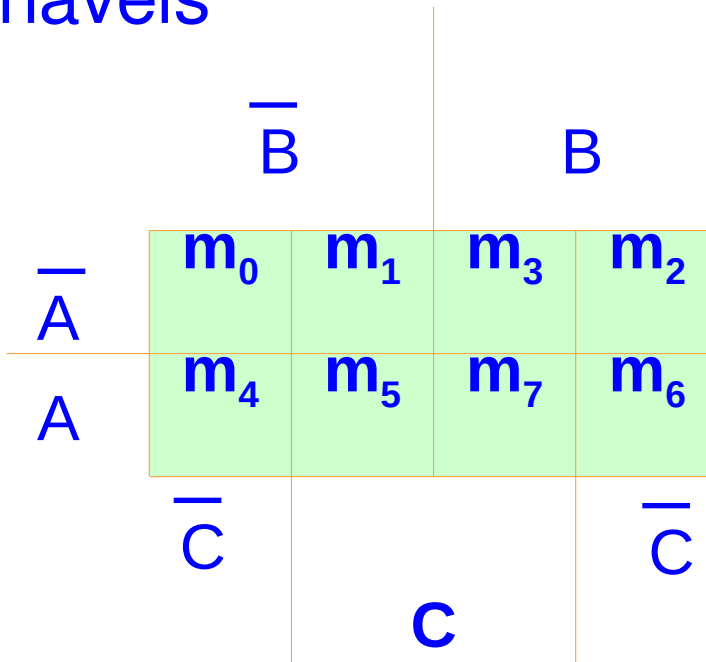
# Mapas de Karnaugh

- 3 Variáveis



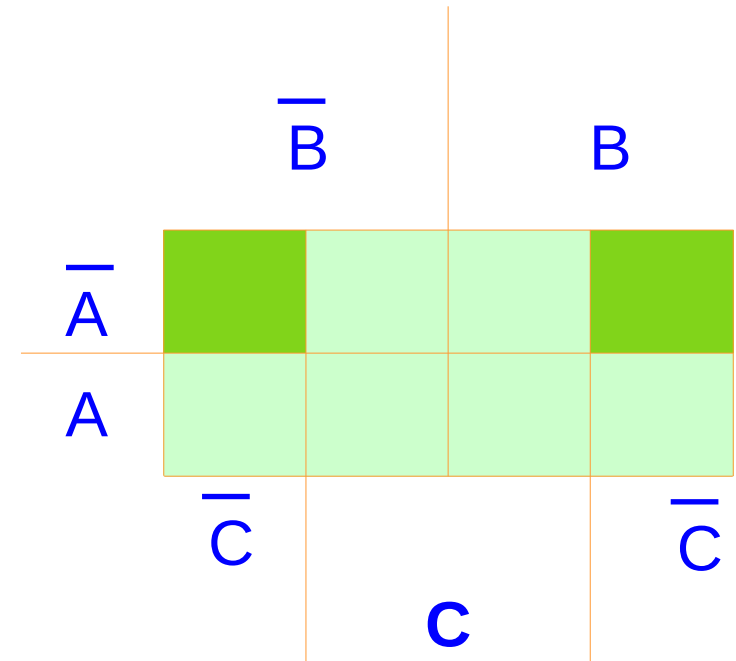
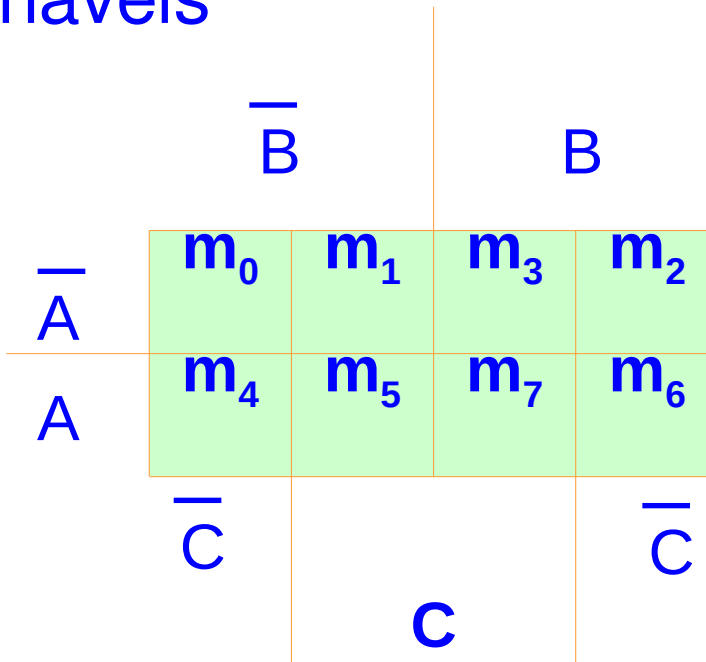
# Mapas de Karnaugh

- 3 Variáveis



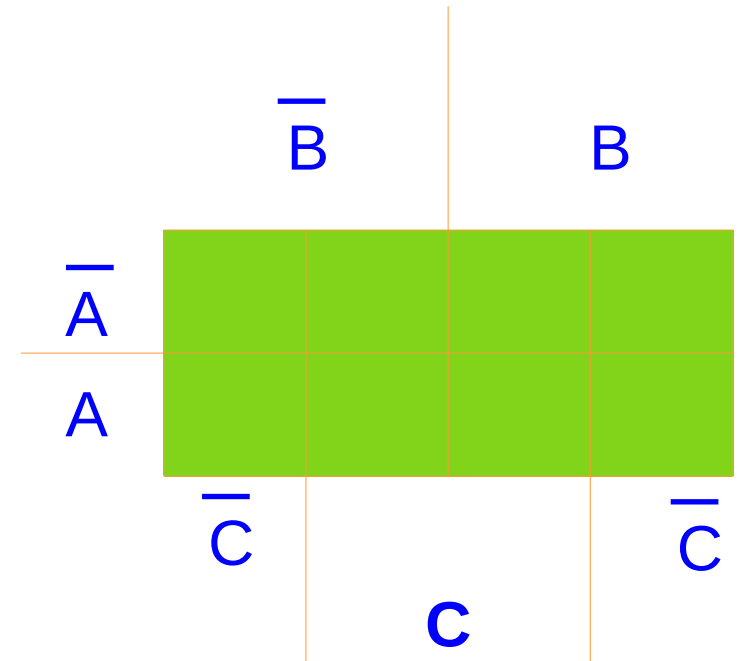
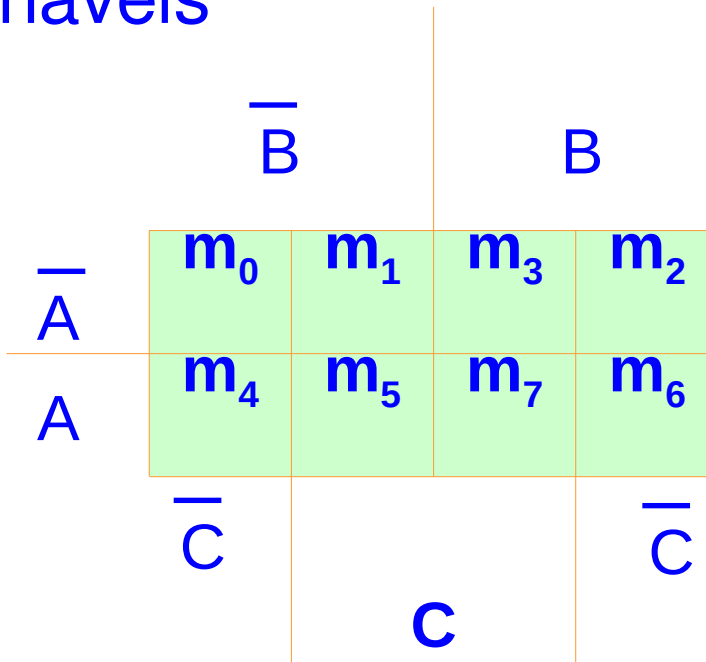
# Mapas de Karnaugh

- 3 Variáveis



# Mapas de Karnaugh

- 3 Variáveis







## 3 Variáveis

- Devemos procurar por 1s adjacentes
  - 1) Agrupar em quadras
  - 2) Agrupar em duplas
  - 3) Pegar os remanescentes isoladamente
- Todos os uns devem ser utilizados;
- Pode usar o mesmo 1 mais de uma vez;

# Mapas de Karnaugh

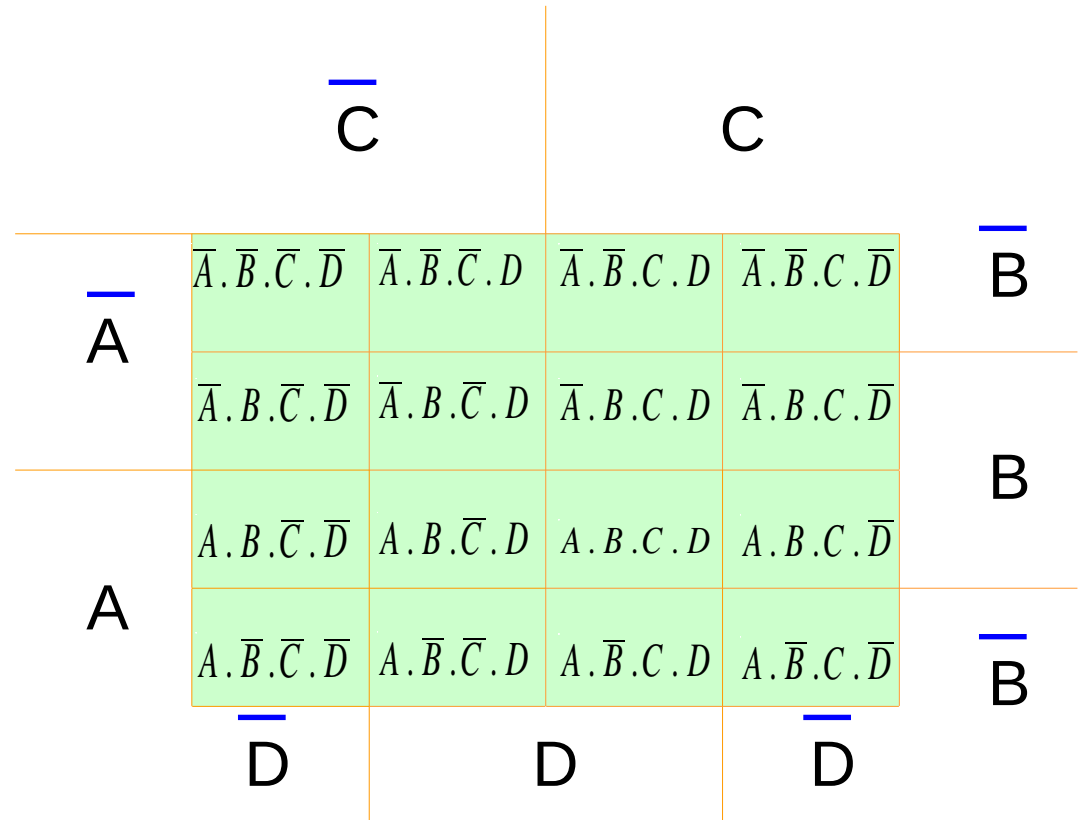
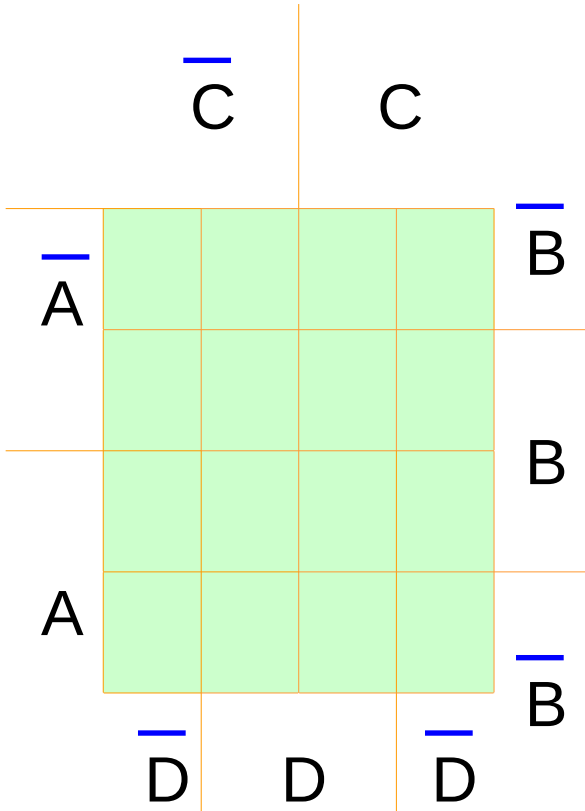
- 3 Variáveis

	$\overline{B}$	B		
$\overline{A}$	1	0	0	1
A	1	0	1	1
	$\overline{C}$	C		$\overline{C}$



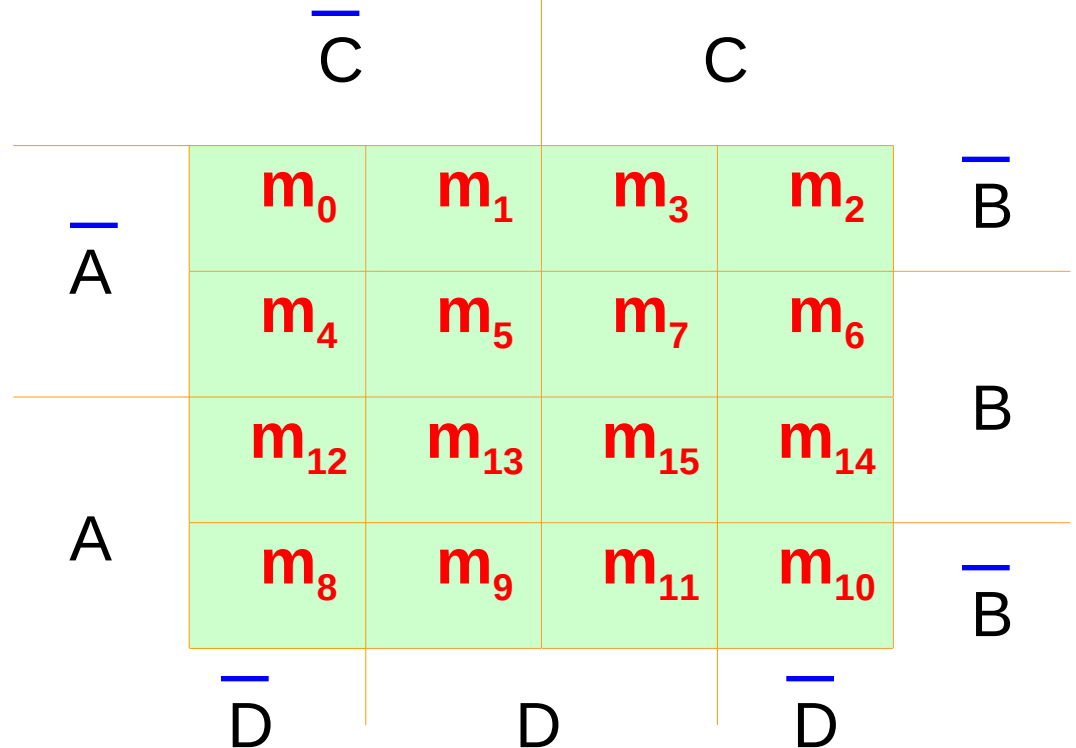
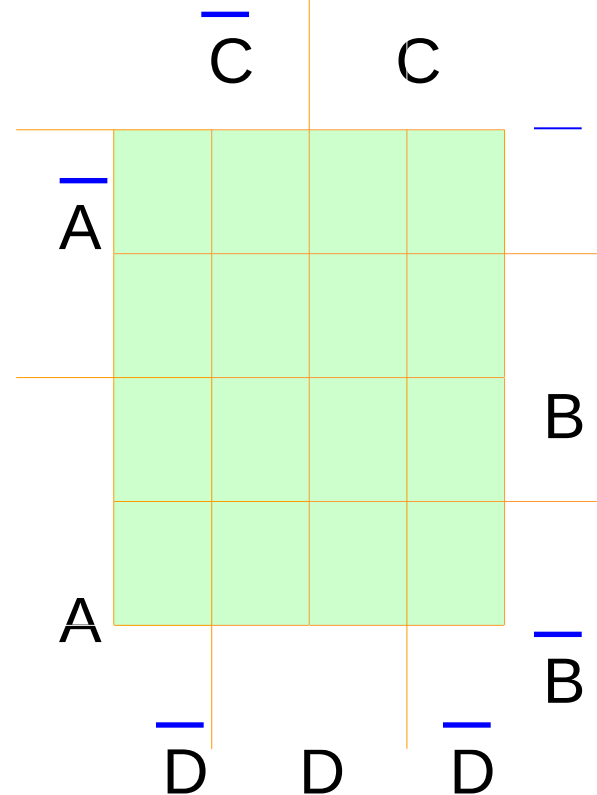
# Mapas de Karnaugh

- 4 Variáveis



# Mapas de Karnaugh

- 4 Variáveis



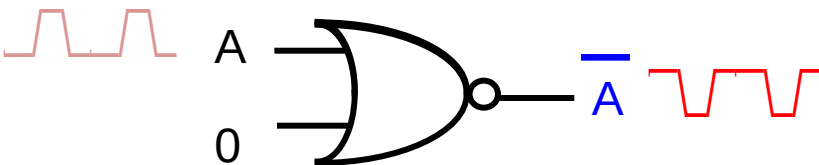
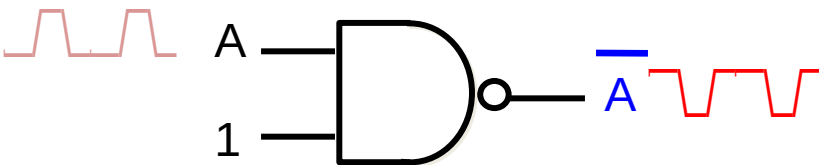
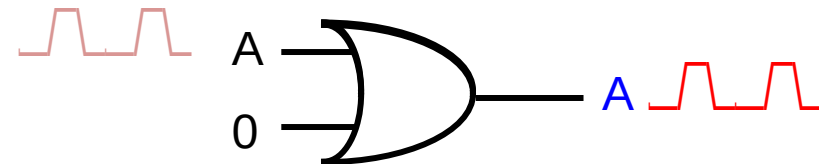
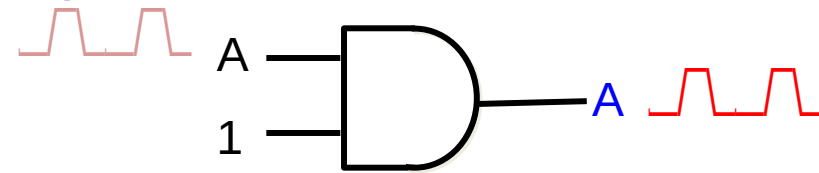


## 4 Variáveis

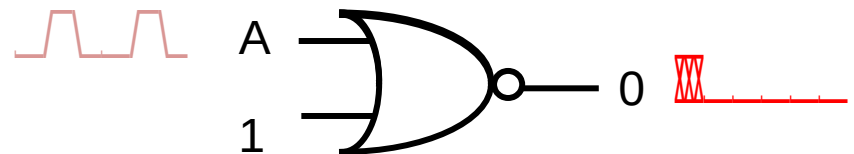
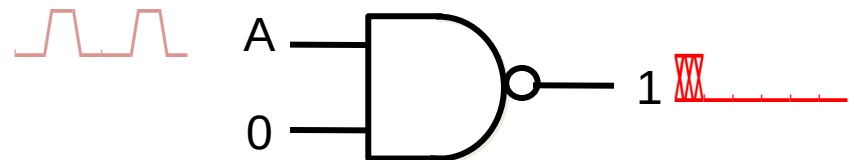
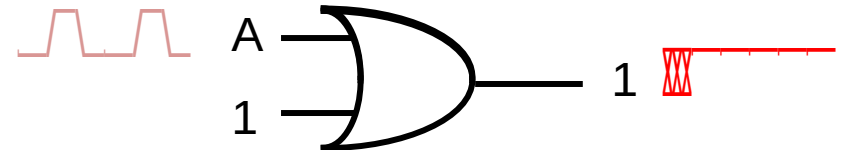
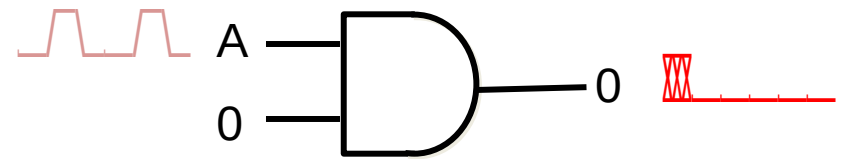
- Devemos procurar por 1s adjacentes
  - 1) Agrupar em oitavas
  - 2) Agrupar em quadras
  - 3) Agrupar em duplas
  - 3) Pegar os remanescentes isoladamente
- Todos os uns devem ser utilizados;
- Pode usar o mesmo 1 mais de uma vez;

# Álgebra de Boole

para habilitar o sinal

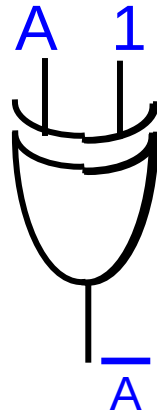
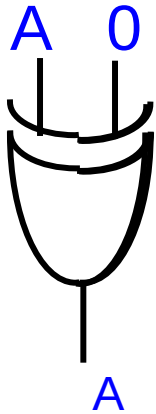


para desabilitar o sinal





## Inversor Controlado

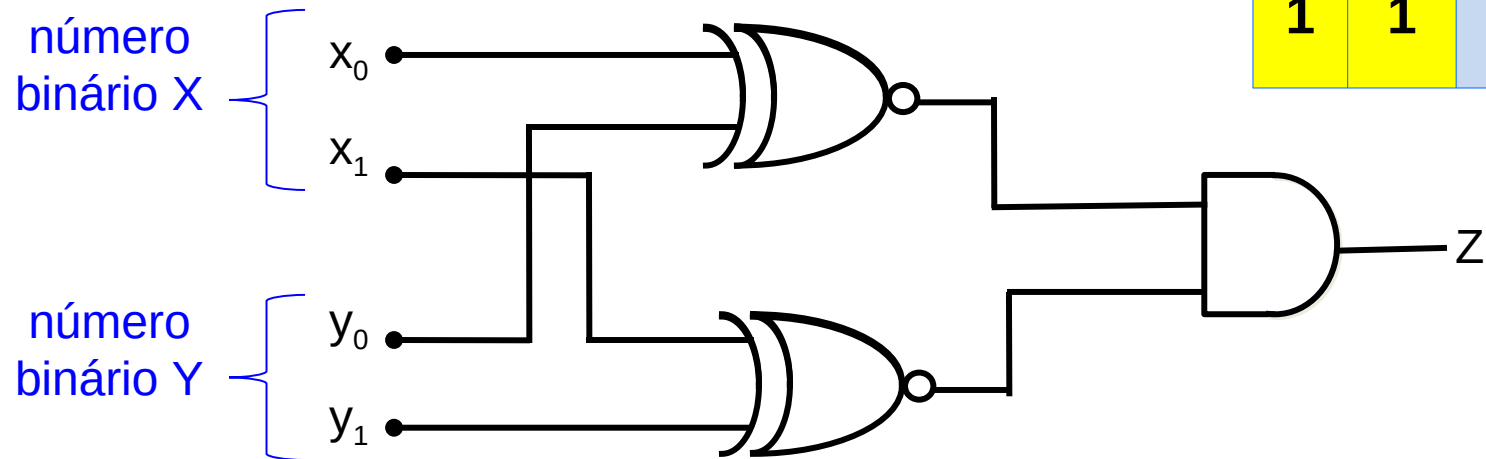


$A$	$B$	$A \oplus B$
0	0	0
0	1	1
1	0	1
1	1	0

# Álgebra de Boole

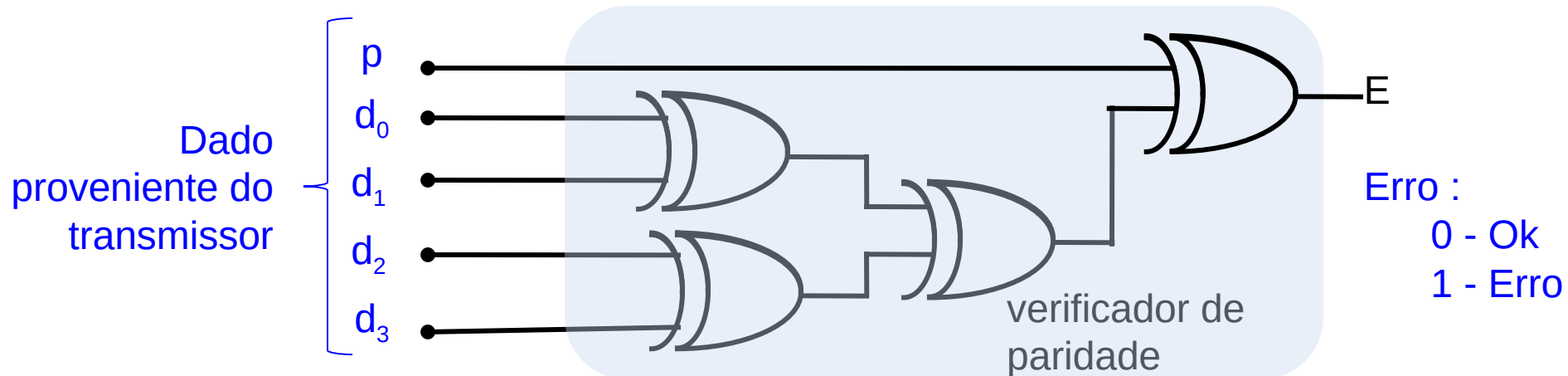
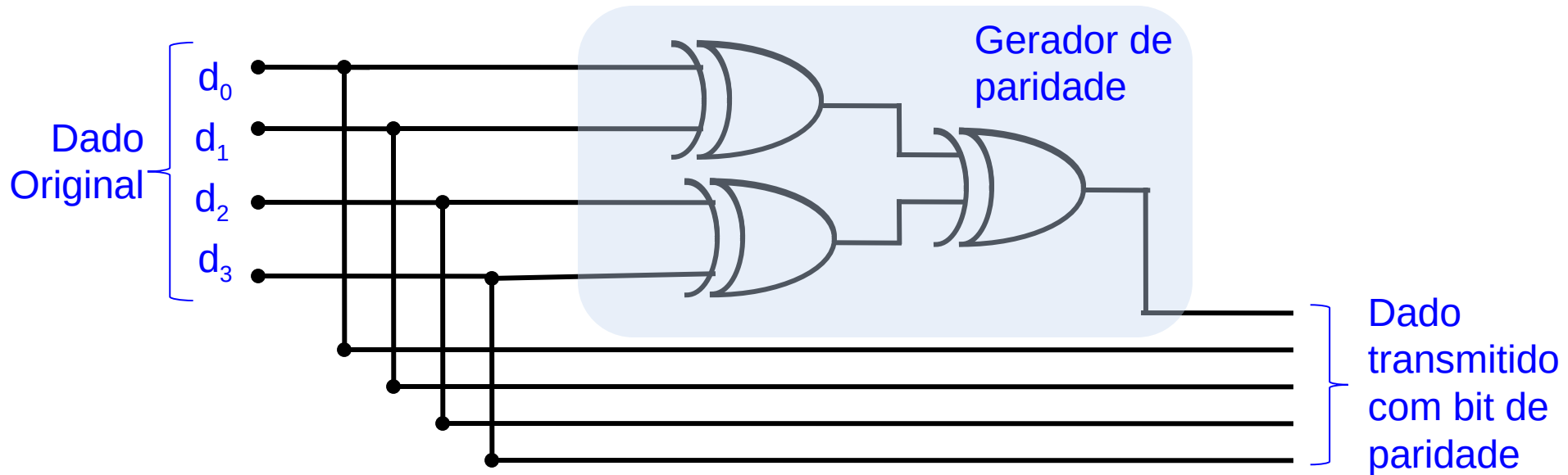
## Verificador de Igualdade

A	B	$\overline{A \oplus B}$
0	0	1
0	1	0
1	0	0
1	1	1



# Álgebra de Boole

## Gerador e Verificador de Paridade par



# Álgebra de Boole

## Representação IEEE Ansi

