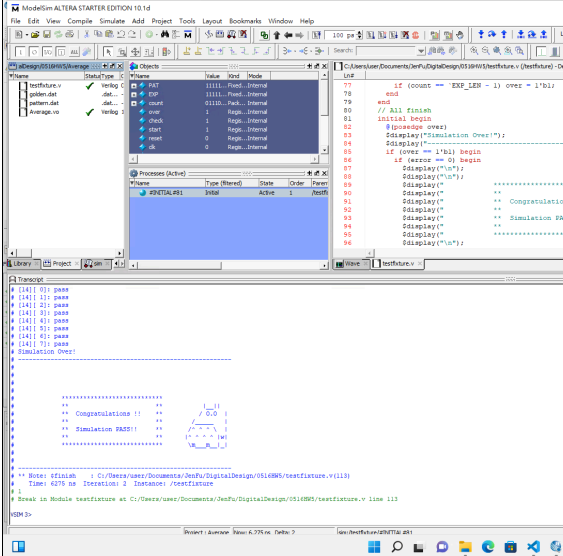
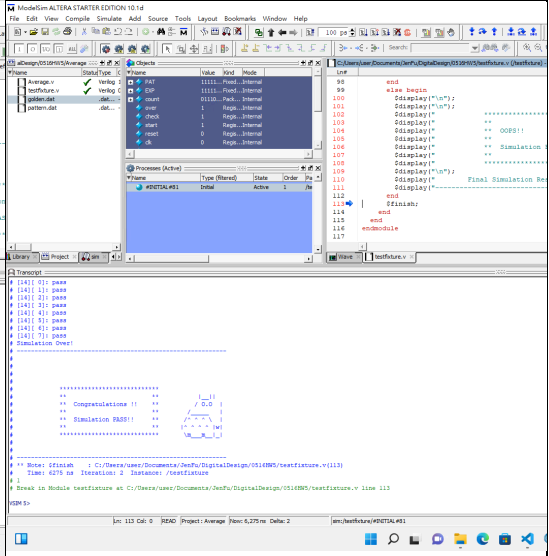


2022 數位系統設計 作業 5

名字	陳人輔		
學號	C110152319		
模擬結果			
Functional simulation	Pass/ Fail	Gate-level simulation	Pass/ Fail
			
(請貼上你的模擬結果)		(請貼上你的模擬結果)	
請簡單說明你的設計想法			
<p>設一維陣列的暫存器去存輸入 data cnt 當作前 1 2 8 筆資料的計數器，計數完之後換成 j 輸出 1 1 9 筆輸出 輸出的時候，先將 valid 設為 1，再輸出，這樣 testbench 在測資才會讀到對的資料</p>			