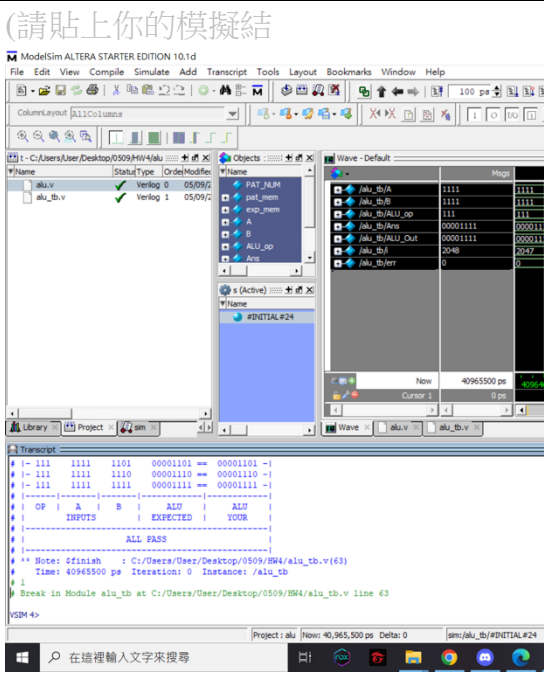
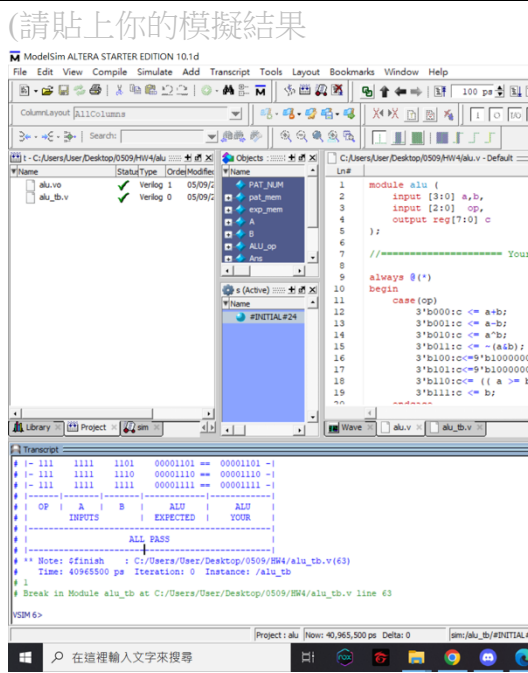


2022 數位系統設計 作業 4

名字	陳人輔		
學號	C110152319		
模擬結果			
Functional simulation	Pass/ Fail	Gate-level simulation	Pass/ Fail
<p>(請貼上你的模擬結</p> 		<p>(請貼上你的模擬結果</p> 	
請簡單說明你的設計想法			
<p>用 always @(*)執行 利用 case 去判斷 op 反及閘的部分需要寫成~(a&b)，在 RTL 部分才不會出現語法錯誤</p>			