**Project3 VerilogHDL完成单周期处理器开发**

**一： 模块定义**

1. PC模块定义
2. 基本描述

PC主要功能是完成输出当前指令地址并保存下一条指令地址。复位后，PC指向 0x0000\_3000，此处为第一条指令的地址。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| NPC[31:2] | I | 下条指令的地址。 |
| clk | I | 时钟信号。 |
| Reset | I | 复位信号。 1：复位 0：无效 |
| PC[31:2] | O | 30位指令存储器地址(最低 2位省略) |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1 | 复位 | 当复位信号有效时，PC被设置为 0x0000\_3000。 |
| 2 | 保存 NPC并输出 | 在每个 clock的上升沿保存 NPC，并输出。 |

1. NPC模块定义
2. 基本描述

NPC的主要功能是计算下一个PC值。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| Imm[15:0] | I | 指令的后16位立即数。 |
| Br | I | 是否为beq指令。1：是 0：不是 |
| Zero | I | ALU计算结果是否为0。1：是 0：不是 |
| NPC[31:2] | O | 计算得到的下一个PC值。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1. | 计算PC值 | 根据不同指令计算下一个PC值。 |

1. ext模块定义
2. 基本描述

Ext的主要功能是对16位立即数按要求进行扩展。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| Imm[15:0] | I | 需要扩展的16位立即数。 |
| Sign | I | 扩展要求。0：“0”扩展 1：符号扩展 |
| Ext | O | 扩展后的32位数据。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1. | “0”扩展 | 对立即数进行“0”扩展。 |
| 2. | 符号扩展 | 对立即数进行符号扩展。 |

1. RegFile模块定义
2. 基本描述

RegFile的主要功能是完成读寄存器的值，并且将值输出；以及将所给的值写入寄存器。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| RS1[4:0] | I | 被读取寄存器的寄存器号 |
| RS2[4:0] | I | 被读取寄存器的寄存器号 |
| RD[4:0] | I | 被写入寄存器的寄存器号 |
| WData[31:0] | I | 被写入的数据。 |
| RegWr | I | 是否可以写入数据。1：可以写入，0：不可以写入。 |
| Clk | I | 时钟信号。 |
| RD1[31:0] | O | RS1[4:0]寄存器中的数据 |
| RD2[31:0] | O | RS2[4:0]寄存器中的数据 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1 | 复位 | 当复位信号有效时，PC被设置为 0x00000000。 |
| 2 | 取寄存器中的数据 | 从寄存器堆中取指定寄存器中的数据。 |
| 3 | 改写寄存器中的数据 | 当RegWr为1时，将数据写入指定的寄存器中。 |

1. ALU模块定义
2. 基本描述

ALU的主要功能是用来计算算数运算结果。它根据不同的指令执行不同的功能。可以执行加法、减法、或运算、取立即数的高位四种不同的运算。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| ALUctr[2：0] | I | ALU的控制端。000：ADD;001:SUB;010:OR;011:取立即数高位。 |
| A[31:0] | I | ALU输入的第一位操作数。 |
| B[31:0] | I | ALU输入的第二位操作数。 |
| C[31:0] | O | ALU的计算结果。 |
| Zero | O | ALU 计算结果为 0 标志。 1：计算结果为 0 0：计算结果非 0。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1 | ADD | 对两个操作数执行加运算。 |
| 2 | SUB | 对两个操作数执行减运算。 |
| 3 | OR | 对两个操作数执行或运算。 |
| 4 | 取立即数高位 | 对第二个操作数取低16位作为高16位组成32位数。 |

1. DM模块定义
2. 基本描述

DM的主要功能是取数据存储器中存储的数据，还可以将自己的数据写入数据存储器中。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| Address[9:0] | I | 传入DM的地址，用来写入或读取数据存储器的数据。 |
| Data[31:0] | I | 传入的数据，用来写入数据存储器。 |
| Clk | I | 时钟信号。 |
| MemWrite | I | 是否可以写入数据。1：可以写入，0：不可以写入。 |
| DataO[31:0] | O | 读取的数据存储器的数据。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1 | 读取数据 | 读取数据存储器中的指定地址中的数据。 |
| 2 | 写入数据 | 当MenWrite为1时，将传入的数据写入数据存储器。 |

1. IM模块定义
2. 基本描述

IM模块功能是根据所给的地址读出指定的mips指令。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| pc[9:0] | I | pc地址。 |
| Instr[31:0] | O | pc地址的mips指令 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1. | 读取MIPS指令 | 读取pc地址上的mips指令。 |

1. control模块定义
2. 基本描述

control的主要功能是对每个指令产生所对应的控制信号的值。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| op[6:0] | I | 指令的31-26位 |
| funct[6:0] | I | 指令的0-5位 |
| RegDst | O | 写入寄存器的选择 |
| ALUSrc | O | ALU第二位输入信号的选择。0：选择寄存器堆中读取的第二个数据；1：选择符号扩展后的15位立即数。 |
| MemtoReg | O | 写入寄存器堆中数据的选择。0：选择ALU的计算结果；1：选择数据存储器中读取的数据。 |
| RegWrite | O | 是否将数据写入寄存器堆中。0：不写入；1：写入。 |
| MenWrite | O | 是否将数据写入数据存储器中。0：不写入；1：写入。 |
| nPC\_sel | O | 判断是否为分支指令。1：分支指令；0：不为分支指令。 |
| ExtOp | O | 判断扩展类型。 |
| ALUctr[2:0] | O | ALU的控制端。000：ADD;001:SUB;010:OR;011:取立即数高位。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1 | 产生各个控制信号 | 见模块接口中各控制信号的作用。 |
| 2 | 指令分类 | 将不同的指令分类。 |

1. mux模块定义
2. 基本描述

mux的功能是作为多选器选择有用的数据。

1. 模块接口

|  |  |  |
| --- | --- | --- |
| 信号名 | 方向 | 描述 |
| a | I | 待选择的数据。 |
| b | I | 待选择的数据。 |
| c | I | 待选择的数据。 |
| d | I | 待选择的数据。 |
| S0 | I | 低位选择信号。 |
| S1 | I | 高位选择信号。 |
| y | O | 选择结果。 |
| size\_data |  | 用来确定待选择数据的长度。 |

1. 功能定义

|  |  |  |
| --- | --- | --- |
| 序号 | 功能名称 | 功能描述 |
| 1. | 二选一选择器 | 通过低位选择信号s0来从a,b中选择所需数据。s0:0 选a；s0:1 选b。 |
| 2. | 四选一选择器 | 通过低位高位选择信号来从a,b,c,d中选择所需数据。s1:0 s0:0 选a;s1:0 s0:1 选b;s1:1 s0:0 选c;s1:1 s0:1 选d。 |

**二： 测设要求**

**测试期望：**

0号寄存器存储数字为0，4~14号寄存器分别为00000014，00000000，0000000a,0000001e,000a0000,00140000,001e0000,000a0000,00140000,000a0000,00000014;16~23:00000014,00000000,0000000a,0000001e,000a0000,00140000,001e0000,000a0000。

DM:0~3地址上存储信息:00000014,00000000,0000000a,0000001e;5~8地址:000a0000,00140000,001e0000,000a0000。

**代码注释：**

ori $a0 , $0 , 20寄存器$a0中存储寄存器$0中数字和20或的结果

ori $a2 , $0 , 10寄存器$a2中存储寄存器$0中数字和10或的结果

ori $a3 , $0 , 30寄存器$a3中存储寄存器$0中数字和30或的结果

addu $a1 , $a0 , $0执行无符号加法运算,$a1中存储$a0,$0的和

addu $a1 , $a1 , $a0执行无符号加法运算,$a1中存储$a1,$a0的和

addu $a1 , $a1 , $a0

addu $a1 , $a1 , $a0

subu $a1 , $a1 , $a0

subu $a1 , $a1 , $a0执行无符号减法运算，$a1中的存储的为$a1,$a0的差

subu $a1 , $a1 , $a0

subu $a1 , $a1 , $a0

lui $t0 , 10取立即数10放到高16位给寄存器$t0

lui $t1 , 20取立即数20放到高16位给寄存器$t1

lui $t2 , 30取立即数30放到高16位给寄存器$t2

ori $t6 , $0 , 20寄存器$t6中存储寄存器$0中数字和20或的结果

addu $t3 , $t0 , $t1执行无符号加法运算,$t3中存储$t0,$t1的和

addu $t4 , $t0 , $t2执行无符号加法运算,$t4中存储$t0,$t2的和

addu $t5 , $t1 , $t2执行无符号加法运算,$t5中存储$t1,$t2的和

subu $t3 , $t1 , $t0执行无符号减法运算，$t3中的存储的为$t1,$t0的差

subu $t4 , $t2 , $t0执行无符号减法运算，$t4中的存储的为$t2,$t0的差

subu $t5 , $t2 , $t1执行无符号减法运算，$t5中的存储的为$t2,$t1的差

sw $a0 , 0($0) 将寄存器$a0中的数字存储到$0中存储地址加0的位置

sw $a1 , 4($0) 将寄存器$a1中的数字存储到$0中存储地址加4的位置

sw $a2 , 8($0) 将寄存器$a2中的数字存储到$0中存储地址加8的位置

sw $a3 , 12($0) 将寄存器$a3中的数字存储到$0中存储地址加12的位置

sw $t0 , 0($t6) 将寄存器$t0中的数字存储到$t6中存储地址加0的位置

sw $t1 , 4($t6) 将寄存器$t1中的数字存储到$t6中存储地址加4的位置

sw $t2 , 8($t6) 将寄存器$t2中的数字存储到$t6中存储地址加8的位置

sw $t3 , 12($t6) 将寄存器$t3中的数字存储到$t6中存储地址加12的位置

lw $s0 , 0($0) 寄存器$s0存储$s0中存储地址加0中的字

lw $s1 , 4($0) 寄存器$s1存储$s0中存储地址加4中的字

lw $s2 , 8($0) 寄存器$s2存储$s0中存储地址加8中的字

lw $s3 , 12($0) 寄存器$s3存储$s0中存储地址12中的字

lw $s4 , 0($t6) 寄存器$s4存储$s0中存储地址加0中的字

lw $s5 , 4($t6) 寄存器$s5存储$s0中存储地址加4中的字

lw $s6 , 8($t6) 寄存器$s6存储$s0中存储地址加8中的字

lw $s7 , 12($t6) 寄存器$s7存储$s0中存储地址加12中的字

beq $0 , $0 , LABEL 执行有条件跳转指令

addu $t8 , $0 , $t6

addu $t9 , $0 , $t6

LABEL:

**三： 问答**

add判断溢出时用33位的中间变量temp，temp[32]存放符号位相加的结果，当temp[32]与temp[31]不等则溢出，则temp不赋值给GPR[rd]。当忽略溢出时，则temp就直接赋值给GPR[rd]，则与addu执行效果一样。

addi判断溢出时用33位的中间变量temp，temp[32]存放GPR[rs]符号位和扩展后的立即数最高位相加的结果，当temp[32]与temp[31]不等则溢出，则temp不赋值给GPR[rt]。当忽略溢出时，则temp就直接赋值给GPR[rt]，则与addiu执行效果一样。