Projet ETML-ES – Modification POBJ

*Note: Les textes explicatifs en italique peuvent être supprimés*

*A remplir par l'initiateur*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **PROJET:** | Nnn – Nom projet | | | |
| **Entreprise/Client:** | - | **Département:** | SLO | |
| **Demandé par (Prénom, Nom):** | mandataire | **Date:** | - |
| **Objet (No ou réf, pièce, PCB...)** | Software / Firmware | | | |
| **Version à modifier:** | Vx.y | | |

*A remplir par l'exécutant*

|  |  |  |  |
| --- | --- | --- | --- |
| **Auteur (ETML-ES):** | Prénom Nom | **Filière:** | SLO |
| **Nouvelle version:** | Vx.y  *Incrémenter no majeur x+1*  *Et ou no mineur y+1* | **Date:** | 20.02.2024 |

# Projet

## Description sommaire du projet à modifier

*En quelques phrases, que fait le projet ? Fonctions principales ?*

## Référence conception

*Disponibles dans le dossier du projet (rapport, cdc…):  
K:\ES\PROJETS\SLO\2203\_BootloaderPic32\doc*

# Objectifs principaux des modifications ou ajouts

*Pourquoi modifie-t-on ce projet, quelles fonctionnalités veut-on ajouter ou modifier (quelques phrases)*

# Résumé de l’état actuel

*Description générale de l’état et du fonctionnement actuels avant modifications.*

# Tâches à réaliser

## Livrable

*Quel est le résultat tangible de la production réelle, appréhendable, mesurable que vous allez réaliser (implique la conception, le codage selon le standard ETM-ES et les tests et comparaison avec version précédente)*

*Exemple : Firmware ou software qui réalise la ou les fonctions …., avec le numéro de la nouvelle version et la documentation (structo, pseudocode, machines d’état) et les résultat des tests.*

## Archivage sur Github (optionnel)

*Le projet est archivé sur Git selon accord avec le mandant*

*Insérer le lien sur l’archive*

*Donner les droits de collaboration*

## Table des tâches à réaliser

*Contenu du tableau ci-dessous en exemple*

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **#** | **Priorité** | **Description** | **Fait** | **Vu** |
| **1** | **1** | Lire le rapport effectué par …. | CFO | OK |
| **2** | **1** | Lire le datasheet sur …. |  | OK |
| **4** | **1** | Créer un nouveau projet dans l’environnement xxx |  |  |
| **5** | **1** | Tester … |  |  |
| **6** | **2** | Conception de l’architecture…. |  |  |
| **7** | **2** | Réaliser la partie firmware qui …. |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
|  |  |  |  |  |
| **n** | **1** | Documenter tout le travail effectué. |  |  |

1 = Elevé 2 = Moyen 3 = Faible

# Détail des modifications ou ajouts

|  |  |  |  |
| --- | --- | --- | --- |
| **#** | **Description** | **Fait** | **Approuvé** |
| **1** | Modification Partie graphique de l’application C#, fonctions x, y… | BGR |  |
| **2** | Nouvelle fonction de communication UART vers la cible |  |  |
|  |  |  |  |
| **n** | Réalisation d’un algorithme permettant de modifier un fichier HEX |  |  |

# Matériel nécessaire

* Visual studio version IDE et version compilateur
* MPLAB X version IDE et version compilateur
* Kit PIC32
* Débuggeur SNAP

## Stockage du fichier

Ce fichier sera stocké à la racine du dossier **/doc** du projet 2203\_BootloaderPic32.

Ainsi, tous les fichiers de modifications des pièces ou PCBs faisant partie du projet sont centralisés dans le même répertoire. La numérotation devient implicite.

## Stockage des logiciels

Les codes sources sont stockés ici :

racine du dossier **/soft**