

# Bitácora de Proyecto Grupal 2

Gabriel Guzman Rojas  
Sebastián Manyusly Chen Cerdas  
Sebastián Hernandez Bonilla  
Jeremy Serracin Oporta

Fundamentos de Arquitectura de Computadores  
Instituto Tecnológico de Costa Rica

## 1. 1/11/2024

Se realizó una reunión virtual para discutir acerca de este proyecto, ya que como teníamos el examen del curso el cual era necesario para realizar el procesador porque en este se encontraba el pipeline, por lo que nos iba a permitir entenderlo mejor estudiándolo. En esta reunión repartimos todo, y decidimos que Sebastian Chen y Jeremy se iban a encargar de realizar el procesador básico, mientras que Gabriel y Sebastian Hernandez se iban a encargar del hazard y el manejo de los riesgos.

## 2. 7/11/2024

Jeremy comenzó a realizar el pipeline, ya que de los 3 era el que ya no tenía proyectos pendientes, y cuando Sebastian Chen terminara el proyecto en el que estaba trabajando, iba a empezar con Jeremy a realizar el pipeline.



**Figura 1.** FPGA Recibiendo datos a traves de SPI (xAA)