

CORRECCIÓN DEL TP N°2 **DE ORGANIZACIÓN**

<u>Assembler</u>	<u>Lenguaje Máquina</u>	<u>Pseudocódigo</u>
ad(lw)	0000-0000-0000-0000	A = memoria [B + 12]
suml(addi)	0001-0000-0000-0000	A = B + 5
res(sub)	0010-0000-0000-0000	C = D - A
sal(j)	0100-0000-0000-0000	Salta a A
ap(sw)	1000-0000-0000-0000	Memoria [D + 100] = A
jiz(jz)	0011-0000-0000-0000	Salta si un registro tiene valor cero
sum(add)	0101-0000-0000-0000	E = A + D
cb(lb)	0110-0000-0000-0000	T = [B + offset]
gb(sb)	1001-0000-0000-0000	Memoria [H] = T
oro(or)	0111-0000-0000-0000	Compara bits (1-1=1; 1-0=0)
na(nand)	1101-0000-0000-0000	Negación de la operación lógica AND
sv(xor)	1110-0000-0000-0000	Operación lógica OR exclusiva solo uno verdadero
nad(and)	1111-0000-0000-0000	Compara Bits (1-0=1; 1-1=0)