pomnilnik, naslovni signali: (n=st. bitov) 1K=2^10,1M=2^20,1G=2^30;

nasl.prostor: 2^n;

max pomnilnik v B=2ⁿ B;

PC=n bitov;

povecava nasl. prostora za X=2^neki, neki=st.bitov oz. nasl. signalov;

IEEE 754 standard:

stevilo je sestavljeno iz predznaka(s), eksponenta(exp) in mantise(m), dolgo je 32b;

m=23 exp=8

s=0, ce je st. poz.

exp=e+127(kolikokrat premaknemo vejico); m=je oblike 1,???, prvega bita(1) ni treba zapisati; pretvorba IEEE754 32bit:

. -1^s*m*2^exn

IEEE754 64bit.

exp=11 s=1m=52

exp=e+1023;

predstavitev stevil(8bit):

predznak in velikost: (-127..127), ce je st. neg. potem je prvi bit=1; z odmikom: (-128..127 ali -127..128), neg. stevilom pristejemo +128 ali +127 nato izracunamo(2); eniski komplement: (-127..127), vzamemo poz. ekv. neg. st. in

invertiramo bite; dvojiski komplement: (-128..127), isto kot eniski komplement, le da na koncu pristejemo +1;

CPI. MIPS:

tcpe=1/fcpe;

 $CPI = \sum CPI_i * P_i$ MIPS=(Fcpe)/(CPI*10^6) CPEcas=(st.ukazov)/(MIPS*10^6); CPEcas=st.ukazov*CPI*tcpe;

MIPS=st. ukazov*10^6/s; CPI=st. period na

ukaz:

Pretvarjanje stevil(2),(10),(16):

0110(2)=0*8+1*4+1*2+0*1=6(10);

100(10)=X(2) -->deljenje z 2, ostanki so rezultat, najnizja cifra je prva pri rezultatu;

(2) v (16)= razdelimo na skupine po 4bite, sestejemo.(16)A=10,B=11,C=12,D=13,E=14,F=15, st. grejo od 0..F

Prekinitve, cas med prekinitvami:

zmanjsanje zmogljivosti zaradi prekinitev:

X%MIPS=X%*MIPS (ce vemo, za koliko % se zmanjsa)

st. izgubljenih period(a):

(X%*MIPS)*10^6*CPI;

N=stevilo iskanih prekinitev:

N=(a)/(st.urinih period, potrebnih za 1 prekinitev);

povprecni cas med prekinitvami:

tp=1/N;

Pohitritev racunalnika(Amdahlov zakon):

S(N)=N/(1+(N-1)*f)

f=delez operacij, ki se ne pohitrijo;

N=faktor pohitritve za (1-f) operacij;

S(N)=povecanje hitrosti celotnega racunalnika;

1-f=1-((N-S(N))/(S(N)*(N-1));

rezultat so procenti, za koliko se mora uporabljati dol. komponenta racunalnika;

Sestevanie dvoijskih stevil:

predznak in velikost:

pri sestevanju je potrebno posebej upostevati predznak => komplikacija:

z odmikom:

pri rezultatu je odmik upostevan 2x, en odmik je treba odsteti; eniski:

pri prenosu iz mesta n-1 je treba k rezultatu pristeti 1, sicer sestejemo predznak enako kot ostale bite; dvoiiski:

uporaben, ker se n-1 bit ze pristeje pri konverziji;

Debeli&tanki konec: gre za nacin zapisovanja(vrstni red) stevil (hex) v pomnilnik, pri debelem so v pravem zaporedju: 1F01A05C(16), pri tankem, pa zacnemo na koncu: 5CA0011F(16); Poravnanost: kadar velja A mod s = 0; A(10)=prvi naslov operanda, s=stevilo besed operanda(v nasem primeru recimo so 4)

Naloga-pohitritev racunalnika:

Delovanje racunalnika zelimo pohitriti tako, da 1.8-krat pohitrimo delovanje predpomnilnika. Kolikokrat hitrejse bo delovanje racunalnika, ce je predpomnilnik uporabljen pri 70% vseh operacij? Rešitev:N = 1,8; = 1 - 0.7 = 0.3

S(N) = ?S(N) = N / (1 + (N-1) * f)= 1.8 / (1 + 0.3 * 0.3)

= 1,45

Naslovni prostor, pomnilnik

Miniračunalniki v osemdesetih letih so imeli 18 naslovnih signalov in seveda 18bitno naslovno vodilo.

- a) Kolikšen je bil naslovni prostor teh računalnikov?
- b) Kolikšen je bil lahko največji možni pomnilnik(beseda dolga 1 Bajt)?
- c) Kako dolg je moral biti programski števec (PC)?
- d) d) Kaj vse bi bilo potrebno v računalniku spremeniti, če bi želeli naslovni prostor 8-krat povečati? 2^18 = 2^8 x 2^10 = 256K

256 KB

18 (za vsak naslovni signal en bit) Vodilo povecamo za 3 bite (2^3), programski stevec za 3 bite (2^3), naslovna polja spremeniti tako, da bi lahko naslavljali cez cel naslovni prostor

Naloga-prenos podatkov:

Procesor in pomilnik sta povezana s 64bitnim podatkovnim vodilom. Izracunajte kapaciteto te povezave, ce je frekvenca urinega signala na vodilu 133Mhz, prenos pa se izvrsi ob vsaki pozitivni in negativni fronti urinega

Rešitev:

f_{cpe} = 133 MHz

Podatkovno vodilo = 64 bitov : 8 = 8 Bajtov prenos = 1/2

B = (f_{cpe} / prenos) * širina vodila = (133 * 10⁶ / ½) * 64 bitov = 266 * 10⁶ * 8

= 2128 106 = 2128 MB/s

Naloga-prekinitve:

Na računalniku s frekvenco urinega signala 250 MHz je v povprečju potrebnih 5 urinih period za en ukaz. Zaradi prekinitev se zmogljivost CPE merjena v MIPS zmanjša za 0,12%. Ugotovite povprečni čas med dvema prekinitvama, če se ob vsaki prekinitvi porabi 48 urinih period za klic prekinitvenega servisnega programa in 27 urinih period za vračanje iz niega.

Frekvenca = 250 MHz

CPI = 5

MIPS = $f_{CPE} / (CPI \times 10^6) = 50$

MIPS se zmanjsa za 0,12% to je $\boxed{1}$ 50x10^6 x 0,0012 = 0,06 je manjsi MIPS

 $0.06 \times 10^6 \times CPI = 0.06 \times 10^6 \times 5 = 0.3 \times 10^6 = 3 \times 10^5$ izgubljenih urinih period na sekundo (skupno)

Stevilo prekinitev = zgubljen cas / cas na prekinitev = 3 x 10^5 / (48+27) =

Cas prekinitev = 1/stevilo prekinitev = 1/4000 = 0,25 ms.

Primerjava 2 racunalnikov, MIPS, CPI, CPEcas, za 12000ukazov, kdaj sta enako hitra?

 $CPI_{(R1)} = \sum CPI_{(i(R1))} \times P_{(i(R1))} = 6 \times 0.16 + 8 \times 0.1 + 3 \times 0.66 = 4.54$

 $CPI_{(R2)} = -11 - = 20 \times 0.16 + 32 \times 0.1 + 66 \times 0.8 + 3 \times 0.66 = 13,66$

 $MIPS_{(R1)} = (400 \times 10^{6}) / (4,54 \times 10^{6}) = 88,1$ $MIPS_{(R2)} = (400 \times 10^{6}) / (13,66 \times 10^{6}) = 29,28$

CPE cas izvajanja za program z 12.000 ukazov

 $CPE(R1) = CPI(R1) \times 12.000 \times t_{(0(CPE))} =$

= (CPI_(R1) x 12.000) / $f_{(CPE)}$ == 12.000 / (MIPS_(R1) x 10^6) = 136,2 x 10^-6 s = 0,136 ms

 $CPE_{(R2)} = CPI_{(R2)} \times 12.000 \times t_{(0(CPE))} =$

= (CPI_(R2) x 12.000) / f_(CPE) =

= $12.000 / (MIPS_{(R2)} \times 10^{\circ}6) = 410,0 \times 10^{\circ}-6 \text{ s} = 0,410 \text{ ms}$

Pri kaksni mesanici ukazov pri programu sta oba racunalnika enaka? Ce bi uporabljali samo ukaze, ki ne uporabljajo plavajoce vejice.

Stevila s plavajoco vejico (IEEE 754): Predznak: 1 za - in 0 za -

Eksponent: zapisan v predstavitvi z odmikom 127 Mantisa: vedno oblike 1,..., zato prvi bit izpustimo

Poglejmo pretvorbo po korakih:

1. Ugotovimo predznak: 3,35 je več kot $0 \Rightarrow \text{predznak} = 0$

2. V dvojiški sistem pretvorimo število pred decimalno vejico:

3 (10) = 11 (2)

3. V dvojiški sistem pretvorimo število za decimalno vejico (glej tudi priponko):

0,35 (10) = ? (2)

0,35*2=0,7 +0 0,7*2=0,4+1

0.4*2=0.8+0 0.8*2=0,6+10.6*2=0.2+10.2*2=0.4+0

0.4*2=0.8+0

...(gres do nicle oz vseh 32 bitov mantise)

Iz zgornjega torej sledi: 0.35(10) = 0.0101100...(2)

4. Napišemo dvojiško število z decimalkami: 3,35 (10) = 11,0101100... (2)

5. Prestavimo eksponent:

11,0101100... (2) = 1,10101100... * 10^1 (2)

V zgornjem primeru je vse napisano v dvojiškem. 10^1 v dvojiškem pomeni 2^1 v desetiškem! Iz tega zapisa nas

zanima zgolj eksponent, ki je v tem primeru enak 1 (pride od 10^1)

6. Eksponent zapišemo v predstavitvi z odmikom 127:

6.1. Najprej prištejemo odmik: 1+127 = 128

6.2. To pretvorimo v dvojiško obliko: 128(10) = 10000000(2)

7. Zapišemo število v obliki IEEE 754:

1 10000000 10101100...

Predznak I Eksponent I Prvih nekaj bitov mantise (skupaj

23 bitov)

Dvojisko st. z decimalkami pretvorimo v (10) takole:

101,1101=

1*(2^2)+0*(2^1)+1*(2^0)+1*(2^-1)+1*(2^-2)+0*(2^-3)+

1*(2^-4);

V zbirnem jeziku za 68HC11 napisite program, ki izracuna povprecno vrednost osmih nepredznacenih stevil. Stevila so podana v tabeli:

TABELA FCB 15,20,10,5,25,40,50,35

Rezultat zapisite na prvo mesto v tabeli(prepisite ga cez stevilo 15). Vprogramu obvezno uporabite zanko, v kateri sestejete stevila v tabeli. Po koncu zanke rezultat delite z 8. Namig: z 8 delimo tako, da stevilo pomaknemo za 3 bite v desno(ukaz LSR pomakne operand za 1 bit v desno)

		ORG FDB	\$FFFE START
TABELA	FCB	ORG 15,20,10,5	\$2000 5,25,40,50,35
; START		ORG	\$E000
ZANKA		LDX LDY	#TABELA #TABELA
		LDAA LDAB ABA STAA INY	0,X 1,Y 0,X
		CMPB BNE	#35 ZANKA
		LSR LSR LSR	0,X 0,X 0,X
KONEC	BRA END	KONEC	
	ORG FDB	\$FFFE START	

Nacini naslavljanja:

IMM = takojšnje naslavljanje (torej takrat ko imate pri operandu #, npr. LDAA #10)

DIR = neposredno naslavljanje (kadar je operand 8 bitni pomnilniški naslov, npr. LDAA \$A0)

EXT = razširjeno neposredno naslavljanje (kadar je opreand 16 bitni pomnilniški naslov, npr. LDAA \$2000 - ta način smo največkrat uporabljali na vajah)

IND,* = indeksno naslavljanje (operand je pomnilniški naslov podan z indeksnim registrom, npr. LDAA 0,X bodite pozorni, da je število ciklov včasih odvisno od uporabljenega registra npr. 5 ciklov za 0,Y in 4 cikle za 0,X)

IEEE 754 Pretvarjanje nazaj se lahko naredi malce lažje (stevilo je samo primer!):

Pretvariamo torei

1 1000 0011 0100 0000 0000 0000 0000 000

1. predznak

Predznak = 1 => število je negativno (-)

2. eksponent

Najprej pretvorimo dvojiško vrednost v desetiško: $1000\ 0011\ (2) = 128 + 2 + 1\ (10) = 128 + 3\ (10)$

Ker gre za predstavitev z odmikom moramo odšteti odmik (127):

128 + 3 - 127 = 4

Eksponent je torej enak 4.

3. mantisa

0100 0000 0000 0000 0000 000

Spomnimo se, da je prva enica za katero sledi decimalna vejica pri mantisi implicitna. Zgornje lahko torej zapišemo takole (preostanek ničel ignoriramo):

1.01

4. mantiso pomnižimo z eksponentom 1,01 (2) * 2^4 (10) = 10100 (2)

Ker je eksponent 4 moramo mantiso pomnožiti z 2^4. Pri množenju dvojiškega števila s potencami števila 2, gre za premikanje vejice.

5. Rezultat pretvorimo v desetiško število 10100(2) = 4 + 16 = 20

6. Upoštevamo še predznak In rezultat je -20.