

UNIVERSIDAD AUTÓNOMA DE SAN LUIS POTOSÍ
Facultad de Ingeniería
Área de Computación e Informática

“Organizaciones de Archivos”

por

**Lara Moreno Jesús Alejandro
Alejandra**

Ing. Gerardo Padilla Lomelí
Profesor

REPORTE DE PROYECTO PARA LA MATERIA
DE ESTRUCTURAS DE ARCHIVOS

Septiembre, 2016

Índice general

Lista de figuras	II
1 Introducción	1
1.1 Subcapítulo	3
1.1.1 SubSubcapítulo	3
Bibliografía	5

Índice de figuras

1.1	Imagen de prueba	3
-----	----------------------------	---

Índice de tablas

1.1	Tabla de ejemplo	4
-----	----------------------------	---

Capítulo 1

Introducción

Con el transcurso del tiempo la tecnología avanza y las instituciones educativas se ven en la necesidad de adquirir nuevas tecnologías para el mejoramiento de sus sistemas y procedimientos, con el fin de garantizar un eficaz funcionamiento y así obtener una adaptación paralela de condiciones con otras instituciones.

Agrega salto de pagina

The SN54/74LS373 consists of eight latches with 3-state outputs for bus organized system applications. The flip-flops appear transparent to the data (data changes asynchronously) when Latch Enable (LE) is HIGH. When LE is LOW, the data that meets the setup times is latched. Data appears on the bus [1] when the Output Enable (OE) is LOW. When OE is HIGH the bus output is in

the high impedance state. The SN54/74LS374 is a



Figura 1.1: Imagen de prueba

Este es un texto en **negritas**.

Este es un texto en *cursivas*.

1.1. Subcapítulo

hgaejkhsadlkjghlkjads.

1.1.1. SubSubcapítulo

ksdjfhlkjdsghlkdsjhg.

columna 1	columna 2	columna 3
col 1	col 2	col 3

Tabla 1.1: Tabla de ejemplo

Bibliografía

- [1] Universidad Autónoma de San Luis Potosí, *Antecedentes Históricos*
<http://www.uaslp.mx/Spanish/Institucional/anthist/Paginas/default.aspx>
- [2] Leon Shklar, Rich Rosen, *Web Application Architecture: Principles, Protocols and Practices*, Auflage, 2009. [pp. 29-45]