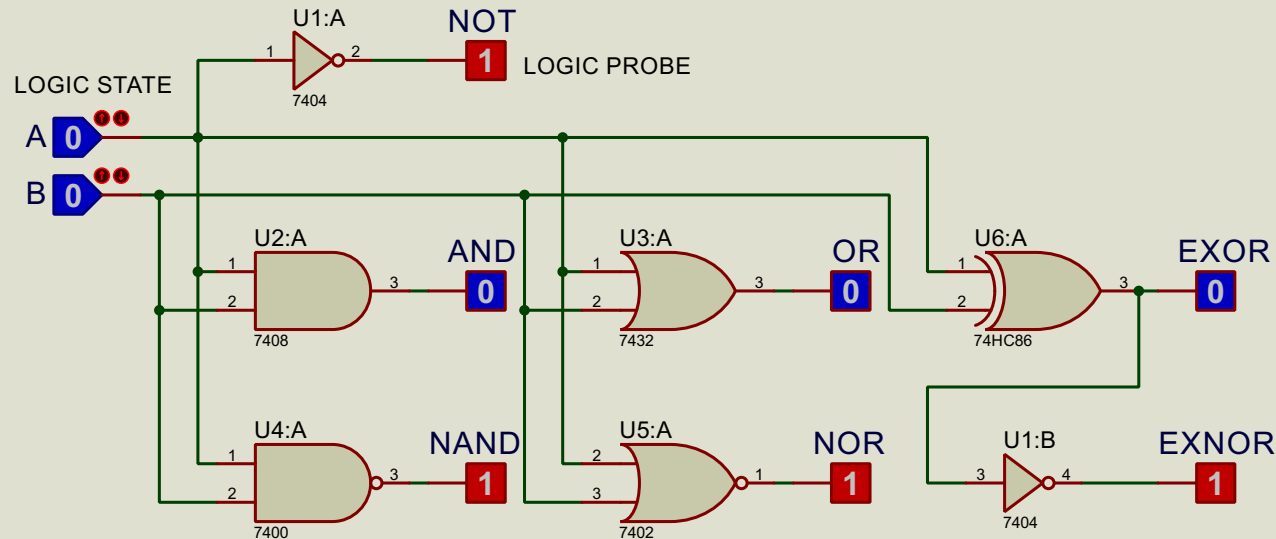


Operadores Lógicos



Brigada : Dia y hora
 Nombre:
 N.L. : número de lista
 Fecha:

Copyright (C) 2024 Jesus D. Garza Camarena
 jesus.garzacmn@uanl.edu.mx
 Este documento es Open Hardware
 Licencia: CERN-OHL-S
<https://cern-ohl.web.cern.ch/home>

DESIGN TITLE: **Electrónica Digital**
 SHEET TITLE: **Operadores Lógicos**
 DATE: **19/04/2025**
 REV: 1.0
 BY: JDGC

PAGE: 1 of 1

DIGITAL
 DYNAMIC
 DESIGN