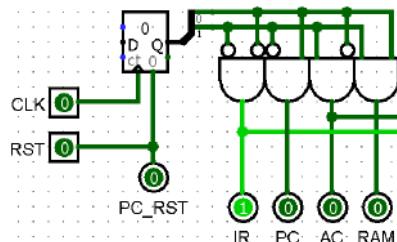


LISTA 3 – ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

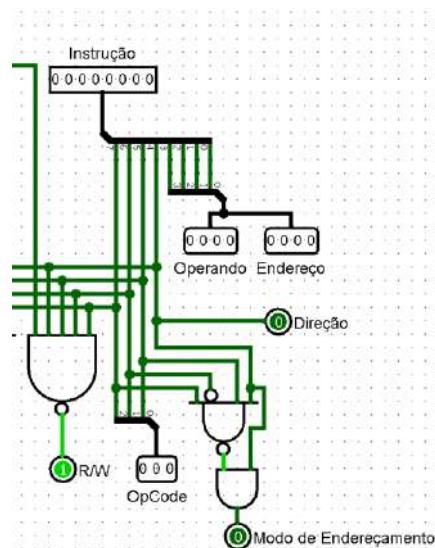
PROF. DR. MARCELO CAMPONEZ

- 1) Qual a função do registrador PC – Contador de Programa?
- 2) Qual a função do registrador IR – Registrador de Instruções?
- 3) O que é uma arquitetura Von Neumann?
- 4) O que é uma arquitetura Harvard?
- 5) O que é um tradutor? e um interpretador?
- 6) O que é uma interrupção? Para que servem?
- 7) Desenhe um diagrama com as principais etapas do ciclo de execução de instruções incorporando as interrupções.
- 8) O que é um vetor de reset?
- 9) O que é um vetor de interrupção?
- 10) Em relação a figura abaixo explique:



- a) O que é um Ciclo de execução de instruções?
- b) No processador que projetamos quantos clocks externos são necessários para executar uma instrução.
- c) Qual a relação do circuito da figura com o Ciclo de execução de instruções?
- d) Se CLK for um clock de 4KHz, qual a frequência do clock AC?
- e) Explique as etapas IR, PC, AC e RAM.

- 11) Em relação a figura abaixo explique:



- a) O que é Opcode?
- b) O que é Operando?
- c) O que é o bit 4 da instrução?
- d) O que é Instrução?
- 12) Descreva em binário os formatos de instrução:
 - a) Jump se Zero.
 - b) Jump se Overflow
 - c) Goto
- 13) O que é uma Unidade de Controle? Qual a sua função?
- 14) A respeito de modos de enredamento, responda:
 - a) O que é modo de endereçamento?
 - b) O que é modo imediato?
 - c) O que é modo direto?
 - d) O que é modo indireto?
 - e) Quais modos estão implementados no projeto?

Observação: Solução manuscrita, em papel A4 ou almaço, com margens esquerda e superior mínimas de 25 mm.

Lembre-se de assinar!

Up-load no Blog: Nome.Sobrenome-Lista3–Arquitetura.pdf