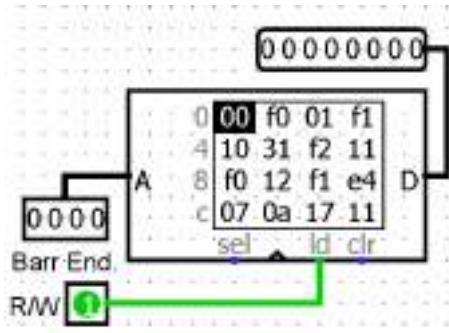


## LISTA 2 – ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

PROF. DR. MARCELO CAMPONEZ

- 1) Um barramento de endereços de 5 bits permite endereçar qual tamanho de memória?
- 2) Uma memória tem 1024 posições e 8 bits de largura. Quantos bits tem os barramentos de dados e o de endereços?
- 3) Em relação a memória RAM, conforme figura, responda:
- 4) Para que serve a linha  $R/\bar{W}$  nos chips de memória?
- 5) Explique as principais diferenças entre memórias RAM e ROM.
- 6) Quais os principais tipos de memória ROM? Explique as diferenças.
- 7) Quais os principais tipos de memória RAM? Explique as diferenças.



- a) Quantos bits tem o barramento de endereços?
- b) Qual o tamanho total dessa memória?
- c) Quantos bits de largura tem a memória?
- d) Qual a largura do barramento de dados?
- e) Se no Barramento de endereços for colocado o número  $5_{10}$ , em R/W for colocado 1, qual o valor, em binário aparecerá no barramento de dados?
- f) Para escrever o valor  $A_{16}$  na posição  $11_{10}$  da memória, qual deve ser o valor em binário colocado nos barramentos de endereços e de dados?

**Observação:** Solução manuscrita, em papel A4 ou almaço, com margens esquerda e superior mínimas de 25 mm.

Lembre-se de assinar!

Up-load no Blog: Nome.Sobrenome-Lista2–Arquitetura.pdf