

__CONFIG _CP_OFF & _WDT_OFF & _XT_OSC & _PWRTE_ON

list p=16f84

include <p16f84a.inc>

RESET org 0x00

GOTO Inicio

org 0x05

Inicio

BSF STATUS, RPO

movlw b'00000' ;Declaramos como salida PORTA

movwf TRISA

movlw b'0000011' ;Definimos como entrada el RB0 y RB1

movwf TRISB

BCF STATUS, RPO

CLRF PORTA ;Limpio PORTA para los LEDS

Principal

BTFSC PORTB,0;Revisar si RB0 esta en 0 logico, si no salto de linea

GOTO Suma

BTFSC PORTB,1 ;Revisar si RB1 esta en 0 logico, si no salto de linea

GOTO Resta

GOTO Principal

Suma

BTFSC PORTB,0 ;Revisar si RB0 esta en 0 logico, si no salto de linea

GOTO Suma

AntirrebotePB1

BTFSC PORTB, 0 ;Revisar si RB0 esta en 0 logico, si no salto de linea

GOTO AntirrebotePB1

INCF PORTA,1 ;Sumamos 1 al PORTA

INCF PORTA,1 ;Sumamos 1 al PORTA

INCF PORTA,1 ;Sumamos 1 al PORTA

INCF PORTA,0 ;Sumamos 1 al PORTA y guardamos en W

MOVWF PORTA ;Mandamos W a PORTA

GOTO Principal

Resta

BTFSB PORTB,1 ;Revisar si RB1 esta en 0 logico, si no salto de linea

GOTO Resta

AntirrebotePB2

BTFSB PORTB,1 ;Revisar si RB1 esta en 0 logico, si no salto de linea

GOTO AntirrebotePB2

DECF PORTA,1 ;Restamos 1 al PORTA

DECF PORTA,1 ;Restamos 1 al PORTA

DECF PORTA,0 ;Restamos 1 al PORTA y guardamos en W

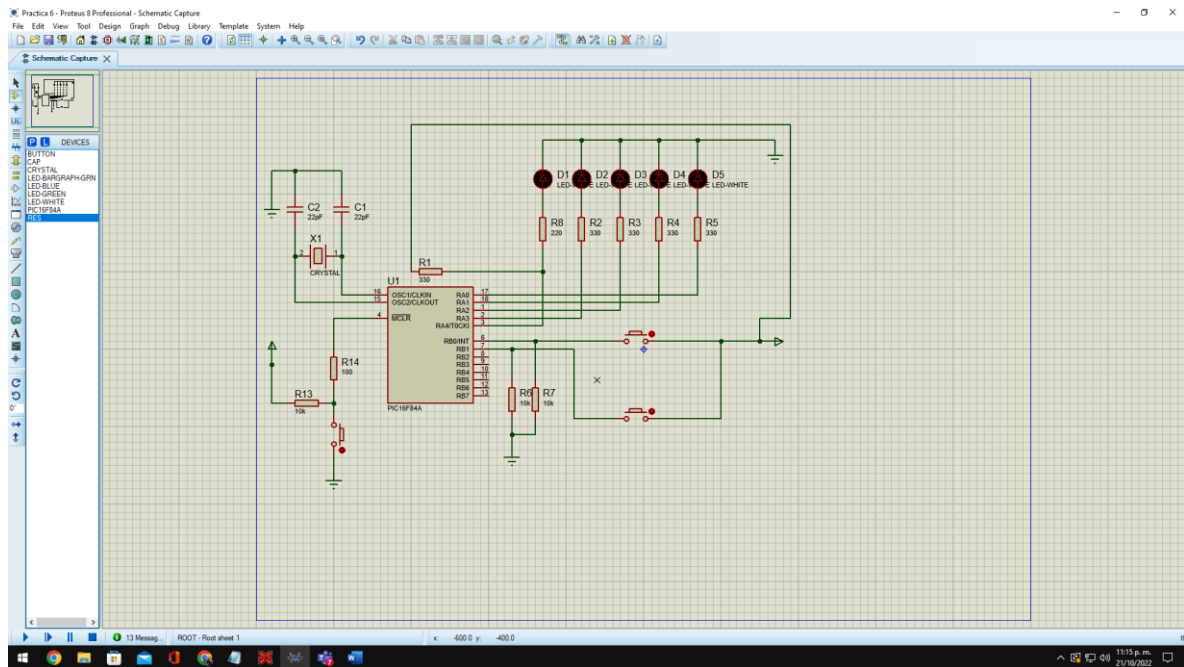
MOVWF PORTA ;Imprimimos al PORTA

GOTO Principal

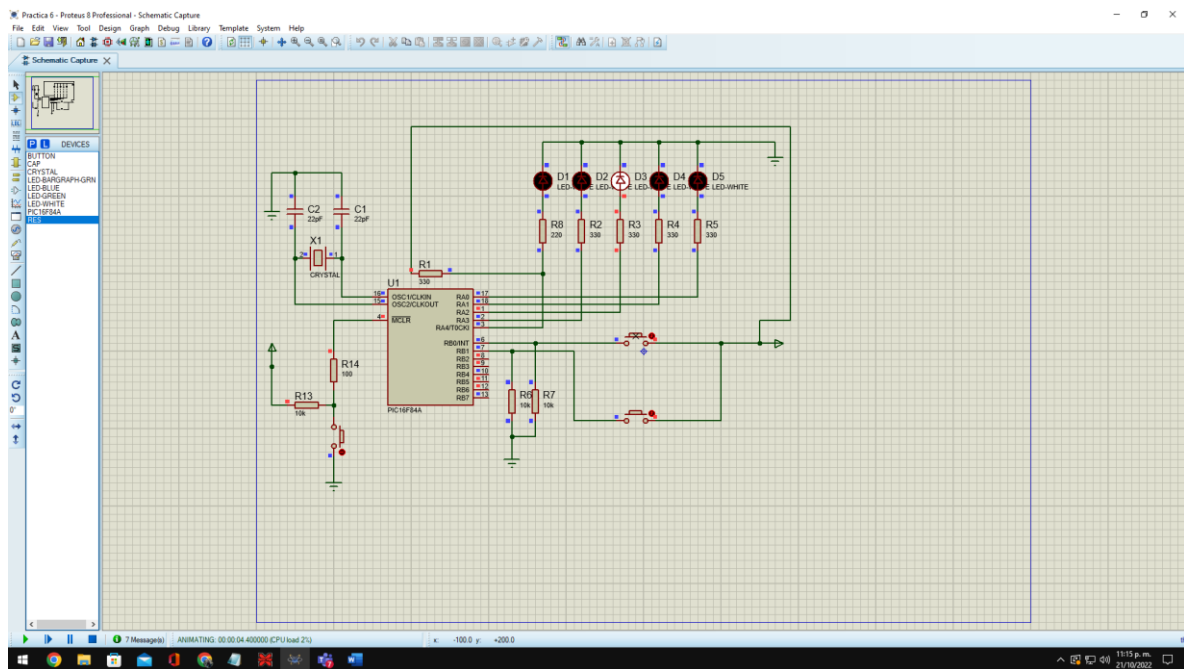
End

```
1  _CONFIG _CP_OFF & _WDT_OFF & _XT_OSC & _PWRTE_ON
2  list p=16F84
3  include <pic16f84.inc>
4
5  RESET org 0x00
6  GOTO Inicio
7  org 0x05
8
9  Inicio
10  BSF STATUS, RD0
11  movlw b'000001' ;Declaramos como salida PORTA
12  movwz TRISA
13  movlw b'00000111' ;Definimos como entrada el RB0 y RB1
14  movwz TRISB
15  BCF STATUS, RD0
16  CLRF PORTA ;Limpio PORTA para los LEDs
17
18  Principal
19  BTFSB PORTA,0 ;Revisar si RB0 esta en 0 logico, si no salto de linea
20  GOTO Suma
21  BTFSB PORTA,1 ;Revisar si RB1 esta en 0 logico, si no salto de linea
22  GOTO Resta
23  GOTO Principal
24
25  Suma
26  BTFSB PORTA,0 ;Revisar si RB0 esta en 0 logico, si no salto de linea
27  GOTO Suma
28  AntirrebotePB1
29  BTFSB PORTA,0 ;Revisar si RB0 esta en 0 logico, si no salto de linea
30  GOTO AntirrebotePB1
31  INCF PORTA,1 ;Sumamos 1 al PORTA
32  INCF PORTA,1 ;Sumamos 1 al PORTA
33  INCF PORTA,1 ;Sumamos 1 al PORTA
34  INCF PORTA,0 ;Sumamos 1 al PORTA y guardamos en W
35  MOVWF PORTA ;Mandamos W a PORTA
36
37  Output - PRUEBAPRACTICA6 (Clean, Build, ...)
38  Errors : 0
39  HEX2HEX 4.61, COFF to HEX File Converter
40  Copyright (c) 1990-2011 Microchip Technology Inc.
41  Errors : 0
42  make[2]: Leaving directory 'C:/Users/jesus/Documents/Micros/PRUEBAPRACTICA6.X'
43  make[1]: Leaving directory 'C:/Users/jesus/Documents/Micros/PRUEBAPRACTICA6.X'
44  BUILD SUCCESSFUL (total time: 1s)
45  Loading code from C:/Users/jesus/Documents/Micros/PRUEBAPRACTICA6.X/dist/default/production/PRUEBAPRACTICA6.X.production.hex...
46  Loading symbols from C:/Users/jesus/Documents/Micros/PRUEBAPRACTICA6.X/dist/default/production/PRUEBAPRACTICA6.X.production.coff...
47  Loading completed
```

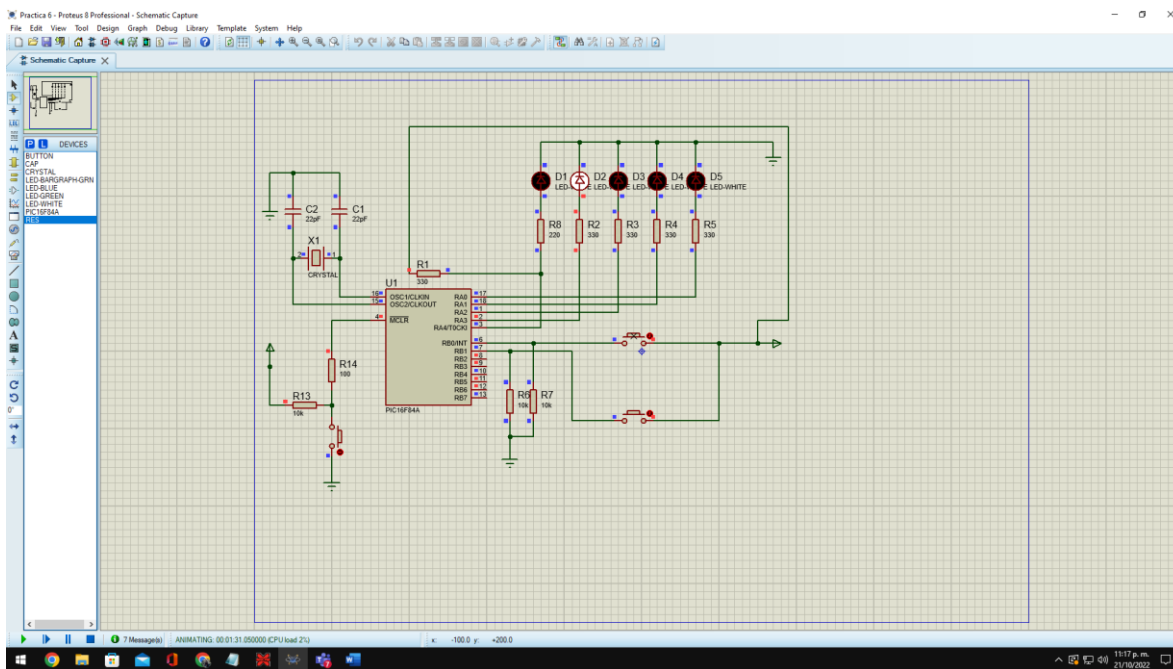
Circuito sin simular



Presiono 1 vez PB1



Vuelvo a presionar PB1



Presiono 1 vez PB2

