

	A	B	C	D
	Nombre del Proyecto	Función	Módulos	Nº de Práctica
1				
2	Proyecto00	Encender un LED	Switch_on_LED	0
3	Proyecto01	Puerta And de dos entradas	and_gate	
4		Puerta And de tres entradas	and_gate_3	
5	Proyecto02	Puerta X-NOR	xnor_gate	
6	Proyecto03	Multiplexor de 2 entradas (1 bit) y una salida	mux2_df_1bit	1
7				
8			mux2_1bit	
9				
10	Proyecto04	Sumador de dos operandos de 1bit	Add_1bit	
11	Proyecto05	Decodificador de 2 a 4	Deco2to4	
12	Proyecto06	Codificador de 4 a 2 con prioridad	Cod4to2_Prior	
13	Proyecto07	Multiplexor con entradas de varios bits	Mux2_4bits	
14			Mux2_3bits	
15	Proyecto08	Convertidor de binario (4 bits) a 7 segmentos con selección de display	Disp7seg	
16	Proyecto09	Mux_Displ_LED	Mux_Displ_LED	
17			Disp7Seg	
18			Mux2_4bits	
19	Proyecto10	ALU para dos operandos de 1 bit	ALU_1bit	
20			And_gate	
21			XNOR_gate	
22			Add_1bit	
23			Mux2	
24	Proyecto11	Incremento en 1 de un valor de 3 bits	Inc1_3bits	
25	Proyecto12	ALU para dos operandos de 4 bits cada uno	ALU_4bits	
26	Proyecto13	Flip-Flop tipo D	FFD_Basic	
27			FFD	
28	Proyecto14	Conmutador (FFT)	Toogle	
29	Proyecto15	Detector de flancos positivos	RisingEdge	
30	Proyecto16	Encendido/Apagado de un LED con un solo pulsador	ON_OFF	
31			Toogle	
32			RisingEdge	
33	Proyecto17	Registros de n bits	REG_3bits	
34			REG_4bits	

	A	B	C	D
1	Nombre del Proyecto	Función	Módulos	Nº de Práctica
35			REG_10bits	3
36	Proyecto18	Contador de 2 bits	Counter_2bits	
37	Proyecto19	Su turno: cuenta de 0 a 3 cada vez que se actúa sobre un pulsador	YourTurn	
38			Counter_2bits	
39			Conv_7Seg	
40			RisingEdge	
41	Proyecto20	Divisor de frecuencia	Clk_1Hz	
42			Clk_1KHz	
43	Proyecto21	Parpadeo de un LED cada 1 segundo	BlinkLED	
44			Clk_1Hz	
45			Toggle	
46	Proyecto22	Secuenciador de funcionamiento de 4 displays de 7 segmentos	Display7Seg_4ON	
47			Mux2_4bits	
48			Counter_2bits	
49			Clk_1KHz	
50			Disp7seg	
51	Proyecto23	Camino de datos	TOP01	
52			Display7Seg_4ON	
53			Datapath_01	
54	Proyecto24	RAM síncrona de capacidad 16x4 bits con modo de escritura Write-first	RAM_16x4	4
55	Proyecto25	RAM síncrona de capacidad 16x4 bits con modo de escritura Read-first	RAM_16x_4_RF	
56	Proyecto26	Conexión de DataPath con RAM y visualización con Displays de 7 segmentos	TOP02	
57			RAM_DataPath_01	
58			Disp7Seg_4ON	
59	Proyecto27	Memoria ROM síncrona de capacidad 8x10	ROM_8x10	
60	Proyecto28	Conexión de DataPath con RAM y ROM y visualización con Displays de 7 segmentos	TOP03	
61			ROM_RAM_DataPath_01	
62			Disp7Seg_4ON	
63	Proyecto29	Conexión de DataPath con RAM, ROM, PC y estructura de	TOP04	
64			MicroArq_DidaComp	
65			Reg_3bits	

	A	B	C	D
1	Nombre del Proyecto	Función	Módulos	Nº de Práctica
66		salito con visualizacion con Displays de 7 segmentos	Inc1_3bits	
67			Mux2_3bits	
68			Disp7Seg_4ON	
69	Proyecto30	Circuito antirrebotes	Debounce	5
70			DebounceFSM	
71			Timer300ms	
72	Proyecto31	Unidad de control para una sola instrucción: ADD	ControlUnit_ADD	
73	Proyecto32	Unidad de control Didacomp: las cuatro instrucciones	ControlUnit_DidaComp	
74				
75				
76	Proyecto33	DidaComp Completo: Interconexión del módulo microarquitectura y la unidad de control. Se añade tambien TOP05 para usar los displays	TOP05	
77			DidaComp	
78			MicroArq_DidaComp	
79			ControlUnit_DidaComp	
80			Disp7Seg_4ON	