

# AC 2016/17 Contenido de examen

1. Contrastar SISD, SIMD y MIMD.
2. Arquitectura escalar **vs.** Arquitectura vectorial.
3. Arquitectura vectorial: Procesador con extensiones SIMD **vs.** Procesador vectorial.
4. Paralelismo subword.
5. Caché directa.
6. Caché asociativa por conjuntos.
7. Contrastar cachés L1, L2 y L3.
8. ILP (paralelismo a nivel de instrucción):
  - a. Procesador segmentado (pipelined).
  - b. Procesador supersegmentado (profundidad del pipeline incrementada).
  - c. Procesador con ejecución múltiple:
    - i. Procesador superescalar (planificación dinámica).
    - ii. Procesador VLIW (planificación estática).
9. ILP **vs.** PLP.
10. Hyperthreading: grano fino, grano grueso, SMT.
11. Contrastar ILP, PLP y Hyperthreading.
12. Elementos principales de un DIE.
13. Tick-Tock y familias de procesadores.