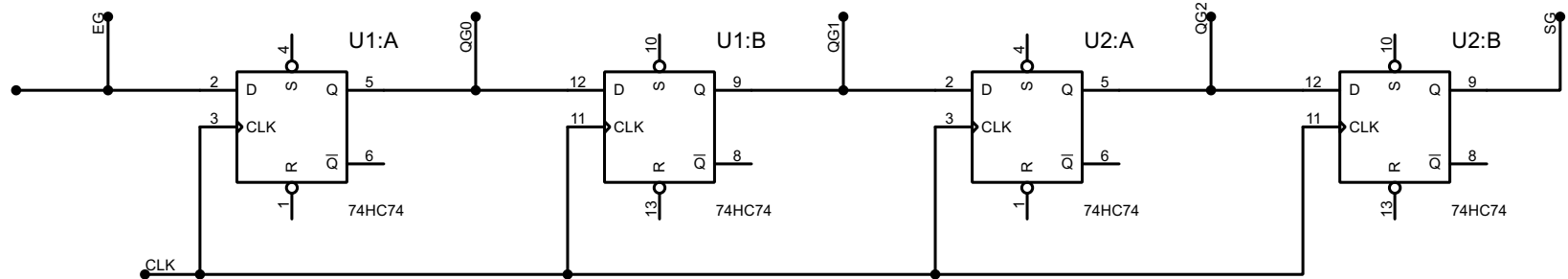
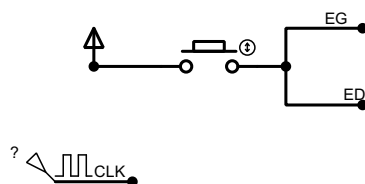


Registre à décallage

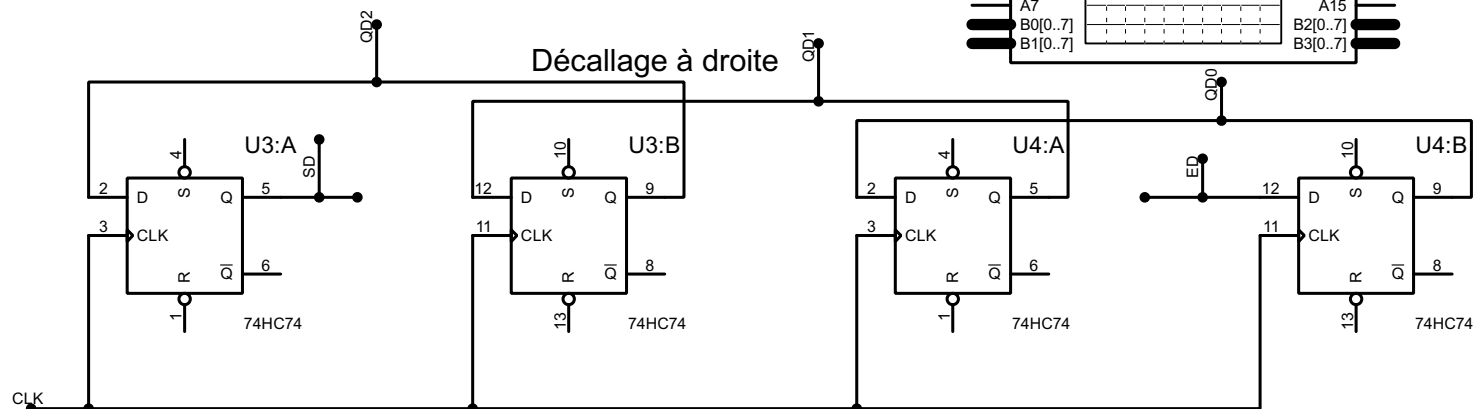
Décallage à gauche



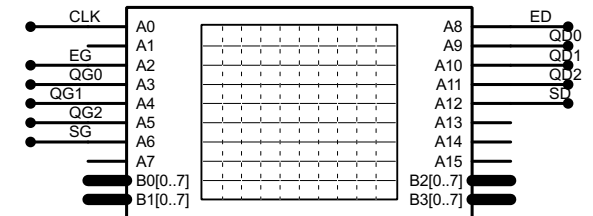
$$Q_n = D_{n+1}$$



Décallage à droite



$$D_n = Q_{n+1}$$



A chaque coups d'horloge le bit est décallé à gauche ou à droite suivant le montage
D=Q à chaque coup d'horloge

FILE NAME:	D-Latch-FlipFlop_Registre_a_decallage.pdspr
DESIGN TITLE:	D-Latch-FlipFlop_Registre_a_decallage.pdspr
PATH:	C:\Users\Kasim\Desktop\Systemes-embarques\BASIC_HARDWARE
BY:	@AUTHOR
REV:	@REV
TIME:	21:58:34