**TP1**

LAY Julien

21808546

Exercice 1 :

TP1-EX1.vhd : ce fichier correspond à une architecture de selecteur (2 entrées 4 sorties et sortie 1 quand 00 sortie 2 quand 01,...)

testbench.vhd : ce fichier correspond à l’exécution du programme TP1-EX1 (il renvoie des 0 ou des 1 en fonction du temps et envoie donc 00, 01,10 et 11 successivement)

Le logiciel renvoie les résultats attendus (quand i0 et i1 sont à 0 et 0 o0 est à 1, quand i0 et i1 sont à 1 et 0 o1 est à 1, quand i0 et i1 sont à 0 et 1 o2 est à 1 et quand i0 et i1 sont à 1 et 1 o3 est à 1)

Quand on est entre 40 ns et 50 ns on constate que toutes les sorties sont à 0 (c’est le OTHERS dans le code)

Exercice 2 :

00 0001

01 0010

10 0100

11 1000

000 0001

001 ‘Z’

010 0010

011 ‘Z’

100 0100

101 ‘Z’

110 1000

111 ‘Z’