基于连通性状态压缩的动态规划问题

长沙市雅礼中学 陈丹琦

Email: skyfish cdq@163.com

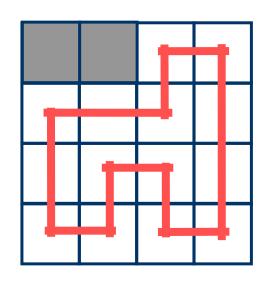
引入

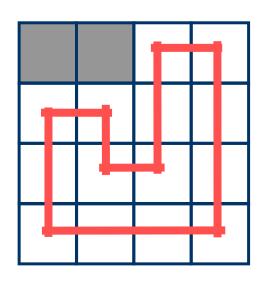
【例】Formula 1 (Ural1519)

- · 一个 m*n 的棋盘
- ・有的格子存在障碍



・求经过所有非障碍格子的哈密顿回路个数





初步分析

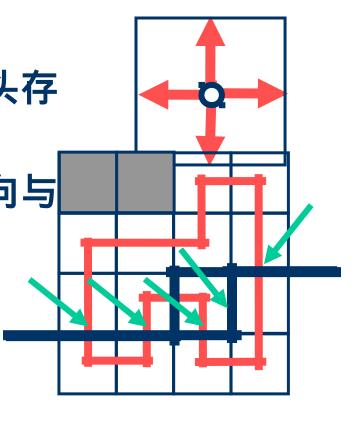
- 问题特点:
 - · 数据规模小 m, n≤12

基本概念

・插头

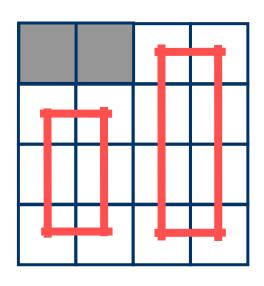
• 承貸某个方向的插头存

下插头和1个右插头.



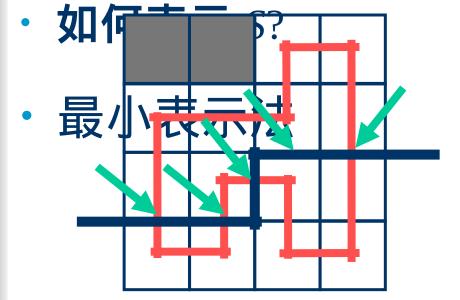
初步分析

- 问题特点:
 - ・数据规模小
 - ・棋盘模型 毎个插头是否存在
 - · 所有的非障碍格子连通 插头之间的连通性



确立状态

- ·设 f(i,j,S) 表示转移完 (i,j) ,轮廓线上从
 - · 互類學标记的插業更到物質以及TEI的數生通
- 从左到右依次标记



1 2	2	0	1
-----	---	---	---

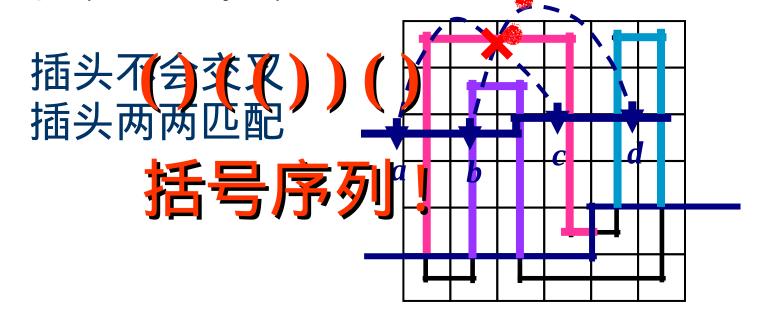
 $f(3,2,\{1,2,2,0,1\})$

状态转移

- · 考虑每个格子的状态,根据上一个状态 O(n) 扫描计算出新的最小表示状态.
- · 对于 m = n = 12 的无障碍棋盘的极限数据,扩展状态总数为 1333113,问题已经基本解决.
- · 本题为一个棋盘模型的简单回路问题 . 针对问题的特殊性 , 是否有更好的方法呢 ?

进一步分析

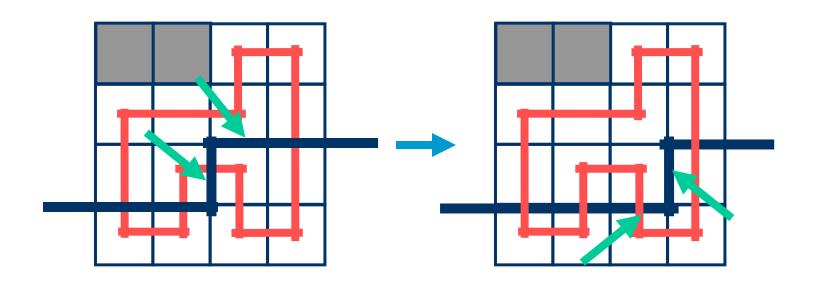
- · 每个非障碍格子恰好有 2 个插头
- 每条路径的配端对,应 死的插头



括号表示法

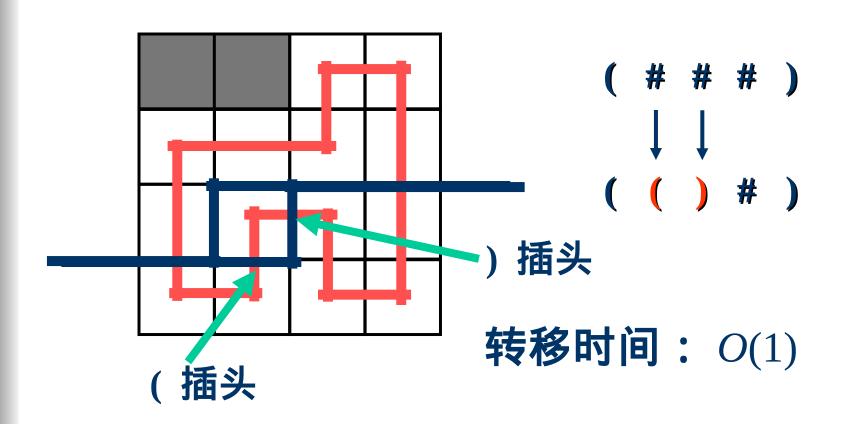
```
有插号插头,用)表
  ( ( ) # ) ( )
   (1\ 1\ 2\ 0\ 2\ 1\ 2)_3
```

状态的转移



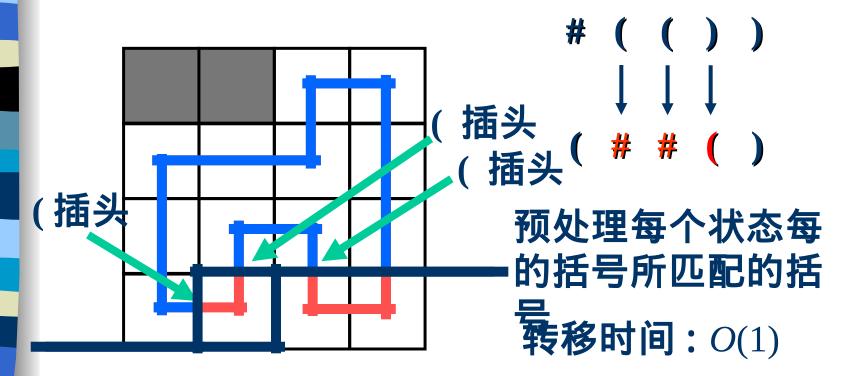
· 每次转移相当于轮廓线上当前决策格子的左插 头改成下插头,上插头改成右插头的状态.

没有上插头和左插头,有下插头和右插头,相当于构成一个新的连通块.



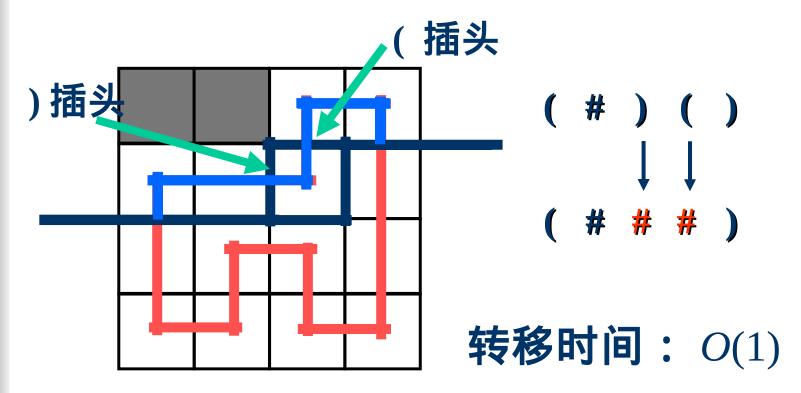
有上插头和左插头,这种情况下相当于合 并两个连通分量

Case 2.1 上插头和左插头均为(插头



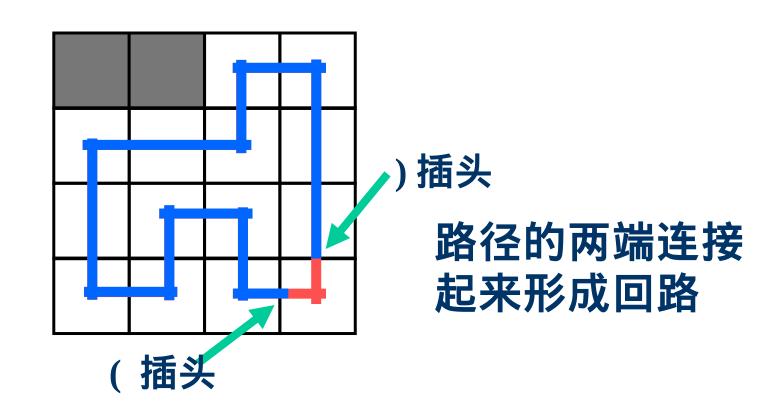
有上插头和左插头

Case 2.2 左插头为)插头,上插头为(插头

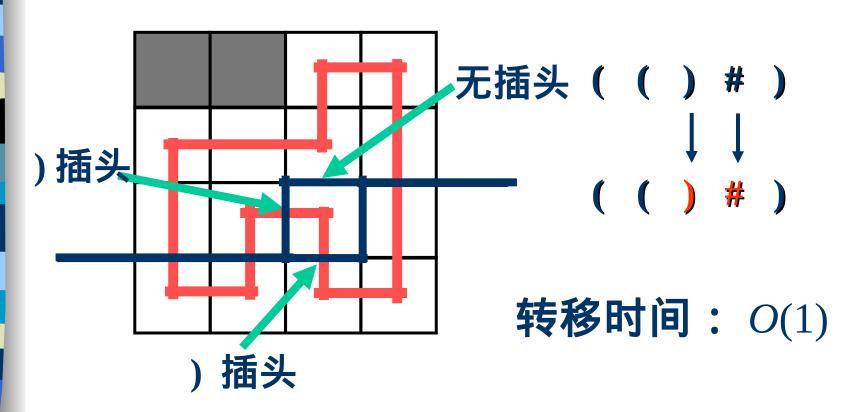


有上插头和左插头

Case 2.3 左插头为(插头,上插头为)插头



上插头和左插头恰好有一个,这种情况相当于延续原来的连通分量



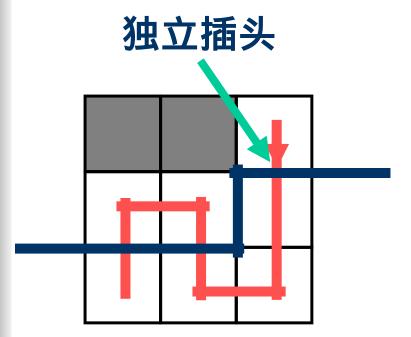
实验比较

测试数据	最小表示	最小表示	括号表示	括号表示
	7Based	8Based	3Based	4Based
m = n = 10	31ms	15ms	0ms	0ms
无障碍				
m = n = 11	187ms	109ms	46ms	31ms
(1,1) 为障				
碍				
m = n = 12	873ms	499ms	265ms	140ms
无障碍				

建议使用 2½ 进制,位运算效率高

拓展

· 如果求经过所有非障碍格子的哈密 顿路径的个数呢?



3 进制 → 4 进制

· 0 → 无插头状态

· 1 → 左括号插头

· 2 → 右括号插头

· 3 → 独立插头

广义的括号匹配

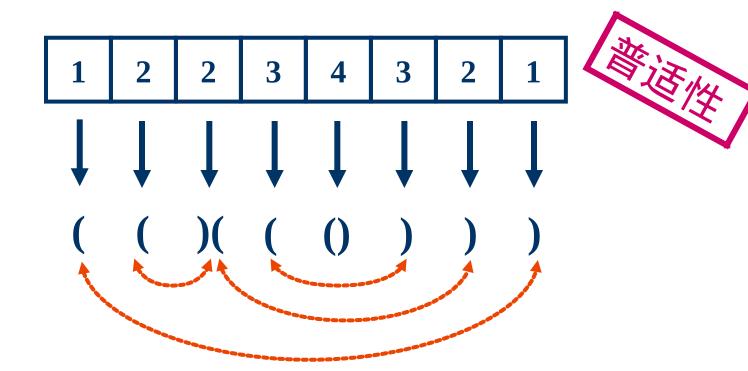
一个插头内伦界有 2 个插头的连通块。最左边的插头标记为(最右边的插头标记为)中间的插头标记为)(

· 单独为一个连通块的插头标记为 ()

广义的括号表示法

广义的括号表示法

- · 左括号与右括号匹配对应的插头连通
- · 例: 最小表示法 → 广义括号表示法



总结 一般性 最小表示法 简单回路 义 特殊性 括号表示法 的 拓 括 展 号 表 3 进制 → 4 进 简单路径 制 示 法 括号表示法的改进

全文研究内容

·一类简单路径问题

Formula 1 (Ura11519)

Formula 2(改编自 Formula 1)

・一类棋盘染色问题

Black &

• 一类基于非棋盘模型的问题

生成树计数 (NOI2007)

·一类最优性问题的剪枝优化

Rocket Mania (Z.ju2125)

Thank you for listening!

Questions are welcome.