# 目 录

1	从 Loader 到内核 2											
	1.1	加载内	内核到内存									2
2	跳入保护模式										5	
	2.1	定义(	GDT 表									5
	2.2	进入保护模式									6	
	2.3										7	
		2.3.1	初始化各个寄存器的值									7
		2.3.2	获得可使用内存									7
		2.3.3	打开分页机制									11
	2.4	重新放	放置内核									12
		2.4.1	, 内存复制函数									12
		2.4.2	转移内核									13
3	扩充内核 1											14
	3.1	重新放置堆栈和 GDT							14			
	3.2	****								16		
	3.3	使用n	makefile									17
		3.3.1	makefile 快速入门									
		3.3.2	编译当前代码的 makefile									
	3.4	添加中	中断处理									
		3.4.1	初始化 8259A									
		3.4.2	初始化 IDT									
		3.4.3	添加中断处理									
		3.4.4	设置 IDT									
		3.4.5	设置外部中断程序									28

内核雏形 2/31

## 1 从 Loader 到内核

Loader 要做的两项工作为:

- 1. 加载内核到内存。
- 2. 跳入保护模式。

### 1.1 加载内核到内存

想要将内核加载到内存需要以下步骤:

- 1. 寻找内核所在位置。
- 2. 将内核读入内存。

这两个步骤与加载 Loader 入内存的步骤类似,具体细节在《加载 Loader 入内存》的文档中有讲清楚,这里就不再展开。

以下是将内核加载到内存的实现代码:

```
org 0100h
1
2
       ; 堆栈基址
       BaseOfStack equ 0100h
       ; 内核被加载到的位置
4
       BaseOfKernelFile equ 0800h
       OffsetOfKernelFile equ 0h
6
          jmp LABEL_START
          nop
10
       ; FAT12磁盘的头
11
      BS OEMName DB 'ForrestY'
12
13
       BPB_BytePerSec DW 512 ; 每扇区字节数
14
       BPB_SecPerClus DB 1 ; 每簇多少扇区
BPB_RsvdSecCnt DW 1 ; Boot记录占用多少扇区
15
16
      BPB_NumFATs DB 2
                            ; 共有多少个FAT表
17
       BPB_RootEntCnt DW 224 ; 根目录文件数最大值
18
       BPB_TotSec16 DW 2880 ; 逻辑扇区总数
19
       BPB_Media DB 0xF0
                            ;媒体描述符
20
      BPB_FATSz16 DW 9
                            ; 每FAT扇区数
       BPB_SecPerTrk DW 18
                            ; 每磁道扇区数
22
      BPB NumHeads DW 2
                            ; 磁头数
23
       BPB_HiddSec DD 0
                           ; 隐藏扇区数
       BPB_TotSec32 DD 0
25
                            ;如果wTotalSectorCount是0,由这个值记录扇区数
26
      BS_DrvNum DB 0
                            ; 中断13的驱动器号
       BS_Reserved1 DB 0
28
                            ;未使用
       BS_BootSig DB 29h
                            ; 扩展引导标记
29
       BS VolID DD 0
                            ; 卷序列号
```

内核雏形 3/31

```
BS_VolLab DB 'OrangeS0.02'; 卷标,必须11字节
BS_FileSysType DB 'FAT12'; 文件系统类型,必须8字节
31
32
33
        FATSz equ 9
34
35
        RootDirSectors equ 14
        SectorNoOfRootDirectory equ 19
36
        SectorNoOfFAT1 equ 1
37
        DeltaSectorNo equ 17
38
39
        LABEL_START:
40
            mov ax, cs
41
42
            mov ds, ax
            mov es, ax
43
            mov ss, ax
44
            mov sp, BaseOfStack
45
46
            mov dh, 0
47
            call DispStr
48
            mov word [wSectorNo], SectorNoOfRootDirectory
50
            xor ah, ah
51
            xor dl, dl
52
            int 13h
53
54
55
        LABEL SEARCH IN ROOT DIR BEGIN:
            cmp word [wRootDirSizeForLoop], 0
            jz LABEL_NO_KERNELBIN
57
            dec word [wRootDirSizeForLoop]
58
59
            mov ax, BaseOfKernelFile
60
            mov es, ax
            mov bx, OffsetOfKernelFile
61
            mov ax , [wSectorNo]
62
63
            mov cl, 1
64
            mov si, KernelFileName
65
66
            mov di, OffsetOfKernelFile
67
            cld
            mov dx, 10h
68
69
        LABEL_SEARCH_FOR_KERNELBIN:
70
            cmp dx, 0
71
            jz LABEL_GOTO_NEXT_SECTOR_IN_ROOT_DIR
72
73
            dec dx
74
            mov cx, 11
75
        LABEL CMP FILENAME:
76
77
            cmp cx, 0
            jz LABEL_FILENAME_FOUND
78
            dec cx
79
            lodsb
            cmp al, byte [es:di]
81
            jz LABEL_GO_ON
82
            jmp LABEL_DIFFERENT
83
84
        LABEL_GO_ON:
85
            inc di
86
```

内核雏形 4/31

```
jmp LABEL_CMP_FILENAME
87
 88
         LABEL DIFFERENT:
89
             and di, 0FFE0h add di, 20h
90
91
             mov si, KernelFileName
92
             jmp LABEL_SEARCH_FOR_KERNELBIN
93
        LABEL_GOTO_NEXT_SECTOR_IN_ROOT_DIR:
95
             add word [wSectorNo], 1
96
             jmp LABEL_SEARCH_IN_ROOT_DIR_BEGIN
97
98
        LABEL_NO_KERNELBIN:
99
             mov dh, 2
100
101
             call DispStr
102
        %ifdef _LOADER_DEBUG_
103
             mov ax, 4c00h
104
             int 21h
105
        %else
106
107
            jmp $
        %endif
108
109
        LABEL_FILENAME_FOUND:
110
111
             mov ax, RootDirSectors
             and di, 0FFF0h
112
113
             ; 记录kernel.bin的大小
114
115
             push eax
             mov eax, [es:di+01Ch]
116
             mov dword [dwKernelSize], eax
117
             pop eax
118
119
             add di, 01Ah
120
             mov cs, word [es:di]
                                                ; cs保存着簇号
121
122
             push cx
             add cx, ax
123
             add cx, DeltaSectorNo
mov ax, BaseOfKernelFile
                                                ; cs保存着Kernel.bin的扇区号
124
125
126
             mov es, ax
             mov bx, OffsetOfKernelFile
127
             mov ax, cx
128
129
         LABEL_GOON_LOADING_FILE:
130
             ; 打印"."
131
             push ax
132
             push bx
133
             mov ah, 0Eh
134
             mov al,
135
             mov bl, 0Fh
             int 10h
137
138
             pop bx
139
             pop ax
140
             mov cl, 1
141
142
             call ReadSector
```

内核雏形 5/31

```
143
              pop ax
144
              call GetFATEntry
              cmp ax, 0FFFh
145
              jz LABEL_FILE_LOADED
146
147
              mov dx, RootDirSectors
148
              add ax, dx
149
              add ax, DeltaSectorNo
150
              add bx , [BPB_BytePerSec]
151
              jmp LABEL_GOON_LOADING_FILE
152
153
         LABEL_FILE_LOADED:
154
              call KillMotor
155
156
157
              mov dh, 1
              call DispStr
158
159
             jmp $
160
161
         MessageLength equ 9
162
         LoadMessage db "Loading
163
         Message1 db "Ready
164
                      db "No Kernel"
         Message2
165
166
167
             mov ax, MessageLength
168
              mul dh
169
              add ax.
170
171
         KillMotor:
172
              push dx
173
              \quad mov \ dx \ , \ 03\,F2h
174
175
              mov \ al \ , \ 0
              out dx, al
176
              pop dx
177
              ret
```

# 2 跳入保护模式

在将内核加载进入内存之后, 我们将跳入保护模式。

### 2.1 定义 GDT 表

首先我们将创建 GDT 表,其中存放三个段描述符,分别是  $0 \sim 4$ GB 的可执行段、 $0 \sim 4$ GB 的可读写段和指向显存开始地址的段。

定义代码如下所示:

```
%macro Descriptor 3
dw %2 & 0FFFFh
```

内核雏形 6/31

```
dw %1 & 0FFFFh
           db (%1 >> 16) & 0FFh
           dw ((%2 >> 8) & 0F00h) | (%3 & 0F0FFh)
5
           db (%1 >> 24) & 0FFh
6
       %endmacro
       LABEL GDT: Descriptor 0, 0, 0
       LABEL_DESC_FLAT_C: Descriptor 0, 0fffffh, DA_CR | DA_32 | DA_LIMIT_4K
10
       LABEL_DESC_FLAT_RW: Descriptor 0, 0fffffh, DA_DRW | DA_32 | DA_LIMIT_4K
11
       LABEL_DESC_VIDEO: Descriptor 0B8000h, 0ffffh, DA_DRW | DA_DPL3
12
13
       GdtLen equ $ - LABEL_GDT
14
       GdtPtr dw GdtLen - 1
15
              dd BaseOfLoaderPhyAddr + LABEL_GDT ; BaseOfLoaderPhyAddr是Loader的实际物
16
                   理地址,加上LABEL_GDT后,是GDT的实际物理地址
17
       SelectorFlatC \  \  \, equ \  \, LABEL\_DESC\_FLAT\_C \, - \, \, LABEL\_GDT
18
       SelectorFlatRW equ LABEL DESC FLAT RW - LABEL GDT
19
       SelectorVideo equ LABEL_DESC_VIDEO — LABEL_GDT + SA_RPL3
```

需要知道的是, Loader 的段基址是 BaseOfLoader, 所以 Loader 中标号的物理地址可以用 "BaseOfLoader\*10h+标号的偏移"算出。

### 2.2 进入保护模式

进入保护模式的代码如下:

```
[SECTION .s32]
1
        ALIGN 32
2
        [BITS 32]
3
        LABEL_PM_START:
4
            mov ax, Selector Video
            mov gs, ax
            mov ah, 0Fh
            mov al, 'P'
8
             mov (gs:((80*0+39)*2)), ax
10
             jmp $
11
        LABEL FILE LOADED:
12
             call KillMotor
13
14
             mov dh, 1
15
             call DispStrRealMode
16
17
             lgdt [GdtPtr]
18
19
             cli
20
21
             in\ al\ ,\ 92h
22
             or al, 00000010b
23
             out 92h, al
24
25
            mov eax, cr0
26
```

内核雏形 7/31

```
or eax, 1
mov cr0, eax

jmp dword SelectorFlatC:(BaseOfLoaderPhyAddr+LABEL_PM_START)
```

### 2.3 保护模式下的操作

在保护模式下,我们可以做如下操作:

- 1. 初始化各个寄存器的值。
- 2. 获得可使用内存的情况。
- 3. 打开分页机制。

### 2.3.1 初始化各个寄存器的值

代码如下所示:

```
StackSpace: times 1024 db 0
1
2
        TopOfStack equ BaseOfLoaderPhyAddr + $
        [SECTION .s32]
       ALIGN 32
       [BITS 32]
6
       LABEL_PM_START:
7
           mov ax, Selector Video
           mov gs, ax
9
10
           mov ax, SelectorFlatRW
11
12
           mov ds, ax
           mov cs, ax
13
14
           mov es, ax
15
           mov fs, ax
16
           mov ss, ax
           mov esp, TopOfStack
17
```

### 2.3.2 获得可使用内存

在之前说过,使用 BIOS 中断"int 15h"可以获得内存信息。代码如下所示:

```
1 mov ebx, 0
2 mov di, _MemChkBuf
3 .MemChkLoop:
4 mov eax, 0R820h
5 mov eax, 20
6 mov edx, 053D4150h
7 int 15h
```

内核雏形 8/31

```
jc .MemChkFail
8
9
            add di, 20
            inc dword [_dwMCRNumber]
10
            cmp ebx, 0
11
12
            jne .MemChkLoop
            jmp .MemChkOk
13
        .MemChkFail:
14
15
            mov dword [_dwMCRNumber], 0
        .MemChkOk:
16
17
            jmp $
```

#### 为了让启动过程更多信息,我们还可以添加打印内存信息的函数,代码如下:

```
DispMemInfo:
1
2
            push esi
3
            push edi
            push ecx
4
5
            mov esi, MemChkBuf
6
            mov ecx , [_dwMCRNumber]
8
        .loop:
10
            mov edx, 5
            mov edi, ARDStruct
11
        .1:
12
13
            push dword [esi]
            call DispInt
14
15
            pop eax
16
            stosd
17
18
19
            add esi, 4
            dec edx
20
            cmp edx, 0
21
            jnz .1
22
23
            call DispReturn
24
            cmp dword [dwType], 1
            jne .2
25
            mov eax, [dwBaseAddrLow]
26
            add eax , [dwLengthLow]
27
            cmp eax , [dwMemSize]
28
            jb .2
29
            mov [dwMemSize], eax
30
31
        .2:
32
33
            loop .loop
34
            call DispReturn
35
            push szRAMSize
36
37
            call DispStr
38
            add esp, 4
39
            push dword [dwMemSize]
40
            call DispInt
41
            add esp, 4
42
43
```

内核雏形 9/31

```
44
            pop ecx
45
            pop edi
46
            pop esi
47
            ret
48
        DispAL:
49
            push ecx
50
51
            push edx
            push edi
52
53
54
            mov edi, [dwDispPos]
55
            mov \ ah \ , \ 0Fh
56
            mov dl, al
57
58
            shr al, 4
            mov ecx, 2
59
        .begin:
60
            and al, 01111b
61
62
            cmp al, 9
            ja .1
63
            add al, '0'
64
65
            jmp .2
        .1:
66
            sub al, 0Ah
67
68
            add al, 'A'
        .2:
69
            mov [gs:edi], ax
70
            add edi, 2
71
72
            mov al, dl
73
            loop .begin
74
75
            mov [dwDispPos], edi
76
77
78
            pop edi
79
            pop edx
80
            pop ecx
81
82
            ret
83
        ; 使用堆栈传递参数
84
        DispInt:
85
86
            mov eax, [esp + 4]
            shr eax, 24
87
            call DispAL
88
89
            mov eax, [esp + 4]
90
            shr eax, 16
91
            call DispAL
92
93
            mov eax, [esp + 4]
94
95
            shr eax, 8
            call DispAL
96
97
            mov eax, [esp + 4]
98
99
            call DispAL
```

内核雏形 10/31

```
100
              mov\ ah\ ,\ 07h
101
              mov al, 'h'
102
              push edi
103
              mov edi, [dwDispPos]
104
              mov [gs:edi], ax
105
              add edi, 4
106
107
              mov [dwDispPos], edi
108
              pop edi
109
110
              ret
111
         ; 使用堆栈传递参数
112
         DispStr:
113
114
             push ebp
              mov ebp, esp
115
              push ebx
116
              push esi
117
              push edi
118
119
              mov esi, [esp + 8]
120
121
              mov edi, [dwDispPos]
              mov ah, 0Fh
122
         .1:
123
124
              lodsb
              test al, al
125
              jz .2
126
              cmp al, 0Ah
127
128
              jnz .3
129
              push eax
             mov eax, edi
mov bl, 160
130
131
              div bl
132
              and eax, 0FFh
133
134
              inc eax
135
              mov bl , 160
              mul bl
136
137
              mov edi, eax
138
              pop eax
139
              jmp .1
         .3:
140
              mov [gs:edi], ax
141
142
              add edi, 2
143
             jmp .1
         .2:
144
             mov [dwDispPos], edi
145
146
              pop edi
147
              pop esi
148
149
              pop ebx
              pop ebp
150
151
152
              ret
153
         DispReturn:
154
155
             push szReturn
```

内核雏形 11/31

```
call DispStr
156
157
               add esp, 4
158
159
               ret
160
          LABEL_DATA:
161
          ; 实模式下使用的符号
162
          _szMemChkTitle: db "BaseAddrL BaseAddrH LengthLow LengthHigh Type", 0Ah, 0
163
          _szRAMSize: db "RAM size:", 0
164
          _szReturn: db 0Ah, 0
165
166
          _dwMCRNumber: dd 0
167
          _dwDispPos: dd (80 * 6 + 0) * 2
168
          _dwMemSize: dd 0
169
170
          _ARDStruct:
               _dwBaseAddrLow: dd 0
171
               _dwBaseAddrHigh: dd 0
172
               _dwLengthLow: dd 0
173
174
                _dwLengthHigh: dd 0
                _dwType: dd 0
175
          MemChkBuf: times 256 db 0
176
177
          ; 保护模式下使用的符号
178
          szMemChkTitle equ BaseOfLoaderPhyAddr + _szMemChkTitle
179
          szRAMSize equ BaseOfLoaderPhyAddr + _szRAMSize
180
          szReturn equ BaseOfLoaderPhyAddr + _szReturn
dwDispPos equ BaseOfLoaderPhyAddr + _dwDispPos
dwMemSize equ BaseOfLoaderPhyAddr + _dwMemSize
181
182
183
184
          dwMCRNumber equ BaseOfLoaderPhyAddr + _dwMCRNumber
          ARDStruct equ BaseOfLoaderPhyAddr + _ARDStruct
185
               dwBaseAddrLow \  \  \, \textbf{equ} \  \  \, BaseOfLoaderPhyAddr + \_dwBaseAddrLow
186
               dwBaseAddrHigh equ BaseOfLoaderPhyAddr + _dwBaseAddrHigh
187
                \begin{array}{lll} dwLengthLow & \textbf{equ} & BaseOfLoaderPhyAddr + \_dwLengthLow \\ dwLengthHigh & \textbf{equ} & BaseOfLoaderPhyAddr + \_dwLengthHigh \\ \end{array} 
188
189
               dwType equ BaseOfLoaderPhyAddr + _dwType
190
          MemChkBuf equ BaseOfLoaderPhyAddr + MemChkBuf
```

#### 2.3.3 打开分页机制

启动分页的函数如下所示:

```
PageDirBase equ 100000h
1
2
        PageTblBase equ 101000h
3
4
        SetupPaging:
            xor edx, edx
5
            mov edx , [dwMemSize]
6
            mov ebx, 400000h
            div ebx
8
9
            mov ecx, eax
10
            test edx, edx
11
            jz .no_remainder
            inc ecx
12
        no remainder:
13
```

内核雏形 12/31

```
push ecx
14
15
            mov ax, SelectorFlatRW
16
17
            mov es, ax
18
            mov edi, PageDirBase
19
            xor eax, eax
            mov eax, PageTblBase | PG_P | PG_USU | PG_RWW
20
21
22
       .1:
            stosd
23
            add eax, 4096
24
            loop .1
25
26
27
            pop eax
28
            mov ebx, 1024
29
            mul ebx
30
            mov ecx, eax
            mov edi, PageTblBase
31
            xor eax, eax
mov eax, PG_P | PG_USU | PG_RWW
32
33
34
35
            stosd
            add eax, 4096
36
            loop .2
37
38
            mov eax, PageDirBase
39
            mov cr3, eax
40
            mov eax, cr0
41
42
            or eax, 80000000h
43
            mov cr0, eax
            jmp short .3
44
45
        .3:
46
47
            ret
48
```

### 2.4 重新放置内核

我们将根据 ELF 文件信息将内核转移到正确的位置,也就是根据 ELF 文件中的 Program header,根据其信息进行内存复制。

### 2.4.1 内存复制函数

代码如下所示:

```
; 使用堆栈进行参数的传递
MemCpy:
push ebp
mov ebp, esp

push esi
```

内核雏形 13/31

```
push edi
8
             push ecx
9
             mov edi, [ebp + 8]
10
11
             mov esi, [ebp + 12]
             mov ecx, [ebp + 16]
12
13
14
             cmp ecx, 0
            jz .2
15
16
17
            mov al, [ds:esi]
18
             inc esi
19
            mov byte [es:edi], al
20
21
             inc edi
22
             dec ecx
23
            jmp .1
24
        .2:
25
             mov eax, [ebp + 8]
26
27
             pop ecx
29
             pop edi
             pop esi
30
31
             mov esp, ebp
32
             pop ebp
33
             ret
34
```

### 2.4.2 转移内核

### 转移内核的函数如下:

```
1
        InitKernel:\\
2
            xor esi, esi
            mov cx, word [BaseOfKernelFilePhyAddr + 2Ch]
3
4
            movzx ecx, cx
            mov esi, [BaseOfKernelFilePhyAddr + 1Ch]
5
            add esi, BaseOfKernelFilePhyAddr
6
        .Begin:
           mov eax, [esi + 0]
            cmp eax, 0
9
            jz .NoAction
10
            push dword [esi + 010h]
11
            mov eax, [esi + 04h]
12
            add eax, BaseOfKernelFilePhyAddr
13
14
            push eax
15
            push dword [esi + 08h]
            call MemCpy
16
            add esp, 12
17
18
        .NoAction:
            add esi, 020h
19
            dec ecx
20
            jnz .Begin
21
```

内核雏形 14/31

```
22
23 ret
```

# 3 扩充内核

### 3.1 重新放置堆栈和 GDT

现在 GDT 表和堆栈还存放在 loader 中,我们接下来想把它们放进内核中。 切换堆栈和 GDT 的代码如下:

```
SELECTOR_KERNEL_CS equ 8
1
2
        extern cstart
3
        extern gdt_ptr
6
        [SECTION .bss]
        StackSpace resb 2*1024
        StackTop:
10
        [section .text]
11
12
        global _start
13
        _start:
14
15
            ;切换堆栈
16
            mov esp, StackTop
17
            ;更换GDT
18
19
            sgdt [gdt_ptr]
            call cstart
20
            lgdt [gdt_ptr]
21
22
            jmp SELECTOR_KERNEL_CS: c s i n i t
23
24
        csinit:
25
            push 0
26
            popfd
27
28
            hlt
```

### 切换堆栈的语句是:

```
; StackTop定义在.bss段中
; 堆栈大小为2KB
mov esp, StackTop
```

### 更换 GDT 的语句是:

```
sgdt [gdt_ptr] ; 将GDT寄存器的内容存到gdt_ptr内存单元中 call cstart
```

内核雏形 15/31

```
lgdt [gdt_ptr]; 将gdt_ptr内存单元中的内容加载到GDT寄存器中
```

cstart 函数将位于 Loader 中的原 GDT 全部复制给新的 GDT, 然后将 gdt\_ptr 中的内容改为新的 GDT 的基地址和界限。其中 gdt\_ptr 和 cstart 分别是一个全局变量和全局函数,它们在 start.c 中定义:

```
#include "type.h"
       #include "const.h"
2
       #include "protect.h"
3
       PUBLIC void * memcpy(void* pDst, void* pSrc, int iSize);
       PUBLIC u8 gdt ptr[6];
       PUBLIC DESCRIPTOR gdt[GDT_SIZE];
10
11
       PUBLIC void cstart()
12
            memcpy(\&gdt\,,\ (\verb"void")" (*((u32")(\&gdt\_ptr[2])))\,,\ *((u16")(\&gdt\_ptr[0]))+1);
13
14
15
            u16* p_gdt_limit = (u16*)(\&gdt_ptr[0]);
            u32* p_gdt_base = (u32*)(&gdt_ptr[2]);
16
            *p_gdt_limit = GDT_SIZE * sizeof(DESCRIPTOR) - 1;
17
18
            *p_gdt_base = (u32)&gdt;
19
```

在上述代码中,我们可以看到"type.h"、"const.h"和"protect.h",它们是用于方便而创建的一些头文件,如下所示:

```
// type.h文件内容
1
        #ifndef _ORANGES_TYPE_H
2
       #define _ORANGES_TYPE_H
        typedef unsigned int u32;
        typedef unsigned short u16;
        typedef unsigned char u8;
       #endif
10
        // const.h文件内容
11
       #ifndef _ORANGES_CONST_H
12
       #define _ORANGES_CONST_H
13
14
       #define PUBLIC
15
        #define PRIVATE static
16
17
       #define GDT_SIZE
18
19
20
       #endif
21
        // protect.h文件内容
       #ifndef _ORANGES_PROTECT_H
23
        #define _ORANGES_PROTECT_H
24
25
```

内核雏形 16/31

```
typedef struct s_descriptor
26
27
            u16 limit_low;
28
            u16 base_low;
29
            u8 base_mid;
            u8 attr1;
31
            u8 limit_high_attr2;
32
33
            u8 base_high;
        }DESCRIPTOR;
34
35
        #endif
36
```

### 3.2 打印字符的函数

为了让我们的操作系统在运行的时候可以显示一些信息,还需要声明一个打印字符 或字符串的函数。

代码如下:

```
[SECTION .data]
1
        disp_pos dd 0
2
3
        [SECTION .text]
4
5
        global disp_str
6
8
        ; 这个函数使用堆栈进行参数的传递
9
        disp_str:
           push ebp
10
11
           mov ebp, esp
12
           mov esi, [ebp + 8]
13
           mov edi , [disp_pos]
           mov ah, 0Fh
15
16
17
           lodsb
18
           test al, al
19
           jz .2
20
           cmp al, 0Ah
22
           jnz .3
           push eax
23
           mov eax, edi
24
           mov bl, 160
25
           div bl
26
           and eax, OFFh
27
28
           inc eax
           mov bl, 160
29
           mul bl
30
           mov edi, eax
31
32
            pop eax
           jmp .1
33
34
```

内核雏形 17/31

在 C 语言中就可以对这个函数进行正常的调用:

### 3.3 使用 makefile

### 3.3.1 makefile 快速入门

我在 github 网站上有上传关于 makefile 的笔记,这里再重温一下。 简单的 makefile 如下所示:

```
ASM = nasm
1
2
       ASMFLAGS = -I include /
4
       TARGET = boot.bin loader.bin
       .PHONY: everything clean all
       everything: $(TARGET)
8
       clean:
10
           rm - f  $(TARGET)
11
12
13
        all: clean everything
14
        boot.bin: boot.asm include/load.inc include/fat12hdr.inc
15
           $(ASM) $(ASMFLAGS) -o $@ $<
17
        loader.bin: loader.asm include/load.inc include/fat12hdr.inc include/pm.inc
18
           $(ASM) $(ASMFLAGS) -o $@ $<
```

夸张的说,明白以下两点,makefile的内容就明白了一半:

- 1. "="用来定义变量。
- 2. ASM 和 ASMFLAGS 就是两个变量,使用 \$(ASM) 和 \$(ASMFLAGS) 调用这两个变量。

makefile 最重要的语法如下:

内核雏形 18/31

```
target: prerequisites
command
```

#### 这个语法的意思是:

- 1. 要想得到 target, 需要执行命令 command。
- 2. target 依赖 prerequisites, 当 prerequisites 中至少有一个文件比 target 文件新时, command 才会被执行。

再来看下面的语句:

```
$ (ASM) $ (ASMFLAGS) -o $@ $<
```

其中, \$@ 代表 target, \$< 代表 prerequisites 中的第一个文件, 这条语句相当于:

```
nasm — I include / — o loader.bin loader.asm
```

再来看 everything、clean 和 all,它们 3 个不是文件,只是一个动作名称。比如"make clean"将会执行"rm -f \$(TARGET)"。关键字.PHONY 用来声明这些动作名称。

all 后面跟着 clean 和 everything, 这意味着如果执行"make all", 那么 clean 和 everything 下面的动作也会被执行。 "make all" 执行的结果如下:

```
rm -f boot.bin loader.bin
nasm -I include/ -o boot.bin boot.asm
nasm -I include/ -o loader.bin loader.asm
```

#### 3.3.2 编译当前代码的 makefile

用于编译当前代码的 makefile 如下:

```
ENTRYPOINT = 0x30400
1
       ENTRYOFFSET = 0x400
2
       ASM = nasm
       DASM = ndisam
       CC = gcc
6
       LD = 1d
       ASMBFLAGS = -I boot/include/
8
       ASMKFLAGS = -I include / -f elf
       CFLAGS = -I include / -c -fno-builtin
10
11
       LDFLAGS = -s - Text \$ (ENTRYPOINT)
       DASMFLAGS = -u -o (ENTRYPOINT) -e (ENTRYOFFSET)
12
13
       ORANGESBOOT = boot/boot.bin boot/loader.bin
       ORANGESKERNEL = kernel.bin
15
       OBJS = kernel/kernel.o kernel/start.o lib/kliba.o lib/string.o
16
       DASMOUTPUT = kernel.bin.asm
```

内核雏形 19/31

```
18
19
        .PHONY: everything final image clean realclean disasm all buildimg
20
        everything: $(ORANGESBOOT) $(ORANGESKERNEL)
21
        all: realclean everything
23
24
        final: all clean
25
26
        image: final buildimg
27
28
        clean:
           rm - f \$(OBJS)
30
31
        realclean:
32
           rm - f (OBJS) (ORANGESBOOT) (ORANGESKERNEL)
33
34
35
            $(DASM) $(DASMFLAGS) $(ORANGESKERNEL) > $(DASMOUTPUT)
37
        buildimg:
38
           dd if=boot/boot.bin of=a.img bs=512 count=1 conv=notrunc
40
            sudo mount -o loop a.img /mnt/floppy/
            sudo cp -fv boot/loader.bin /mnt/floppy/
41
            sudo cp -fv kernel.bin /mnt/floppy/
42
            sudo umount /mnt/floppy
        boot/boot, bin: boot/boot.asm boot/include/load.inc boot/include/fat12hdr.inc
45
            $(ASM) $(ASMBFLAGS) -o $@ $<
47
        boot/loader.bin: boot/loader.asm boot/include/load.inc boot/include/
48
            fat12hdr.inc boot/include/pm.inc
49
            (ASM) (ASMBFLAGS) -0 (ORANGESKERNEL) (OBJS)
50
        kernel/kernel.o: kernel/kernel.asm
51
            $(ASM) $(ASMKFLAGS) -o $@ $<
53
        kernel/start.o: kernel/start.c include/type.h include/const.h include/protect.h
54
            $(CC) $(CFLAGS) -o $@ $<
        lib/kliba.o: lib/kliba.asm
57
            $(ASM) $(ASMKFLAGS) -o $@ $<
58
60
        lib/string.o: lib/string.asm
            $(ASM) $(ASMKFLAGS) -o $@ $<
```

### 3.4 添加中断处理

我们现在已经身处内核中,讲道理,可以开始添加进程。 但是为了让操作系统可以控制进程,我们还要添加中断处理。 首先是要设置 8259A 和建立 IDT。 内核雏形 20/31

### 3.4.1 初始化 8259A

代码如下:

```
PUBLIC void init_8259A()
1
2
            out_byte(INT_M_CTL, 0x11);
3
            out_byte(INT_S_CTL, 0x11);
            \verb"out_byte" (INT_M_CTLMASK, INT_VECTOR_IRQ0");
5
            out_byte(INT_S_CTLMASK, INT_VECTOR_IRQ8);
6
            out_byte(INT_M_CTLMASK, 0x4);
            out_byte(INT_S_CTLMASK, 0x2);
8
            out_byte(INT_M_CTLMASK, 0x1);
            out_byte(INT_S_CTLMASK, 0x1);
10
11
            out_byte(INT_M_CTLMASK, 0xFF);
            out_byte(INT_S_CTLMASK, 0xFF);
12
13
```

8259A 的端口定义在 "const.h" 文件中:

```
# define INT_M_CTL 0x20

# define INT_M_CTLMASK 0x21

# define INT_S_CTL 0xA0

# define INT_S_CTLMASK 0xA1
```

中断向量定义在"protect.h"文件中:

```
#define INT_VECTOR_IRQ0 0x20
#define INT_VECTOR_IRQ8 0x28
```

out byte 函数和 in byte 函数定义在 kliba.asm 文件中:

```
; void out_byte(u16 port, u8 value);
1
2
        out_byte:
3
            mov edx, [esp + 4]
            mov al, [esp + 4 + 4]
4
            out dx, al
            nop
            nop
            ret
        ; void in_byte(u16 port);
10
        in_byte:
11
12
            mov edx, [esp + 4]
13
            xor eax, eax
            in al, dx
14
            nop
15
            nop
16
17
            ret
```

为了更好的管理函数,我们建立一个函数声明文件:

```
PUBLIC void out byte(u16 port, u8 value);
```

内核雏形 21/31

```
PUBLIC u8 in_byte(u16 port);
PUBLIC void disp_str(char* info);
```

### 3.4.2 初始化 IDT

初始化 IDT 的代码如下:

```
#include"global.h"

// 初始化IDT

ul6* p_idt_limit = (ul6*)(&idt_ptr[0]);

u32* p_idt_base = (u32*)(&idt_ptr[2]);

*p_idt_limit = IDT_SIZE * sizeof(GATE) - 1;

*p_idt_base = (u32)(&idt);
```

其中 IDT\_SIZE 变量定义在 "const.h" 文件中:

```
#define IDT_SIZE 256
```

GDTE 数据结构定义在"protect.h"文件中:

```
typedef struct s_gate
{
    ul6 offset_low;
    ul6 selector;
    u8 dcount;
    u8 attr;
    ul6 offset_high;
}GATE;
```

为了更好的管理这些全局变量,我们创建了一个文件 "global.h":

```
#ifdef GLOBAL_VARIABLES_HERE
#undef EXTERN

#define EXTERN

#endif

EXTERN int disp_pos;
EXTERN u8 gdt_ptr[6];
EXTERN DESCRIPTOR gdt[GDT_SIZE];
EXTERN u8 idt_ptr[6];
EXTERN GATE idt[IDT_SIZE];
```

这里 EXTERN 这么设计,是为了让 EXTERN 在"global.h"中是空值,而在其他文件中是"extern":

```
1 // global.c的内容

2 #define GLOBAL_VARIABLES_HERE

3 #include "type.h"

5 #include "const.h"

6 #include "protect.h"
```

内核雏形 22/31

```
#include "proto.h"
#include "global.h"

// const.h中与EXTERN有关的内容
#define EXTERN extern
```

#### 3.4.3 添加中断处理

当中断或异常发生时,eflags、cs 和 eip 将会被压栈,如果有错误码,那么错误码也会被压栈。

总的来说,如果有错误码,就直接把向量号压栈,然后执行一个中断处理函数。如果没有错误码,就向栈中压入一个 0xFFFFFFF, 再把向量号压栈并执行中断处理函数。

中断处理函数的声明如下:

```
void exception_handler(int vec_no, int err_code, int eip, int cs, int eflags);
```

### 中断和异常处理的函数如下:

```
extern idt_ptr
1
2
        global _start
3
4
        global divide_error
        global \ single\_step\_exception
5
        global nmi
6
        global breakpoint_exception
        global overflow
8
        global bounds_check
       global inval opcode
10
11
        global copr_not_available
        global double_fault
12
        global copr_seg_overrun
13
        global inval_tss
14
        global segment_not_present
15
        global stack_exception
16
        global general_protection
17
18
        global page_fault
        global copr_error
19
20
21
            lidt [idt_ptr]; 加载 idt_ptr 内存单元中的值到 IDT 寄存器中
22
        divide error:
23
            push 0xFFFFFFF
25
            push 0
            jmp exception
26
27
        single_step_exception:
            push 0xFFFFFFF
29
            push 1
30
            jmp exception
32
       nmi:
```

内核雏形 23/31

```
push 0xFFFFFFFF
34
35
             push 2
36
             jmp exception
37
38
        breakpoint_exception:
             push 0xFFFFFFFF
39
             push 3
40
41
            jmp exception
42
        overflow:
43
            push 0xFFFFFFFF
44
45
             push 4
             jmp exception
46
47
48
        bounds_check:
             push 0xFFFFFFFF
49
             push 5
50
            jmp exception
51
52
        inval\_opcode:
53
             push 0xFFFFFFFF
54
55
             push 6
56
            jmp exception
57
58
        copr\_not\_available:
             push 0xFFFFFFFF
59
             push 7
60
             jmp exception
61
62
        double_fault:
63
             push 8
64
65
             jmp exception
        copr_seg_overrun:
67
             push 0xFFFFFFFF
68
69
             push 9
70
            jmp exception
71
72
        inval\_tss:
             push 10
73
74
             jmp exception
75
76
        segment\_not\_present:
             push 11
77
             jmp exception
78
79
        stack\_exception:
80
             push 12
81
             jmp exception
82
83
        general\_protection:
84
             push 13
85
86
             jmp exception
87
        page_fault:
88
89
            push 14
```

内核雏形 24/31

```
90
             imp exception
91
         copr_error:
92
             push 0xFFFFFFF
93
94
             push 16
95
             jmp exception
96
         exception:
98
             call exception_handler
             add esp, 4*2
99
100
```

#### 异常处理函数实现如下:

```
PUBLIC void exception_handler(int vec_no, int err_code, int eip, int cs, int eflags
1
2
3
            int i;
4
            int text_color = 0x74; /* 灰底红字 */
5
            char * err_msg[] = {"#DE Divide Error",
6
                        "#DB RESERVED",
                        "— NMI Interrupt",
8
                        "#BP Breakpoint",
9
                        "#OF Overflow",
10
                        "#BR BOUND Range Exceeded",
11
                        "#UD Invalid Opcode (Undefined Opcode)",
12
                        "#NM Device Not Available (No Math Coprocessor)",
13
                        "#DF Double Fault",
14
15
                             Coprocessor Segment Overrun (reserved)",
                        "#TS Invalid TSS",
16
                        "#NP Segment Not Present",
17
                        "#SS Stack-Segment Fault",
18
                        "#GP General Protection",
19
                        "#PF Page Fault",
20
21
                        "— (Intel reserved. Do not use.)",
                        "#MF x87 FPU Floating-Point Error (Math Fault)",
22
                        "#AC Alignment Check",
23
                        "#MC Machine Check",
24
                        "#XF SIMD Floating-Point Exception"
25
            };
26
27
            /* 通过打印空格的方式清空屏幕的前五行, 并把 disp_pos 清零 */
28
29
            disp_pos = 0;
            for ( i =0; i <80*5; i ++) {
30
31
                disp_str(" ");
32
33
            disp_pos = 0;
34
            disp_color_str("Exception! -> ", text_color);
35
36
            disp_color_str(err_msg[vec_no], text_color);
            disp\_color\_str("\n\n", text\_color);
37
            disp_color_str("EFLAGS:", text_color);
38
39
            disp_int(eflags);
            disp_color_str("CS:", text_color);
40
            disp_int(cs);
41
```

内核雏形 25/31

### 其中 disp\_color\_str() 函数如下:

```
disp_color_str:
1
            push ebp
2
            mov ebp, esp
3
4
            mov esi, [ebp + 8]
            mov edi , [disp_pos]
            mov ah, [ebp + 12]
8
9
        .1:
            lodsb
10
            test al, al
11
            jz .2
12
13
            cmp al, 0Ah
14
            jnz .3
            push eax
15
16
            mov eax, edi
            mov bl, 160
17
            div bl
18
            and eax, 0FFh
19
20
            inc eax
            mov bl, 160
21
            mul bl
22
23
            mov edi, eax
            pop eax
24
            jmp .1
25
26
27
            mov [gs:edi], ax
28
            add edi, 2
29
30
            jmp .1
31
32
            mov [disp_pos], edi
33
34
            pop ebp
35
36
```

#### 除了显示字符串,还编写了显示整数的函数:

内核雏形 26/31

```
int flag=0;
6
             *p++ = '0';
8
             *p++ = 'x';
9
10
              if(num == 0)
11
                  *p++ = ,0,
12
             else
13
14
             {
                  for (i = 28; i > = 0; i = = 4)
15
16
                       ch = (num >> 1) & 0xF;
17
                       if(flag || (ch > 0))
18
19
20
                            flag = 1;
                           ch += '0';
21
                           if(ch > '9')
22
                               ch += 7;
23
                           *p++ = ch;
25
                  }
26
             *p = 0;
28
             return str;
29
30
31
        PUBLIC void disp_int(int input)
32
33
34
             char output[16];
35
             itoa (output, input);
             disp_str(output);
36
         }
```

### 3.4.4 设置 IDT

虽然添加了中断处理函数,但是还需要设置 IDT 才能实现中断机制。 首先写一个设置门描述符的函数,代码如下:

```
PRIVATE void init_idt_desc(unsigned char vector, u8 desc_type, int_handler
2
            handler, unsigned char privilege)
4
            GATE* p_gate = &idt[vector];
            u32 base = (u32) handler;
5
            p_gate -> offset_low = base & 0xFFFF;
6
            p_gate -> selector = SELECTOR_KERNEL_CS;
            p_gate \rightarrow dcount = 0;
8
            p_gate -> attr = desc_type | (privilege << 5);</pre>
10
            p_gate -> offset_high = (base >> 16) & 0xFFFF;
       }
11
```

其中 int handler 是一个函数指针, 在"type.h"中定义:

内核雏形 27/31

```
typedef void (*int_handler)();
```

### 所有异常处理函数的声明需要和这个一样,如下所示:

```
void divide_error();
2
       void single_step_exception();
       void nmi();
3
       void breakpoint_exception();
4
        void overflow();
       void bounds_check();
       void inval_opcode();
       void copr not available();
       void double_fault();
       void copr_seg_overrun();
10
       void inval_tss();
11
12
        void segment_not_present();
        void stack_exception();
13
        void general_protection();
14
        void page_fault();
15
16
       void copr_error();
```

### 设置 IDT 表的代码如下:

```
1
       PUBLIC void init prot()
2
            init_8259A();
3
            // 全部初始化成中断门(没有陷阱门)
6
            init_idt_desc(INT_VECTOR_DIVIDE,
                                                 DA_386IGate,
                                         PRIVILEGE_KRNL);
                    divide_error,
8
            init_idt_desc(INT_VECTOR_DEBUG,
                                                 DA_386IGate,
9
                    single_step_exception, PRIVILEGE_KRNL);
10
11
            init_idt_desc(INT_VECTOR_NMI,
                                                 DA_386IGate,
12
                                     PRIVILEGE_KRNL);
13
                    nmi,
14
15
            init_idt_desc(INT_VECTOR_BREAKPOINT,
                                                     DA_386IGate,
                    breakpoint_exception, PRIVILEGE_USER);
16
17
            init_idt_desc(INT_VECTOR_OVERFLOW, DA_386IGate,
18
                    overflow,
                                         PRIVILEGE_USER);
19
20
            init_idt_desc(INT_VECTOR_BOUNDS,
                                                 DA 386IGate,
21
                    bounds_check,
                                         PRIVILEGE_KRNL);
23
            init_idt_desc(INT_VECTOR_INVAL_OP, DA_386IGate,
24
                                         PRIVILEGE KRNL);
                    inval_opcode,
25
26
            init_idt_desc(INT_VECTOR_COPROC_NOT,
                                                     DA_386IGate,
27
                    copr_not_available , PRIVILEGE_KRNL);
28
29
            init\_idt\_desc (INT_VECTOR_DOUBLE_FAULT, DA_3861Gate,
30
                    double_fault,
                                         PRIVILEGE_KRNL);
31
```

内核雏形 28/31

```
32
            init_idt_desc(INT_VECTOR_COPROC_SEG,
33
                                                      DA 386IGate,
                                             PRIVILEGE_KRNL);
                    copr_seg_overrun,
34
35
            init_idt_desc(INT_VECTOR_INVAL_TSS, DA_386IGate,
                                    PRIVILEGE_KRNL);
37
                    inval_tss,
38
            init idt desc (INT VECTOR SEG NOT,
                                                 DA 386IGate,
39
                    segment\_not\_present, PRIVILEGE\_KRNL);
40
41
            init_idt_desc(INT_VECTOR_STACK_FAULT,
                                                     DA 386IGate,
42
                    stack_exception,
                                            PRIVILEGE_KRNL);
44
            init_idt_desc(INT_VECTOR_PROTECTION,
                                                     DA_386IGate,
45
                    general_protection , PRIVILEGE_KRNL);
46
47
            init_idt_desc(INT_VECTOR_PAGE_FAULT,
48
                                                     DA_386IGate,
                                    PRIVILEGE KRNL);
                    page_fault,
49
            init_idt_desc(INT_VECTOR_COPROC_ERR,
                                                      DA_386IGate,
51
                    copr_error,
                                    PRIVILEGE KRNL);
52
```

### 3.4.5 设置外部中断程序

虽然我们初始化了8259A,但是我们并没有设置相应的外部中断程序。

两片级联的 8259A 可以挂接 15 个不同的外部设备,也就有 15 个中断处理程序。和 之前设置 IDT 表的中断处理程序的过程相似,首先设置中断例程:

```
extern spurious_irq
2
        global hwint00
3
        global hwint01
        global hwint02
        global hwint03
6
        global hwint04
        global hwint05
        global hwint06
        global hwint07
10
        global hwint08
11
        global hwint09
12
        global hwint10
13
        global hwintl1
14
        global hwint12
15
        global hwint13
16
        global hwint14
17
        global hwint15
18
19
        %macro hwint_master
20
21
            push
             call
22
                      spurious_irq
             add
                     esp, 4
23
             hlt
24
```

内核雏形 29/31

```
%endmacro
25
27
       ALIGN
28
29
        hwint00:
                                  ; Interrupt routine for irq 0 (the clock).
                hwint\_master
30
31
        ALIGN
32
33
        hwint01:
                                  ; Interrupt routine for irq 1 (keyboard)
                hwint_master
34
35
        ALIGN 16
        hwint02:
                                  ; Interrupt routine for irq 2 (cascade!)
37
                hwint\_master
38
39
        ALIGN
40
        hwint03:
41
                                  ; Interrupt routine for irq 3 (second serial)
                hwint master
42
43
        ALIGN
44
45
        hwint04:
                                  ; Interrupt routine for irq 4 (first serial)
                hwint\_master
47
        ALIGN
               16
48
49
        hwint05:
                                  ; Interrupt routine for irq 5 (XT winchester)
                hwint_master
50
51
        ALIGN
52
53
        hwint06:
                                  ; Interrupt routine for irq 6 (floppy)
54
                hwint\_master
                                  6
55
        ALIGN
56
57
        hwint07:
                                  ; Interrupt routine for irq 7 (printer)
                hwint\_master
58
59
60
61
       %macro hwint_slave
                push
                       %1
62
                         spurious_irq
63
                call
64
                add
                         esp, 4
                h1t
65
       %endmacro
66
67
68
       ALIGN
69
        hwint08:
                                  ; Interrupt routine for irq 8 (realtime clock).
70
                hwint\_slave
71
72
        ALIGN
73
74
        hwint09:
                                  ; Interrupt routine for irq 9 (irq 2 redirected)
                hwint_slave
75
76
77
        ALIGN
        hwint10:
78
                                  ; Interrupt routine for irq 10
                                  10
                hwint\_slave
79
80
```

内核雏形 30/31

```
ALIGN
81
82
        hwint11:
                                  ; Interrupt routine for irq 11
                 hwint_slave
83
84
85
        ALIGN
        hwint12:
                                  ; Interrupt routine for irq 12
86
                 hwint slave
87
88
        ALIGN
89
                 16
        hwint13:
                                  ; Interrupt routine for irq 13 (FPU exception)
90
                 hwint_slave
91
92
                16
        ALIGN
93
        hwint14:
                                  ; Interrupt routine for irq 14 (AT winchester)
94
95
                 hwint_slave
                                  14
96
        ALIGN
97
                 16
        hwint15:
                                  ; Interrupt routine for irq 15
98
                 hwint_slave
```

#### 这里的 spurious irq() 函数的实现代码如下:

```
PUBLIC void spurious_irq(int irq)

{

disp_str("spurious_irq: ");

disp_int(irq);

disp_str("\n");

}
```

### 然后再在 IDT 表中填入外部中断处理函数,如下所示:

```
hwint00();
1
        void
2
        void
                 hwint01();
                 hwint02();
        void
3
                 hwint03();
        void
4
        void
                 hwint04();
                 hwint05();
        void
                 hwint06();
        void
        void
                 hwint07();
                 hwint08();
        void
        void
                 hwint09();
10
        void
                 hwint10();
11
12
        void
                 hwint11();
        void
                 hwint12();
13
        void
                 hwint13();
14
        void
                 hwint14();
15
16
        void
                 hwint15();
17
18
19
                                       init_prot
20
        PUBLIC void init_prot()
21
22
23
             init_idt_desc(INT_VECTOR_IRQ0 + 0, DA_386IGate,
24
```

内核雏形 31/31

```
hwint00,
                                                      PRIVILEGE KRNL);
25
26
             init_idt_desc(INT_VECTOR_IRQ0 + 1,
                                                        DA_386IGate,
27
                                                      PRIVILEGE KRNL);
                         hwint01,
28
             init_idt_desc(INT_VECTOR_IRQ0 + 2,
                                                        DA_386IGate,
30
                                                      PRIVILEGE KRNL);
                         hwint02,
31
32
             init_idt_desc(INT_VECTOR_IRQ0 + 3,
                                                        DA 386IGate,
33
                                                      PRIVILEGE_KRNL);
                         hwint03,
34
35
             init_idt_desc(INT_VECTOR_IRQ0 + 4,
                                                        DA_386IGate,
                         hwint04,
                                                      PRIVILEGE_KRNL);
37
38
            init_idt_desc(INT_VECTOR_IRQ0 + 5,
                                                        DA_386IGate,
39
                         hwint05,
                                                      PRIVILEGE_KRNL);
40
41
            init_idt_desc(INT_VECTOR_IRQ0 + 6,
                                                        DA 386IGate,
42
                         hwint06,
                                                      PRIVILEGE_KRNL);
44
            init_idt_desc(INT_VECTOR_IRQ0 + 7,
                                                        DA 386IGate,
45
                         hwint07,
                                                      PRIVILEGE_KRNL);
47
            init_idt_desc(INT_VECTOR_IRQ8 + 0,
                                                        DA_386IGate,
48
                         hwint08,
                                                      PRIVILEGE KRNL);
49
             init_idt_desc(INT_VECTOR_IRQ8 + 1,
                                                        DA_386IGate,
51
                                                      PRIVILEGE_KRNL);
                         hwint09,
52
             init_idt_desc(INT_VECTOR_IRQ8 + 2,
54
                                                        DA_386IGate,
                         hwint10,
                                                      PRIVILEGE_KRNL);
55
56
             init_idt_desc(INT_VECTOR_IRQ8 + 3,
57
                                                        DA_386IGate,
                                                      PRIVILEGE_KRNL);
                         hwint11,
58
59
60
             init_idt_desc(INT_VECTOR_IRQ8 + 4,
                                                        DA_386IGate,
61
                         hwint12,
                                                      PRIVILEGE_KRNL);
62
63
            init_idt_desc(INT_VECTOR_IRQ8 + 5,
                                                        DA_386IGate,
                                                      PRIVILEGE_KRNL);
64
                         hwint13,
65
            init_idt_desc(INT_VECTOR_IRQ8 + 6,
                                                        DA 386IGate,
66
                         hwint14,
                                                      PRIVILEGE_KRNL);
67
68
             init_idt_desc(INT_VECTOR_IRQ8 + 7,
                                                        DA 386IGate,
69
                         hwint15,
                                                      PRIVILEGE KRNL);
70
71
```

需要认识到,是因为我们设置了 IDT 表,并且将它放入 IDT 寄存器,所以有中断时,才会有硬件机制响应并触发对应的中断处理函数。