# CPU设计实验工作简表

|  |  |  |  |
| --- | --- | --- | --- |
| **姓 名** | **专业班级** | **学 号** | **诚信承诺** |
| 于子懿 | 计算机1903 | 3190602075 |  |
| **题目** | JUC-II CPU的微程序设计 | |
| **时间** | 2020年6月28日~7月1日 | |
| **进度记录** | | | |
| **日 期** | **进 度** | | |
| 6月 28日 | 观看辅导视频和例子，了解本次实验基本过程 | | |
| 6月 29日 | 完成双操作指令的微程序调试与测试 | | |
| 6月 30日 | 完成条件转移指令的微程序调试与测试 | | |
| 7月 1日 | 完成移位指令的微程序调试与测试 | | |
| 7月 2日 | 完成堆栈相关指令的微程序调试与测试 | | |
| 7月3 日 | 答辩 | | |
| 7月 8日 | 完成实验报告 | | |
| 月 日 |  | | |
| **完成情况** | | | |
| （概括完成情况，如实现了哪些指令，设计的亮点）  完成取指令，单、双操作数寻址，条件转移、移位指令、堆栈相关指令寻址（INC,JMP，MOV,SUB,CMP,JC,JZ,HALT,TEST,SHR,ROL,PUSH,POP）等指令；  完成取源操作数包括：寄存器寻址，立即寻址，直接寻址，间接寻址，变址寻址  完成取目的操作数包括：寄存器寻址，直接寻址，简介寻址，变址寻址 | | | |
| **对课程教学的意见和建议** | | | |
| 无 | | | |

注：工作简表请勿超出一页