第二次实验 （2018-4-17）

1. 设计一个1001序列检测器，分别设计序列可重叠与不可重叠的 Mealy型和Moore型电路，并验证你所设计的电路。比较两种电路的异同点。（触发器自行选择，可直接使用LOGISIM中的触发器）
2. 设计一个模6的可逆计数器，当输入X =0时为加1计数，X=1时为减1计数。计算器有进位输出和借位输出，当加1计数计从最大值时向0变化时候进位输出为1，当减1计数时，从0向最大值变化时借位输出为1.其它情况下进位与借位输出均为0。
3. 设计一个代码检查电路，能对串行输入的3位二进制代码进行检测，假定输入从高位开始，当输入的三位二进表示的数大于5时，输出为1，其余情况下输出为0，设计实现该功能的 Mealy型和Moore型电路.