

电源接口: VPWR: 电源供电接口, 不超过5.5V; IOVDD: 内部LDO输出, GPIO逻辑电压;

VSS: 数字地

AVSS: 音頻地

模拟音频接口:

PB0: 模拟音频输出

PB1:麦克风模拟输入

PA13: MICBIAS麦克风偏置电源输出

APAP: D类扬声器驱动正输出 APAN: D类扬声器驱动负输出

特殊功能IO:

ADCx: 10bit ADC输入通道; USBDM&DP: USB1.1信号

RESET: 默认长按复位 MCLR: 默认短按复位

PA8、PA9: 耐5V IO, 驱动力8mA

"品设计安全规范: 元器件物料必须保证质量,电容耐压值应大于最大工作电压一倍以上。 元器件物料必须保证质量,电容耐压值应大于最大工作电压一倍以上。 锂电方案必须带锂保,如果电池不带锂保,硬件设计需添加过流过放电路。

3.外露接口和后焊物料: USB座, SD卡, linein插座, 充电输入, 电池等, 做好静电和浪涌保护措施,整机ESD 应符合最低标准, 接触±4K, 空气±8K。

2.IOV DDD (3.2V/100mA@0.3Vdrop)。 2.IOV DD可软件配置电压输出档位,不可关断输出状态,软开关方案注意避免外围漏电;

IOVDD必须连接去耦电容接GND, layout时必须保证去耦电容良好的去耦路径,必要时可以适当增加IOVDD的电容量;

3.GPIO支持输入。输出和高阻状态,内高可愿置上下掉电阻。支持最多路域振荡映发往底©GPIO; 4.GPIO电压输入范围O-IOVDD 期等V RO (PAS, PA9) 电压输入范围O-45.5V, 严禁过压; 普通GPIO输出驱动电流将有构配置,需VV RO (PAS, PA9) 电压输入范围O-45.5V, 严禁过压; 5.PAO跃认上处。默认规矩长按复位、长按复位对间可配置。复位功能可屏蔽; 6.PAS跃认上处。默认规矩长按复位、长按复位时间可配置。复位功能可屏蔽;

0.PASA以上7.9。从以AI依及区,及业力原中开散; 7.PF口是自由数型消長(,赴廷內置自由的剪制度口,AO型号为外置自ssh方案,支持最大512Mbit容量; 8.PAI3的MICBIAS功能內置偏置电阻,可直接连接胜段体支克风; 9.PB0的DAC功能是模拟音频输出信号,输出等效内围约5KQ,外接音频功放使用; 10.USBDMDP口可微普通10口,体能快步不可能输出,输出状态会导致体能功耗增加;

11.集成会das D APA,直推喇叭输出功率O SW-80 @ WBAT3 TV,APA输出功率随VBAT等比例变化: APA输出信号经过RC低通滤波后输入到差分功成。可增加音频喇叭输出功率: (2.APA,APAn) 强似价值、Ron<1.SO@ WBAT3 TV,体限时不可输出、输出参会导致体限功耗增加;

13.支持重映射的外设接口, SPI(&2), UC, UART(0&), PWM、RDA, 可映射新任意IO; 14.AGRD音频地和GRD数字地必须起接, 外置功放时请参考原理图中备注: 15.开发升级或使用TIS型: 向必要测试点: VPW、USBOM、USBDP、GRD;

16.IO分配时,MIC,AUX和DAC等模拟信号必须远离PWM,CLK,DAT等数字翻转信号,避免相邻干扰。













