

补丁等级说明

A 类：问题修复，客户必须修复

B 类：性能优化，客户可选择修

C 类：功能增加，客户可选择

aw30n SFC 时钟异常补丁

补丁等级：**A**

发布时间：2024 年 9 月 19 日

涉及 SDK 版本：

aw30n-release_V1.1.0

aw30n-release_V1.1.1

aw30n-release_V1.2.0

aw30n-release_V1.3.0

说明：

该补丁在驱动上修改了 SFC 时钟异常的问题，替换对应版本的 `cpu_lib.a` 即可。

所有涉及的版本必须打上此补丁！！！！！！

一、替换步骤

补丁包中查找对应 SDK 版本的 `cpu` 库，替换到用户工程，并且全编译。

二、注意事项

1. AW30N SFC 波特率不能工作在大于 48Mhz 且小于 96Mhz 的区间(可以等于 48Mhz 或 96Mhz);
2. AW30N SFC 波特率工作在大于等于 96Mhz 时，芯片的供电电压不能低于 2.7v;
3. AW30N 打完此补丁后的 SFC 波特率默认跑 48Mhz（原本是 64Mhz）；

三、示例修改 SFC 波特率到 96Mhz

- 1、设置 SFC 频率最高限制值到 96Mhz:

```
clock_set_sfc_max_freq(96000000)
```

- 2、在 clk_early_init 调用完之后,调用函数修改 SFC 波特率:

```
clk_set( "sfc" ,96000000);
```

注: 如果是 AW30N A0 在外挂系统 flash 的情况下, SFC 波特率设置在大于等于 96Mhz, 需要客户自行保证选用 flash 的可靠性!

其他:

同理地, 如果想修改 LSB 和 HSB (SYS 系统时钟) 的频率, 也可以调用 clk_set 这个接口进行修改:

```
clk_set("lsb", clk);
```

```
clk_set("sys", clk);
```

注意, clk_set 这个接口的调用要在 clk_early_init 调用完之后才能调用 (clk_early_init 已经在 main.c 中已调用, clk_set 在其后的任意时间都可调用)

珠海市杰理科技股份有限公司

2024 年 09 月 19 日