

AW30N

芯片概述: 蓝牙单模芯片 (BLE V5.4), 主推BLE蓝牙产品应用。

AW30N系列芯片选型表

主控	封装	引脚兼容	应用	备注	电源 PMU		音频 DAC 模拟音频输出, 可外挂PA		音频 DAC D类功放输出, 支持直推喇叭		音频 ADC 内置1路ADC数字通路				射频 BT	外设（固定IO） 不支持crossbar映射							备注		
					电源模式 DCDC	主控供电 [VPWR]	DAC通道 [PA5]	单端	最大采样率 /位数	DAC通道 [APAP/APAN]	单端BTL/单端 PBTl/差分BTL	最大采样率	ADC通道	MIC/AUX		单端/差分	最大采样率 /位数	SARADC	LP_TOUCH	RTC时钟	USB1,1 全速	SPI0		SFC	ISP
AW306A	QFN32_4X4	--	纯BLE方案 (如BLE蓝牙Dongle、BLE蓝牙语音遥控器)	4x4小尺寸封装	x	√	1路单端	√	48KHz /16bit	2路单端 /1路差分	√/√/√	48KHz /16bit	5路单端 /1路差分	√/√	√/√	48KHz /16bit	√	8路	8路	√	√	--	--	--	
AW305A	SSOP24	--	纯BLE方案 (如BLE语音玩具)	SSOP24封装	x	√	1路单端	√	48KHz /16bit	2路单端 /1路差分	√/√/√	48KHz /16bit	4路单端 /1路差分	√/√	√/√	48KHz /16bit	√	6路	3路	√	√	--	--	--	
备注	1、√表示支持, x表示不支持, --表示待定 2、IIC、ALINK、SIP1/2、UART、SD、TIMER/PWM/MCPWM/CAP/CLKOUT等外设, 支持crossbar映射, 可灵活分配IO, 支持映射到除PF组外的IO, 如PA组、PB组。																								