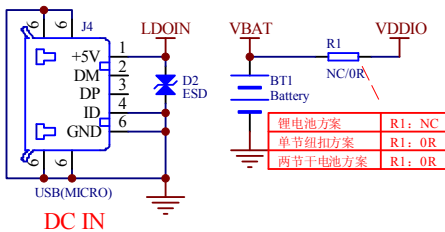


- 备注:
- 1、芯片内置锂电充电功能。
 - 2、电源使用两节干电池或纽扣电池时，可将VBAT与VDDIO短接在一起。
 - 3、PB8、P00为耐高压I/O口（耐5V），只有弱驱（8mA）。
 - 4、USBDM、USBDP默认下拉，可做普通IO口,只能弱驱（4mA）。
 - 5、PB1默认上拉，低电平持续8s默认复位，可软件屏蔽。
 - 6、RST复位为硬件复位，高有效
 - 7、VBAT、LDOIN必须使用耐压值为16V的原装电容。
 - 8、VDDIO、VBAT必须使用原装电容，以防漏电。
 - 9、没有备注耐压值的电容，统一用耐压值6.3V的电容，所有电容请使用原装电容，以保证容值。

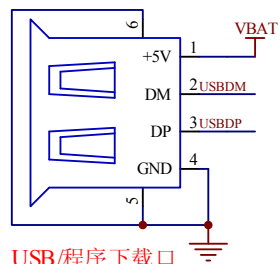
充电输入口ESD管必须预留



DC IN

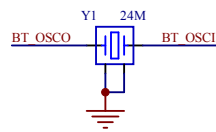
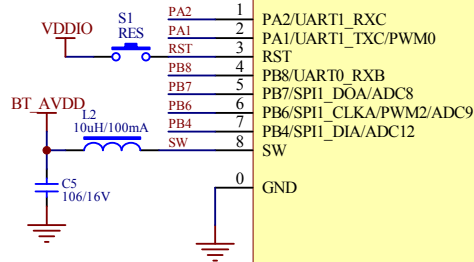
POWER

USB2/Download



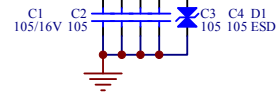
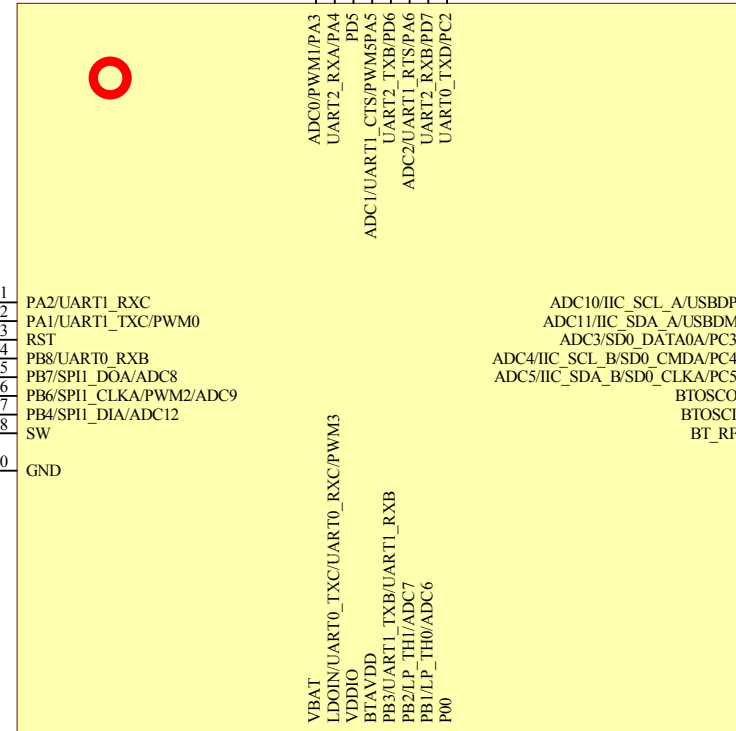
USB/程序下载口

USB



晶振选型:
要求: 负载电容12PF; 频率偏差±10PPM以内

U1
AC6381A_QFN32



MCU