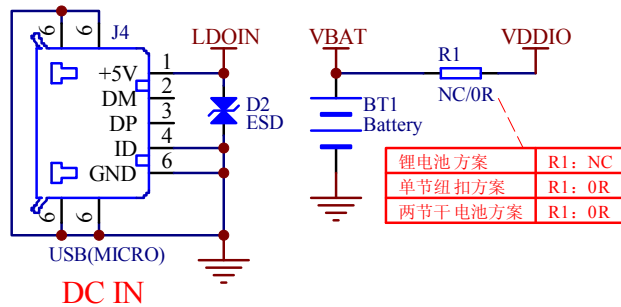


D

D

充电输入口ESD管必须预留



DC IN

POWER

备注:

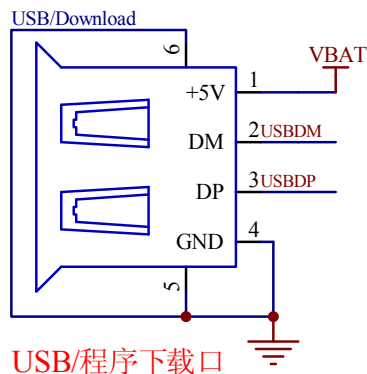
- 1、芯片内置锂电充电功能。
- 2、电源使用两节干电池或纽扣电池时，可将VBAT与VDDIO短接在一起。
- 3、VBAT、LDOIN必须使用耐压值为16V的原装电容。
- 4、VDDIO、VBAT必须使用原装电容，以防漏电。
- 5、没有备注耐压值的电容，统一用耐压值6.3V的电容，所有电容请使用原装电容，以保证容值。
- 6、USBDM、USBDP默认下拉，可做普通IO口，只能弱驱（4mA）。
- 7、PB1默认上拉，低电平持续8s默认复位，可软件屏蔽。
- 8、PB8为耐高压I/O口（耐5V），只有弱驱（8mA）。

C

C

B

B



USB/程序下载口

USB

U1
AC6385A_QSOP24

USBDM 1	USBDM/IIC_SDA_A/ADC11	ADC3/SD0_DATA0A/PC3	24 PC3
USBDP 2	USBDP/IIC_SCL_A/ADC10	ADC4/IIC_SCL_B/SD0_CMDA/PC4	23 PC4
PC2 3	PC2/UART0_TXD	ADC5/IIC_SDA_B/SD0_CLKA/PC5	22 PC5
PA6 4	PA6/UART1_RTS/ADC2	ADC6/LP_TH0/PB1	21 PB1
PA5 5	PA5/UART1_CTS/PWM5/ADC1	ADC7/LP_TH1/PB2	20 PB2
PA4 6	PA4/UART2_RXA	UART1_TXB/UART1_RXB/PB3	19 PB3
PA3 7	PA3/PWM1/ADC0	BT_AVDD	18 BT_AVDD C4 105
PA2 8	PA2/UART1_RXC	VDDIO	17 VDDIO C3 105
PA1 9	PA1/UART1_TXC/PWM0	PWM3/LDOIN	16 LDOIN C2 105
PB8 10	PB8/UART0_RXB	VBAT	15 VBAT C1 105
PB7 11	PB7/SPI1_D0A/ADC8	GND	14
PB6 12	PB6/SPI1_CLKA/PWM2/ADC9	ADC12/SPI1_DIA/PB4	13 PB4

MCU

A

A