

版本更新说明		
版本号	更新日期	更新说明
V1.0	2024.04.18	初始版本

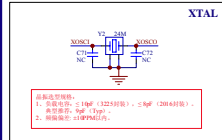
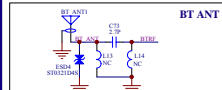
杰理方案咨询(QQ号:1418295957, 邮箱:fao@zh-jieli.com)

产品安全规范

- 电源管理
 - a. 主电源电压: 严禁超过额定电压。超过VPWR额定电压(1.8~3.4V)。
 - b. 防止静电: 防止静电损坏VPWR输入端。使用ESD静电敏感器件。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
- 电压管理
 - a. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - b. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
- 温度管理
 - a. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - b. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。

IO名词解析

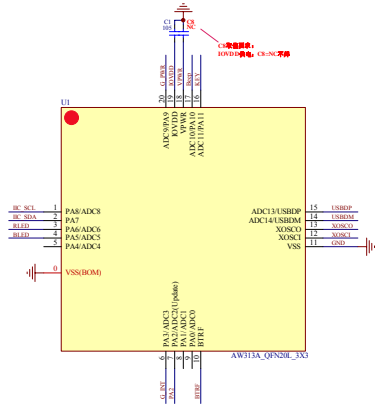
- VPWR: 芯片供电输入端(供电电压: 4V)。只能使用VPWR供电。
- IOVDD: IO供电输入端。通过IOVDD供电。供电电压: 4V。只能使用IOVDD供电。
- ADC+: ADC供电输入端(供电电压: 4V)。只能使用ADC+供电。
- Speaker: 芯片发声管。
- VSS: 数字地或主系统地。



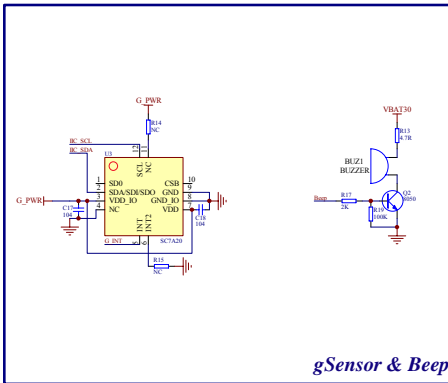
设计注意事项

- 电源管理
 - a. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - b. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
- 电压管理
 - a. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - b. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
- 温度管理
 - a. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - b. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。
 - c. 防止静电: 防止静电损坏VPWR输入端。防止静电损坏。

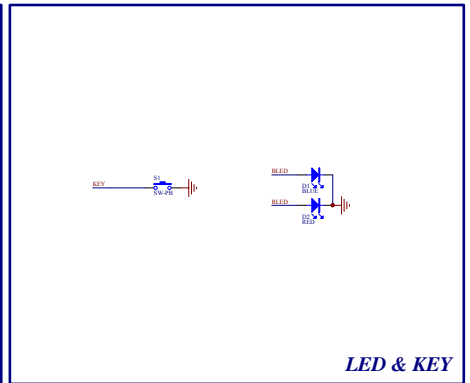
注意: VPWR耐压<=5.5V, IOVDD耐压<=3.6V



MCU



gSensor & Beep

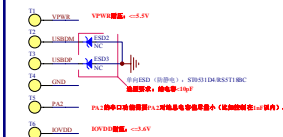


LED & KEY

烧写场景说明

烧写场景	烧写说明	烧写测试点
烧写固件	(VPWR, USBD, USHP, GND) 或 (IOVDD, USBD, USHP, GND)	
串口烧写	(VPWR, PA2, GND) 或 (IOVDD, PA2, GND)	

烧写测试点, 方便烧写、升级、测试

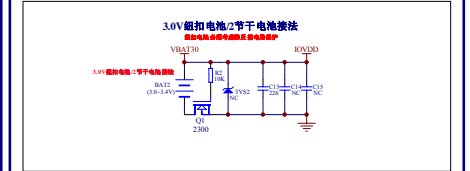


TEST POINT

供电场景说明

供电场景	供电说明	供电测试点	供电备注
供电电压	<3.6V	供电: IOVDD	加10V阻抗电池2节于电池共用

供电<3.6V, 使用IOVDD独立供电 (VPWR悬空), 可支持最低功耗



POWER