

[illegible]

预留测试点，方便烧写、升级、测试

参考ESD2（即静电），STM32F103C8T6的ESD2和ESD3

ESD要求：静电容<10pF

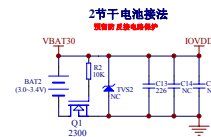
PA2的串口功能需要PA2对地电容不能太小（比如控制在10f以内）

IOWDD电压：<3.6V

TEST POINT



供电<3.6V，使用IOVDD独立供电（VPWR悬空），可支持最低功耗



POWER