

版本号	更新日期	更新说明
V1.0	2024.04.18	初始版本

[illegible]

VPWR: 芯片供电输入端（供电 $\geq 3.6\text{V}$ 时，只能使用VPWR独立供电）；
IOVDD: LDO稳压输出，或芯片供电输入端（供电 $< 3.6\text{V}$ 时，使用IOVDD独立供电，可支持最低功耗）；
ADC \times : ADC采样输入检测（ \times 为通道）；
Update: 串口更新程序；
VSS: 数字地或主系统地；

- 1、天线ESD管严禁省掉，II型ESD网络根据产品调整。
- 2、天线ESD管选型
双向管， $2V \leq V_{wrm} \leq 3.3V$ ， $C_j \leq 0.6pF$ ， $2V \leq V_{b}/V_{h} \leq 5V$
推荐型号：ST032 ID4S/RS17361MA/ESD2D005LA（0-40封装）
- 3、优选0507天线。

★ 配置要求:
 VPPWR:IO/5 CH3+16
 IOVDD:IO/6 CH3+16
 IOVDD:IO/7 CH3+16 不够

Pin	Function
1	USBDM0/ADC14
2	USBDM0/ADC13
3	PA11/ADC11
4	PA10/ADC10
5	VPPWR
6	IOVDD
7	PA8/ADC9
8	PA5/ADC8
9	PA7/ADC7
10	PA6/ADC6
11	USBCSO
12	USBCSI
13	YSS
14	BTFR
15	ADC10/PA6
16	PA12
17	ADC12/PA3
18	PA2
19	USBCSO
20	USBCSI

AW314A TSSOP20

晶振选型规格：
1、负载电容： $\leq 10\text{pF}$ （3225封装）， $\leq 8\text{pF}$ （2016封装）。
典型推荐：9pF（Typ）。
2、频率偏差： $\pm 10\text{PPM}$ 以内。

施写说明	预写施写测试点
USB更新程序	(VPWR、USBDMM、USBDP、GND) 或 (IOVDD、USBDMM、USBDP、GND)
串口更新程序	(VPWR、PA2、GND) 或 (IOVDD、PA2、GND)

Pin 1: VDD → VDDH 电压: $\sim 3.3V$

Pin 2: USHIM → I2C SCL

Pin 3: UHDIP → I2C SDI

Pin 4: GND → GND

Pin 5: PA2 → PA2

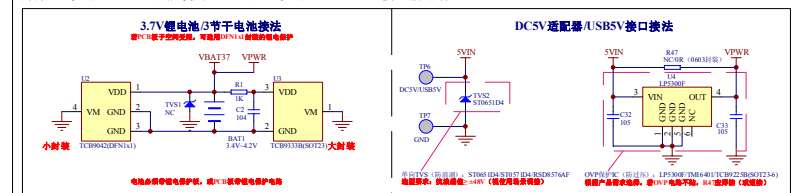
Pin 6: J0TD2 → J0TD2

中间引脚 (悬空): STS1100 模块

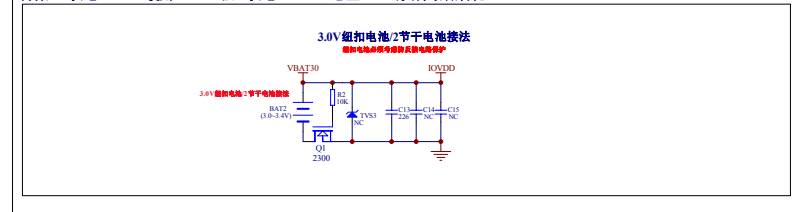
电阻标注: 10k

供电电压	供电说明	供电接法	通用场景
≥ 3.6V		供电至VPWR (IOVDD接温度电压)	如3.7V锂电池/3节干电池、DC5V适配器/USB5V接口
< 3.6V		供电至IOVDD (VPWR悬空)	如3.0V纽扣电池/2节干电池应用

方案1: 供电 $\geq 3.6V$, 只能使用VPWR独立供电, 且IOVDD接退耦电容



方案2: 供电<3.6V, 使用IOVDD独立供电 (VPWR悬空), 可支持最低功耗



以上方案二选一

POWER