

版本更新说明		
版本号	更新日期	更新说明
V1.0	2024.04.18	初始版本

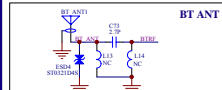
杰理方案咨询 (QQ号:1418295957, 邮箱:fae@zh-jieli.com)

产品安全规范

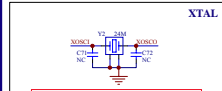
- 电源设计
 - 主供电电压: 严禁超过额定电压, 建议VPWR额定电压为:
额定<3.4V时, 使用IOVDD额定电压 (VPWR额定), 可支持最低功耗;
额定<3.4V时, 建议使用VPWR额定电压, 同时VPWR额定电压, 必须考虑防反接电路保护;
 - 主供电电压: 额定电压必须大于额定电压 (出厂可配置额定最低电压);
 - 电压安全:
a. 主供电电压应高于高电压, 应确保工作电压下的供电 (电压400mA或更大尺寸的时刻);
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 主供电电压应高于: 额定电压, 额定电压, 额定电压;
d. 主供电电压应高于: 额定电压, 额定电压, 额定电压;
 - 额定电压:
a. 额定电压应高于: 额定电压, 额定电压, 额定电压;
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 额定电压应高于: 额定电压, 额定电压, 额定电压;
 - 额定电压:
a. 额定电压应高于: 额定电压, 额定电压, 额定电压;
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 额定电压应高于: 额定电压, 额定电压, 额定电压;

IO名词解析

- VPWR: 芯片供电电压 (额定电压3.4V), 只能使用VPWR供电;
- IOVDD: IO供电电压, 通过外部输入 (额定电压3.4V), 只能使用IOVDD供电;
- ADC+: ADC芯片输入电压 (A为通道);
- Speaker: 芯片内部集成;
- VSS: 数字地或主系统地;



- 天线阻抗匹配网络, 使用无源元件匹配;
- 天线阻抗匹配;
- 天线阻抗匹配;

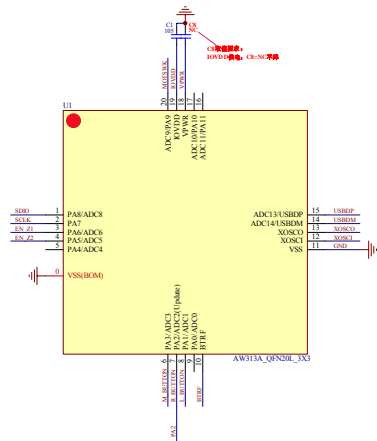


- 晶体振荡器电路;
- 晶体振荡器: 1.8MHz (32.768kHz) > 1.8MHz (32.768kHz);
 - 晶体振荡器: 1.8MHz (32.768kHz) > 1.8MHz (32.768kHz);
 - 晶体振荡器: 1.8MHz (32.768kHz) > 1.8MHz (32.768kHz);

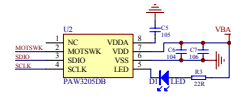
设计注意事项

- 设计注意事项:
- 电源设计:
 - 主供电电压: 严禁超过额定电压, 建议VPWR额定电压为:
额定<3.4V时, 使用IOVDD额定电压 (VPWR额定), 可支持最低功耗;
额定<3.4V时, 建议使用VPWR额定电压, 同时VPWR额定电压, 必须考虑防反接电路保护;
 - 主供电电压: 额定电压必须大于额定电压 (出厂可配置额定最低电压);
 - 电压安全:
a. 主供电电压应高于高电压, 应确保工作电压下的供电 (电压400mA或更大尺寸的时刻);
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 主供电电压应高于: 额定电压, 额定电压, 额定电压;
d. 主供电电压应高于: 额定电压, 额定电压, 额定电压;
 - 额定电压:
a. 额定电压应高于: 额定电压, 额定电压, 额定电压;
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 额定电压应高于: 额定电压, 额定电压, 额定电压;
 - 额定电压:
a. 额定电压应高于: 额定电压, 额定电压, 额定电压;
b. 额定电压应高于: 额定电压, 额定电压, 额定电压;
c. 额定电压应高于: 额定电压, 额定电压, 额定电压;

注意: VPWR耐压<=5.5V, IOVDD耐压<=3.6V



MCU



Mouse Sensor

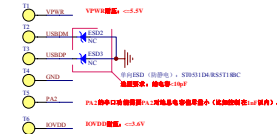


Button & Encoder

烧写场景说明

烧写场景	烧写说明	烧写烧写测试点
烧写烧写程序	(VPWR, USHDM, USHDP, GND) 或 (IOVDD, USHDM, USHDP, GND)	
串口烧写程序	(VPWR, PA2, GND) 或 (IOVDD, PA2, GND)	

烧写测试点, 方便烧写、升级、测试

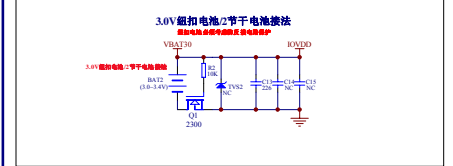


TEST POINT

供电场景说明

供电场景	供电说明	烧写说明
供电场景	<3.6V	烧写烧写程序
供电场景	<3.6V	烧写烧写程序

供电<3.6V, 使用IOVDD独立供电 (VPWR最空), 可支持最低功耗



POWER