

版本号	更新日期	更新说明
V1.0	2024.12.20	初始版本

1. 电源选型
  - ① 注意供电电压，严格按照规格选用。
  - ② 电压3.3V时，只能使用TPS7833或TPS7833D两款低噪声器件。
  - ③ 电压3.3V时，只能使用TPS7833或TPS7833D两款低噪声器件，不可使用低噪声器件。
  - ④ 注意供电电压，只能使用TPS7833或TPS7833D两款低噪声器件，不可使用低噪声器件。
  - ⑤ 注意供电电压，只能使用TPS7833或TPS7833D两款低噪声器件，不可使用低噪声器件。
2. 电源设计
  - ① 注意电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ② 注意电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ③ 注意电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ④ 注意电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ⑤ 注意电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
3. 静态设计
  - ① 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ② 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ③ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ④ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ⑤ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
4. 测试设计
  - ① 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ② 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ③ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ④ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。
  - ⑤ 电源电压开关下的电压，确保电源电压的稳定性，使电压TPS7833或TPS7833D更大尺寸的器件。

[illegible]

VPWR, 芯片供电输入端 (供电 $\geq 3.6\text{V}$ 时, 只能使用VPWR独立供电);  
 J0VDD, LDO输出电压, 或芯片供电输入端 (供电 $< 3.6\text{V}$ 时, 使用J0VDD独立供电, 可支持最低功耗);  
 ADCx, ADC采样检测输入( $x$ 为通道);  
 \*Update: 串口更新程序;  
 pw, 上电开机初始状态为上拉;  
 pd, 上电开机初始状态为下拉;  
 VSS, 数字地或上系统地;



Pin 16 connection diagram for the AW312B SOP16 package. The diagram shows the package pins on the left and the IC pins on the right. Pin 16 of the package is connected to XORSO of the IC. Other pins are connected to various IC pins: Pin 1 to USBD[0]/ADC14, Pin 2 to USBD[0]/ADC13, Pin 3 to PA11[0]/ADC11, Pin 4 to PA10/ADC10, Pin 5 to I0VDD, Pin 6 to VPPWR/PA7, Pin 7 to PA9/ADC8, Pin 8 to PA8/ADC8, Pin 9 to ADC4[0]/PA4, Pin 10 to KEY COL2, Pin 11 to KEY COL1, Pin 12 to KEY Left, Pin 13 to KEY Right, Pin 14 to KEY COL4, Pin 15 to GND, and Pin 16 to XORSO. A note indicates that the package pins are numbered 1 to 16 from top to bottom, and the IC pins are numbered 1 to 16 from left to right.

编写场景 \ 编写说明	VPWR供电	IOVDD供电
USB更新程序	VPWR、USBDM、USBDP、GND	IOVDD、USBDM、USBDP、GND
串口更新程序	VPWR、PA2、GND	IOVDD、PA2、GND

[illegible][illegible]

供电电压	供电说明	供电接法	应用场景
≥3.6V		供电至VPWR (IOVDD经过隔电容)	如3.7V锂电池/3节干电池
<3.6V		供电至IOVDD (VPWR悬空)	如3.0V纽扣电池/2节干电池应用

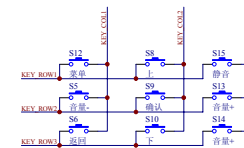
**3.7V 锂电池/3号干电池接法**  
 (红色+ 黑色- 蓝色+ 蓝色-) 防静电保护

小封装 TC90B02(2N7303) 大封装 TC90113(80S12)

锂电池/3号干电池保护, 红色+ 黑色- 蓝色+ 蓝色- 防静电保护

[illegible]

- 1、若要求唤醒功能，优先选择单IO控制  
如：电源按键等
- 2、若要求组合按键功能，建议单IO控制  
如：左键+右键同时按下，进入蓝牙配对模式；



**KEY**