

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

[illegible]

VPWR: 芯片供电输入端 (电压 $\geq 3.6\text{V}$ 时, 只能使用VPWR独立供电);
 RVDD: LDO的输出端, 或芯片供电输入端 (供电 $<3.6\text{V}$ 时, 使用RVDD独立供电, 可支持超低功耗);
 ADCX: ADC控制输入端, 可悬空 (与地连接);
 IACK: 高电平, 断片 $\leq 5\text{V}$ 或到RVDD中最高电平;
 Update: 串口更新信号;
 psu: 上电开机初始状态为上拉;
 pd: 上电开机初始状态为下拉;
 VSS: 数字地或上系统地;

1. 天线ESD前严禁拆卸，H型匹配网络根据产品调整。

2. 天线ESD选型：

双向管：2V ≤ V_{nom} ≤ 3.3V，C ≤ 0.06pF，2V ≤ V_{th}/V_{th} ≤ 5V

推荐型号：ST0121D4S RST8964 MA152SD2003LA（602封装）。

3. 保护ESD：

Y2 20mH

X08C1

C71 NC

Y3 20mH

X08C0

C72 NC

NC

1. 电感选型原则：
 1. 负载阻抗 $\gg Z_F$ (Typ) 。
 2. 谐振频率 $\geq 100\text{MHz}$ 以内。
 3. 谐振阻抗 $\leq 60\Omega$ 。

[illegible]

编写场景	编写说明	VPWR供电	IOVDD供电
USB更新程序		VPWR、USBDM、USBDP、GND	IOVDD、USBDM、USBDP、GND
串口更新程序		VPWR、PA2、GND	IOVDD、PA2、GND

图 1-1 引脚连接图

根据距离、峰值电流选择极

- 1、若要求唤醒功能，优先选择单IO控制
如：电源按键等
- 2、若要求组合按键功能，建议单IO控制
如：左键+右键同时按下，进入蓝牙配对模式。

供电电压	供电说明	供电接法	适用场景
≥ 3.6V		供电至VPWR (IOVDD接退耦电容)	如3.7V锂电池/3节干电池
< 3.6V		供电至IOVDD (VPWR悬空)	如2节干电池应用

3.7V 锂电池/3 节干电池接法
电池必须带锂电保护板，或 PCN 板带锂电保护电路

小封装: STM32F103C8T6

大封装: TC903118B(SOHT25)

PCN 板子无空焊区，可用贴片式锂电保护板

POWER

KEY