版本更新说明 版本号 更新日期 更新说明 V1.0 2024.04.18 初始版本 V1.1 2024.07.05 AW313A封装更新(PIN11脚NC)、新增AW313A QFN20L封装说明(区别以往QFN20封装) V1.2 2025.08.21 删除3.0V纽扣电池应用(不支持)

杰理方案咨询(QQ号:1418295957, 邮箱:fae@zh-jieli.com)

产品安全规范

选型 盒供电电压,严格控制应用场景。 2.3.6V时,只能使用VPWR独立供电、且IOV DD接进期电容。 3.6V时,使用IOV DD独立供电(VPW R选空),可支持最低功耗。 意供电程序,到能度用级度及接通等。 泡供电方案必须考虑关机功耗(出厂时配置模限最低功耗)。

透聲 這者信賴也压升高海下降,消傷保工作也压下的資值(优选0402度更大尺寸的封装)。 使用层类电容(非条组、宏原电容)。以保证等值等品质。 使用层类电容(非条组、宏原电容)。以保证等值等品质。 按处理系统系工作要求是特(的流流、近中两型

限前这型 抗浪涌值一般要求≥±48V(根据实际应用场景调整),建议密有余量设计。 DCSV适配器或USBSV供电、VPWR输入端必须加TVS管,请使用推荐型号。

设计注意事项

IO名词解析

天线ISD管产禁省枠, II型匹配网络根据产品调整。 天线ISD管送型: 双向管、2V Vwwm = 3.3V; Cj < 0.6pF, 2V < V-b.Vh < 5V 排存型号、ST03 ID4S/RST936 IMA/ISD2 D005LA (0-40 2対装) 化送卸子线:

VPWR、芯片供电输入端(供电2.4 6V时,只能使用VPWR独立供电); IOVDD,LDOB压输出。或方供电输入端(供电-3.6V时,使用IOV DDD独立供电,可支持最低功耗); ADC: ADC:将他决测(5万进电); lst:高压D。都还至5.V4之指WVD中最小值)。

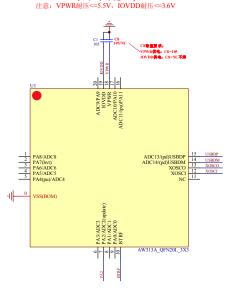
BT ANT

XTAL

Update: 串口更新程序; pu: 上电开机初始状态为上拉; nd: 上电开机初始状态为下拉;

VSS: 数字地或主系统地:

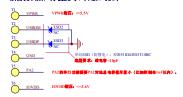
最小系统参考



烧写场景说明

烧写场景	VPWR 供电	IOVDD供电
USB更新程序	VPWR、USBDM、USBDP、GND	IOVDD, USBDM, USBDP, GND
串口更新程序	VPWR、PA2、GND	IOVDD、PA2、GND

预留测试点,方便烧写、升级、测试



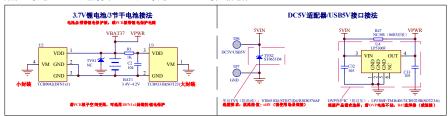
TEST POINT

供电场景说明

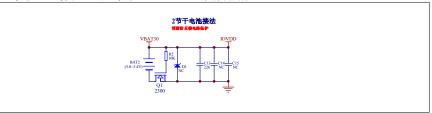
供电电压	供电接法	适用场景
≧ 3.6V	供电至VPWR (IOVDD接退耦电容)	如3.7V锂电池/3节干电池、DC5V适配器/USB5V接口等
<3.6V	供电至IOVDD (VPWR悬空)	如2节干电池应用

注:电源输入需做好保护,防过压/过流/反接/浪涌/静电等。连接外设时,应避免过载输出。

方案1: 供电≥3.6V,只能使用VPWR独立供电,且IOVDD接退耦电容



方案2:供电<3.6V,使用IOVDD独立供电(VPWR悬空),可支持最低功耗



MCU

POWER