东南大学电工电子实验中 心实验报告

课程名称:	电路实验	
冰性石物:	电	

第7次实验

实验名称: 一阶电路时域响应的研究

院 (系):_	自动化学院	专	业:	自动化
姓 名:	陈鲲龙	学	号:	08022311
实验室:	105	实	验组别:	
同组人员:		实验时	间: 20	23年 12月 19日
评定成绩:			到教师:	

一、实验目的

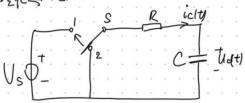
- (1) 研究一阶电路的方波响应;
- (2) 掌握一阶电路时间常数的测量方法;进一步掌握示波器的使用。
- (3) 学习运用电路实现微分、积分的方法,并采用实验的方法验证理论;
- (4) 学习理论设计、实验测量、对比总结的研究方法。

二、实验原理

1、复习一阶电路的时域响应:

一所电路的时候而在

①零化之的症 所有给能元件的知知适为零的中的对外加强励的分配



Uc10-)=0 零化区

t=0时, 开美2→1外,直流电源可见后C元电

$$\int_{|c_{1}(t)|}^{2} |c_{2}(t)|^{2} = \int_{0}^{t} |c_{2}(t)|^{2} \int_{0}^{t} |c_{2}(t)|^{2} dt$$

时间常数T=RC T越大、过度时长越长

②零输入响应。电路充意激励情况下,电储能元件和始忙点引起的响应

$$V_s \phi^{+} = \frac{1}{2} \frac{S}{C} = \frac{1}{2} U_{qt}$$

开东在1. 充中稳定后 Uc (0-)= 16·梅开东1→2 电容和磁电压比(0_)经尺效电

Quc(t)= Uc(0-) e^{-t} t≥0 ic(t)= Uc(0-) e^{-t} t≥0

③ 全响应 电畅充输入激励和初始状态 共同作用下 引起的响应为全响应

③ 全响应. 电影在输入激励和初始状态 共同作用下 引起的响应为全响应

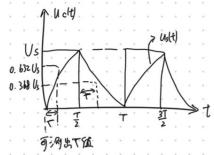
一全的在是零度分量是零節入分量之都。 世间视为目的是 了鲱为量之和 人名 人名斯森

(4) 零状态电路对单位 隔低函数 1/11 的响应一所欧响应

激励后去 阶级公义强呼阶级公的叠加

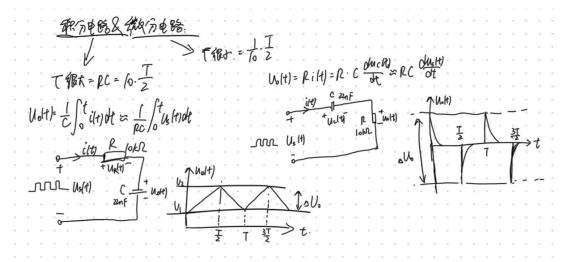
图方:很响应及时间常数测量 一字列阶跃信号及延时阶跃信号 配叠加

幅能力Us 例· Us(t) = Us U(t) - Us()(t-ヹ) + Us ()(t-エ) - Us ()(t-2T)+

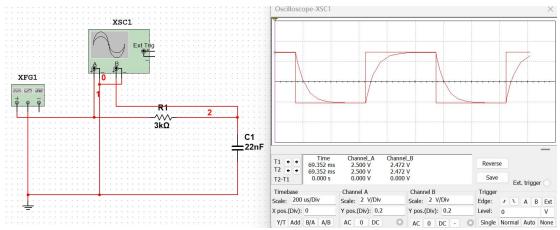


$$9.98766$$
 $2^{\circ} = 100$
 $1 = \frac{1}{1 - e^{-\frac{7}{4}}}$
 $1 = \frac{1}{1 - e^{-\frac{7}{4}}}$

2、复习积分电路和微分电路:



3、掌握 Multisim 软件中积分电路、微分电路激励信号的获得方法:



4、确定实验内容 1 电路电阻取值:

$$T = 0.066 \text{ ms} = RC$$

$$= R = \frac{0.066 \times 10^{-3}}{22 \times 10^{-9}} = 3 \times 10^{3} = 340$$

5、按照实验内容 2 参数要求,结合自身已有元件,设计积分、微分电路。并用 Multisim 软件进行仿真,预先测量记录相应波形(激励与响应同时观察)及数据值:见后文实验内容部分。

三、实验内容

四、实验内容

1、研究 RC 电路的方波响应

实验电路如图 8 所示: 要求电路时间常数 $\tau=0.066$ ms。确定电路 R 参数。

- (1)激励信号取频率为 1kHz,高电平电压为 5V,低电平电压为 0V 的方波。用示波器观察测量并记录方波响应 $u_c(t)$ 和 $i_c(t)$ 波形,解释观察到的 $u_c(t)$ 波形现象。
- (2)测出电路实际时间常数τ。
- (3)将 R 值增至 10 倍值,输入激励信号不变,观察响应 $u_c(t)$ 波形现象做如何变化,并作记录分析。
- (4) 要能保持(1)中响应 $u_c(t)$ 波形现象,如何调整输入信号? 观察记录调整后的 $u_c(t)$ 波形。

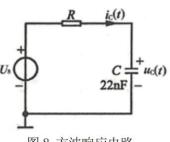
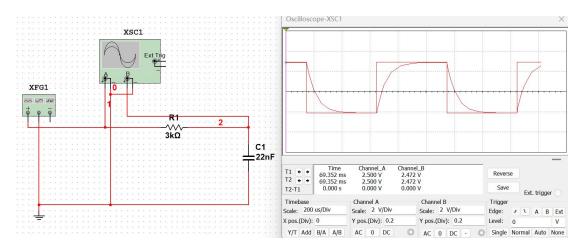


图 8 方波响应电路



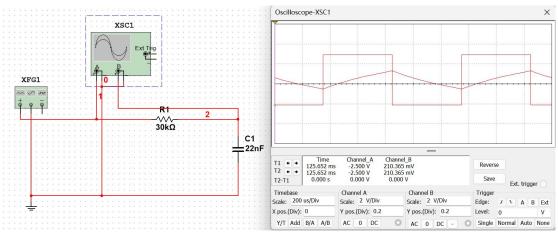
(1)解释波形:低电平转入高电平,电容充电,零状态响应,上升减缓;高电平转入低电平,电容放电,零输入响应,下降减缓。



(2) 时间常数 0.0705ms



(3) R 由 3k Ω 变为 30k Ω:



分析:由于 R 变大, τ =RC,时间常数变大,电容不能在一个周期内完成完全的充放电,所以没有平稳的线段,只有连续折线。

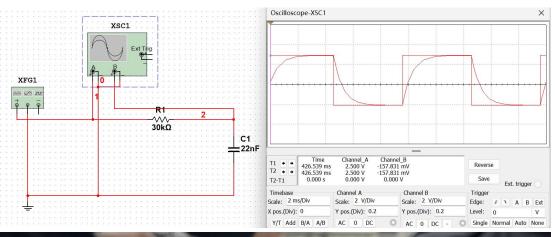


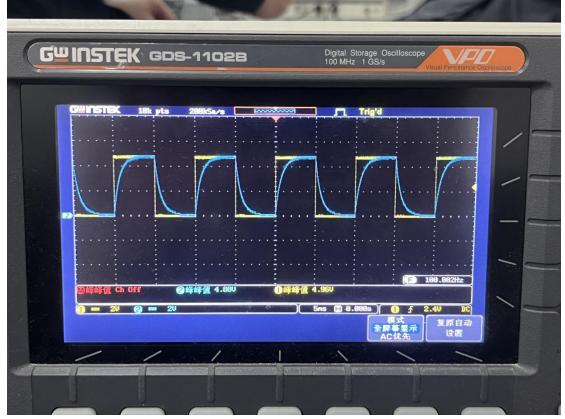
(4) 将 f 变为原来的 1/10

分析: 要保持一中响应的 Uc(t),在(3)R 变为原来的 10 倍后,仍要保持(1)中的 Uc。原来的 τ =0.066ms,原来的 T 为 1/1000=1ms,T/2=0.5ms, τ 接近为 T/2 的十分之一,所以在一个周期里一定可以完成充电,放电。

而当 R 变为原来的 10 倍后, τ 也变为原来的 10 倍,为 0.66ms,这时已经大于 T/2,在半个 周期内不能完成充电,在整个周期内不能完成充放电。所以变成了(3)中所示的波形图,为连续的折线。

所以只需保持τ远小于 T/2 即可,将 T扩大为原来 10 倍,即 f 变为原来的 1/10。





2、积分电路和微分电路

设计并搭试积分、微分电路, $\tau=0.2$ ms,选取合适的输入方波频率,用示波器观察记录各输出电压 u_o 波形,测量 Δu_o 、 U_s 并计算 $\frac{\Delta u_o}{U_s}$ 比值。与 Multisim 软件仿真结果对比分析。

注意测量方法: 当交流信号叠加直流信号,交流信号很小,直流信号相对于交流信号较大时,要精确测量交流信号,示波器通道耦合方式须用交流耦合。

$$R = 10 \text{ kD}$$

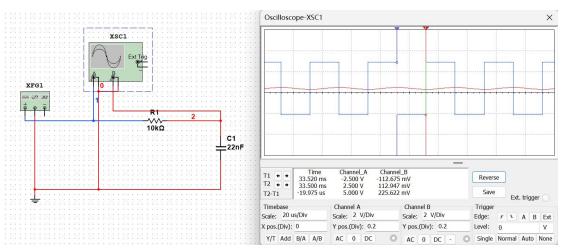
$$C = 22 \text{ ns} \implies 0.2 \text{ ns} = T$$

$$T = 0.2 \text{ ns} = 10. \frac{7}{2}$$

$$T = 4 \times 10^{-5} \text{ s} \qquad f = \frac{1}{7} = 25 \text{ kHz}$$

$$T = 4 \times 10^{-3} \text{ s} \qquad f = \frac{1}{7} = 25 \text{ ndz}$$

积分电路:

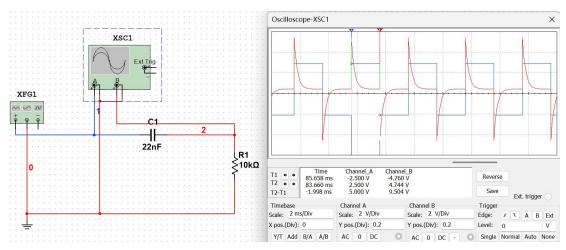




积分	∆ u0(mV)	Us(V)	∆ u0/Us
仿真	225.622	5	0.045
实测	230	4.88	0.047

注:实测时信号源耦合方式要调到交流,拉大波形,用 cursor 对齐三角波上下最大最小值之 差才是所测的 Δ u0(mV),而不是对齐尖的毛刺,这样一来测量更精确,误差小了。

微分电路:





微分	∆ u0(V)	Us(V)	∆ u0/Us
仿真	9.504	5	1.9008
实测	9.68	4.88	1.9836

四、实验使用仪器设备(名称、型号、规格、编号、使用状况)

SDG1032X 信号源

SDG3055X-E 万用表

GDS1102B 示波器

Multisim 软件

五、实验总结

(实验出现的问题及解决方法、思考题(如有)、收获体会等)

- (1) 要注意信号源高低电平设置 0-5V, 让波形在示波器中心, 选择直流耦合并将波形居中, 选择相同的量度, 才能看到理想的波形。
- (2) 在测时间常数时要将波形拉宽,这样能减小误差。
- (3) 在测量积分电路电压波形时,波形太扁不便于测量,这个时候切换到交流耦合,将波形拉大,并用 cursor 标定最大最小值,减小误差。
 - (4) 使用示波器时一定要注意与电源共地,这样才能获得稳定的波形。
- (5) 发现波形与预想的不一样, 先检查频率是否忘记修改。
- (6) 导致误差的可能原因: 1, 器件实测值和标称值不一致, 比如实物搭接电路时, 我们需要用万用表找所需阻值的电阻, 这个时候很明显能发现实际阻值和标称值有不小的误差; 2, 信号源设定 5V 但输出从示波器上来看可能只有 4.88V; 3, 在示波器上尽管我们用 cursor 进行标定, 但肉眼观测以及仪器精度有限, 难免存在误差。

六、参考资料 (预习、实验中参考阅读的资料)

- [1] 李彩萍, 李乐生. 方波激励下一阶 RC 电路响应的研究[J]. 数字技术与应用, 2011(11):106-108. DOI:10. 19695/j. cnki. cn12-1369. 2011. 11. 073.
- [2] 李 俊. 正 弦 激 励 下 一 阶 电 路 全 响 应 的 时 域 分 析 法 [J]. 科 协 论 坛 (下 半 月), 2011 (03):84-85.
- [3]朱桂萍,于歆杰,陆文娟.一阶 RC 电路时域分析和频域分析的对比[J]. 电气电子教学学报,2007(03):29-31+34.

《电路基础》第6版