东南大学电工电子实验中 心实验报告

课程名称: 电路	实验
----------	----

第8次实验

实验名称: 黑箱电路元件判别及参数测试

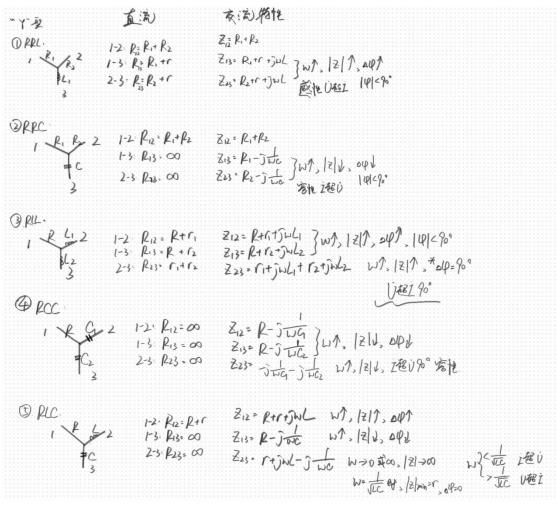
院 (系):_	自动化学院	专	业:	自动化	
姓 名:	陈鲲龙	学	号:	08022311	
实验室:	105	实验组别:			
同组人员:		实验时	 	23年 12月 26日	
评定成绩:	审阅教师:				

一、实验目的

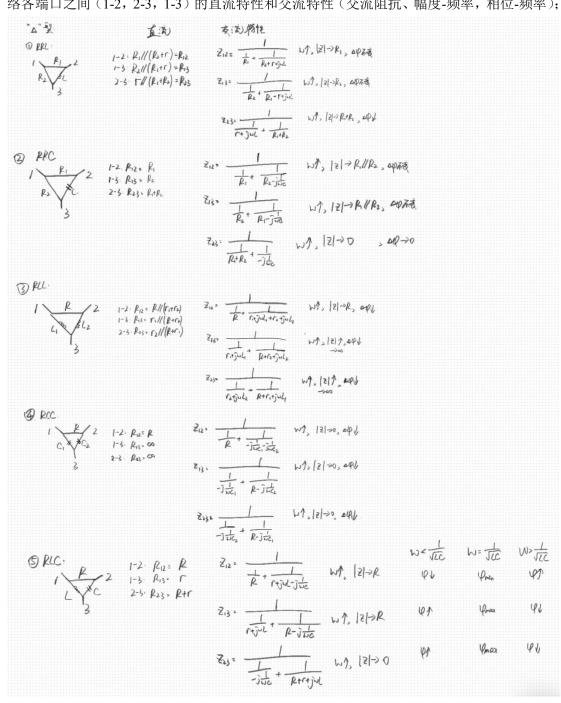
- (1) 运用欧姆定律和元件的阻抗特性解决实际问题。
- (2) 学会根据需要选择激励源的类型、设定频率的高低,简化测量过程、提高测量精度。
- (3)尝试从分析任务要求着手,应用已经学习过的知识,寻找解决问题的方法;同时也希望拓宽视野,体验解决问题方法的多样性。学习体验"分析任务-调查研究-设计电路-构建平台-实验测试-总结分析"的科学研究方法。

二、实验原理

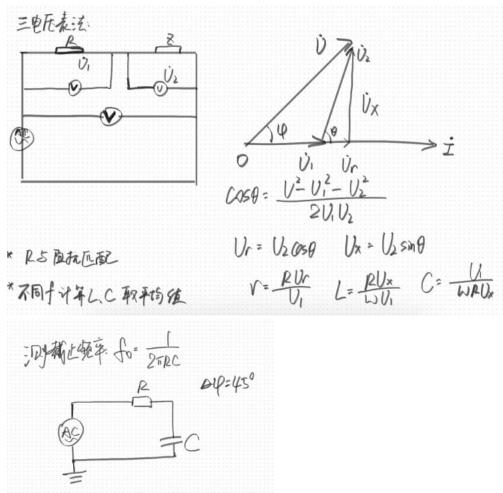
(1) 至少一个电阻条件下,枚举由 R、L、C 所有可能构成的 "Y"型网络,分析每种可能网络各端口之间(1-2,2-3,1-3)的直流特性和交流特性(交流阻抗、幅度-频率,相位-频率);



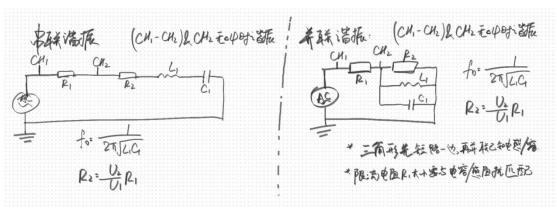
(2) 至少一个电阻条件下,枚举由 $R \times L \times C$ 所有可能的 " \triangle "型网络,分析每种可能网络各端口之间 (1-2, 2-3, 1-3) 的直流特性和交流特性 (交流阻抗、幅度-频率,相位-频率);



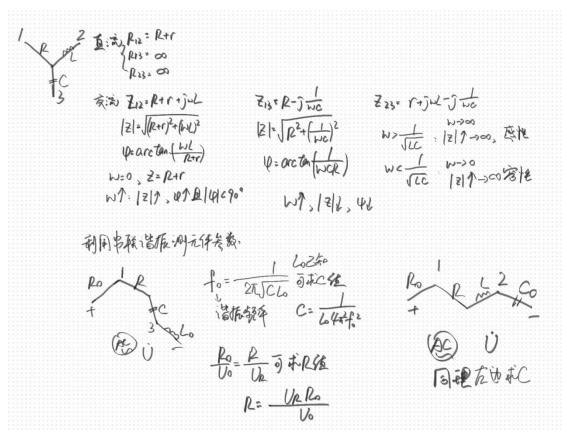
(3) 复习元件参数测量、三电压法测交流阻抗测量、电路频率响应实验的相关内容;



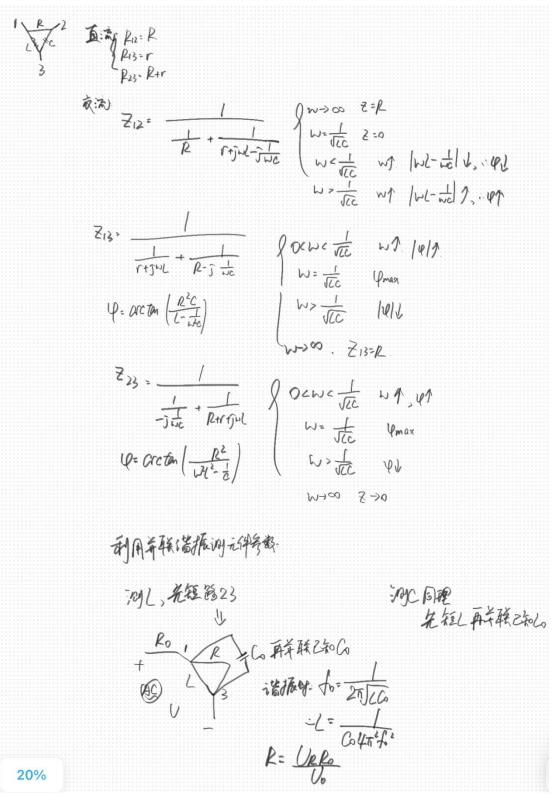
(4) 复习 RLC 串联谐振相关知识及串联判断测量方法; 查找资料,了解 RLC 并联谐振相关知识及并联谐振判断测量方法。



(5) "Y"型连接,假设三个元件分别为 RLC,写出该电路中各元件性质的判断过程和各元件参数计算过程;

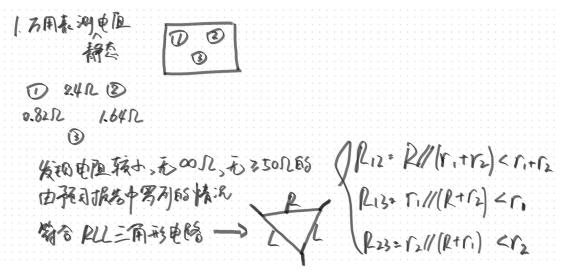


(6) "△"型连接,假设三个元件分别为 RLC,写出该电路中各元件性质的判断过程和各元件参数计算过程。



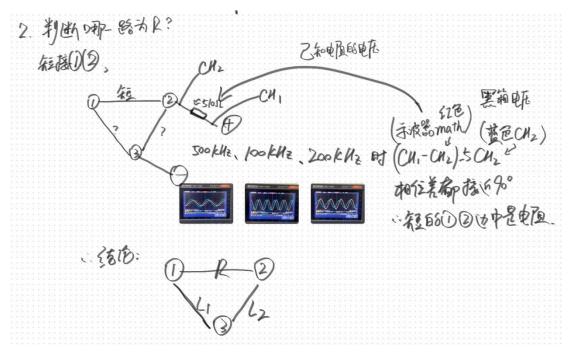
三、实验内容

1.先测三个端口的静态电阻,以判断黑箱内拓扑结构及元件类型:



可以见到三个端口的电阻都很小,对比上文预习部分的枚举,发现只可能是三角形 RLL 如上图所示,否则都会出现至少大于 50 欧姆的电阻值或者是电容导致的断路电阻无穷大。

2. 再判断哪一路才是电阻:



依次短路 1-2、1-3、2-3 端口,然后看黑箱电流、电压的相位差,电流的相位就是外界已知电阻的电压,它可以用示波器的 math 功能通道一减去通道二获得,如果发现黑箱电流电压相位差不管频率是多大始终为接近 90 度,那就说明此时被短接的那一路内元件是电阻。

在我短接我黑箱1、2端口时:

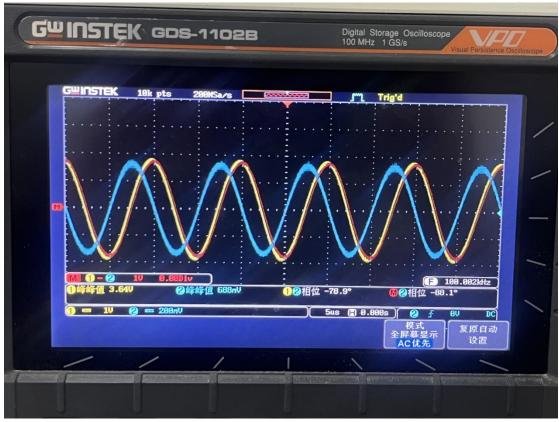
发现 500kHz 信号源时波形为:相位差-84.7 度



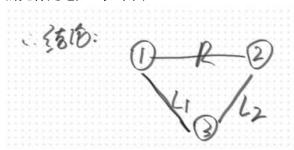
发现 200kHz 信号源时波形为:相位差-84.9 度



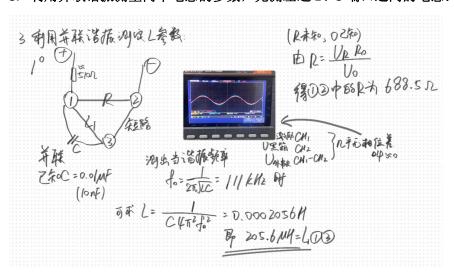
发现 100kHz 信号源时波形为:相位差-88.1 度



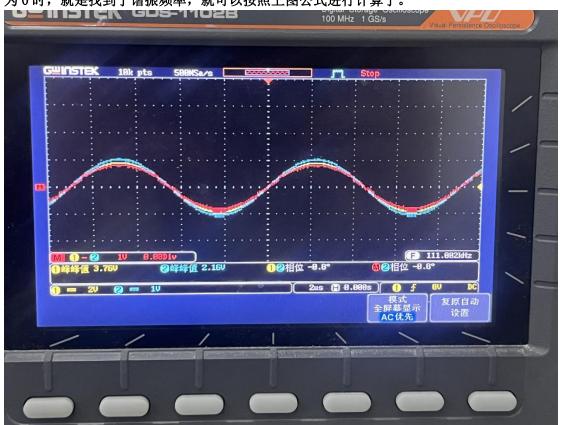
黑箱电流电压相位差均接近 90 度,此时我短路的是端口 1、2,所以结论是 1、2 端口之间的元件是电阻。如下图:



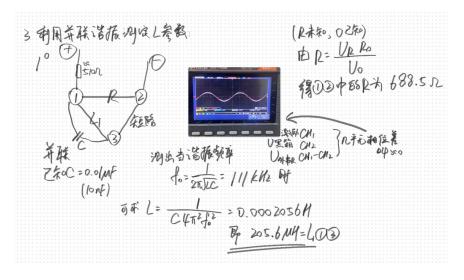
3. 利用并联谐振测量两个电感的参数,先测左边 1、3 端口之间的电感:



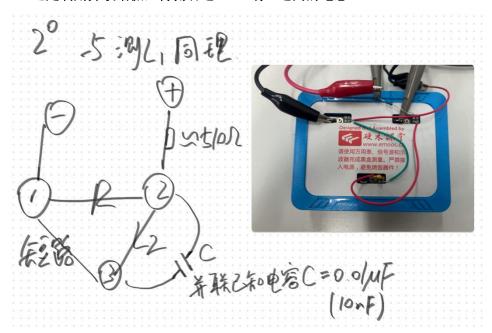
我短接 2、3 端口,然后在待测端口 1、2 上再并联一个已知电容大小为 0.01uF,这样并联谐振电路就完成了,然后调整频率,观察示波器上:通道一:激励电压、通道二:黑箱电压、通道一减通道二:外串已知电阻的电压(即黑箱电流波形),三个波形相位差几乎都为 0 时,就是找到了谐振频率,就可以按照上图公式进行计算了。



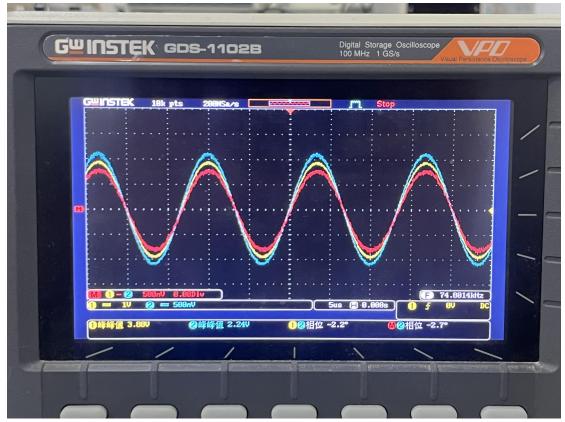
可以看到111kHz 时,相位差-0.8度,几乎为0,找到谐振频率,并用并联谐振的公式计算电感参数,此时由于谐振,电感电容阻抗相互抵消,两者并联的部分相当于短路,所以可以视作外串已知电阻和黑箱内待测电阻的串联,所以可以顺便用分压公式算出电阻的值,在下文测第二个电感时,还会算一遍电阻,两次取平均值减小误差。过程如下图:



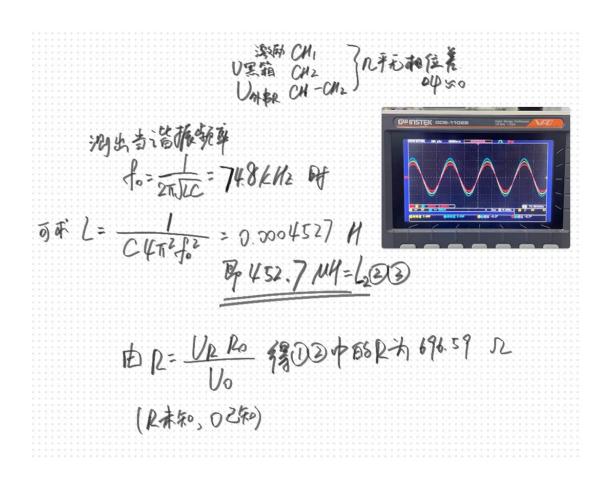
4. 还是利用并联谐振,再测右边 2、3端口之间的电感:



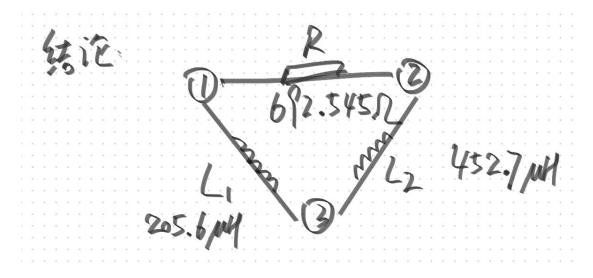
与测左边电感同理,短接 1、3 端口,然后在待测端口 2、3 上再并联一个已知电容大小为 0.01uF,这样并联谐振电路就完成了,然后调整频率,观察示波器上:通道一:激励电压、通道二:黑箱电压、通道一减通道二:外串已知电阻的电压(即黑箱电流波形),三个波形相位差几乎都为 0 时,就是找到了谐振频率,就可以按照上图公式进行计算了。



可以看到 74.8kHz 时,相位差约-2 度,接近 0,找到谐振频率,并用并联谐振的公式计算电感参数,计算过程如下图:



*所以最终黑箱元件参数测量结论是:



四、实验使用仪器设备(名称、型号、规格、编号、使用状况)

SDG1032X 信号源

SDG3055X-E 万用表

GDS1102B 示波器

Multisim 软件

五、实验总结

(实验出现的问题及解决方法、思考题(如有)、收获体会等)

本次实验是黑箱实验,黑箱实验在操作时要注意的事项很多,主要原因就是对于未知的元件性质,在加信号源,等等其他操作时要注意保护电路,防止短路,如外串已知电阻的步骤时很重要的,其次在上信号源之前,万用表的静态测量也十分重要,它的结果能帮助排除、判断所有可能的情况,将判断范围缩小,也有利于帮我们知道如何保护电路。由于我拿到的黑箱是三角形 RLL 结构的,所以我对三角形连接电路学习到很多,在研究三角连接电路黑箱时,我们要灵活运用端口之间的短接,这样能帮我们减少未知量的影响,也能帮助我们识别端口之间的元件性质,比如本实验中的黑箱电流电压相位差判断哪两个端口之间是电阻元件;其次,又由于我这次拿到的黑箱中电感较多,所以我对寻找谐振频率的理解加深了,在找谐振频率时,我们可以从 1kHz 等适中的频率开始我们的寻找,过小过大的频率不仅误差大,而且波形很可能不稳定,那么示波器的测量也不会准确,还有要注意的要点就是电感频率越大,阻抗越大,但电感线圈之间可能有类似电容功能的存在,所以和理论推算不一样的就是频率太大时,电感的阻抗反而变小了,所以在该改变频率时,我们的跨度、步长要小一些,要避免超出正常范围的值。

六、参考资料 (预习、实验中参考阅读的资料)

《电路基础》第6版