

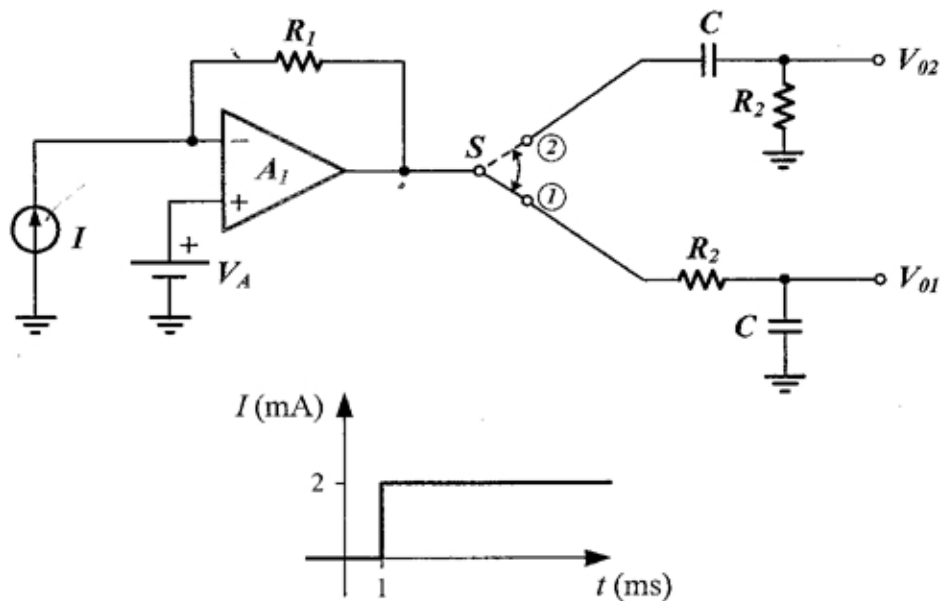
Prof. G. de Cesare
Esame di Elettronica
Ingegneria Informatica
05 giugno 2013

Matricola _____ Cognome _____ Nome: _____

- 1) Dato il circuito seguente, in presenza del gradino di corrente riportato in figura, determinare e graficare l'andamento nel tempo delle tensioni di uscita V_{01} e V_{02} quando il commutatore S si trova in posizione 1 o 2 rispettivamente.

$$V_A = 2 \text{ V} \quad R_1 = 3 \text{ k}\Omega \quad R_2 = 5 \text{ k}\Omega \quad C = 0,1 \text{ }\mu\text{F}$$

Considerare l'amplificatore operazionale A_1 ideale con $L^+ = |L^-| = 12 \text{ V}$.



- 2) Determinare la transcaratteristica di un amplificatore NMOS con carico a svuotamento, e calcolarne l'amplificazione per piccoli segnali.
- 3) Dissipazione di potenza in un inverter CMOS.